

# DSP 处理器设计项目研究生实习课题介绍

## 一、课题一：DSP 指令模拟器的设计开发

### 研究内容

开发基于开源 GEM5 的 DSP 指令模拟器

### 工作职责

- 负责 DSP 指令模拟器的代码开发、维护和测试
- 撰写设计文档和用户手册

### 背景要求

- 电子信息和计算机等相关专业
- 熟悉 C 和 C++ 语言编程
- 了解处理器工作原理

### 实习期限

六个月以上，长期优先

### 人数要求

软件编程：2 人

### 实习地点

无锡市锡山区二泉东路 19 号（地铁 2 号线云林站）

### 待遇

硕士实习生实习津贴 1500 元/月，外加按照实际出勤的交通餐补 30 元/天

## 二、课题二：DSP 集成开发环境（IDE）的设计开发

### 研究内容

开发基于开源 Eclipse 的 DSP 集成开发环境（IDE）的开发设计

### 工作职责

- 负责 DSP IDE 的代码开发、维护和测试
- 撰写设计文档和用户手册

### 背景要求

- 电子信息和计算机等相关专业
- 熟悉 Java 和 Eclipse 编程

### 实习期限

六个月以上，长期优先

### 人数要求

软件编程：2人

### 实习地点

无锡市锡山区二泉东路 19 号（地铁 2 号线云林站）

### 待遇

硕士实习生实习津贴 1500 元/月，外加按照实际出勤的交通餐补 30 元/天

### 三、课题三：DSP 指令流水线设计与研究

#### 研究内容

研究 DSP 前端设计中指令流水线的设计

#### 工作职责

- 研究流水线深度对于 DSP 指令效率的影响
- 

#### 背景要求

- 电子信息和计算机等相关专业
- 有数字逻辑设计经验,
- 会使用 Verilog 或者 VHDL 进行逻辑设计

#### 实习期限

六个月以上，长期优先

#### 人数要求

RTL 设计：2 人

#### 实习地点

无锡市锡山区二泉东路 19 号（地铁 2 号线云林站）

#### 待遇

硕士实习生实习津贴 1500 元/月，外加按照实际出勤的交通餐补 30 元/天

#### 联系方式

邮箱：qiya@jitric.com

电话：15886536111