

第1章 Cadence IC 5.1.41 的基本设置

本章是 Cadence IC 5.1.41 是设计 的简明入门教程，目的是让读者在刚接触该软件的时候对它的基本功能有一个总体的了解。本章主要内容如下：[1] 启动 Cadence IC 前的准备；[2] Command Interpreter Window (CIW, 命令行窗口)；[3] Library Manager 设计库管理器；[4] Virtuoso[®] Schematic Editor 电路图编辑器简介；[5] Virtuoso[®] Analog Design Environment (ADE) 简介。

1.1 启动前的准备

要在 Unix/Linux 使用 Cadence IC 5.1.41 工具应当保证以下的条件：

[1] 保证 Cadence IC 5.1.41 已经由管理员正确地安装在电脑上；并且软件授权密钥已经设置完成。

[2] 在 Shell 中设置了正确环境变量。

必须将 Cadence IC 的安装路径加入 Shell 环境变量，Cadence IC 5.1.41 才能正常运行。以 Cshell 为例，Cadence IC 被安装在了/tools/cadence/ic5141，则需要是在 ~/.cshrc 文件中加入这样的路径配置语句：

```
setenv ic50 /tools/cadence/ic5141
set LD_LIBRARY_PATH=($ic50/tools/lib $ic50/tools/dfII/lib $ic50/tools/tcltk/ tcl8.0/lib
$LD_LIBRARY_PATH)
set path = ($ic50/tools/bin $ic50/tools/dfII/bin $ic50/tools/dracula/bin $path)
```

也可以把路径的设置写在一个单独的配置文件中。例如，将上面的配置写在配置文件 /env/cadence_5141 中，则可以在 ~/.cshrc 中加入一行

```
source /env/cadence_5141
```

1.1.1 启动配置文件：.cdsinit

.cdsinit 文件是在 Cadence IC 中启动时运行的 SKILL 脚本文件。该文件配置了很多 Cadence IC 5.1.41 的环境配置，包括使用的文本编辑器、热键设置、仿真器的默认配置等。如果 Cadence IC 没有找到 .cdsinit 文件，软件中的快捷键等功能都不能适用。

Cadence IC 搜索 .cdsinit 文件时，首先会搜索程序的启动路径，然后搜索的是用户的主目录。例如：在 ~/project 目录下运行 icfb&，则首先 Cadence IC 会尝试载入 ~/project/.cdsinit。如果这个文件不存在则会尝试载入 ~/.cdsinit。

默认配置文件路径：

```
<Cadence 工具目录>/tools/dfII/samples/local/cdsinit
```

1.1.2 其他配置文件

如果需要，在程序的运行目录建立其他的启动配置文件，如 .cdsenv、.cdsplotinit、display.drf 等。这些配置文件分别有自己的用途：

.cdsenv: 用于设置启动时的环境变量；

.cdsplotinit: Cadence IC 打印和输出图型的设置；

display.drf: 版图编辑器中显示颜色等的配置;

这些配置文件的搜索路径首先是程序启动目录。其次是用户的主目录。这些配置文件的样本位置如下:

```
.cdsenv: <Cadence 安装目录>/tools/dfII/samples/.cdsenv
.cdsplotint: <Cadence 安装目录>/tools/plot/samples/cdsplotinit.sample
display.drf: <Cadence 安装目录>/share/cdssetup/dfII/default.drf
```

1.1.3 设置设计库配置文件: cds.lib

设计库(library)配置文件放置在 Cadence IC 程序的运行路径下, 比如要在~/project 目录下运行 Cadence IC, 则需要在该目录下建立 cds.lib 文件。这个文件设置的是 Cadence IC 中的设计库的路径。

常用命令格式:

- DEFINE
格式: DEFINE <库名> <库路径>
- INCLUDE
格式: INCLUDE <另外一个 cds.lib 的全路径>
- #

行注释符, 在行首加入则该行无效。

如果 cds.lib 文件是空文件, 则 Cadence IC 的设计库中就会是空的。为了添加基本元件库, 需要一些基本元件。可以在 cds.lib 文件中加入一行:

```
INCLUDE <Cadence 安装目录>/share/cdssetup/cds.lib
```

1.2 命令行窗口 (Command Interpreter Window, CIW)

完成上述设置之后, 就可以在命令行下运行 Cadence IC5.1.41 软件:

```
icfb &
```

Cadence IC 的命令行窗口 (又称为命令解释器, Command Interpreter Window, CIW) 就会出现:

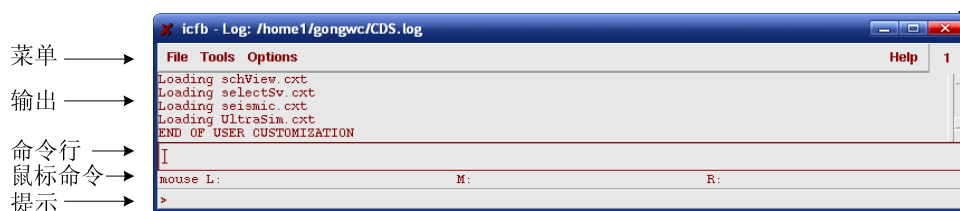


图 1.1 命令行窗口 (CIW)

该窗口包括几个部分: 菜单栏、输出窗口、命令行、鼠标命令、提示

1.2.1 命令行窗口 (CIW) 菜单

CIW 菜单展开包含以下选项, 下面将介绍其中比较重要的一些选项:

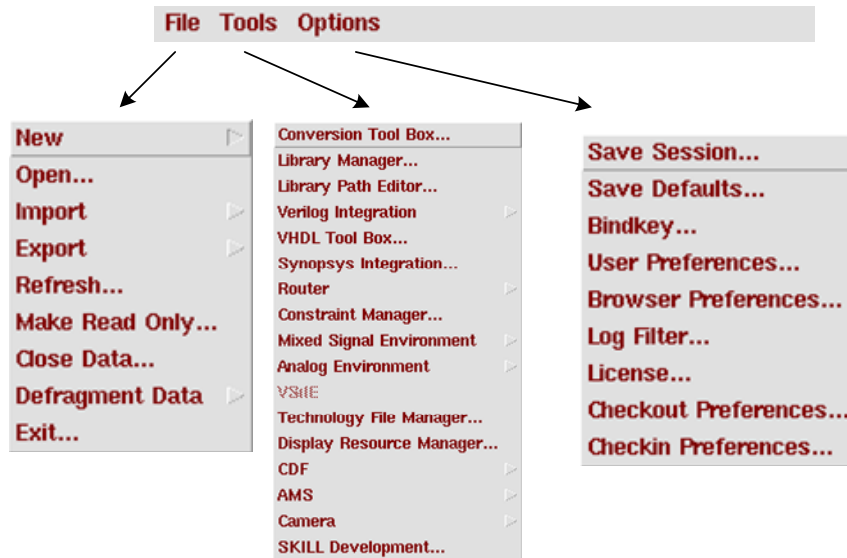


图 1.2 CIW 菜单展开内容

- File→New
建立新的设计库(Design Library)或者设计的 CellView;
- File→import
导入，可以导入的信息包括 gds 版图、电路图、cdl 网表、模型库甚至 verilog 代码等。
- File→Open
打开“Cell”的“View”，根据不同的“View”的类型，Cadence 将选择适当的编辑器：例如，如果一个“View”是一个符号(symbol)则 Cadence 将选择 Virtuoso Symbol Editor 打开； 如果是一个电路图（schematic）则 Cadence 会选择 Virtuoso Schematic Editor 来打开；如果是一个版图(layout)则会用 Virtuoso Layout Editor 打开；如果是 Verilog 或 Verilog A 代码则会用文本编辑器打开。
- File→Export
导出文件。同样，可以将 Cadence 设计库导出成各种文件类型。
- File→Exit
退出 icfb 工作环境。

- Tools→Library Manager

很实用的图形化设计库浏览器，界面如图 1.3 所示。后面将详细介绍其中的内容。

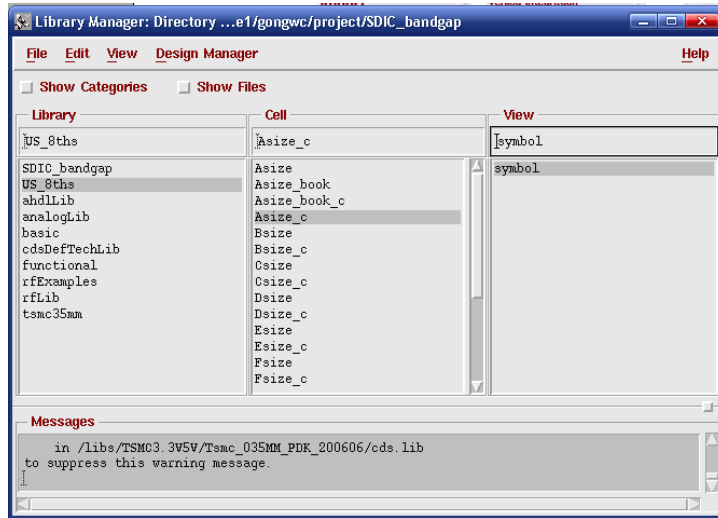


图 1.3 “Library Manager” 界面

- Tools→Library Path Editor

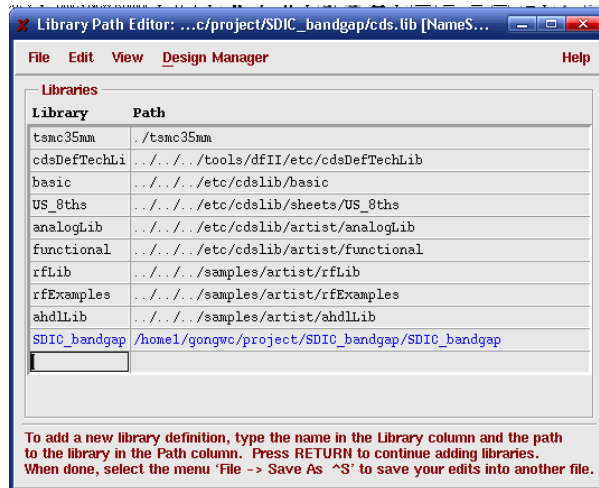


图 1.4 “Library Path Editor” 界面

这是一个用来修改设计库配置文件(cds.lib)的图形化界面，如图 1.4 所示。在这个界面中可以直观地对 cds.lib 文件进行修改和添加。

- Tools→Verilog Integration

里面有 2 个选项分别是 Verilog-XL 和 NC-Verilog，是两种 Verilog 仿真环境，用于对混合信号电路和数字电路的仿真。

- Tools→Analog Environment

该子菜单用于模拟电路仿真，里面的选项包括：

Simulation: 打开 Virtuoso® Analog Design Environment (ADE)

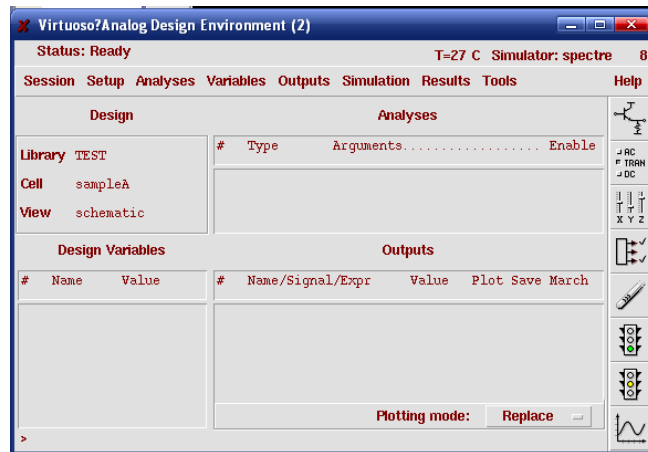


图 1.5 “Analog Environment” 界面

Calculator: 用于对仿真结果进行进一步计算的计算器工具

Result Browser: 仿真结果浏览器

Waveform: 仿真结果绘图程序。这些工具的使用将在各个章节中介绍。

- Tools→Technology File Manager

用于管理设计库和模型库之间的对应关系设置。



图 1.6 “Technology File Manager” 界面

- Options

该菜单内的选项主要用于配置 icfb 的环境并保存/载入需要的配置。该菜单中还提供了用于管理产品密钥的工具。

1.2.2 CIW 中的其他部分

输出窗口，如图 1.7 所示。主要显示一些操作的输出信息和提示，包括一些状态信息和警告信息、错误提示。这些提示有助于分析操作中的问题。

命令行：在这一栏中可以运行 SKILL 语言的命令，利用命令可以对界面上的任何项目进行控制，从电路编辑到仿真过程，都可以用 SKILL 语言控制。

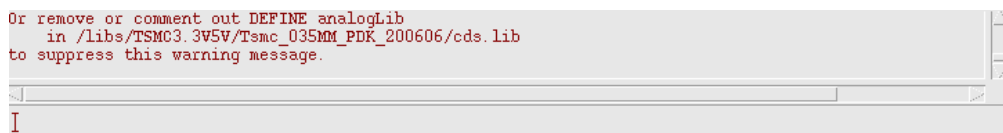


图 1.7 CIW 中的输出窗口与命令行

CIW 中的输出窗口和命令行和在一起实际上就是一个命令界面。命令语言是 SKILL 语言。图形界面只是在命令行基础上的扩展。在图形界面上的任何操作或者快捷键都是通过命令行来最终实现的。因而理论上用命令行可以完成一切操作，当然能实际应用中这样做并不方便。

命令行的好处是可以采用语言控制复杂的操作，并且可以进行二次开发，将命令与界面整合起来。

这样就提高了整个软件的可扩展性和易用性，这也是 Cadence IC 这个软件成功的重要原因。鼠标命令如图 1.8 所示。这一栏显示的是鼠标单击左、中、右键分别会执行的 SKILL 命令。

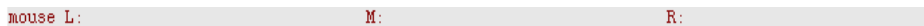


图 1.8 鼠标命令窗口

提示栏：这一栏以“>”起头，如图 1.9 所示，显示的是当前正在 Cadence IC 程序的功能提示。

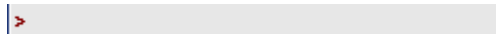


图 1.9 提示栏窗口

以下根据一般设计过程中的使用顺序，对一些常用工具进行详细介绍。

1.3 Library Manager 设计库管理器

首先介绍的是设计库管理器(Library Manager)。图 1.3 中的窗口是设计库管理器的窗口，如果打开平时隐藏的分类(Category)面板和文件 (Files) 面板则显示界面如图 1.10 所示。该界面分为如下几部分：菜单栏、面板显示选项栏、设计库浏览面板和信息，以下将一一介绍。

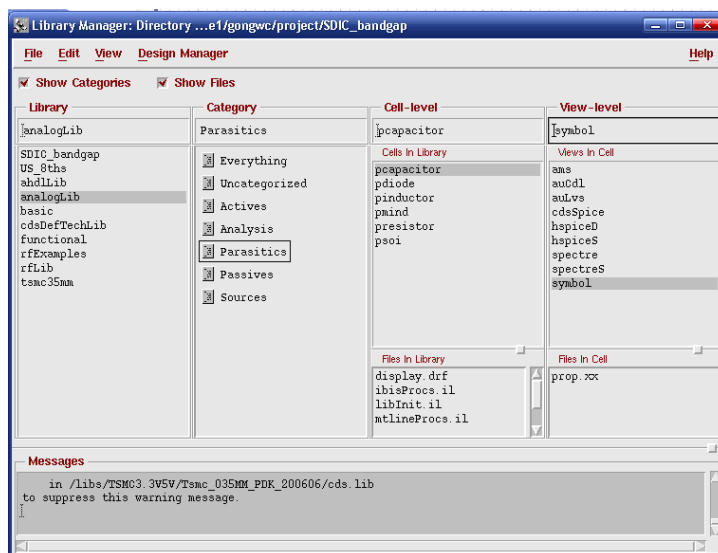


图 1.1 设计库管理器的分类(Category)面板和文件 (Files) 面板

1.3.1 设计库浏览面板

设计库浏览面板如图 1.10 所示。面板处于设计库浏览器的中部，从左到右共分为 4 栏，分别为设计库 (Library)、类别 (Category)、单元 (Cell)、显示 (View) 栏。右面的 3 栏中每一栏中显示的都是该栏的左邻栏中选定的项目的展开。例如：图中的分类栏中显示的就是设计库“analogLib”中的内容，而单元栏中显示的就是分类“Parasitics”包含的内容，同样“View”栏中列出的就是单元“pcapacitor”所包含的内容。

另外，还可以打开“Show Files”选项，显示各个单元和“View”所对应的文件。也就是图中面板管理器右下角的两栏，标题是“Files in Library”和“Files in Cell”。这里解释一下各个层次的含义，以便理解这些栏的用途。

- 设计库是在 cds.lib 文件中定义的。一个设计库中可以含有多个单元。合理的设置设计库可以提高文件系统中的设计的可管理性。例如可以将每个项目中的电路放到各自的设计库中。这

样在今后的数据备份、导入导出中都回节省很大精力。

- 单元则是一个电路的基础单位，一个单元就相当于电路的一个模块，这个模块即可以是低层模块，表示部分电路；也可以是顶层模块，表示整个电路。
- 同一个单元在设计中需要不同的表示方法，例如一个模拟电路模块，在设计内部结构的时候可能需要将它表示为电路图；而在引用该模块的时候则需要将其表示为一个器件符号；在绘制版图的时候可能需要将该模块表示为版图的一个部分。所以一个单元就必须有多种表示方式，称为“Views”。上面举例的模块就可以有电路图（schematic）、器件符号（symbol）、版图（layout）三个（View）。在设计中应当保证同一个“Cell”的各个“View”是等效的。
- 分类是在设计库和单元之间人为增加的一个虚拟层次，当一个设计库的规模比较大的时候，可以用分类的方式理清设计库中单元的组织。在小规模的设计中分析往往不必要，这时可以在面板显示选项栏取消显示分类（Show Category）选项，分类就会被跳过。

在该面板中，用鼠标右键点击设计库、单元或者“View”都会有弹出菜单出现。其中包含了很多常用命令，比如打开、删除、移动、复制、属性等。这些操作都有完整的图形界面向导，这里就不再详细介绍。

1.3.2 设计库浏览器菜单

菜单中有很多命令和设计库管理器面板的右键菜单中的命令是相同的，这里主要介绍其中只有菜单中才有的命令

- Files 菜单：
 - Files→New→Library/Cell View/Category: 新建设计库/单元 View/分类
 - Files→Save Defaults/Load Defaults: 将设计库浏览器设置保存在.cdsenv 文件中
 - Files→Open Shell Window: 打开 Shell 命令行窗口，在管理设计库的时候经常要用到一些文件操作，这时可以打开 Shell 窗口，在命令行中进行文件操作。
- Tools 菜单
 - Tools→Copy Wizard: 高级的设计拷贝向导。这个向导支持多个模式，可以在界面的第一行的复选框选择。
简单模式（Simple），如图 1.11 所示。在这个模式上面的“Add To Category”栏可以指定拷贝过去的单元或设计库被自动加入某个分类。
“Destination Library”下拉菜单指定了拷贝的目标设计库。
图中对话框中列出的是所有要拷贝的文件和单元的列表。在该列表中的每一行都可以通过选择最左面的绿色园点禁用该项的拷贝操作，再次点击将重新启用该文件的拷贝操作。下面的三个按钮用于快速选择需要的设计单元。
设置完成后点击 OK 进行拷贝操作。

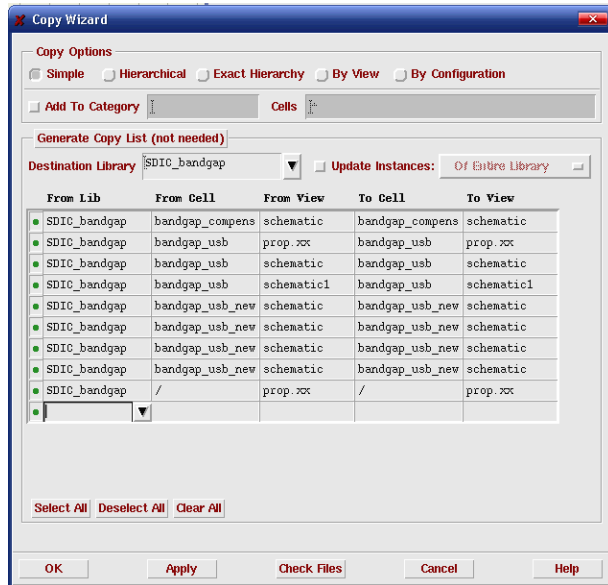


图 1.2 简单模式拷贝

层次结构拷贝(Hierarchical)和精确组织结构拷贝(Exact Hierarchical)模式如图 1.12 所示。

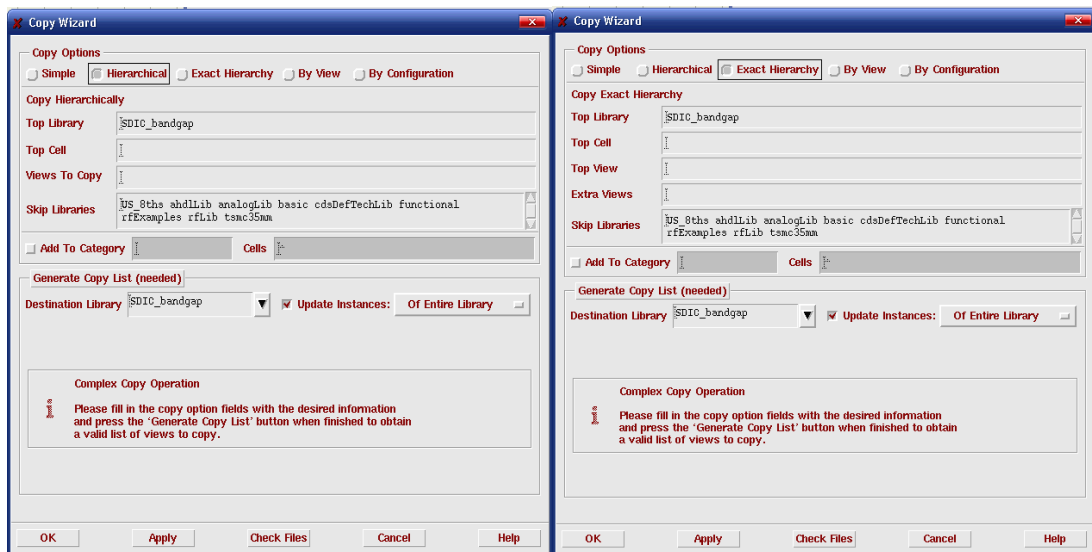


图 1.3 组织结构拷贝和精确组织结构拷贝

通过指定顶层单元，这个命令可以将一个单元连同其中直接或间接引用的所有单元一起拷贝。不同的是，层次结构拷贝时将包括这些单元中的所有“View”；而精确组织结构拷贝中只有指定的“View”会被拷贝。

“Add to Category”和“Destination Library”选项的作用和简单拷贝中的作用相同。

根据“View”(By View)的拷贝，如图 1.13 所示。这种模式下，将按照指定的过滤(Filter)选项拷贝某些设计单元。

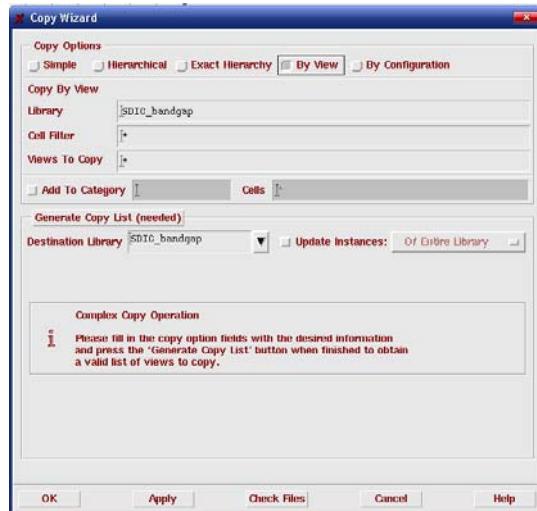


图 1.13 根据“View”的拷贝

根据 configuration (By Configuration) 的拷贝，如图 1.14 所示。这个模式下，将根据 config view 中的配置来选择需要拷贝的单元和 View。



图 1.4 根据“configuration”的拷贝

■ Tools→Rename Reference Library

命令窗口如图 1.15 所示。这个命令可以用于批量修改设计中的单元之间的引用，例如图中演示的就是将设计库 SDIC_bandgap 中所有引用自 analogLib 中的单元改为引用自设计库 tsmc35mm。

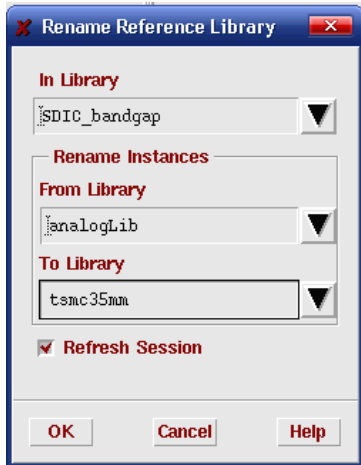


图 1.15 “Rename Reference Library”拷贝

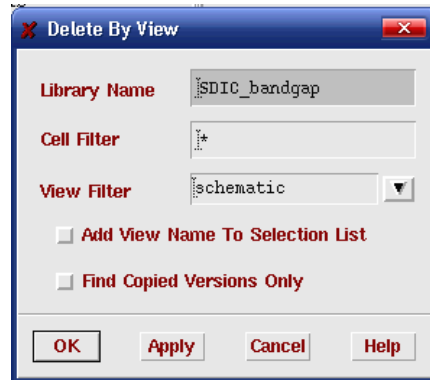


图 1.5 “Delete by view”窗口

- Tools→Delete by view
命令窗口如图 1.16 所示。这个菜单命令提供了一个过滤器用于删除设计库中指定的“View”。
- Tools→Access Permission
命令窗口如图 1.17 所示，用来修改设计单元或者设计库的所有权和权限。

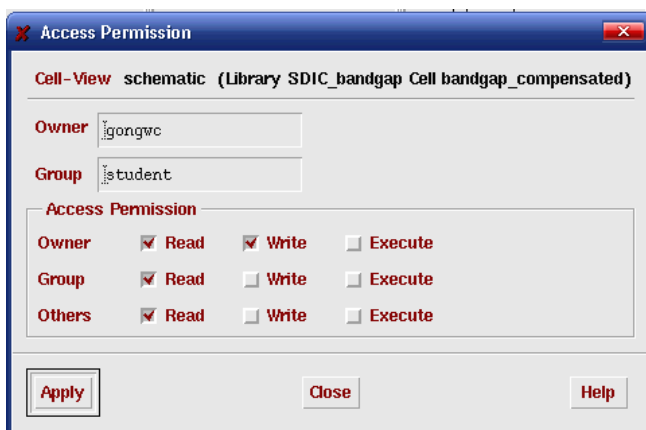


图 1.17 “Access Permission”窗口

- Tools→Catagories...
一些用来建立、修改、删除分类的命令
- Tools→Library Paths
调用图 1.4 中的 Library Path Editor
- View:
 - View→Filter: 显示视图的过滤
 - View→Refresh: 刷新显示

1.4 Virtuoso® Schematic Editor 电路图编辑器简介

在电路设计的过程中，模拟电路的设计主要是依靠电路图编辑器(Schematic Editor)完成。电路图编辑器可以通过在 CIW 或者设计库管理器中新建或者打开单元的电路图 (schematic)“View”

打开。其基本界面如图 1.18。下面介绍电路图编辑器的使用方法。

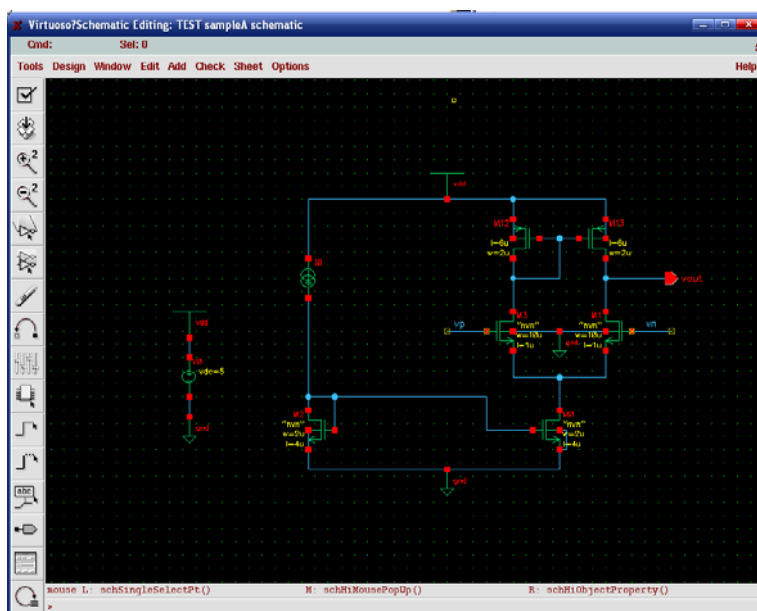


图 1.18 电路编辑器

1.4.1 电路编辑器界面简介


电路编辑器界面主要包括状态栏、菜单、工具栏、工作区、鼠标命令栏、提示栏组成。

- 状态栏：如图，界面标题之下的第一行是状态栏，内容包括正在运行的命令、选定的器件数、运行状态、仿真温度和仿真器类型。
- 菜单栏，工具栏：分别位于状态栏下方和屏幕的左边缘，里面的选项是电路设计中的命令。
- 工作区：就是图中黑色的部分，是实际用来绘制电路图的部分。
- 鼠标命令：提示鼠标的左中右键分别对应的命令。
- 提示：显示的是当前命令的提示信息。

1.4.2 常用命令

在一般电路设计中常用的命令一般有几个：

- 添加器件：

- 调用方法： 快捷键“i”； 菜单 Add→Instance； 按钮 

- 界面：

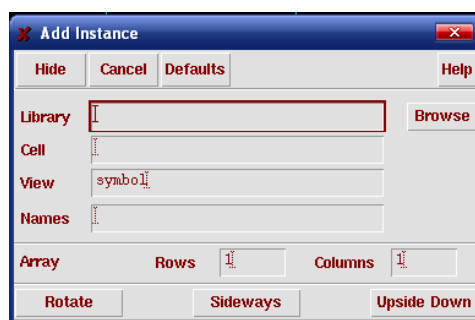


图 1.19 “Add Instance”窗口

在 Library 和 Cell 栏输入需要引用的单元，也可以点击 Browse 按钮，打开一个设计库浏览器，从中选择希望引用的器件或者单元，界面如图 1.19 所示。

- 输入器件类型之后，窗口中将会出现一些器件的初始参数设置。可以在其中直接输入需要的器件参数，其界面如图 1.20 所示。

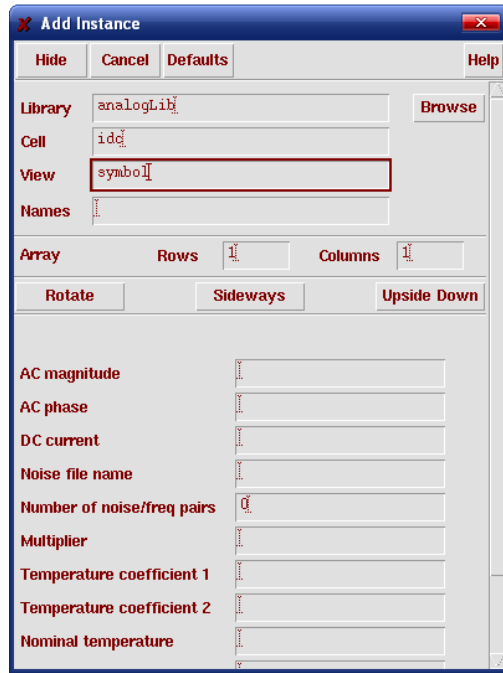


图 1.20 输入器件的参数设定

- 这时将指针指向电路编辑器的工作区将会有器件的符号跟随指针移动。
- 点击按钮 Rotate、Sideways、Upside Down 则在工作区中显示的器件符号会相应旋转/水平反转/垂直反转。
- 这时在工作区单击，器件最终位置将被确定，符号成为一个器件的实例。



在工作区单击之前，如果在“Array”栏的“Rows”、“Columns”文本框中填入大于 1 的数字则最后加入的将是一个指定器件的阵列。阵列中每个实例的参数都是对话框中的指定值。注意：添加时只能添加器件的符号视图（Symbol View）。

● 添加连接线

- 调用方法：

快捷键：w/W 分别是细线/粗线；

菜单：细线、粗线分别是 Add→Wire (Narrow) 和 Add→Wire (Wide)；

按钮：细线、粗线分别是  和 

- 调用命令后，在工作区单击鼠标左键确定连线的第一个端点，然后拖动鼠标，将看到连线的走线方式。此时点击右键，可以在不同的走线方式之间切换；再次点击鼠标左键，确定第二个端点，连接线被确定。

在确定第二个端点之前，如果按 F3 键会调出详细设置如图 1.21 所示的对话框。其中可以设置走线方式、锁定角度、线宽、颜色、线型这几个选项。注意细线和粗线的区别是细线的线宽为 0，而粗线为 0.0625。

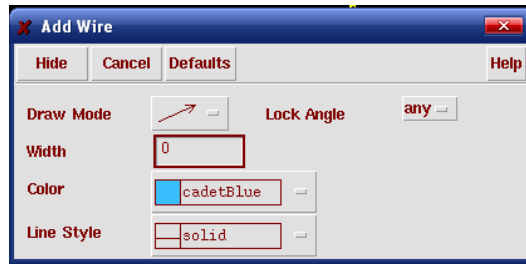



图 1.21 连接线的设定

● 添加端口

- 调用方法： 快捷键： p 表示 pin； 菜单： Add→Pin； 按钮： 调用该命令后，将显示如图 1.22 所示的对话框。根据对话框中的提示，可以选择端口的名称、类型、是否总线、用途、放置方法。

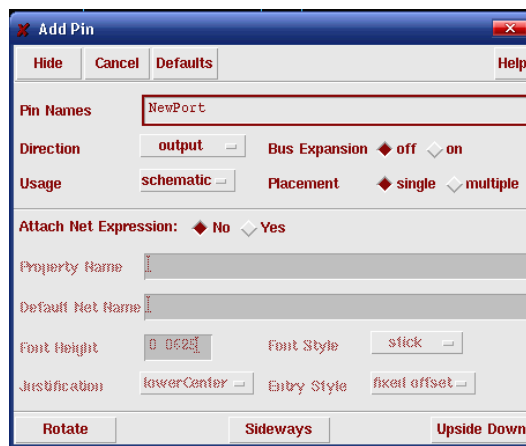



图 1.22 端口的设定

● 添加标签(Label)

- 调用方法： 快捷键： l； 菜单： Add→Label； 按钮：
- 调用命令之后，显示如图 1.23 所示的选项对话框。输入标签名字之后，如果将鼠标指向电路图，则会出现随鼠标移动的标签；鼠标点击后标签位置被确定。如果标签被放置在连线上，则该连线会被用标签的名字命名。

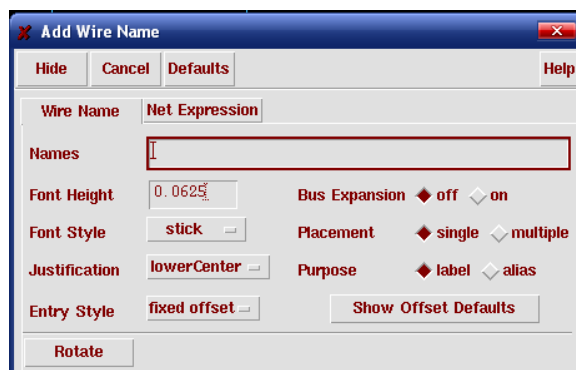


图 1.23 标签的设定

● 移动、拷贝器件

- 这里有 3 种类似的命令：
 [1]拷贝(Copy)，将选定部分复制；[2]拖动(Stretch)，移动选定部分，该部分与电路其他部分保持连接；[3]移动(Move)，移动选定部分，该部分与其余部分不保持连

接。

- 调用命令： 快捷键： c/m/M 分别表示拷贝/拖动/移动
菜单： Edit→Copy / Stretch / Move 分别是拷贝/拖动/移动

按钮： ；  拖动

- 操作三个命令基本相同：
首先选定需要操作的电路部分，包括器件、连线、标签、端口等；然后调用命令；这时点击鼠标左键确定基准点；这时移动鼠标发现选定部分随鼠标指针移动，移动量相当于基准点到现在指针所在点之间的距离；再次点击鼠标左键放下选定的电路或者按 ESC 键取消。
- 在确定基准点之后，拖动的过程中，可以点击 F3 键选择详细属性，其界面如图 1.24 所示。

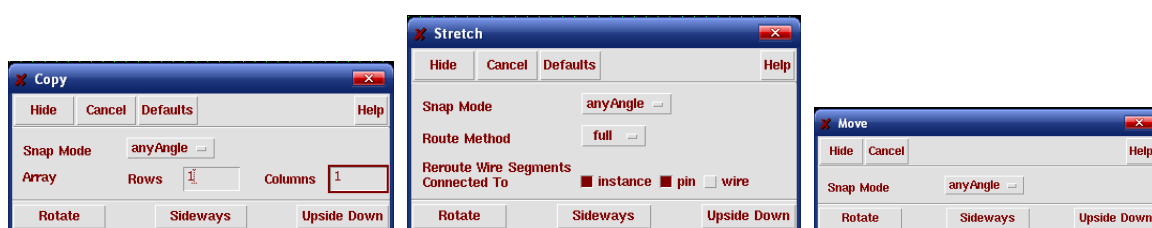



图 1.24 拷贝、拖动、移动功能的属性

在 3 个命令中都有旋转、镜像、锁定移动方向的选项；另外，在拷贝的 Array 项中可以设定为将选定部分复制为阵列形式；而在拖动的选项项中可以选择选定部分与其它部分的连接线的走线方式。

注意：可以用鼠标在工作区框选电路的一部分；按住 Shift 键框选表示追加部分；按住 Ctrl 键框选表示排除部分；可在同一个 icfb 中打开的不同电路图之间使用拷贝和移动命令；拖动命令只能在当前电路中进行。

- 删除器件
 - 调用方式： 键盘： del 键； 菜单： Edit→Delete
 - 选择电路的一部分后调用删除命令，选定部分将被删除
- 修改器件属性

- 调用方法： 键盘： q 键； 菜单： Edit→Properties→Objects...； 按钮：
- 选定电路的一部分，然后调用该命令，则会出现属性对话框，如图 1.25 所示。

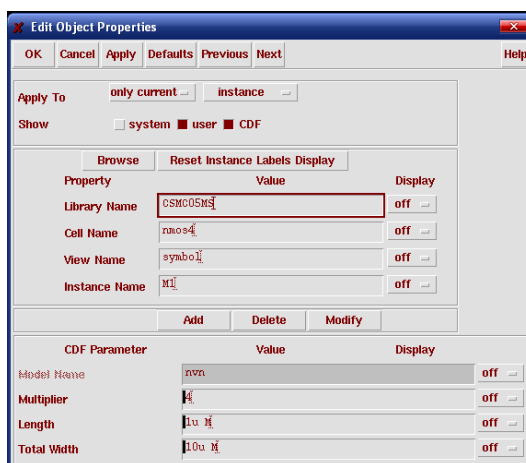






图 1.6 修改器件属性

- 在 Apply To(应用于)栏的第一个下拉菜单中可以选择设置应用范围，是只修改当前器件(only current)还是应用于所有选定器件(all selected)；第二个下拉菜单可以选定需要修改的元素类型，是设置器件实例(instance)还是连接线(wire segment)
 - 下面根据元素的属性有不同的选项。按需要进行修改即可。
 - 放大、缩小、适合屏幕
 - 键盘：[键、]键、f 键分别表示缩小、放大、适合屏幕
 - 菜单：Window→Zoom→Zoom out by 2 / Zoom in by 2 缩小、放大
Window→Fit 适合屏幕
 - 按钮：
 

 分别是缩小、放大
 - 下降层次和回退
 - 可以通过这几个命令在相互引用的母、子模块之间切换
 - 这里有 3 个命令
 - 下降编辑，用编辑模式进入一个子模块（如果没有足够的权限会自动改为只读模式）；
 - 下降只读，用只读模式进入一个子模块；
 - 回退，如果下降到了子模块中，可以用这个命令回到上一层。
 - 调用：
 - 键盘：E/e/Ctrl+E 分别是编辑、只读、回退
 - 菜单：Design→hierachy→Descend Edit / Descend Read / Return 分别是编辑/只读/回退
 - 保存
 - 有几种保存的方式：保存(Save)、检查完整性并保存(Check & Save)、另存(Save As)
 - 调用方法
 - 键盘：S / X / Ctrl+s 键分别是保存、检查并保存、另存
 - 菜单：Design→Save / Check and Save / Save As 分别是保存、检查保存、另存
 - 按钮：
 

 分别是保存、检查并保存
- 注意：电路仿真中经常依靠电路图编辑器的检查功能查找一些明显的错误，所以一般应该使用检查并保存选项，而不要强行保存。
- 撤销和重做（只支持最近一次操作的撤销和重做）
 - 键盘：u / U 键分别是撤销和重做

菜单: Edit→Undo / Redo 分别是撤销和重做

按钮:   分别是撤销和重做命令

1.4.3 常用标准器件

在 Cadence IC 软件中自带有一些标准的器件。这些器件在电路设计中经常用到，这些器件都存放在“analogLib“中。如果找不到这个“Libaray“，则应该按前面 1.1.5 节最后介绍的方法加入这个库。

- gnd



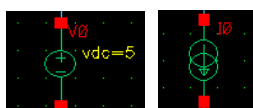
在电路中表示 0 电位，和它相连的线名为 gnd，没有设置参数。

- vdd



和它相连的线名为 vdd。这个器件只用来标示等电位，而不是电源。

- vdc/idc



直流电压/电流源，用于为电路提供直流电压/电流。同时还可以提供交流电流，在 AC 分析中使用。

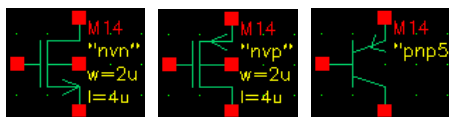
- vpulse



时变电流源，在 DC 分析中可以输出固定的 DC 电压，AC 分析中可以输出固定的 AC 电压，在瞬态分析中可以生成不同占空比的方波、三角波、梯形波、锯齿波。

- nmos4 / pmos4 / pnp

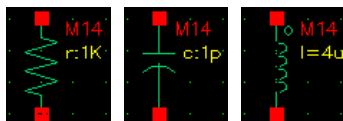
通用 4 端口 NMOS 管 / PMOS 管 / PNP 三极管



注意，在模型名称(Model Name)一栏需要根据不同的工艺库(Model Library)中的定义来指定。

比如：在某个模型中将 NMOS 模型定名为 nvn，PMOS 管模型定名为 nvp，PNP 三极管则为 pnp5，则在 nmos4 器件实例的 Model Name 栏应当填上 nvn、pmos4 填 nvp、pnp 填 pnp5，否则电路将不能正确进行仿真。

- res / cap / ind



这三个器件分别是电阻、电容、电感。如果进行简单仿真，这些器件参数设置中不需要指定模型名称，这是这些器件将表现为理想器件。如果需要根据工艺详细仿真，则可以

在器件参数设置中，根据工艺模型库中的电阻、电容、电感的模型定义这些器件。

1.5 Virtuoso® Analog Design Environment (ADE) 简介

ADE 是 Cadence IC 的图形化仿真环境。可以用如下方式打开：

- 可以在 CIW 窗口中选择菜单 Tools→Analog Environment→Simulation，这样打开的 ADE 窗口中没有指定进行仿真的电路。
 - 或者在电路编辑器中选择菜单 Tools→Analog Environment，这是打开的 ADE 窗口中已经设置为仿真调用 ADE 的电路图
- 在介绍仿真的过程之前，先介绍一下 ADE 的界面。

1.5.1 ADE 基本界面

图 1.26 是 ADE 的基本界面。窗口中的主要部分已经在图中标出。

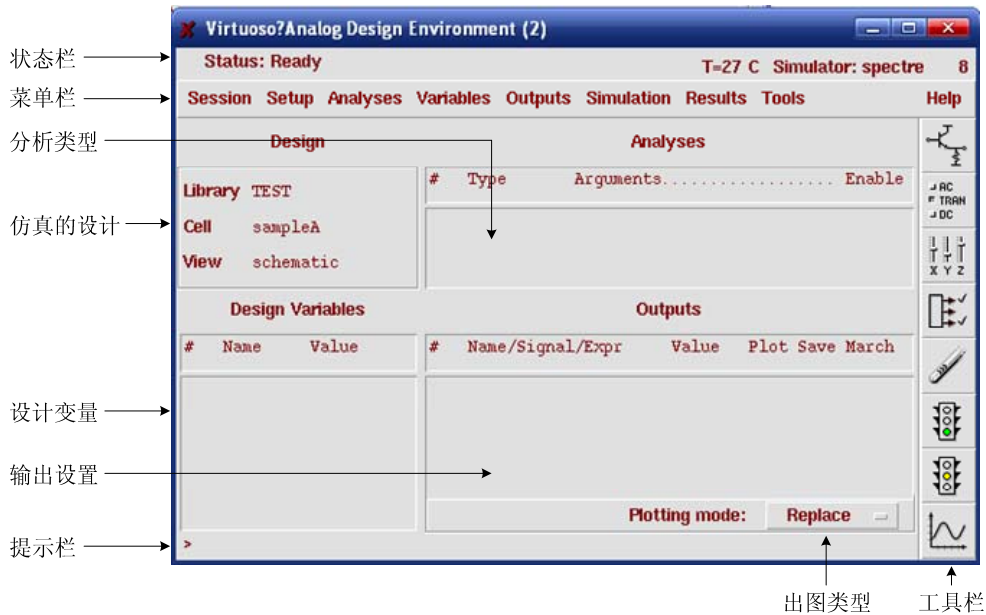



图 1.26 ADE 基本界面

1.5.2 使用 ADE 进行仿真的基本流程

1. 选择仿真的电路

如果是从 CIW 窗口中打开的仿真环境，则需要设置仿真的电路。这时可以：

- 在菜单中选择：Setup→Design

- 或在图形界面中点击按钮：

选择之后弹出如图 1.26 所示窗口，在其中可以设置需要仿真的电路图在设计库中的路径。

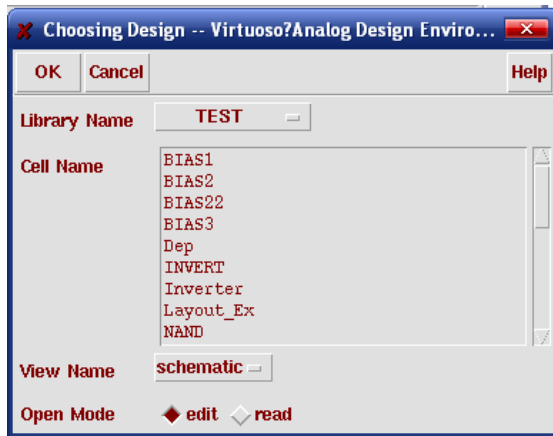


图 1.7 选择需要仿真的电路

2. 设置工艺模型

各种工艺制造的继承器件模型参数各有不同。为了使设计和工艺更加匹配，需要使用由代工厂提供的模型库。对默认使用的 spectre 仿真器来说，应当使用.scs 模型库文件。为了配置模型库，可以在菜单中选择 Setup→Model Librarie，然后有如图 1.28 所示窗口出现。

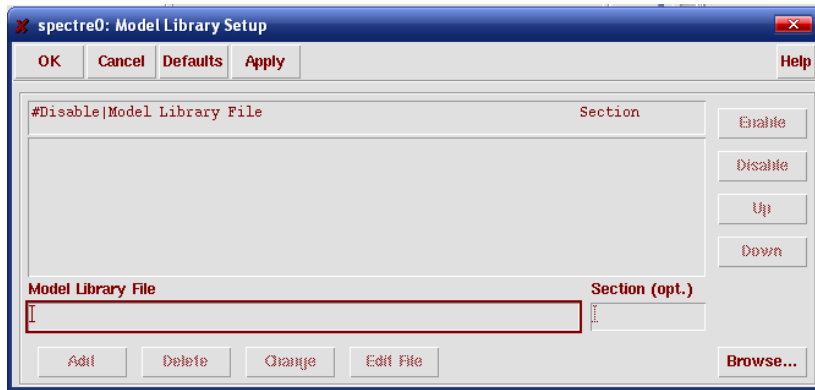


图 1.8 工艺库文件设置

在这个窗口中可以在“Model Library File”栏输入需要使用的模型库文件名，在 Section 栏输入该模型文件中需要的段(Section)。

如果模型库文件名路径比较长，可以点击右下角的“Browse”按钮。打开 Unix 文件浏览器查找需要的模型文件。文件浏览器的使用方法就不再介绍了。

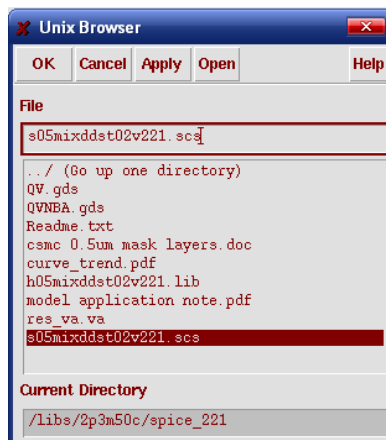


图 1.9 工艺库文件的选择


在文件浏览器中选定需要的文件之后点击 ok 按钮，文件的路径就会自动填在 Model

Library File 栏，这时点击 Add 按钮，这个库文件就被加入到中间的列表中。这时，既可以继续添加新的模型库文件，也可以在模型库文件列表中选择一个或几个对其做禁用、启用、修改或删除操作。

3. 设置变量

由于电路中作任何改变之后都需要保存并检查完整性，所以在对电路进行仿真时，经常在电路中定义一些变量作为器件的参数。例如可以将一个 MOS 管的宽度定义为 $w=W1$ ，则 W1 就成为一个设计变量。这些设计变量在仿真中都需要赋值，否则仿真不能进行。

一般设置方法是：在菜单上选择“Variables→Copy from Cell View”则电路图中的设计变量名都回被截取进 ADE 中，并在 ADE 窗口中的变量栏中列出。

这时点击 Variables→Edit 或在 ADE 界面中双击任何一个变量或点击按钮 ，图 1.30 所示的窗口就会出现。在该窗口中可以完成添加、修改、删除、从设计中截取变量列表等工作。

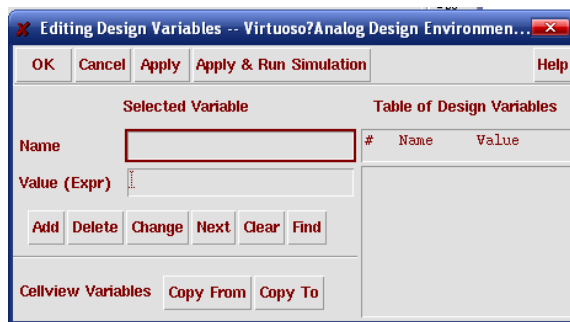


图 1.10 仿真变量设置

4. 设置分析类型

根据不同的需要，可以对电路进行不同类型的分析。常用的有 DC 分析、AC 分析、瞬态 (Transient) 分析、噪声分析、零极点分析。其中又以前三种最为常用。

设置仿真的时候，可以点击菜单 Analyze→Choose 或按钮 ，如 1.31 图所示的仿真设置选择菜单就会打开。

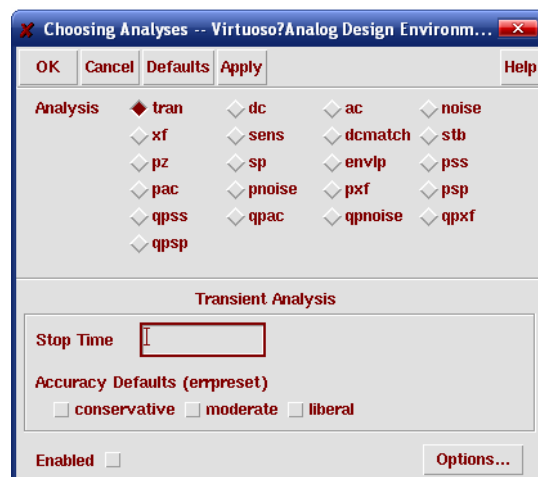


图 1.11 仿真设置选择窗口

选定需要的仿真类型后，该仿真的基本设置就会显示在对话框中。如果需要修改详细的选项还可以点击右下角的 Options 按钮。另外，左下角的 Enable 选项控制一个仿真是否被启用。

5. 设置输出

输出控制的是仿真结束后需要用图线或者数值体现出来的结果。主要有 2 种方法进行设置：


- 在菜单中选择“Output→To be plotted→Select on the Schematic”，电路图窗口就会出现。
在电路图中选择连线会在输出中添加该线的电压；
选择一个器件的端口则会添加这个端口的电流作为输出；
直接选择一个器件则会添加该器件的所有端口电流都加入输出
- 也可以手动添加输出，在菜单中选择 Output→Edit 或按钮  可以打开如下窗口。



图 1.12 输出端的设置

在该窗口中可以添加需要的输出的表达式。如果表达式比较复杂，还可以点击 Calculator 栏的 open 按钮，打开 Calculator(后面还会详细介绍使用方法)，在其中编辑好表达式后，在上图窗口中点击 Calculator 栏的 Get Expression 按钮，表达式就会被截取到 Expression 栏。

6. 仿真过程

所有设置都完成后，点击菜单 Simulation→Netlist & Run 或者点击按钮 ；如果电路

没有修改，也可以直接选择 Simulation→Run 或者按钮 。2 种方法都可以开始仿真。

在仿真过程中，如果需要可以点击菜单 Simulation→Stop 中断仿真。

如果没有需要的输出结果，可以在输出窗口和 CIW 窗口中看输出信息，分析错误类型。

如果一切正常将有绘图窗口弹出。如果希望重新出图，可以点击菜单“Result→Plot

Outputs”或者按钮 ，将出现如图 1.33 所示的界面。

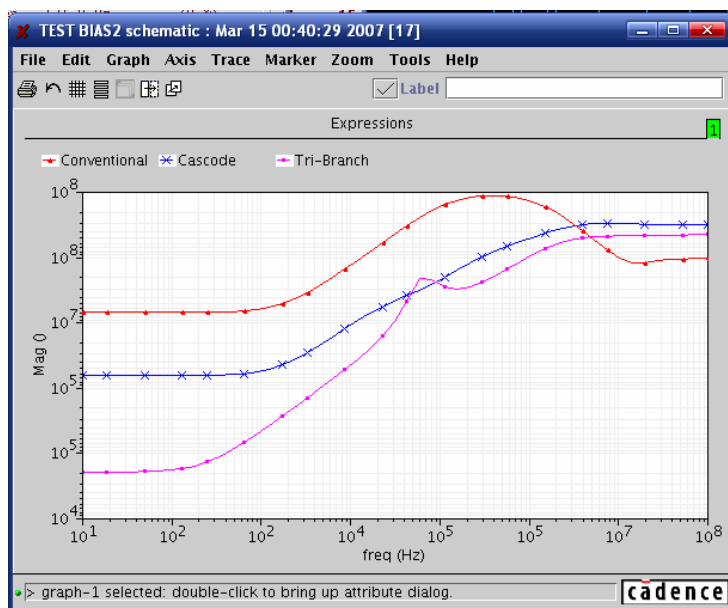


图 1.13 仿真结果显示界面

7. 其它设置

- 右下角有一个下拉菜单可以改变出图方式：是否覆盖上次的图像、是否使用新的字窗口输出、是否用新窗口输出。
- 菜单的 Design→Temperature 可以用来设置仿真的环境温度。

8. 保存和导入仿真状态

- 点击菜单 Session→Save State 可以保存当前的仿真配置。对话框如下，可以选择具体需要保存的信息。保存的状态被存放在~/artist_states/<library name>/<cell name>/spectre 目录下。

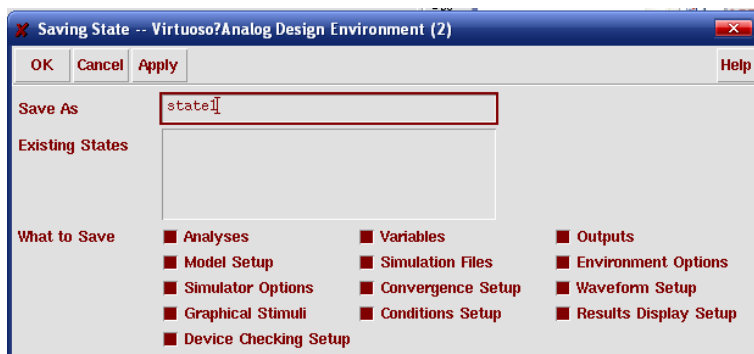


图 1.14 仿真状态的保存

- 点击菜单 Session→Load State 可以导入以前保存的仿真配置。对话框如下，可以选择需要的状态，进行导入。

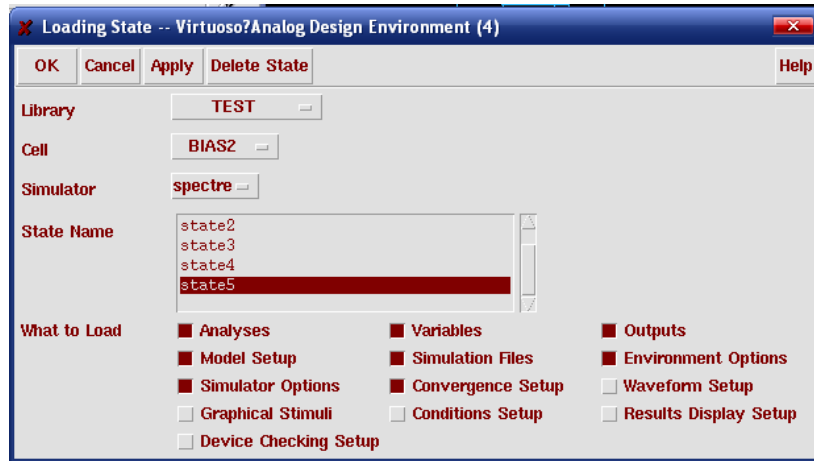


图 1.15 导入以前的仿真状态

- 点击菜单 Session→Save Script 可以将现在的仿真设置保存成 OCEAN 脚本, 利用该脚本, 可以在命令行执行仿真任务。

第 2 章 瞬态分析 (Transient Analysis)

2.1 功能基本介绍

瞬态仿真分析是在给定的输入激励下，在设定的时间范围内计算电路的时域瞬态响应性能。要验证设计电路的稳定性，速度，精确度等问题必须经过各种情况下的瞬态分析才能做出正确的判断。在本章中介绍如何设定瞬态仿真以及瞬态分析。读者在具体的电路设计中需要根据实际情况，合理地设置激励源和仿真参数才能真正评估电路性能。在瞬态仿真的参数设置过程中，主要是在仿真精度和仿真速度之间做出合理的折衷。读者可以按设计电路的要求定制仿真器计算时的容差、积分方式、步进大小等控制精度。同时，还可以对电路初始状态，输出数据保存量等条件参数设置。

2.2 仿真参数设置

参照第 1 章 1.5 内容，打开“Analog Design Environment” → “Analyses” → “tran”，基本参数设置界面如图 2.1 所示。主要内容包括用于控制仿真时间的“Stop Time”和用于控制仿真速度和精度的“Accuracy Defaults (errpreset)”设定。

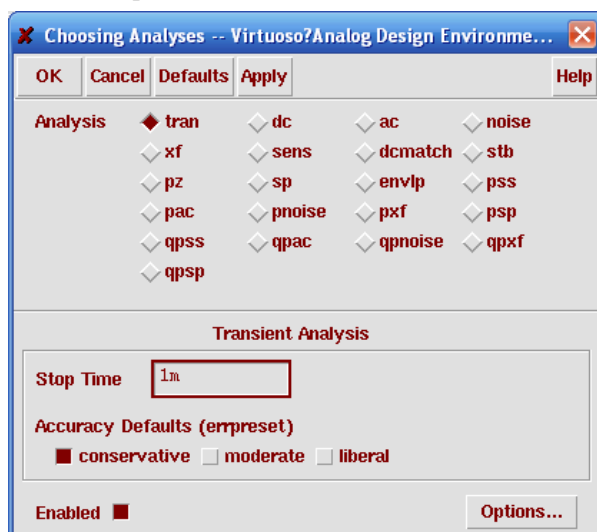


图 2.1 瞬态仿真的参数设定

2.2.1 基本参数设置

- “Stop Time”：仿真终止时间的设定。

在默认设置中瞬态分析总是从 $t = 0$ 时刻开始仿真。所以只需设置仿真终止时间。时间单位是秒。所以，如果要表示毫秒数量级，在数据后面需要跟上毫秒的单位缩写“m”。其他时间数量级单位类似。

- “Accuracy Defaults” (errpreset)：仿真精确度和速度设定。

可选择三种仿真精确度：宽松的 (liberal)，适中的 (moderate)，保守的 (conservative)。其中，“liberal”的仿真速度最快，但是精确度最低。这种精度的仿真适合于数字电路或者是变化速度较低的模拟电路；“moderate”作为仿真器默认的设置，其精确度类似于用 SPICE2 计

算的仿真结果；“conservative”的具有最高的精确度但速度最慢，适合于敏感的模拟电路仿真。

如果读者需要比默认“conservative”更高的精度，可以由读者自己“Option”选项中将容差参数（reltol）设置为更小的数值。“Option”在稍后的章节中有介绍。上述三种系统默认的精度设置实际上包含容差（reltol），相对参考（relref），积分方式（integration method），最大时间步长（maxstep），截断误差比（iteratio）等参数，具体设定如表 2.1 所示。在仿真日志文件中，都可以看到相应的参数设置情况。具体各个子参数的含义和设置也将在后续高级设置章节中介绍。

表 2.1 三种仿真精度下的参数设置情况

errpreset	reltol	relref	method	maxstep	iteratio
liberal	×10.0	allglobal	gear2	≤T/10	3.5
moderate	×1.0	sigglobal	traponly	≤T/50	3.5
conservative	×0.1	alllocal	gear2only	≤T/100	10.0

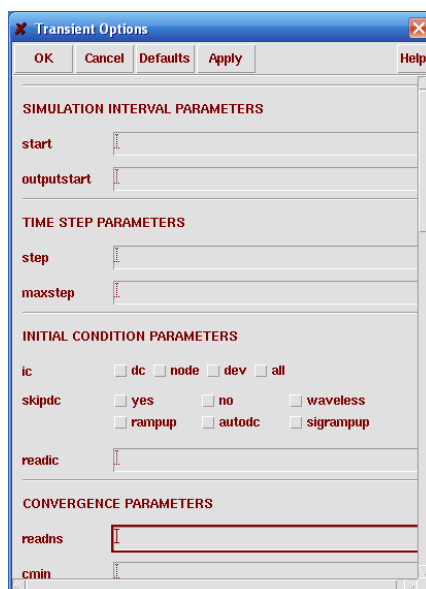


图 2.2 瞬态仿真参数设置界面

2.2.2 高级参数设置

点击图 2.1 界面中的“options”，可仿真控制参数进行设置。

- **“Options”：**

“Spectre”仿真软件允许读者能够自定义仿真控制参数，包括时间步进，精确度，积分方式等高级设置。图 2.2 是参数设置窗口。仿真器的“Options”控制参数包括：

- ◆ **“SIMULATION INTERVAL PARAMETERS”**

- ◆ **“start”：** 仿真开始时刻。仿真器默认开始时刻为 0s。
- ◆ **“outputstart”：** 输出波形时刻。如果用户仿真时间很长，而只需观察部分时间段内系统瞬态特性，可以通过该参数控制数据输出。

“TIME STEP PARAMETERS”

- ◆ “step”：最小的时间步进。默认值为 $0.001 \times (\text{终止时刻} - \text{起始时刻})$
- ◆ “maxstep”：最大时间步进，根据 “errpreset” 中精度设定取得默认值。

“INITIAL CONDITION PARAMETERS”

用户可以利用设置节点状态的初始化语句 (ic statement) 或电容、电感等模型内的初始条件参数 (ic parameters) 两种方式为瞬态分析设置初始条件。如果没有特殊设置，仿真器将采用直流分析 (DC analysis) 的结果作为初始条件。

- ◆ “ic”：设定通过何种方式设置初始条件。
 - ic=dc：忽略任何设置的初始条件，直接采用直流分析的结果。
 - ic=node：忽略电容、电感等器件上设置的初始条件，而通过 “ic statement” 设置的初始条件将被采用。
 - ic=dev：忽略由 “ic statement” 设置的初始条件，电容、电感上的初始条件将被采用。
 - ic=all：两种初始条件都将被采用。当设置条件发生冲突时，“ic parameter” 比 “ic statement” 的优先级更高。

一旦用户指定了初始条件，“Spectre” 仿真器将通过一次直流分析来计算电路的实际初始状态。在这个过程中，“Spectre” 根据初始条件在相应的节点上施加一个电压源和电阻串联。当读者通过 “ic statement” 来描述电路初始状态时，有可能存在不一致性问题。比如说在没有电容连接到地的节点上设置电压或者是在没有电感连接的支路上设置初始电流。如果设置时发生不一致问题，那么在计算时将发生电路状态突变。也就是说，电路将从实际的初始条件突变到设置的条件。所以，用读者自定义初始条件时，应当避免上述情况，否则仿真器将会产生收敛性问题。

在上文的说明中，提到了初始化语句 “ic statement” 和初始化参数 “ic parameter” 的概念。“ic parameter” 的设置很简单，如果用户打开一个电容的参数设置窗口可以看到 “Initial condition”。在其中填写初始的电容电压即可。注意，这里只能填写电压值。而如果是电感的初始条件，需要设置的是电流值。在表 2.2 中，给出了有关器件端口的指代符号。

CDF Parameter	Value	Display
Capacitance	1u F	off
Initial condition		off
Model name		off

图 2.3 电容的参数设置

“ic statement” 的格式是：ic signalName=value .举例如下：

ic Voff=0 X3.7=2.5 M1:int_d=3.5 L1:1=1u

上句表示的是：在节点 Voff 上的初始电压是 0V；在子电路 X3 的第 7 号节点上电压值为 2.5V；在 MOS 管 M1 的漏端电压是 3.5V；在电感 L1 上流过的初始电流是 1 μ A。

表 2.2 器件的端口定义

Component	Internal Node Specifications
BJT	int_c, int_b, int_e
BSIM	int_d, int_s
MOSFET	int_d, int_s
GaAs MESFET	int_d, int_s, int_g
JFET	int_d, int_s, int_g, int_b
Winding for Magnetic Core	int_Rw
Magnetic Core with Hysteresis	flux

由于篇幅有限，只能对初始条件设置做一些简单的介绍。可以参考 cadence 文档的“Spectre simulator user Guide → 7. Control Statement”做进一步的了解。

- ◆ **“skipdc”**: 选择跳过直流分析。在没有直流分析的情况下，电路的初始解将采用通解，或是从由“readic”定义的文件中读取初始条件。如果“readic”没有定义，那么将从“ic statement”中获取初始条件。不论是否跳过直流分析，器件上的初始条件肯定都会被采用。如果一个节点没有被赋予初始条件，将自动被仿真器设置为 0。该参数同样也会引起仿真器收敛性问题。推荐不使用该参数。具体选择项可详见“Spectre Circuit Simulator Reference→3. Analysis Statements”
- ◆ **“readic”**: 从文件中读取初始条件。

“CONVERGENCE PARAMETERS”

当电路在仿真时存在无限快的响应速度（例如一个电路节点不存在任何电容），“Spectre”仿真器可能会产生收敛性问题。为了避免这种问题，需要设置“cmin”参数给该节点设置一个合理的对地电容值。

- ◆ **“readns”**: 从文件中读取电路瞬态仿真的初始估计解。
- ◆ **“cmin”**: 设定每个节点对地的最小电容。

当对一个电路进行多次仿真时，建议使用“write”和“readns”参数。并且将两者的文件名命名相同。这将使直流分析的收敛的速度加快。

“STATE FILE PARAMETERS” (从? 界面)

状态文件 (State File) 主要有两个用处:

- A、 将保存下来的状态文件用于后续的仿真分析中。比如在一次瞬态分析中，保存下终止时刻的信息，在下次瞬态分析中，能够以该时刻作为起始点继续做后续时间端的分析。
- B、 用户能够利用状态文件自动完成初始条件的更新。

读者能够利用仿真器将一次分析的初始时刻工作点或者是终止时刻工作点生成状态文件。当然，用户也能手动编写一个状态文件。在“Spectre”仿真器中，可以设置三个有关“State File”的参数，如图 2.4 所示。

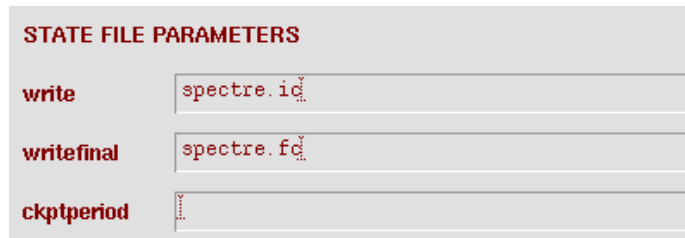


图 2.4 “State File Parameter”的设置

- ◆ “write”：将瞬态分析的初始状态解写到指定的文件中。
- ◆ “writefinal”：将瞬态分析的最终解写到指定文件中。
- ◆ “ckptperiod”：在指定的周期去作周期性的分析。

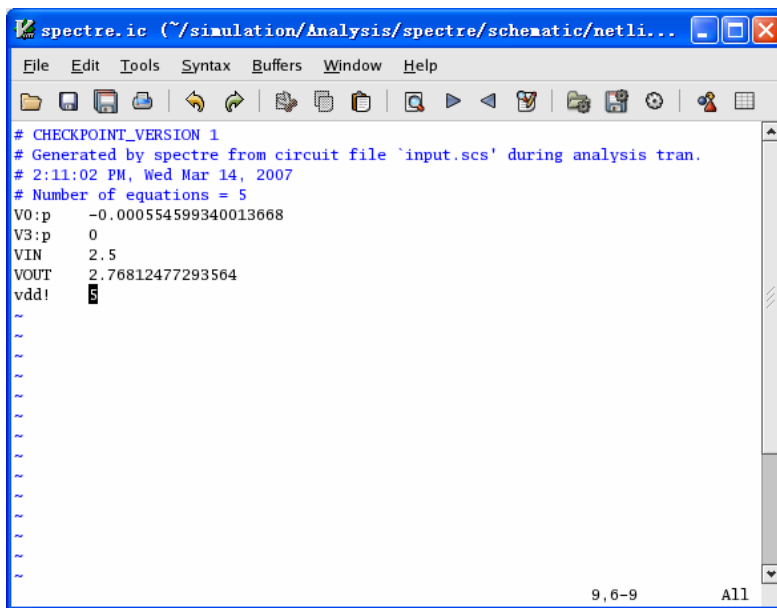


图 2.5 “Spectre.ic” 文件例

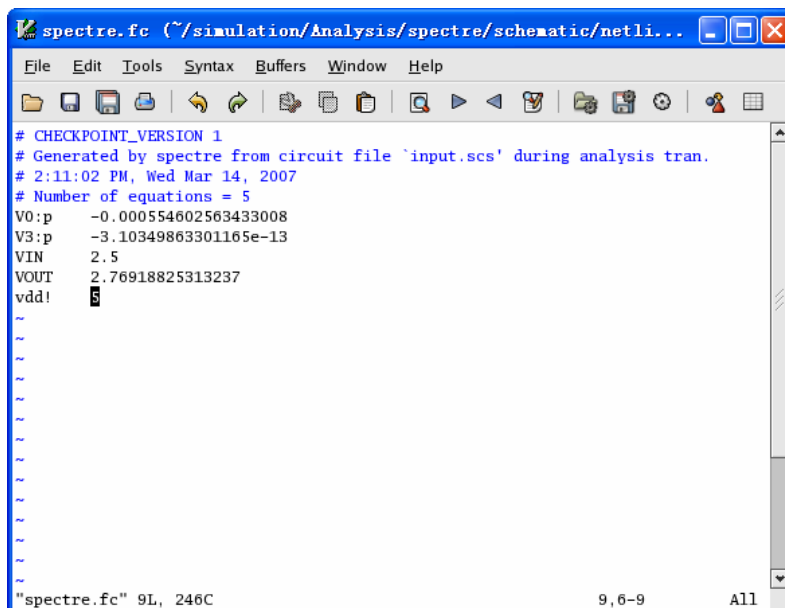


图 2.6 “Spectre.fc” 文件例

在图 2.5 和 2.6 中分别给出了“Spectre.ic”和“Spectre.fc”文件。这两个文件的目录是

~/simulation/cell name/spectre/schematic/netlist。路径中“cell name”是用户仿真的电路单元名。“Spectre.ic”中记录的初始时刻状态值。“V0:p”和“V3:p”表示两个电压源的正端电压值，“VIN”，“VOUT”，“vdd!”表示电路中各个节点电压值。“Spectre.fc”记录终止时刻值，文件中的字符和数字的含义和“Spectre.ic”中相同。

下面的例子解释了状态文件的格式。注意：这里的例子是以命令行形式给出的，用户在使用图形界面是只需在相应的参数里设置即可。

```
altTemp alter param=temp value=0
Drift dc param=temp start=0 stop=50.0 step=1 readns="ua741.dc0" write="ua741.dc0"
XferVsTemp xf param=temp start=0 stop=50 step=1 \ probe=Rload freq=1kHz readns="ua741.dc0"
```

第一行命令表明首先做了一次在温度 T=0 情况下的直流分析（DC Analysis）。用户需要把该次分析的结果保存在状态文件“ua741.dc0”中。

然后做温度从 0 到 50 度的扫描。

第三次做传输函数分析（Transfer Function Analysis）时需要将温度重新设置为 0。如果不使用“State File”，那么由于温度发生了变化，将导致重新计算直流工作点。如果系统较大，仿真速度受到很大限制。可是如果直接采用保存下来的“State File”，“Spectre”可以直接利用里面保存的在温度 T=0 状态下的直流解来计算传输函数。即便是电路有一定程度上的改变，仿真速度也会比从头开始计算要快得多。

“INTEGRATION METHOD PARAMETERS” （从何界面？）

该参数用于设计人员根据仿真速度和仿真精确度选择合适的积分方式。“Spectre”仿真器提供 3 种不同的积分方式：“backward-Euler”，“Trapezoidal”，“The second-order Gear”。根据这 3 种方式一共组合出 6 中模式，分别为“euler”，“traponly”，“trap”，“gear2only”，“gear2”，“trapgear2”。表 2.2 表示了各种积分方式和模式之间的对应关系。

表 2.3 各种积分方式和模式之间的对应关系

	Backward-Euler	Trapezoidal Rule	Second-Order Gear
euler	.		
traponly		.	
trap	.	.	
gear2only			.
gear2	.		.
trapgear2	.	.	.

如果用户需要高精度仿真，可以选择“trapezoidal”积分方式。但是，这种积分方式在容差（error tolerances）很大的时候并不是一种很好的选择。这是因为它对前一个时刻计算产生的误差非常敏感。如果在容差很大而且要求速度较快的情况下，最好还是选择“Second-order Gear”积分法。

“Second-order Gear”积分法比“backward-Euler”法更加精确。但两种方法都会过高估计系

统的稳定性。“Second-order Gear”积分法的这种误差效应要相对小一些。比如当用户需要仿真一个高 Q 值的谐振器例如振荡器或滤波器时，使用“Second-order Gear”的结果会表现出阻尼振荡，而“backward-Euler”则表现出更强的衰减。所以，在这种情况下，应该采用“trapezoidal”积分法。

“ACCURACY PARAMETERS”

- ◆ “relref”：相对收敛标准的参考，而默认值是从“errpreset”得到。包括如下几个选项：
 - “relref = pointlocal”，即，relref=局部点：这个设定用来定量比较每个节点的值相对于待分析节点上当前数值的相对误差。
 - “relref = alllocal”，即，relref=局部所有点：定量比较过去的所有时间点的值相对于最大节点值的相对误差。
 - “relref = sigglobal”，即，relref=所有信号点：定量比较每个电路上信号值相对于电路中所有信号中的最大值的相对误差。
 - “relref = allglobal”：同上，另外对每个节点最大悬浮电流值设定比较方程，此时不能满足基尔霍夫电流方程。
- ◆ “lteratio”：比率系数，用于计算 Newton 容差中的 LTE 容差。

2.2.2.8 “ANNOTATION PARAMETERS”

- ◆ “states”：统计学分析。在实际芯片生产过程中，工艺的变化会影响到产品的性能。而统计学分析则帮助设计师把握这种工艺和性能之间的关系。在设计时，如果采用的器件模型带有统计分析参数，既是说这些模型中带有表征工艺误差的数据，就可以进行统计学分析。这种分析的实质是对工艺参数设置不同的数值后多次仿真，就可以找出设计对工艺的依赖程度。这种统计学分析也被称作蒙特卡罗分析。
- ◆ “annotate”：注释选项

2.2.2.9 “OUTPUT PARAMETERS”

“Spectre”仿真器一般情况下会把所有仿真数据都保存下来。但有时候并不需要所有的数据量。“Spectre”允许用户选择保存需要的数据。当然，如果需要得到更精确的结果，也可以增大数据输出量。可以如下几种方式来控制数据保存量：

- ◆ “strobing”：在保存点之间设置一个时间间隔。虽然仿真器计算过这些数据，但是并没有将其保存输出。
- ◆ “skip time point”：用户能够选择让仿真器保存多少个点。
- ◆ “compression”：将恒定信号的重复记录删除。
- ◆ “outputstart”：设置仿真器从何时开始保存数据。
- ◆ “Infotime”：允许用户保存某些自定义时刻的工作点数据。如果需要保存多个时刻的工作点，填入时间矢量之间是以空格隔开。如果用户填入了某些非法数据，“Spectre”会在输出窗口中报错。如果仿真成功，点击“Results Print” → “Transient Operating Point”菜单，然后在电路图中选取一个器件，将会显示在指定时间点时刻的工作数据。由于“OUTPUT PARAMETERS”参数一般不经常使用，因此详细内容请参考“Spectre”的用户手册。

2.22.10 “NEWTON PARAMETERS”

- ◆ “maxiters”：在每个时间步最多迭代多少次。
- ◆ “restart”：如果有任何条件发生变化，是否从最开始重新计算直流解。如果不重新计算，将直接采用上一次的初始猜测。

2.22.11 “CAPTAB PARAMETERS”

- ◆ “captab”：电容列表参数，界面如图 2.7 所示。在完成一次“Spectre”仿真后，用户能够得到有关电路负载电容的信息。在瞬态分析中，用户能够通过“infotimes”参数来指定在某些时刻点保存电路中的电容信息。如果没有特殊指定，仿真器将默认保存终止时刻的电容列表。如果点击该参数，会显示对该参数的细节设置。

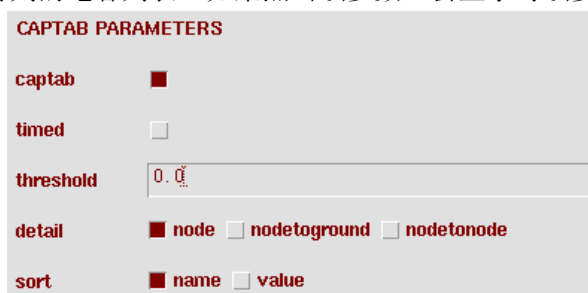


图 2.7 电容列表参数

- ◆ “timed”：是否将使用“infotimes”参数来保存电容列表。
- ◆ “threshold”：需要保存的电容的最小值。电路中电容值小于该阈值的电容就不会出现在输出文件中。默认值为 0.0。
- ◆ “detail”：可以被设置为节点电容 (node)，节点对地电容 (nodetoground)，nodetonode 三个选项。
- ◆ “sort”：排序方式。

图 2.8 给出了一个电容列表的例子。该列表中记录的是仿真终止时刻的信息。

```
[*****  
Capacitance Table 'finalTimeCap'  
*****  
Capacitance values computed in Tran analysis 'tran' at time = 2 ms (T = 27 C).  
  
net19 : net19    fixed=1.87085 f    variable=5.38123 f    sum=7.25207 f  
  
VOUT  : VOUT     fixed=1 u          variable=93.0868 f   sum=1 u  
  
vdd!  : vdd!     fixed=455.342 a    variable=89.3356 f   sum=89.7909 f
```

图 2.8 电容列表例

该电容列表所描述的电路如图 2.9 所示：其中“net19”节点是指“M0”MOS 管的栅端。“Vdd!”表示的节点电容是 MOS 管“M1”的源端。“Vout”节点为图中所示的输出端。由于 MOS 管的各端口寄生电容和该 MOS 的工作状态有端口电压有关，所以，电容列表中包含了固定电容 (fixed) 和可变电容 (variable) 两项。总电容 (sum) 为两者的加和。

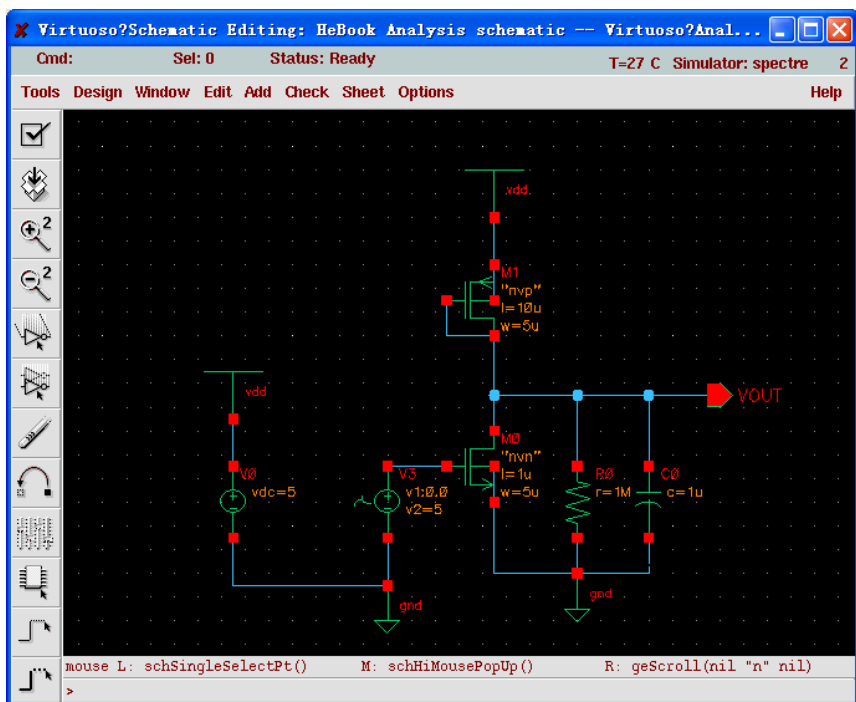


图 2.9 电容列表（图 2.8）所描述的电路

2.3 常用于瞬态仿真的激励信号源及其参数设置

在本章的功能介绍部分曾经提到瞬态仿真时需要读者自行设计多种电路工作环境,多种工作状态的验证过程。这里介绍几种常用于瞬态仿真的激励源。包括脉冲信号、分段信号、指数信号、正弦信号等。这些激励源都可以在“analogLib”中找到。这些信号源都是以电压形式给出的,也可使用电流形式的激励源。

2.3.1 脉冲信号“vpulse”

“vpulse”信号用于产生周期性方波。在模拟电路设计中,可用于做为MOS管开关的控制信号,也可用来表示电源上电或者电源跳变过程等。打开“vpulse”的参数列表如图2.10所示。该参数列表包括两部分“Property”和“CDF Parameter”。其中“Property”部分在从“analogLib”中选信号源后由系统自动填写。值得注意的时,在“View Name”一栏中应当采用“symbol”。图2.10中“CDF Parameter”只截取了一部分有关瞬态仿真的参数设置。在表2.4中给出了主要参数的名称,含义,实例和单位等信息。图2.11中给出了根据实例设置的周期方波仿真曲线。

Apply To Of

Show system user CDF

Property	Value	Display
Library Name	analogLib	off
Cell Name	vpulse	off
View Name	symbol	off
Instance Name	V0	off

Change All User Property Master Value Local Value Display

CDF Parameter	Value	Display
AC magnitude		off
AC phase		off
DC voltage		off
Voltage 1	500.0m V	off
Voltage 2	5 V	off
Delay time	100.0u s	off
Rise time		off
Fall time		off
Pulse width	50.00u s	off
Period	100u s	off

图 2.10 脉冲信号“vpulse”的设置

表 2.4 “vpulse”的设置参数意义

参数	含义	实例	单位
Voltage 1	起始电压	500m	V
Voltage 2	脉冲电压	5	V
Delay time	延迟时间	100μ	s
Rise time	上升时间	0	s
Fall time	下降时间	0	s
Pulse width	脉冲宽度	50μ	s
Period	周期时间	100μ	s

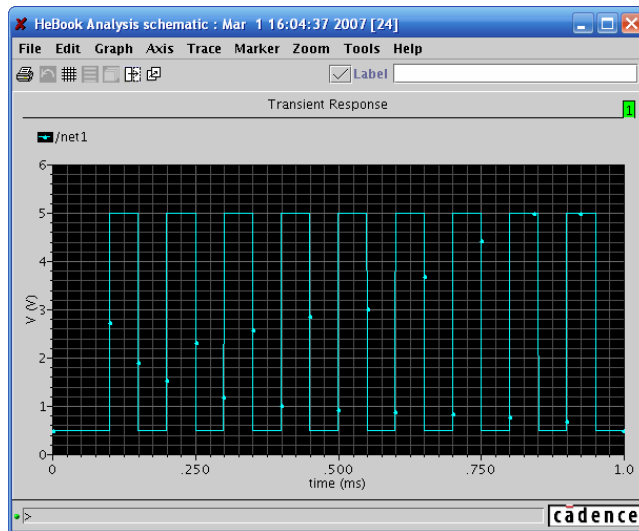


图 2.11 表 2.4 设定的脉冲信号“vpulse”波形

2.3.2 分段信号“vpwl”

当用户需要自己定义线性分段波形是是可以利用“vpwl”信号源。它允许用户能够定义分段时刻和该时刻的电压值。该信号源的设置参数和“vpulse”信号基本相同。在表 2.5 中给出了主要参数的名称，含义，实例和单位。并且根据设计实例，在图 2.12 中给出了该信号源的仿真曲线。

表 2.5 分段信号“vpwl”的参数设定

参数	含义	实例	单位
Number of pairs of points	转折点数目	4	
Time 1	第 1 个转折点时间	0	s
Voltage 1	第 1 个转折点电压	2	V
Time 2	第 2 个转折点时间	250 μ	s
Voltage 2	第 2 个转折点电压	2	V
Time 3	第 3 个转折点时间	500 μ	s
Voltage 3	第 3 个转折点电压	5	V
Time 4	第 4 个转折点时间	1m	s
Voltage 4	第 4 个转折点电压	5	V

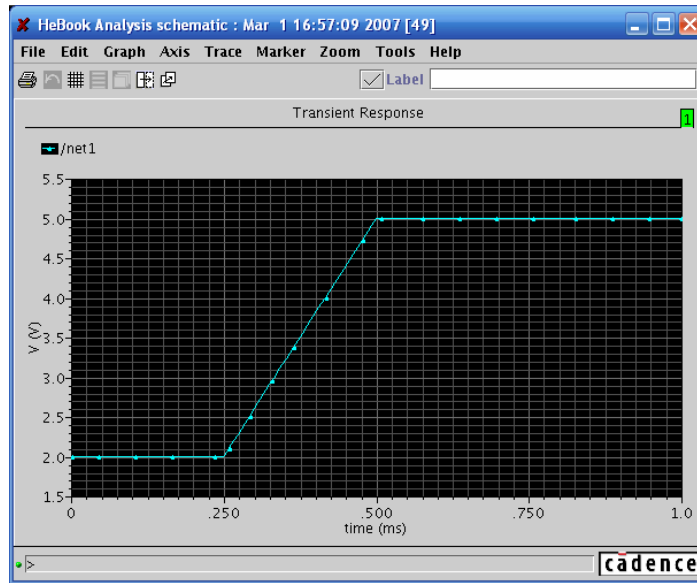


图 2.12 信号源的仿真曲线

2.3.3 “vexp”

指数信号在某些设计中也会用到。同样，这里给出了主要参数以及相应的仿真曲线。需要注意的是，这里的“Damping factor”是以时间为单位给出的。表 2.7 给出了各参数和输出电压之间的换算关系。其中“Dti”表示“Delay time i”，“Dfi”表示“Damping factor i”。

表 2.6

参数	含义	实例	单位
Voltage 1	起始电压	0	V
Voltage 2	峰值电压	5	V
Delay time 1	上升（下降）延迟	0	s
Damping factor 1	上升（下降）时间常数	100μ	s
Delay time 2	下降（上升）延迟	500μ	s
Damping factor 2	下降（上升）时间常数	100μ	s

表 2.7

时间	电压值
0~Dt1	V1
Dt1~Dt2	$V1 + (V2 - V1) (1 - \exp(t - Dt1) / Df1)$
Dt2~Stop	$V1 + (V2 - V1) (1 - \exp(t - Dt1) / Df1) (\exp(t - t2) / Df2)$

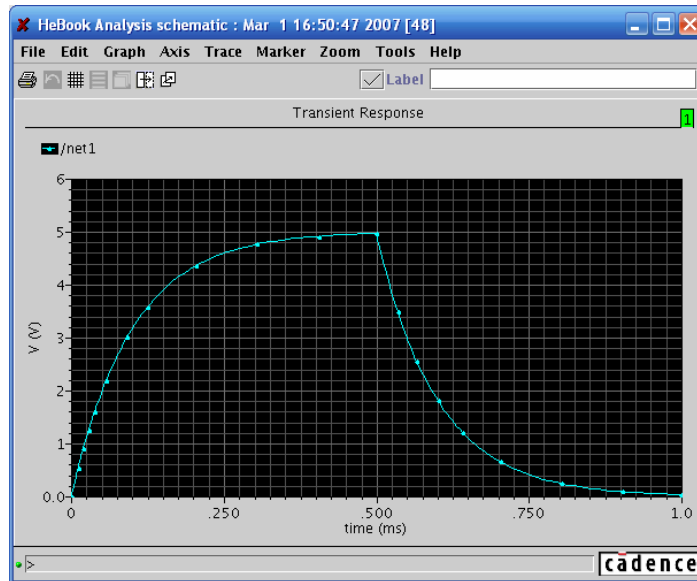


图 2.12

2.34 “vsin”

正弦信号也是一种在瞬态仿真中常用的信号。在该信号的参数中，“Damping factor”的单位是“1/s”。正弦信号也是在交流小信号分析（AC Analysis）中重要的激励源。用户需要区别的是瞬态信号激励和交流信号激励不同的含义。

表 2.8

参数	含义	实例	单位
Amplitude	振幅	3	V
Frequency	振荡频率	10	Hz
Delay time	延迟时间	0	s
Damping factor	阻尼因子	1	1/s

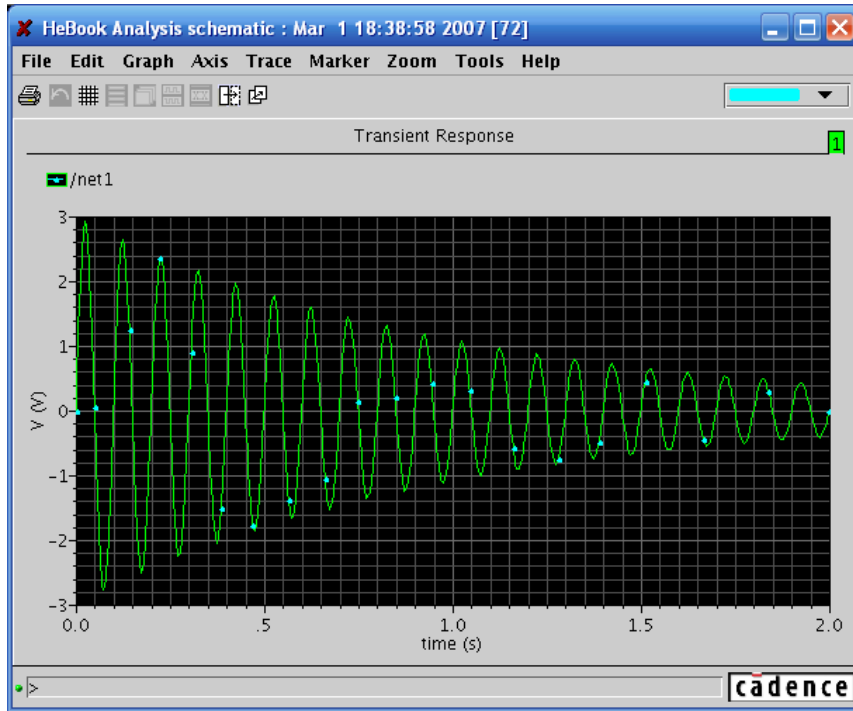


图 2.13

2.35 “vsource”

“vsource”激励源是一种通用型电压源，可以用于完成上述所有激励源的功能。在下图中“source type”菜单中选择所需要的激励源即可，同时按前述的方式填写各激励源的关键参数。

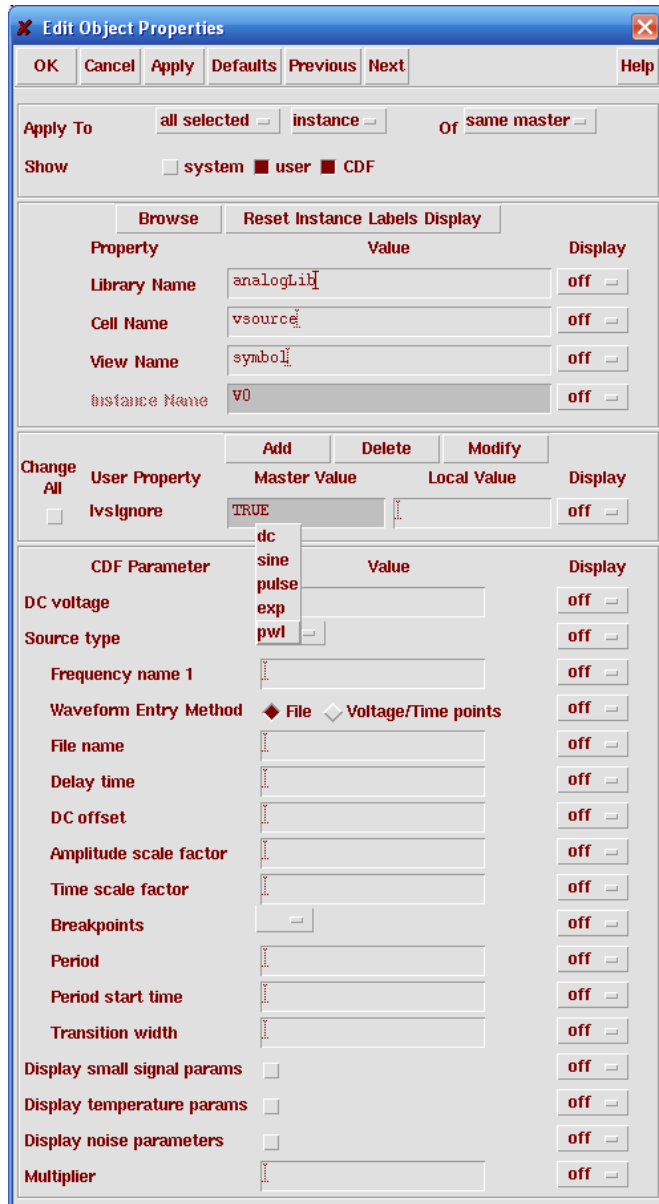


图 2.14

2.4 瞬态仿真实例

采用最简单的 RC 充放电电路来完成一次瞬态仿真，该电路图如图 2.15 所示。电阻和电容都采用“analogLib”中的理想电阻模型和理想电容模型。激励源是“vpluse”周期性方波。采用“conservative”的精度。由于没有设置初始条件，仿真器会先执行直流分析，将其结果作为初始解，仿真去结果如图 2.16 所示。

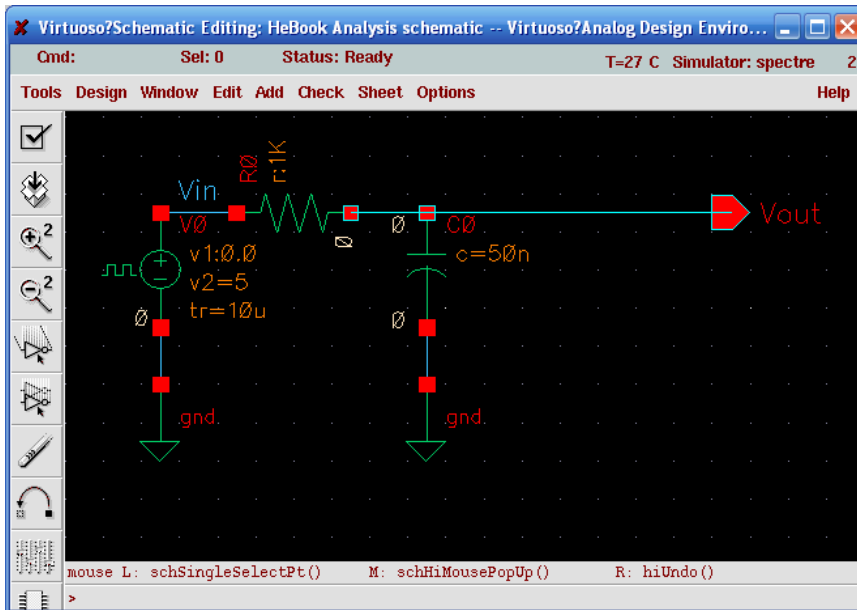


图 2.15

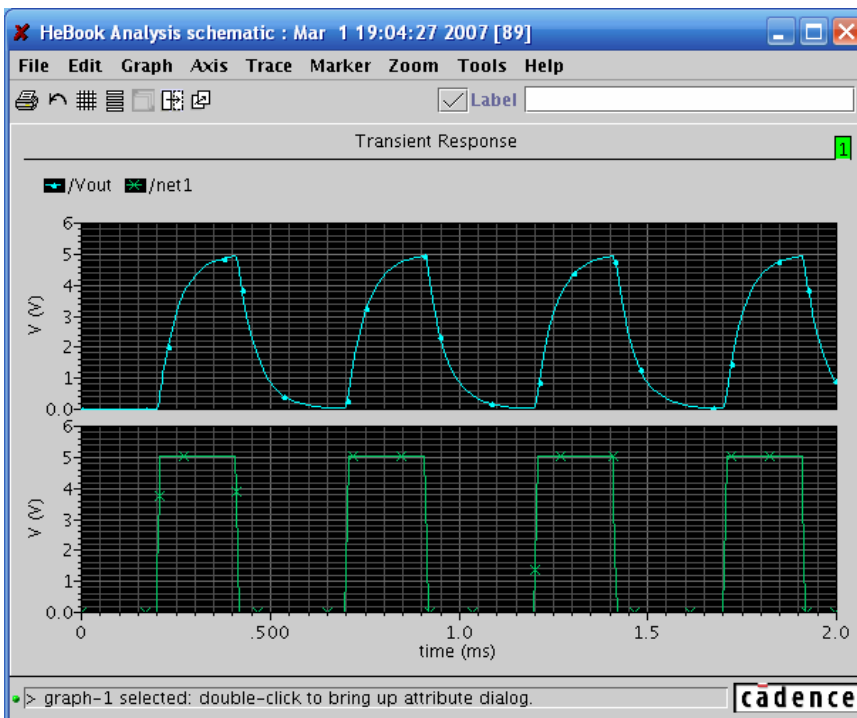


图 2.16

第 3 章 直流分析 (DC Analysis)

3.1 功能基本介绍

直流分析是所有其他仿真的基础。在“Tran Analysis”、“AC Analysis”等分析的过程中，首先就是先要计算直流工作点。在这里介绍的直流“DC Analysis”中，实际包括两个方面的分析：[1.]一个是直流工作点计算；[2.]另一个是直流特性扫描。

直流工作点计算例？

对于直流工作点分析，仿真器会计算各个节点的电压，各支路电流，包括 MOS 管的各个直流参数，例如跨导 (g_m)，阈值电压 (V_{th})，工作区域 (region) 等。而在直流特性扫描中包含了电路的温度 (Temperature)，设计变量 (Design Variable)，器件参数 (Component Parameter)，器件模型参数 (Model Parameter) 等多个参数的特性仿真。

3.2 仿真参数设置

如果要将直流工作点信息保存下来，在“DC Analysis”中确定“Save DC Operating Point”。如果要绘制特性曲线，需要设置扫描变量和扫描范围。参数设置选项如图 3.1 所示。

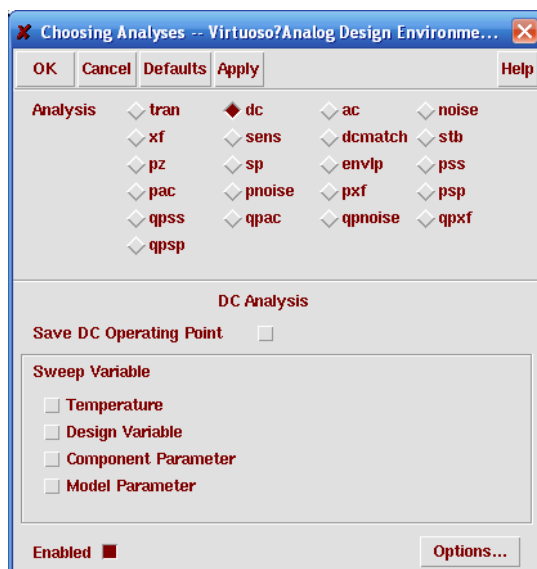


图 3.1 “DC Analysis” 参数设定

- “Temperature”：温度扫描，观察电路直流工作点随温度飘移情况。
- “Design Variable”：设计变量扫描，在设计电路时，设计师往往需要将某些设计参数设置为变量，方便设计和修改。比如，可以将电源电压 (V_{DD})，MOS 的栅长 (L) 和栅宽 (W) 设置为变量，使用变量扫描，观察电路在各种设计下的工作情况。
- “Component parameter”：器件参数扫描，和“Design Variable”扫描比较类似。不过，器件参数扫描不用预先将电路中某器件参数设置为变量 (Variable)。
- “Model Parameter”：如果用户能够对库文件模型进行修定，可以使用该参数扫描。但是，由于库文件都是直接由生产工厂直接提供，所以，不推荐使用这项扫描。

在选定扫描参数后，用户需要进一步设置扫描范围（Sweep Range），扫描方式（Sweep Type）等。

以点击扫描“Temperature”为例，如图 3.2 所示，可以看到可选参数包括扫描范围（Sweep Range）和扫描方式（Sweep Type），以及是否加入特殊点计算（Add Specific Points）。

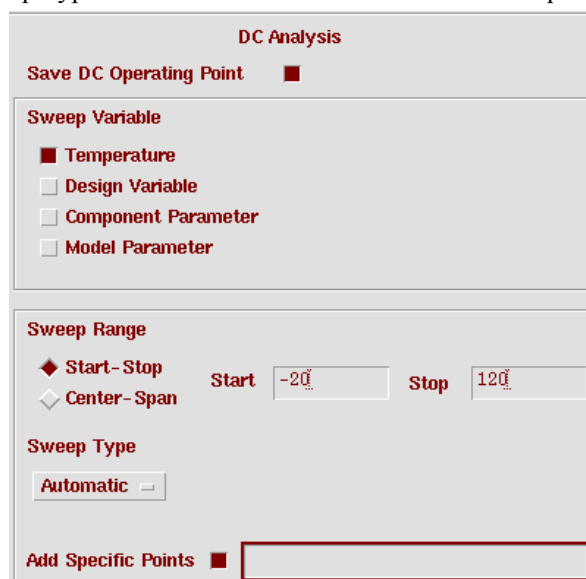


图 3.2 “Temperature”扫描设定

- **“Sweep Range”**: 指定扫描范围，可以包括指定起始值（Start-Stop）或指定中点值（Center-Span）两种方式。
- **“Sweep Type”**: 指定扫描方式。步进可以是线性的（Linear），也可以以对数方式（Logarithmic）步进。如果采用“Linear”模式，用户需要通过步进大小（Step Size）或是步进点数（Number of Steps）来控制仿真精度和仿真时间。而如果采用“Logarithmic”模式，仿真器默认的是以 10 为底的对数。用户也需要通过每个数量级所需步进数（Points Per Decade）或总步进数（Number of Steps）来控制仿真精度和时间。当用户对输出模式没有特殊要求时，可以采用系统默认设置（Automatic）。系统默认的设置是在当终值与初值比小于 10 时，采用线性模式输出。而在该比例大于 10 时，采用对数模式输出。三种模式的设置窗口见图 3.3。

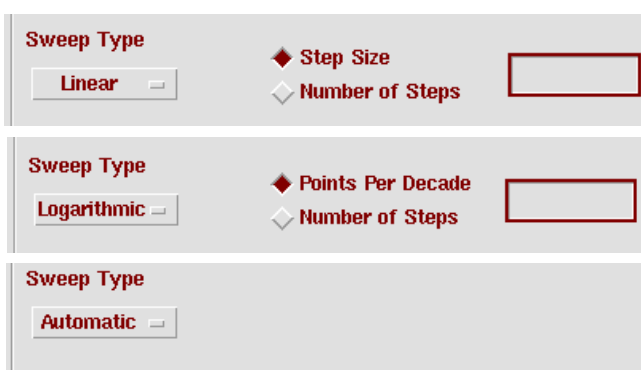


图 3.3 “Temperature”扫描类型的设定

- **“Add Specific Points”**: 加入特殊点计算。在仿真过程中，用户可以指定某些点一定需要计算，在该选项中添加即可。各点之间用空格隔开。

如果用户选择“Design Variable”或“Component Parameter”扫描，还需要设置扫描的变量名（Variable Name）或器件名（Component Name）和该器件的参数名（Parameter Name）。图 3.4 是设定界面。在以后的设计实例部分，具体讲解操作过程。

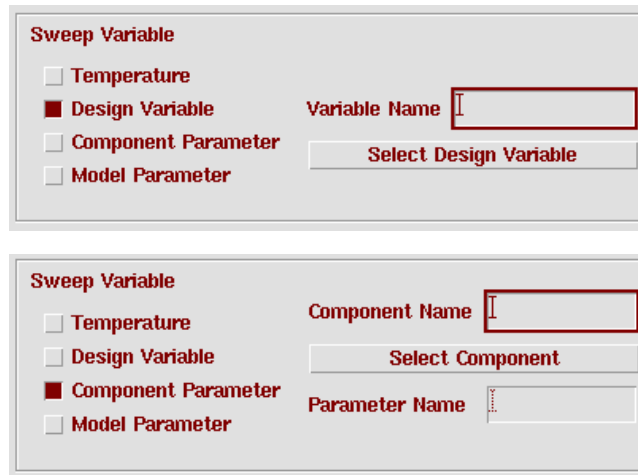


图 3.4 “Design Variable” 设定

3.3 设计实例

以一个简单共源级放大器为例说明“DC Analysis”的仿真过程，电路如图 3.5 所示。直流仿真的激励源使用普通的“analogLib” → “vdc”即可。。

3.3.1 设计变量扫描 “Design Variable”

在图 3.5 中，将对 M0 的偏置电压由 3V 改变设置为变量“VBIAS”。点击“Design Variable” → “Select Design Variable”后会弹出变量选择窗口图 3.6。由于电路中只设置了一个变量，所以点击该变量后选择“OK”后，该变量名会出现在“Variable Name”中，再设置好“Sweep Range”和“Sweep Type”后即可仿真。图 3.7 的仿真曲线表示当变量“VBIAS”从 0V 到 5V 变化时输出电压的变化情况。

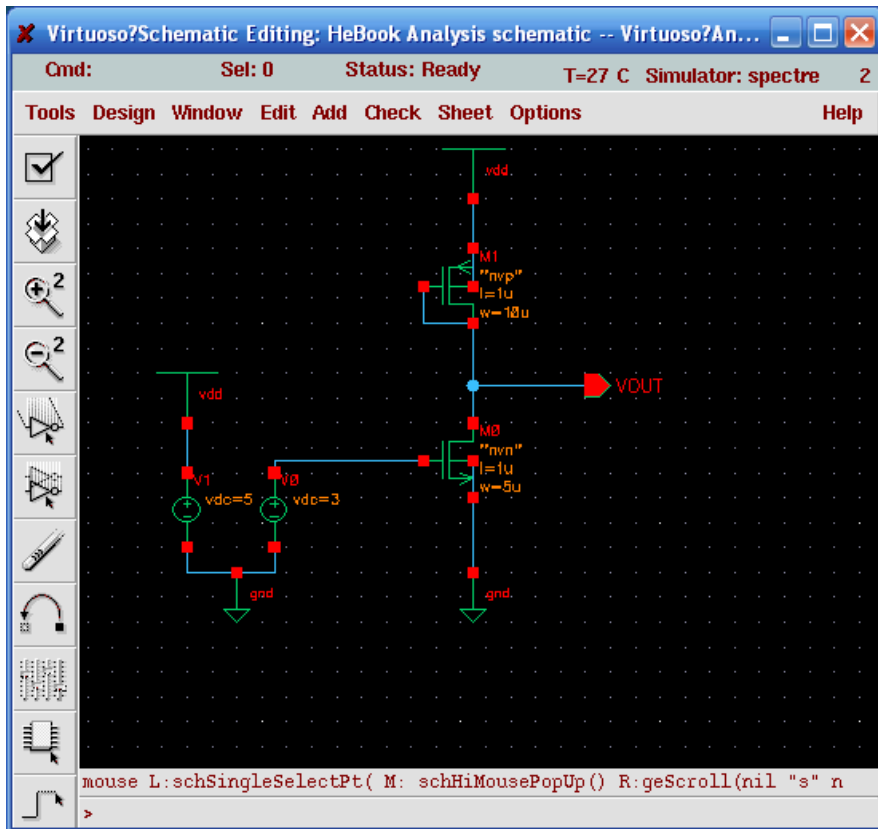


图 3.5 共源级放大电路



图 3.6 选择扫描变量

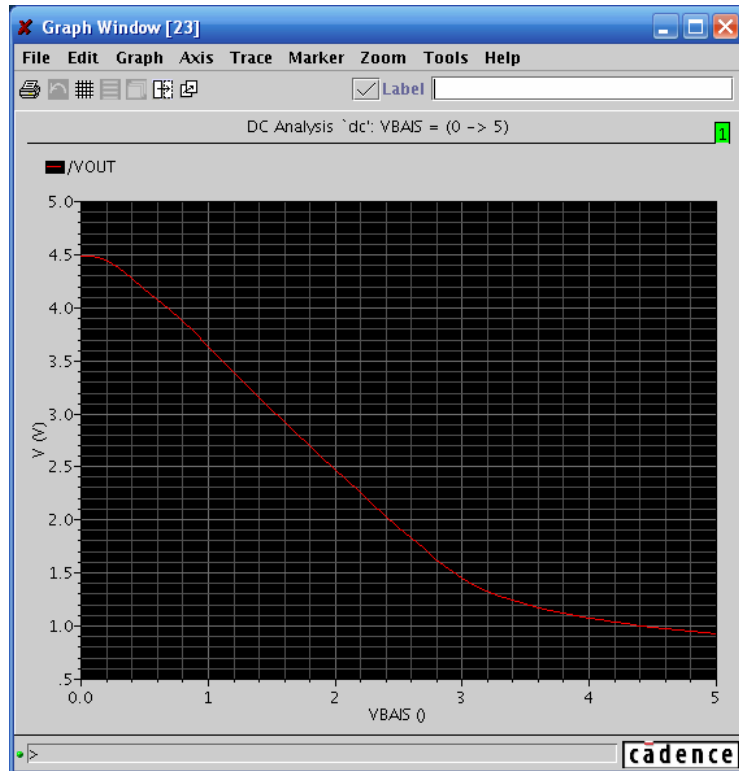


图 3.7 仿真波形

3.3.2 器件参数扫描 “Component ”

器件参数扫描和设计变量扫描相类似。点击“Component Parameter” → “Select Component”后弹出原理图窗口。用户可以选择 MOS 管、激励源、地线等各种器件作为仿真对象。如果点击图 3.3 中的 NMOS 管 M0，会弹出该器件的参数表。图中的引号部分是对相应参数的解释。可以对该 MOS 的栅长变化作参数扫描。图 3.9 仿真表示 M0 管的栅长从 1μ 到 20μ 变化时，输出电压变化情况。

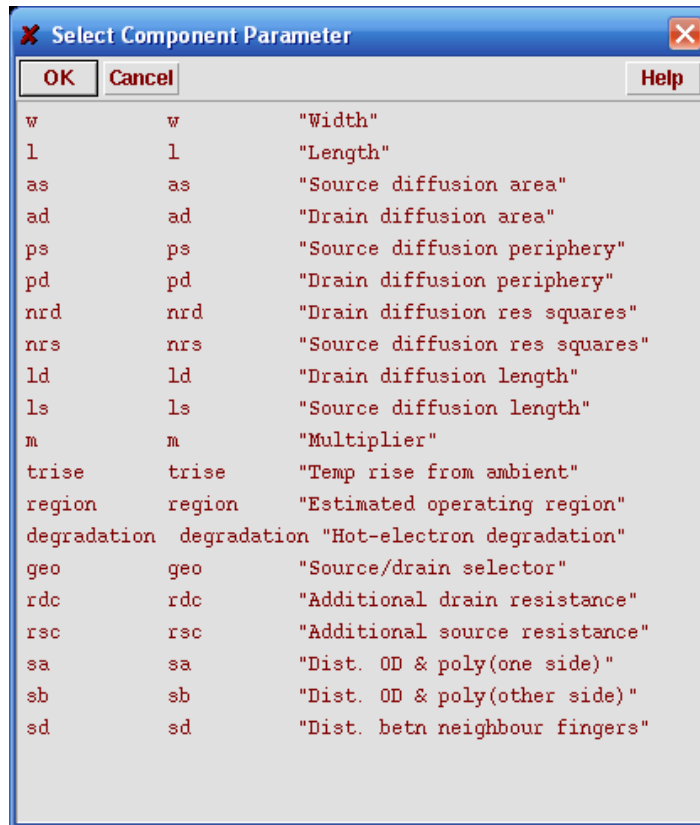


图 3.8 图 3.5 电路图中的 M0 管参数

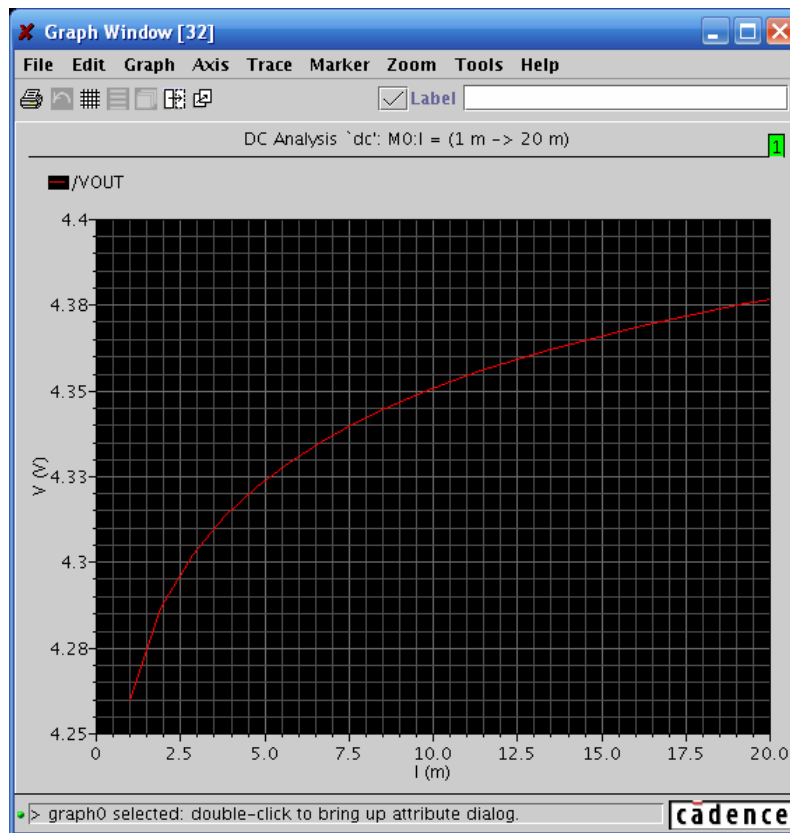


图 3.9 M0 管的栅长从 $1\mu\text{m}$ 到 $20\mu\text{m}$ 变化时，输出电压的变化

有些转移曲线的绘制需要用“DC Analysis”中的参数扫描和其他仿真工具混合使用。比如 MOS 管的转移曲线就需要“Design variable”和“Parameter analysis”共同使用，仿真结果如图 3.10

所示。

(需要具体表示设定)

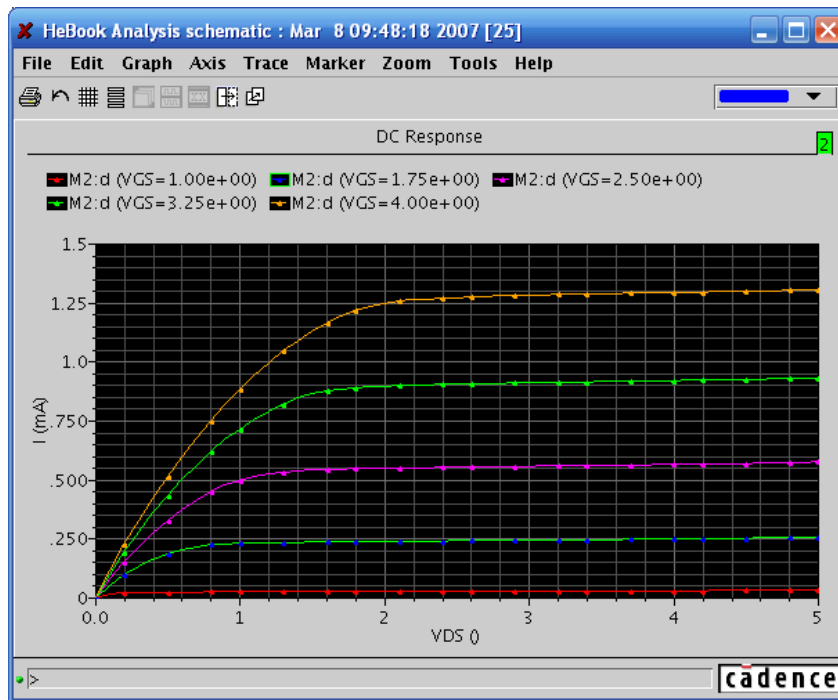


图 3.10 MOS 管的转移特性

在“DC Analysis”的高级设置中（Option），包括“State File Parameters”、“Output Parameters”，“Convergence Parameters”、“Annotation Parameters”，“CAPTAB Parameters”等。这些参数的含义和设置在第二章中都有介绍，也可以查阅 cadence 的用户手册。

第 4 章 结果浏览器 (Results Browser)

4.1 “Results Browser”的作用

“Results Browser”是一个非常实用的工具，通过它可以读取所有电路节点的电压和端口电流的仿真结果。并且可以对数据进行预处理，在合适的窗口类型中显示。此外，还提供了数据比较，“Y vsY”功能。通过“Results Browser”可以实现以下功能：

- [1.] 察看仿真结果；
- [2.] 察看仿真环境设置；
- [3.] 察看器件工作点特性；
- [4.] 将结果在特殊的图标格式中显示，例如阻抗图和导纳图；
- [5.] 将仿真结果中的表达式直接送入到“Calculator”的缓存中。

4.2 “Results Browser”窗口简介

“Results Browser”采用类似“Windows”文件系统的方法，将仿真数据分级保存在各个文件夹中。通过点文件夹，可以将文件夹展开，从而进入下一级文件夹获得更具体的信息。图 4.1 显示的是“Results Browser”窗口。

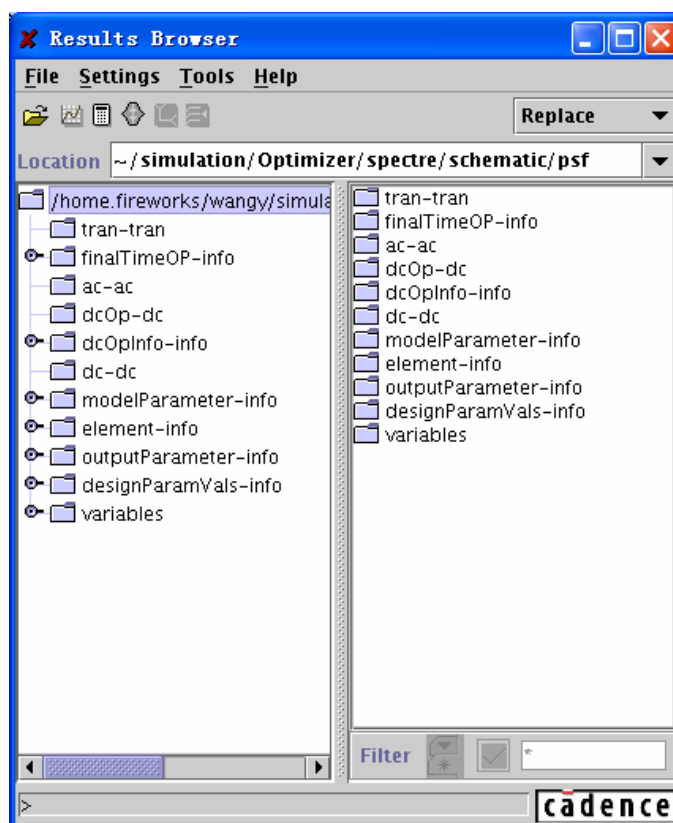


图 4.1 “Results Browser”窗口

4.2.1 “Results Browser” 的菜单。

表 4.1 列出了 “Results Browser” 中的所有菜单和它们的功能。

表 4.1 “Results Browser” 窗口中的菜单及功能


菜单选项		具体操作
File	<i>Open Results</i>	打开仿真的输出结果
	<i>Open Graph</i>	
	<i>Open Graph as Plot...</i>	以图表的形式打开保存图形
	<i>Open Graph as Tamplate...</i>	以模板的形式打开保存图形
	<i>Open Table</i>	打开保存的表格
	<i>Clear</i>	将选中的仿真结果，从“Results Browser”中清除。当只有一个仿真结果时，无需选择，即可将其清除。
	<i>Reload</i>	重新读取仿真结果
	<i>Save Session</i>	保存当前“Results Browser”的设置
	<i>Close</i>	关闭“Results Browser”窗口
Setting	<i>Select Data</i>	选择输出数据，在运行了“Corner Analysis”或者“Parametric Analysis”后，该选项被激活。可以通过它选择特定功能角或者设计变量值下的仿真结果
	<i>Plot Style</i>	
	<i>Append</i>	在原来窗口的基础上显示新的波形。
	<i>Replace</i>	清楚原来的窗口中的数据，显示新的波形。
	<i>New SubWin</i>	在原来的窗口中，建立子窗口，用来显示新的波形。
	<i>New Win</i>	创建一个新的窗口显示新的波形。
	<i>Graph Type</i>	
	<i>Default</i>	默认方式
	<i>Rectangular</i>	直角坐标系
	<i>Polar</i>	极坐标
	<i>Impedance</i>	阻抗圆图
<i>Admittance</i>	导纳圆图	
<i>RealVsImag</i>	实部 VS 虚部	
Tools	<i>Calculator</i>	打开“Calculator”
	<i>Table</i>	打开表格
Help	<i>Help</i>	获取帮助文档






4.2.2 “Results Browser”窗口中的快捷键

“Results Browser”窗口中的快捷键如图 4.2 所示，各个快捷键的功能如下：



图 4.2 “Results Browser”窗口中的快捷键

：打开仿真的输出结果。等同 File→Open Results

- ：按照“Plot Style”中选择的方式，以图形的方式显示选中的仿真结果
- ：打开“Calculator”，如果在“Results Browser”中选择仿真结果。那么该结果的表达式将直接送到“Calculator”的缓存中。
- ：选择两个仿真结果，将他们的差值以图像的形式输出。
注意：该快捷键在一个仿真结果表达式存在多个值的情况下失效，例如运行了“Corner Analysis”或者“Parametric Analysis”后。
- ：选择两个仿真结果，以“YvsY”的方式输出仿真结果。
注意：该快捷键在一个仿真结果表达式存在多个值的情况下失效，例如运行了“Corner Analysis”或者“Parametric Analysis”后。
- ：选择输出数据，在运行了“Corner Analysis”或者“Parametric Analysis”后，该选项被激活。可以通过它选择特定功能角或者设计变量值下的仿真结果。等同于“Setting”→“Select Data”。

第一个下拉菜单，如图 4.3 所示。该下拉菜单是选择图表类型，等同于“Setting”→“Graph Style”。注意：该下拉菜单只在选择交流仿真结果时才出现。

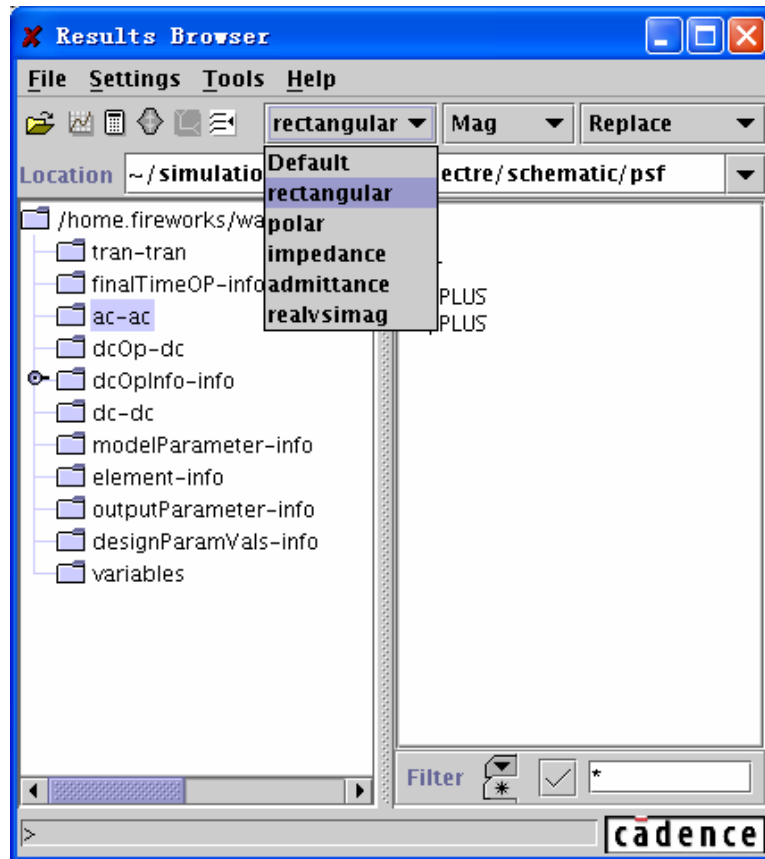


图 4.3 第一个下拉菜单

- 第二个下拉菜单，如图 4.4 所示。该菜单是对显示的数据进行预处理。其功能类似于“Calculator”中同名函数。注意：该下拉菜单只在选择交流仿真结果时才出现。

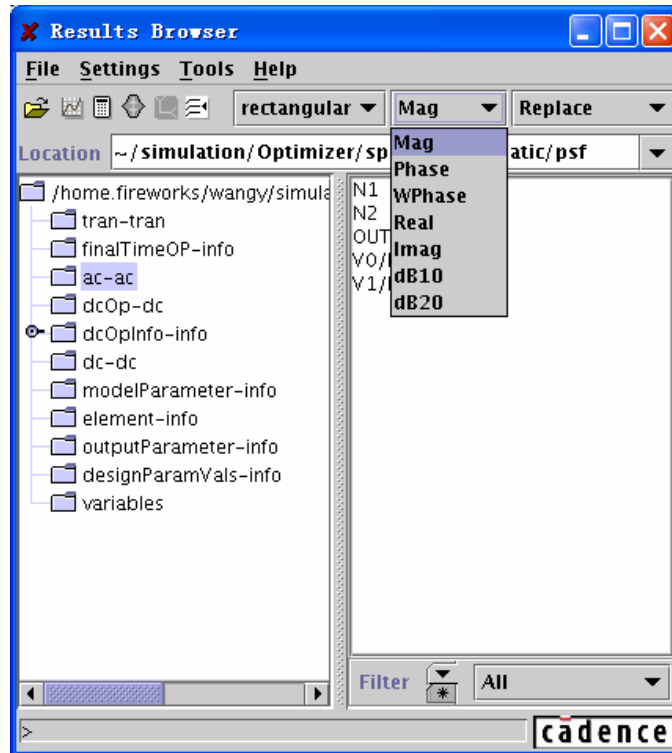


图 4.4 第二个下拉菜单

- **Mag**: 计算仿真结果的幅值。
- **Phase**: 计算仿真结果的幅角（-180 度至+180 度范围计算）
- **WPhase**: 计算仿真结果的幅角（0 度至 360 度范围计算）
- **Real**: 取仿真结果的实部。
- **Imag**: 取仿真结果的虚部。
- **dB10**: 对仿真结果进行“ $10\log n$ ”变化。
- **dB20**: 对仿真结果进行“ $20\log n$ ”变化

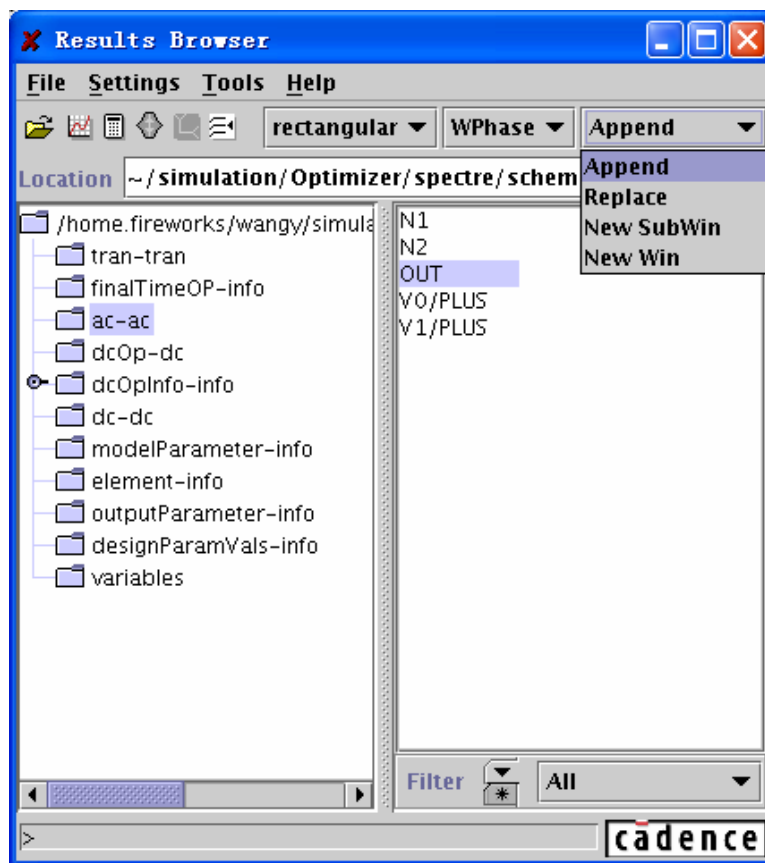


图 4.5 第三个下拉菜单

- 第三个下拉菜单如图 4.5 所示。该下拉菜单是选择创建显示窗口的方式，等同于“Setting” → “Plot Style”。

4.2.3 仿真结果保存路径。

如图 4.6 所示，“Location” 栏中显示了当前仿真结果的保存路径。

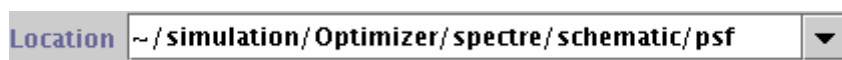


图 4.6 当前仿真结果的保存路径

以前打开的仿真结果的路径将保存在该下拉菜单中，可以通过点击下拉菜单中对应路径，把该仿真结果引入到“Results Browser”中。例如在图 4.7 中，在下拉菜单中选择了“~/simulation/BIAS_P/spectre/schematic/psf”，发现该仿真结果出现在“Result Browser”中，如图 4.7 中左栏内的高亮部分所示。

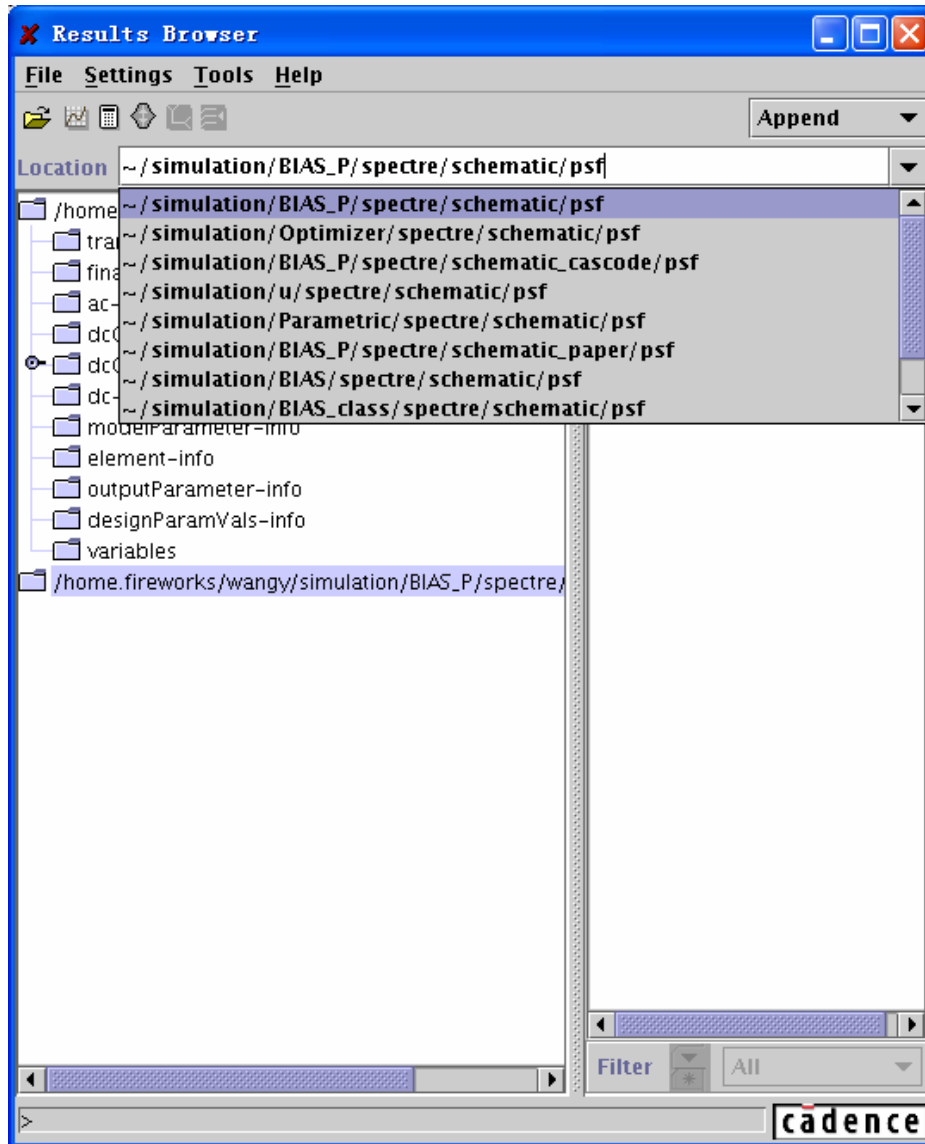


图 4.7 仿真结果的保存路径设定

4.2.4 “Results Browser”窗口的主体部分

“Results Browser”窗口的主体分为左右两栏，左边一栏是“资源管理器”，以树形结构分级保存仿真结果。右边一栏显示当前选中文件夹中的内容。假如该文件夹还包含子文件夹，则在其之前出现“📁”标记。（该标记可能在打开文件夹后才出现。）


仿真结果通常包含以下内容，如图 4.5 中左栏所示。表 4.2 给出了结果名称和其具体内容。

表 4.2 仿真名称与内容

名称	内容
<i>tran-tran</i>	瞬态仿真中所有节点电压值和选择保存端口的电流值
<i>finalTimeOP-info</i>	仿真结束时器件参数的工作点
<i>ac-ac</i>	交流仿真中所有节点电压值和选择保存端口的电流值
<i>dcOp-dc</i>	工作点的直流仿真，所有节点的电压值和选择保存的端口电流值
<i>dcOpInfo-info</i>	工作点的直流仿真，所有器件的参数。在该文件夹下有以器件名命名的子文件夹，分别保存各个器件的直流工作点参数。
<i>dc-dc</i>	直流扫描仿真时，所有节点电压值和选择保存端口电流值。
<i>modelParameter-info</i>	仿真采用模型的参数
<i>element-info</i>	设计电路图中所有元素的器件参数。
<i>outputParameter-info</i>	输出参数信息。该文件夹下包含以器件名命名的子文件夹，分别包含该器件经仿真器处理后的参数，例如:有效长度 (leff)，有效宽度 (weff)，有效电阻值 (reff)，有效电容值 (ceff) 等等。
<i>designParamVals-info</i>	设计参数值
<i>variables</i>	设计变量。该文件夹下包含以设计变量名命名的子文件夹，分别保存各个设计变量的信息。

4.3 启动“Results Browser”并读取仿真结果

- 1) 通过下面任意一种方式启动“Results Browser”。
 - 在 Unix 命令行中键入“wavedescan &”命令。
 - 在“Calculator”窗口中选择 Tools→Browser。
 - 在“Waveform”窗口中选择 Tools→Browser。
 - 在 CIW 窗口中选择 Tools→Analog Environment→Results Browser。
 - 在 ADE 窗口中选择 Tools→Results Browser。
 然后“Results Browser”窗口弹出。

- 2) 通过选择 File→Open Results 或者快捷键“”打开“Choose Data Directory”窗口，如图 4.8 所示，从而选择仿真结果保存路径。

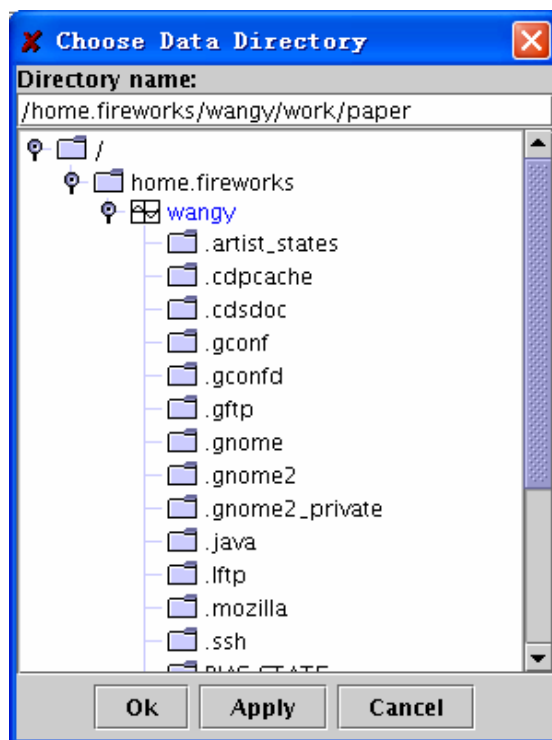


图 4.8 仿真结果的保存路径显示

“Choose Data Directory” 窗口打开时，将“icfb”的启动路径作为默认路径。

在 ADE 的默认设置中，仿真结果保存路径为：

“~/simulation/CellName/Simulator/schematic/psf”

其中“CellName”是仿真电路图的名称；“Simulator”是仿真器的名称，默认值为“Spectre”。如果刚刚结束了一次仿真，“Results Browser”会自动读取其仿真结果。不用进行上述设置。

3) 点击“OK”完成数据读取。

4.4 在“Results Browser”中选择数据

对比图 4.9 和图 4.10，可以发现“Results Browser”中文件管理方式和 Windows 操作系统中的文件夹系统十分类似。如同在 Window 操作系统中，在“IC Cadence”的资源管理器中完成文件的选择、打开和切换，在右边被选中文件夹具体内容中，选择数据、子文件夹，或者打开子文件夹。

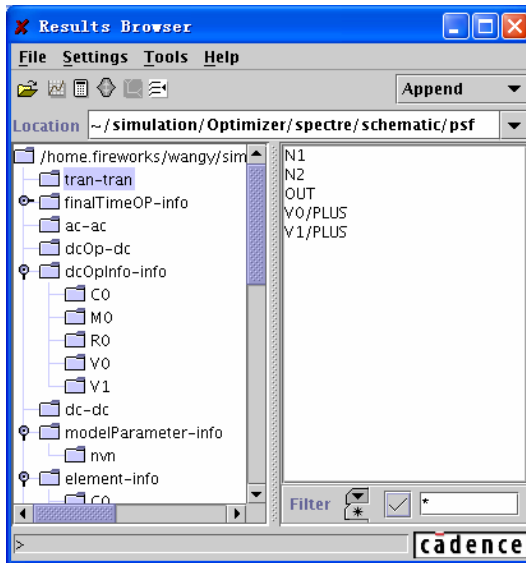


图 4.9 “IC Cadence”中的文件管理

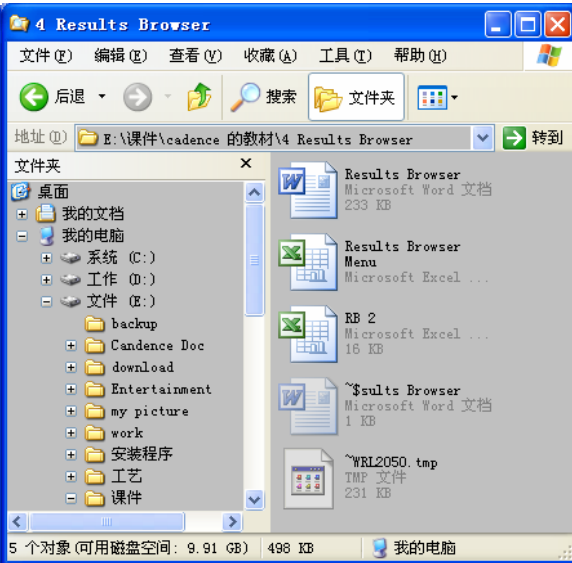



图 4.10 “Windows”中的文件管理

4.5 输出“Results Browser”中的结果

4.5.1 直接输出仿真结果到“Waveform”窗口。

不对仿真结果进行任何预处理，可以通过以下方法将结果直接输出到“Waveform”窗口中显示。

- 在选中需要的仿真结果后，点击快捷按钮“”，即按照“Plot Style”中选择的方式，以图形的方式显示选中的仿真结果。
- 在选中需要的仿真结果后，点击鼠标右键，此时弹出一个选项菜单，如图 4.11 所示。

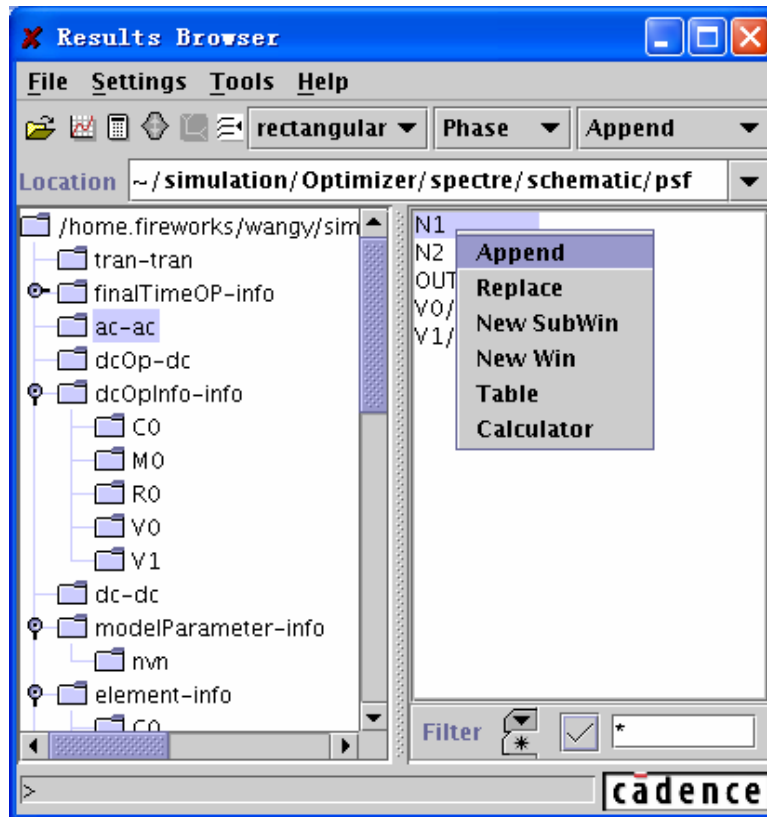



图 4.11 显示方法的选定

各个选项的功能如下：


- “Append”：以“Plot Style”为“Append”的方式，显示选中的仿真结果。
- “Replace”：以“Plot Style”为“Replace”的方式，显示选中的仿真结果。
- “New SubWin”：以“Plot Style”为“New SubWin”的方式，显示选中的仿真结果。
- “New Win”：以“Plot Style”为“New Win”的方式，显示选中的仿真结果。
- “Table”：以列表的方式显示选中的仿真结果。
- “Calculator”：将仿真结果直接送到“Calculator”的缓存中。

注意：此时，“Results Browser”中对仿真结果的预处理不在生效。例如在图 4.11 中，第二个下拉菜单选择“Phase”，即输出仿真结果的幅角。这个功能对上述 5 个选项都有用。但是对于“Calculator”选项，送到“Calculator”中是未经处理过的数据。如果需要显示幅角，则需要在“Calculator”中对该数据使用“phase”函数。

4.5.2 将仿真结果输出到“Calculator”的缓存中

在选中需要的仿真结果后，点击快捷按键“”，即将仿真结果直接送到“Calculator”的缓存中。也可以使用 4.5.1 中介绍的，通过鼠标右键，将仿真结果送到“Calculator”的缓存中。

4.5.3 输出两个结果的差值。

在选中第一个仿真结果后，点击快捷按键“”，此时“Results Browser”将会提示选择另一个仿真结果，如图 4.12 中所示。选择第二个仿真结果后，将按照“Plot Style”中的设置输出两个仿真结果的差值，即“Result1 – Result 2”。

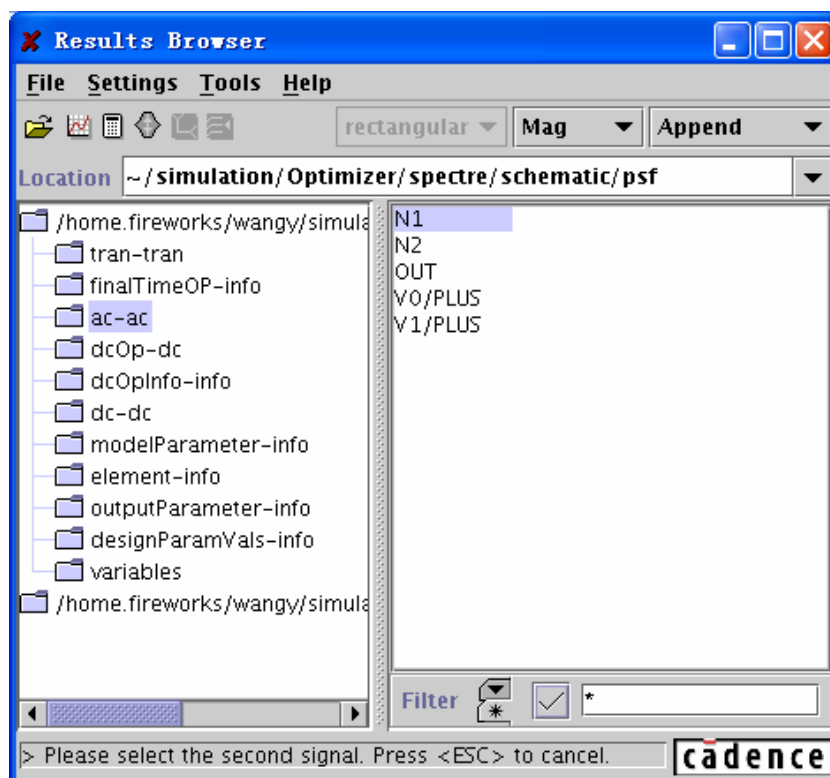



图 4.12 输出两个仿真结果的差值

4.5.4 将两个仿真结果采用“Y vs Y”的方式输出

在选择第一个仿真结果后，点击快捷按键“”，此时“Results Browser”将会提示选择另一个仿真结果，如图 4.12 中所示。”选择第二个仿真结果后，将用其作为横轴，输出两个仿真结果。

4.6 MOS 管参数名称解释

在“finalTimeOP-info”和“dcOpInfo-info”中都保存了电路器件参数。下面将就 MOS 管的一些常用参数名称进行解释。

- 1) type: MOS 管类型，可能值为 n 或 p。
- 2) region: MOS 管的工作区域，可能值为 0~4，分别对应：

- 1: 关断
 - 2: 线性区
 - 3: 饱和区
 - 4: 亚阈值区
 - 5: 击穿
- 3) reversed: MOS 管是否反向, 可能值为 yes 或 no。
 - 4) ids (A): 阻性漏源电流
 - 5) lx4 (A): ids 的别名, 当 MOS 管反向时有相反的符号。
 - 6) lx50 (A): 衬源电流。
 - 7) vgs / lx2 (V): 栅源电压。
 - 8) vds / lx3 (V): 漏源电压。
 - 9) vbs / lx1 (V): 衬源电压。
 - 10) vth (V): 有效阈值电压。
 - 11) lv9 (V): vth 的别名。
 - 12) vdsat (V): 漏源饱和电压。
 - 13) lv26 (V): 平带电压 (Flat-band voltage)。
 - 14) lv10 (V): vdsat 的别名。
 - 15) gm / lx7 (S): 共源跨导。
 - 16) gds / lx8 (S): 共源输出跨导。
 - 17) gmbs / lx9 (S): 衬底跨导。
 - 18) betaeff (A/V²): 有效 β 值。
 - 19) cjd / lx29 (F): 漏区衬底结电容。
 - 20) cjs / lx28 (F): 源区衬底结电容。
 - 21) lx12 (Coul): 衬底电荷 (Qb)
 - 22) lx14 (Coul): 栅极电荷 (Qg)
 - 23) lx16 (Coul): 漏区电荷 (Qd)
 - 24) lx24 (Coul): 漏区 PN 结电荷。
 - 25) lx26 (Coul): 源区 PN 结电荷。
 - 26) cgg / lx18 (F): dQg_dVg
 - 27) cgd / lx19 (F): dQg_dVd
 - 28) cgs / lx20 (F): dQg_dVs
 - 29) cgb (F): dQg_dVb
 - 30) cdg / lx32 (F): dQd_dVg
 - 31) cdd / lx33 (F): dQd_dVd
 - 32) cds / lx34 (F): dQd_dVs
 - 33) cdb (F): dQd_dVb
 - 34) csg (F): dQs_dVg
 - 35) csd (F): dQs_dVd
 - 36) css (F): dQs_dVs
 - 37) csb (F): dQs_dVb
 - 38) cbg / lx21 (F): dQb_dVg
 - 39) cbd / lx22 (F): dQb_dVd
 - 40) cbs / lx23 (F): dQb_dVs
 - 41) cbb (F): dQb_dVb

- 42) $r_{on}()$: 导通电阻。
- 43) i_d / i_1 (A): 漏端电流。
- 44) i_s / i_3 (A): 源端电流。
- 45) i_{bulk} / i_4 (A): 衬底电流。
- 46) i_{x5} (A): 源端 PN 结电流。
- 47) i_{x6} (A): 漏端 PN 结电流。
- 48) pwr (W): 处于工作点时的功耗。
- 49) gm_{overid} (1/V): G_m/I_{ds}
- 50) lv_{36} (F): 栅源交叠电容。
- 51) lv_{37} (F): 栅漏交叠电容。
- 52) lv_{38} (F): 栅衬底交叠电容。
- 53) i_{x10} (S): 漏区二极管跨导。
- 54) i_{x11} (S): 源区二极管跨导。

第 5 章 交流小信号分析 (AC Analysis)

5.1 功能基本介绍

交流小信号分析 (AC Analysis) 是用来计算电路的小信号频率响应特性。在分析时, 仿真器首先计算电路的直流工作点, 然后将电路在工作点附近线性化, 并以此计算电路的频率响应。仿真时需要设置专门的交流信号源。类似于直流分析 (DC analysis), 在交流小信号分析中, 设计者同样有 “Frequency”、“Design Variable”、“Temperature”、“Component Parameter”, “Model Parameter” 等参数扫描选项。

5.2 仿真参数设置

点击 “Analog Design Environment” → “AC Analysis”, 弹出交流小信号仿真参数设置窗口。如图 5.1 所示。

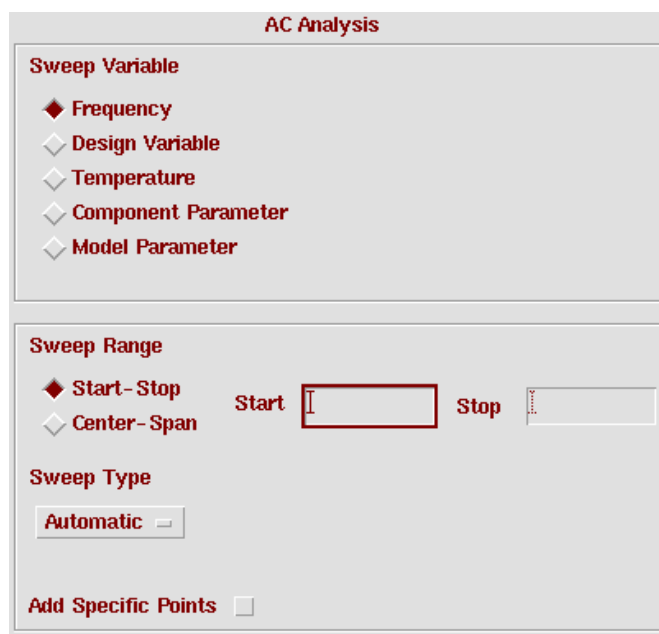


图 5.1 交流分析的设定

注意: 如果是做 “Frequency” 扫描, “Sweep Range” 填写的是频带范围。目的是观察电路系统对不同频率信号的响应。而在其他扫描方式中例如 “Temperature” 扫描中, “Spectre” 要求用户指定在某个频率点进行仿真。因此, 用户在 “At Frequency (Hz)” 中填写仿真频率, 而在 “Sweep Range” 中填写的是温度扫描范围。其他参数扫描的设置也类似如此。

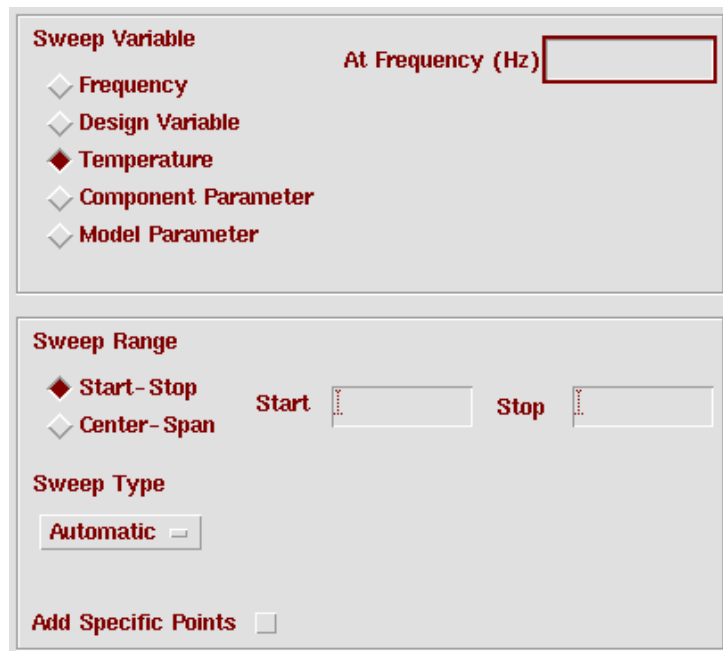


图 5.2 扫描参变量的设定

5.3、设计实例输出结果观察

以图 5.3 所示简单放大器作为实例进行交流小信号分析。在放大器设置中，最关心的是它的增益和相位随频率变化的情况。在实际设计中，往往用波特图来表示该放大器的频率特性。

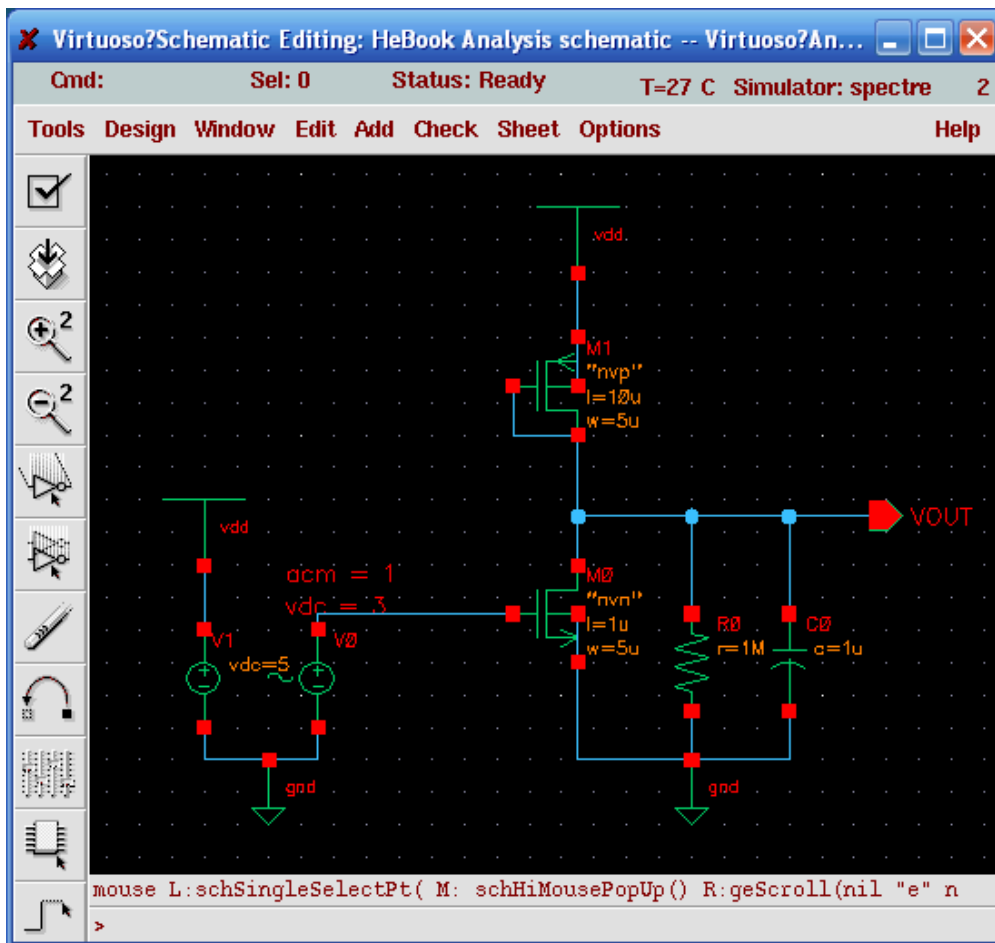


图 5.3 交流分析实例

在做“AC Analysis”时，必须先给电路设置一个交流信号源。常以“AnalogLib”→“vsin”信号为激励源。在图 5.3 中，由于交流信号是直接由“M0”管的栅极加入，那么在具有交流信号的同时，必须要给该 MOS 管设置一个直流偏置电压。在信号源中需要设置交流幅度和直流偏置。如图 5.4，在“vsin”信号的设置中包括交流信号幅值（AC magnitude），交流信号相位（AC phase），直流偏置电压（DC voltage）等多个选项。“AC magnitude”通常都设置为 1V，“-1”表示 180° 相位翻转。当然，设计者也可以通过设置“AC phase”来表示相位，“AC phase”缺省设置为 0。“DC voltage”根据实际电路设置偏置即可。该电路中以 1μF 电容和 1MΩ 电阻为负载。

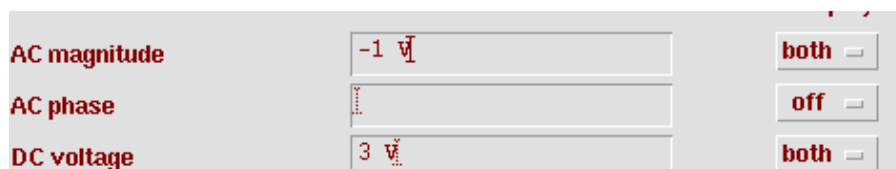


图 5.4 交流信号的设置

注意：设计者应当区别在仿真器中交流信号和直流偏置信号的区别。例如图 5.3 中，如果“M0”的直流偏置电压设置为 1.5V，交流幅值设置为 1V，该 MOS 管阈值电压 1V。那么“M0”会不会进入到截止区呢（1.5V-1V<1V）？实际上仿真结果显示“M0”管不可能进入截止区。在本章最开始陈述过，“AC Analysis”的前提是先进行了“DC Analysis”。所以，电路状态

固定，加入交流信号后不会影响直流工作点。在计算电路交流增益时，仿真器是将输出端的交流信号幅值除以输入交流信号幅值。所以，“AC magnitude”设置为 1V 是为了方便计算和观察结果，不影响电路工作。那么，如果在实际电路设计输入信号较大，会影响到电路直流工作点该如何仿真呢？这需要设计者在瞬态时域的仿真中进行仔细设计多种最差情况，并做出合理的分析。

仿真结果可以使用“Tool” → “Results Browser”观察，如图 5.5 所示。

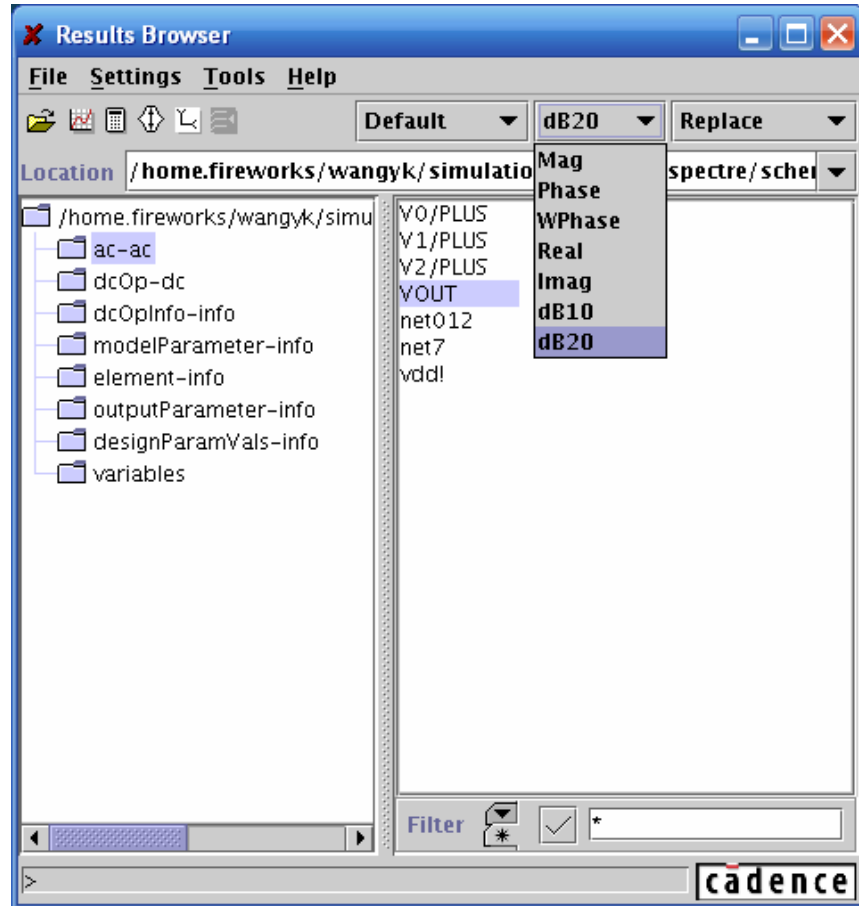


图 5.5 仿真结果分析

在图 5.5 中的下拉菜单中，表示多种方式输出。

- “Mag”：幅度绝对值曲线
- “Phase” & “WPhase”：相位曲线，两者不同之处在于“Phase”是从 360° 开始作图，而“WPhase”是从 0° 开始作图。如图 5.6 所示。
- “Real”，“Imag”：由于频域在数学上往往可以用 exp 的指数形式表示，所以可以用实虚数来表示。
- “dB10”，“dB20”：在波特图中幅频特性通常换算成分贝表示。“dB10”，“dB20”表示对幅度 A 以 $10\log A$ 和 $20\log A$ 计算结果。如果是电压幅值采用“dB10”，如果是功率增益则需采用“dB20”。一般情况下，在波特图中“dB20”更为常用。图 5.3 电路的增益曲线如图 5.7 所示。

对“AC Analysis”中“State File Parameter”，“Output Parameter”等高级设置（Option）详见“tran analysis”的介绍。

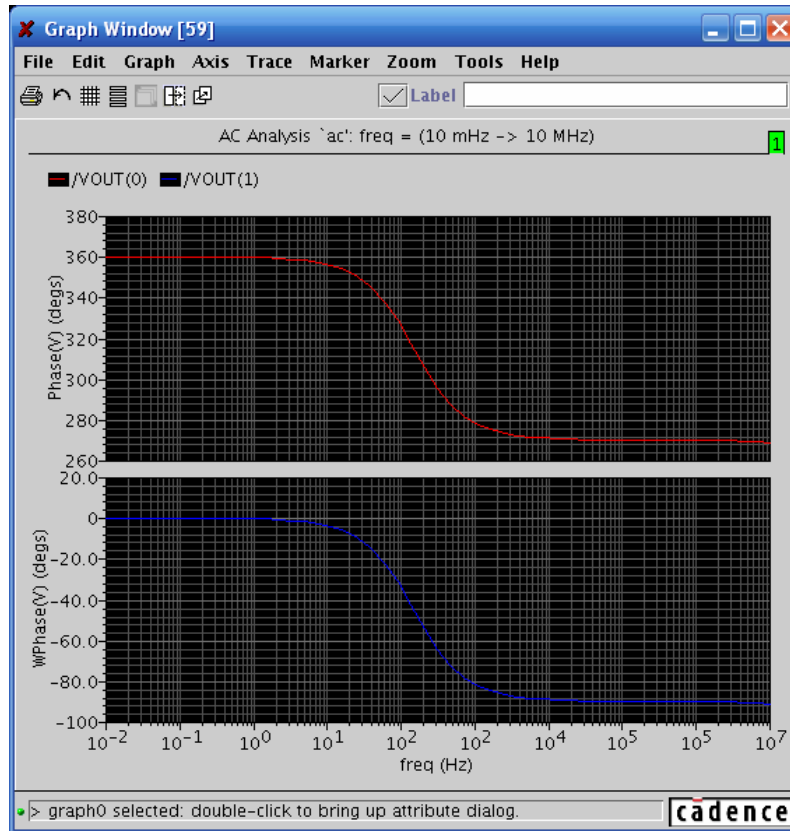


图 5.6 “phase” 与 “wphase”分析图

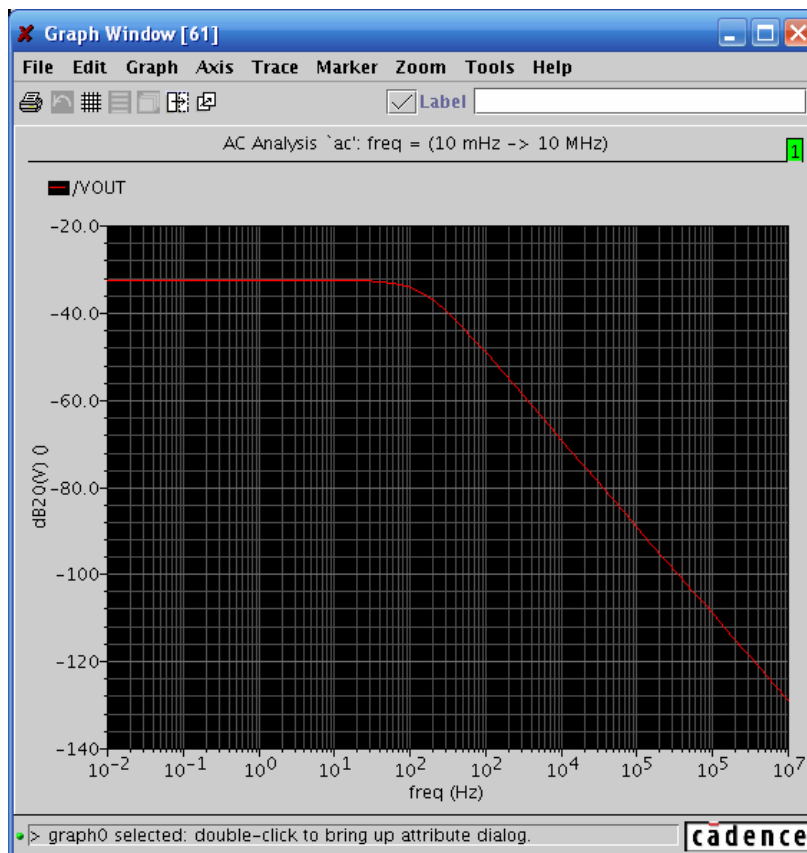


图 5.7 “Vout” 与频率关系

第 6 章 零极点分析 (Pole & Zero Analysis)

6.1 零极点分析(Pole & Zero Analysis)简介

零极点分析是分析线性时不变电路行为特征的有效方法,可以应用于模拟电路的设计中。因此,这种方法可以用于确定设计的稳定性。在零极点分析中,网络是用传输函数描述的,对于任何线性时不变系统,传输函数可以表示为:

$$H(S) = \frac{N(S)}{D(S)} = \frac{a_0 S^m + a_1 S^{m-1} + \dots + a_m}{b_0 S^n + b_1 S^{n-1} + \dots + b_n} \quad 6.1$$

类似的,传输函数也可以表示为:

$$H(S) = \frac{N(S)}{D(S)} = \frac{a_0}{b_0} \cdot \frac{(S+Z_1)(S+Z_2)\dots(S+Z_m)}{(S+P_1)(S+P_2)\dots(S+P_m)} \quad 6.2$$

这里, $N(S)$ 的所有的根 (也就是 Z_i) 成为网络的零点。 $D(S)$ 的所有的根 (也就是, P_i) 成为网络的极点。其中 S 表示的是复频率。电路的行为决定于复平面, 即 S 平面, 上的极点和零点的位置。极点被称为电路的自然频率。例如:

$$H(S) = \frac{(S-2) \cdot (S+1)}{S} \quad 6.3$$

这里零点可以使 $H(S)$ 的值为 0, 也就是 $S = 2$ 与 $S = -1$ 。极点则使 $H(S)$ 的值无穷, 也就是 $S = 0$ 。

当所有的极点具有负的实部, 则极点都位于 XY 平面的左侧。在此情况下, 电路被认为是稳定的。图 6.1 说明的是稳定电路的行为。

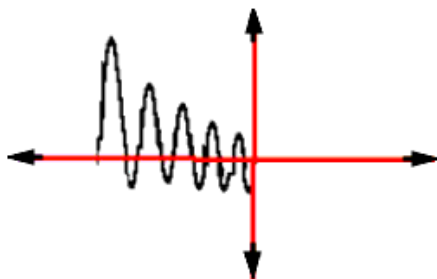


图 6.1 极点在左平面

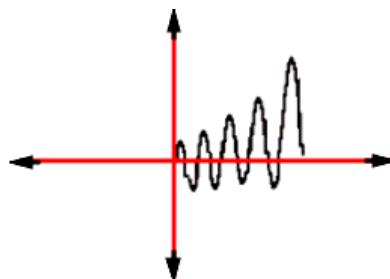


图 6.2 极点在右平面

如果有极点出现于复平面的右侧，则电路是不稳定的，图 6.2 表示的是这种电路的行为。
 想要电路绝对稳定，需要电路的所有极点都有负的实部。如果有极点具有正的实部，输出信号就是无界的，不可能稳定。

在 Spectre 仿真器中设定零极点分析，

1. 在 Virtuoso® Analog Design Environment (ADE)的菜单中选择“Analyses” → “Choose”。
 “Choosing Analyses” — “选择分析类型”对话框出现，如图 6.3 所示。
2. 选择“pz”。“选择分析类型”对话框刷新显示内容，显示出零极点分析的各种选项。

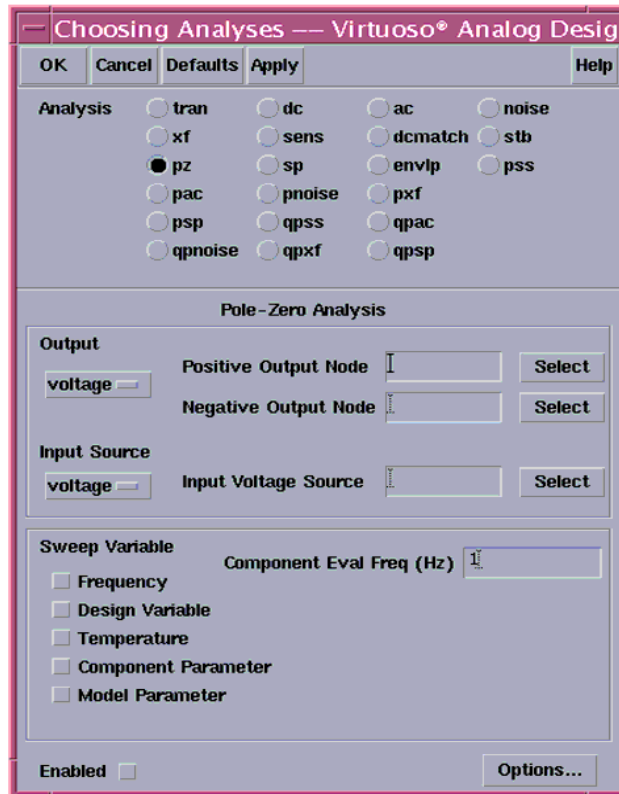


图 6.3 “PZ”分析窗口

3. 在对话框的“Output”节选定输出端口。在如图 6.4 所示的下拉菜单中可以选择“Voltage”或者“Probe”类型。指定电压输出的方法如下：
 - a. 在“output”下拉菜单中选择“voltage”

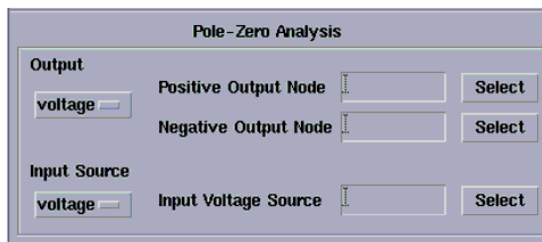


图 6.4 “PZ”分析端口设定

- b. 点击“Positive Output Node”一栏的“Select”按钮，然后在电路图中点击一个网络作为输出的正端。然后点击“Negative Output Node”一栏的“Select”按钮，然后在电路图中点击一个网络作为输出的负端。

要指定一个电流输出：

- a. 在“output”下拉菜单中选择“probe”，出现如图 6.5 所示窗口。

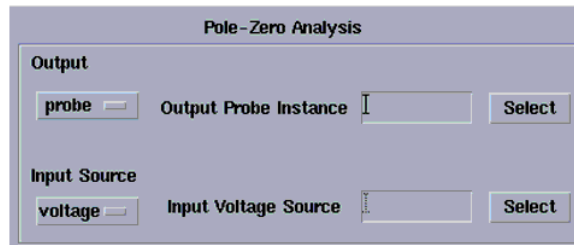


图 6.5 指定电流输出

- b. 在“Output Probe Instance”一栏点击“Select”并在电路图中选择一个器件（有端口电流作为网络变量）

如果选择其它的任何器件，在 CIW 命令行窗口中将会显示一个警告，提示选择的器件类型不对。有效的“Spectre”器件和对应的“analogLib”单元，如表 6.1 所示。

表 6.1 器件名与对应的“analogLib”单元

器件	对应的 analogLib 单元
电感器	ind, pinductor
电压源	vdc, vpulse, vpwl, vpwlf, vsin, vexp, vsource
开关	sp1tswitch, sp2tswitch, sp3tswitch, sp4tswitch
传输线	tline
受控电压源	vevs, ccvs, scevs, svcvs, zccvs, zvevs, pvevs, pvevs2, pvevs3, pccvs
电流探测器	iprobe

当选择的器件是“tline”的时候，在“选择分析类型”对话框中的“Output”栏显示出是“port1”栏。这个参数允许你指定一个器件端口电流作为电流输出。因为所有的双端口器件，流过器件端口的电流都相当于流过另一个端口的电流，“tline”器件是唯一一个有多于 2 个端口的器件。

4. 通过在“Input Source”下拉菜单中选择“voltage”或“current”指定输入是电压或电流源，设定界面如图 6.6 所示，方法同上。



图 6.6 “input Source”的设置

5. 如果希望将扫描变量和零极点分析结合起来，选择一个参数来扫描。可以选择的参数类型包括“Frequency”（频率），“Design Variable”（设计变量），“Temperature”（温度），“Component Parameter”（器件参数）和“Model Parameter”（模型参数），设定窗口如图 6.7 所示。

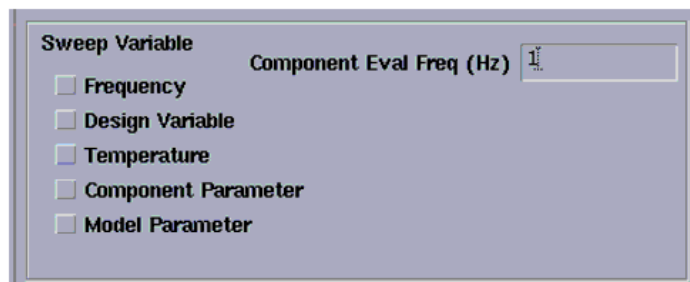


图 6.7 扫描变量设定

如果选定了其中的一种参数类型，对话框更新为如图 6.8 所示形式。

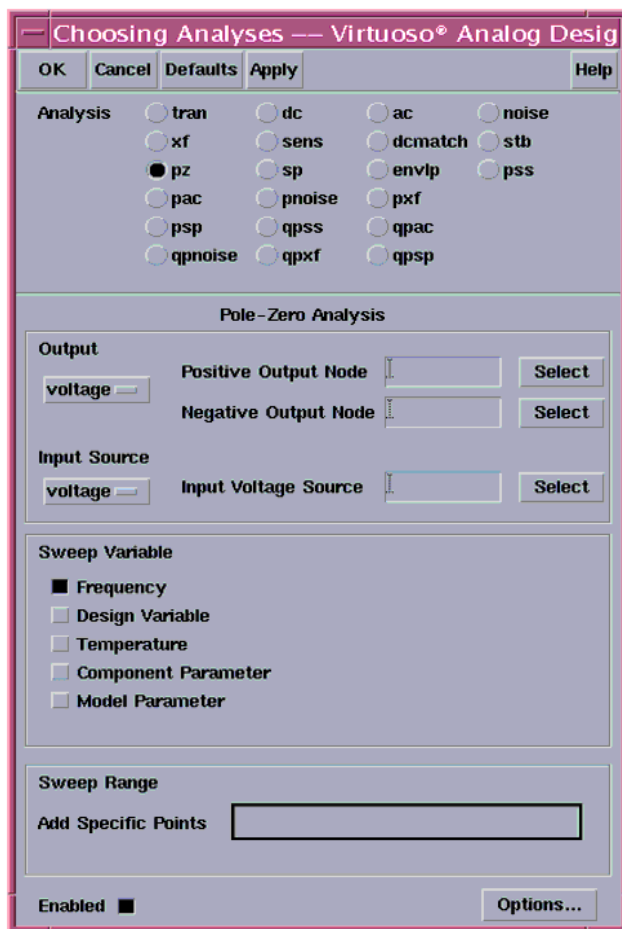


图 6.8 选择扫描参数后的窗口

注：Add Specific Points（添加指定点）栏只在启用了 Add Specific Points（添加指定点）按钮的时候才会显示。

6. 如果选择的是“Design Variable”，“Temperature”，“Component Parameter”或“Model Parameter”，在“Sweep Range”栏指定扫描参数的范围和类型，如图 6.10 所示。输入扫描范围的上下限。

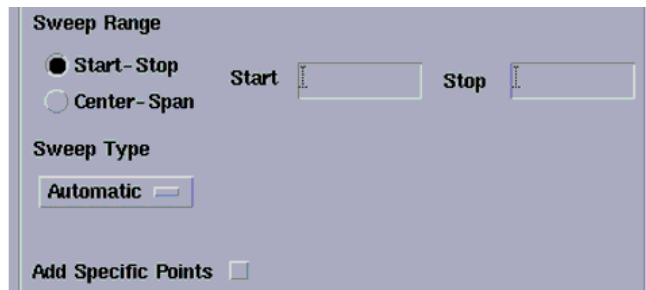


图 6.10 扫描范围的确定

扫描类型选项将会对应到 Spectre 变量扫描的选项，各种设置对应的扫描类型如下：

- Linear + Step Size = step
- Linear + Total Points = lin
- Logarithmic + Points Per Decade = dec
- Logarithmic + Total Points = log
- Add Specific Points = values=[...]

当没有选择扫描变量的时候，“Sweep Range”扫描范围选项栏不会显示。

7. 点击“Options”按钮，打开零极点分析的选项对话框。这个对话框中的详细设置见下一节。
8. 点击“Apply”（应用）。
9. 点击 ADE 的菜单中的“Results”→“Print”→“Pole Zero Summary”打印输出零极点列表。也可以选择 ADE 菜单中的“Results”→“Direct Plot”→“Main Form”。要在“OCEAN®”中控制输出零极点曲线或者概要，可以使用命令“pzplot”和“pzSummary”。

6.2 零极点分析的高级选项

6.2.1 零极点分析内容

零极点分析按照直流工作点附近的电路参数，把电路当作一个线性系统，对网络的传输函数进行分析，计算出所有的零点和极点。如果需要计算零点，则还需要制定输出端和输入端；否则只会计算极点。如果在有频率相关的器件（也就是在不同频率下的 AC 等效模型不同的器件，例如传输线或者有过余度相位的双结型器件）“Spectre®”电路仿真器将采用 1Hz 时电路的频率特性作为近似。PZ 分析现在采用的是直接求解的方法以达到更高的精确度；因而小规模或者中规模电路（少于 1000 个方程）中会得到最好的性能。

“Spectre®”可以在一个参数变化的情况下扫描零极点的移动。这个变化的参数可以是温度，器件的参数，模型参数，或者是网表参数。如果改变的参数影响了 DC 工作点，每步的工作点都要重新计算。可以通过给出扫描的参数名来扫描温度（temp）和网表参数（在没有设置 dev 和 mod 参数的前提下）。在分析完成之后，修改过的参数回复的原来的值。

当零极点对的距离（也就是差的绝对值）小于一定值得时候，零极点对被认为相互抵消。该距离可以通过“absdiff”定义据绝对距离，或者用“reldiff”定义这个距离和零极点的绝对值的比例。“Spectre®”使用这两个值中比较大的一个作为抵消的半径。

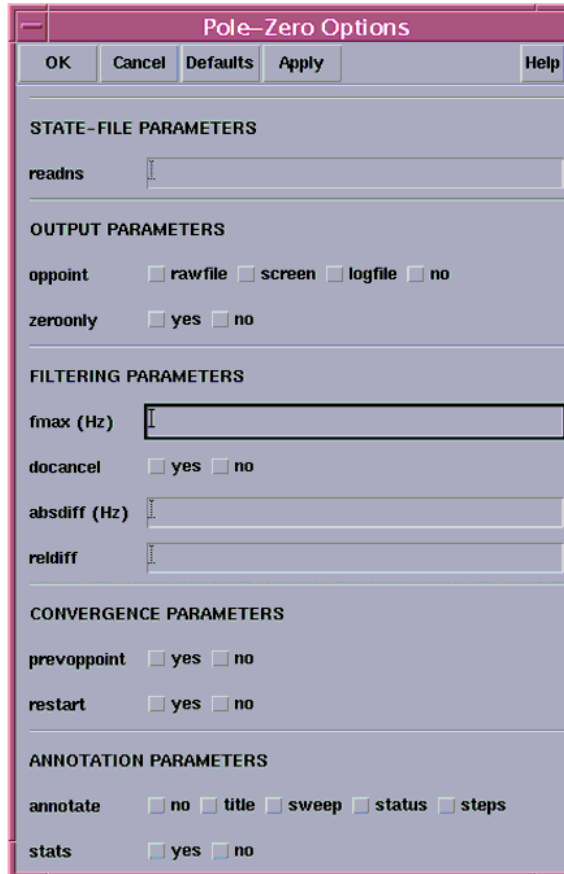


图 6.11 零极点分析的高级选项

探测参数:

- [1.] iprobe: 探测传输函数的输入零点;
- [2.] oprobe: 探测传输函数的输出零点。

端口参数:

- [3.] portv: 电压模式, “oprobe” 端口上的电压作为分析输出;
- [4.] porti: 电流模式, 通过 “oprobe” 端口的电流作分析输出。当 “oprobe” 是电压源或者是电流探测器时才能使用。

扫描间隔参数:

- [5.] start=0: 扫描的下限
- [6.] stop: 扫描上限.
- [7.] center: 扫描中心
- [8.] span = 0: 扫描的跨度
- [9.] step : 线性的步距
- [10.] lin=50 : 仿真总步数, 线性平分
- [11.] dec: 每 10 倍的步数
- [12.] log=50: 仿真总步数, 对数均分
- [13.] values=[...] 仿真点集.

扫描变量参数:

- [14.] dev: 参数需要被扫描的器件实例;
- [15.] mod: 需要扫描的参数所属的工艺模型;
- [16.] param: 扫描参数名;
- [17.] freq (Hz): 用于线性化电路器件的工作频率。

状态文件参数:

- [18.] readns: 包含有 DC 测试结果的文件。

输出参数:

- [19.] oppoint = no: 是否需要计算工作点, 如果需要, 应当把结果送到哪里。可能的取值包括 no, screen, logfile, 或 rawfile.
- [20.] zeroonly = no 如果设置了这个选项, 只能选 0。可能值包括 no 或 yes.

过滤参数:

- [21.] fmax (Hz): 最大的零极点上限用来过滤虚极点或者零点。这个参数传到 psf 目录用于过滤输出图像。
- [22.] docancel=yes: 是否进行零极点抵消的设置。If set, pole-zero cancellation is requested. 可能值为 yes 或 no。.
- [23.] absdiff=1e-6 Hz: 零极点抵消的绝对差值上限
- [24.] reldiff=1e-4: 零极点抵消的相对比值上限

收敛参数设置:

- [25.] prevoppoint = no: 使用上一次分析的工作点, 可能选项包括 yes 和 no
- [26.] restart = yes: 如果有任何条件改变, 按照设置重新计算 DC 工作点; 如果选 no, 使用上次的 DC 工作点。可能选项包括 yes 和 no

标注参数:

- [27.] stats = no: 分析的统计, 可能值为 yes 和 no
- [28.] annotate = sweep: 标注级别, 可能值为 no, title, sweep, status, 或 steps.
- [29.] title: 分析名

Examples:

1. mypz pz
 - 只进行极点分析, 分析名为 mypz
2. mypz2 (n1 n2) pz iprobe=VIN
 - 进行零极点仿真, 输入是 VIN, 输出是 n1, n2 的差值。
 - 计算零点和极点
3. mypz3 (n1 n2) pz iprobe=I1
 - 输入为 I1, 输出为 n1 和 n2 的差值。
 - 计算零点和极点
4. mypz4 pz iprobe=VIN oprobe=IP1 porti=1
 - 输入为 VIN, 输出为 IP1 上的电流, 其中 IP1 是一个 iprobe.
 - 计算零点和极点

5. mypz5 pz iprobe=VIN oprobe=V3 porti=1
 - 输入为 VIN, 输出为电压源 V3 上的电流。
 - 计算零点和极点
6. mypz6 pz iprobe=VIN oprobe=R3 portv=1
 - 输入为 VIN, 输出为电阻 R3 上的电流。
 - 计算零点和极点
7. mypz7 (n1 n2) pz iprobe=I1 param=temp start=25 stop=100 step=25
 - 按照温度扫描, 范围为 25~100°C, 步进 25°C
8. parameters rval=2.0
 - R2 3 4 resistor r=rval
 - ...
 - sweep1 sweep param=rval start=1 stop=10 step=1 {
 - mypz8 (n1 n2) iprobe=VIN
 - 对外部扫描参数 rval, 范围 1~10, 步进为 1。
9. mypz9 (n1 n2) pz iprobe=VIN docancel=no
 - 不要进行零极点抵消

注意:“porti”允许用户选择一个关联到“oprobe”中指定器件的电流。但这个器件必须让它的端点电流作为网络变量。因而要避免混淆,“porti”应当用于电压源或电流检测器,或者其它只有电压定义的支路。

输出日志:

“output.log”文件中包含以下信息:

- 复平面极点
- 复平面零点
- 零点的增益
- 品质因数 Q, 可以定义为:

$$Qfactor = (sign)0.5\left(\left(\frac{im}{re}\right)^2 + 1\right)^{0.5}$$

其中如果实部 real<0 则 sign=1; 如果 real>0 则 sign=-1; 如果 real=0, 则 sign=0; 如果结果中包含实部为正的极点, 则这表明这是一个不稳定的电路。在该极点后面会加上**RHP 标签。

输出例如下:

```
*****
PZ Analysis 'mypz'
*****
```

Poles (Hertz)				
	Real	Imaginary		Qfactor
1	4.5694e+10	0	**RHP	-0.5
2	4.2613e+10	0	**RHP	-0.5
3	1.4969e+10	0	**RHP	-0.5
4	1.4925e+10	0	**RHP	-0.5
5	1.0167e+10	0	**RHP	-0.5

6	1.0165e+10	0	**RHP	-0.5
7	7.3469e+09	0	**RHP	-0.5
8	7.3469e+09	0	**RHP	-0.5
9	-1.0061e+09	0		0.5
10	-1.0061e+09	0		0.5
11	-1.0235e+09	0		0.5

第 7 章 噪声和失真分析

7.1 功能基本介绍

噪声分析将电路在直流工作点附近线性化后，计算在输出端的噪声频谱。如果设计者指定了电路输入端，那么仿真器可以计算传输函数和等效输入参考噪声。另外，如果信号输入源是有噪声的，也可以计算信号源的噪声系数。噪声分析计算的输出端的总噪声中不仅包括电路本身的噪声，也包括输入源和负载的噪声。电路中的每个噪声源对总噪声的贡献量也会同时计算出来。

噪声分析有传统的噪声分析和周期性的噪声分析。

7.2 传统的噪声分析及参数设置

打开“Noise Analysis”窗口可以看到基本设置类似于“AC Analysis”，如图 7.1 所示。在噪声分析中同样可以做“Frequency”、“Design Variable”、“Temperature”、“Component Parameter”、“Model Parameter”等参数扫描。各种参数扫描的设置和“AC Analysis”中所述完全一样。在“Output Noise”和“Input Noise”填写输出噪声节点和等效输入噪声源。仿真器将计算从噪声源到输出端的增益，再将输出端总噪声除以增益后就等于等效输入噪声。

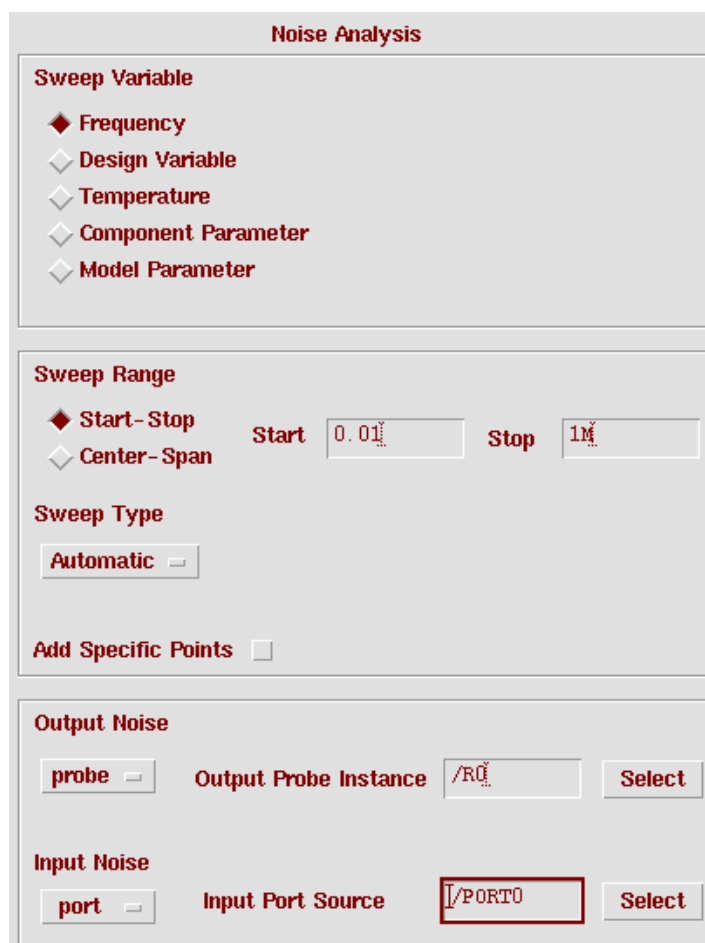


图 7.1 “Noise Analysis” 设定窗口

- **“Output Noise”**: 如前所述，仿真器计算的是在输出端的噪声。因此，首先需要给电路设置一对输出节点 (Node) 或设置输出探针器件 (Probe component)。当选择 “voltage” 方式输出时，点击 “Select” 后弹出电路图，点击网线 (net) 即可设置输出节点。如果是差分方式输出，“Positive Output Node” 和 “Positive Output Node” 设置为差分输出端即可。而如果电路是单端输出，将 “Positive Output Node” 设置为输出端，而 “Negative Output Node” 设置为地线。如果输出是一个电压量，也可以选择一个电阻 (resistor) 或是一个端口 (port) 作为输出探针。而如果输出量是电流，选择 “vsource” 或是 “iprobe” 作为输出探针。两种不同的设置方式对比在图 7.2 中显示。

注意：这里的 “port”，“vsource”，“iprobe” 都是在元件库 “analogLib” 中选择，如图 7.3 所示。

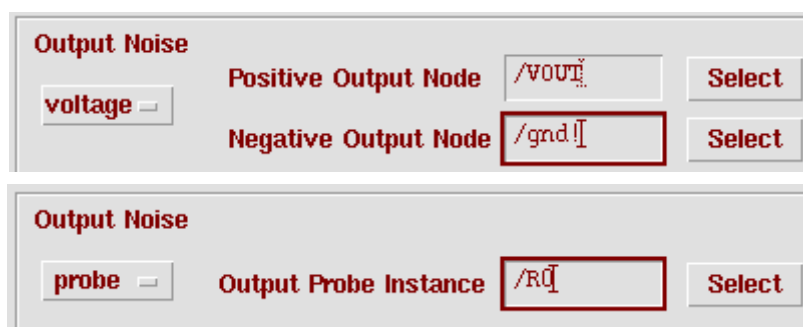


图 7.2 “Output Noise” 端口的设定

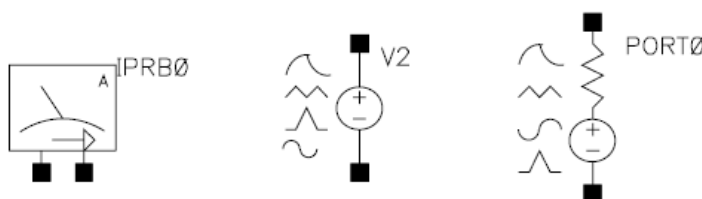


图 7.3 元件库 “analogLib” 的例

- **“Input Noise”**: 当需要计算输入参考噪声时，用户需要通过 “Input Port Source” 指定等效输入噪声源。一般来说，只有电压源 (vsource)，电流源 (isource) 或者是一个端口 (port) 能够用来做等效输入噪声源。注意，这里是将电路噪声等效到某个输入源的位置上，而输入源本身是无噪的。当然，用户也可以设置输入本身是有噪的，比如说一个端口 (port)，那么噪声分析将计算该信号源的噪声系数 (F 或者 NF)。根据 IEEE 对噪声系数的定义，输入探针应当是没有额外噪声 (no excess noise) 并且它的等效噪声温度是 16.85C (290K)。在这里，给出有关噪声的计算公式：

$$IRN = \sqrt{No^2/G^2}$$

$$F = (No^2 - NI^2)/Ns^2$$

这里，No = 总输出噪声

Ns = 输入信号源传递到输出端的噪声

NI = 负载在输出端的噪声

IRN = 输入参考噪声

G = 电路增益

F = 噪声系统

$$NF = 10\log_{10}F$$

- 设计实例及结果输出方式设置。这里仍然是以一简单放大器作为分析例子，如图 7.4 所示。

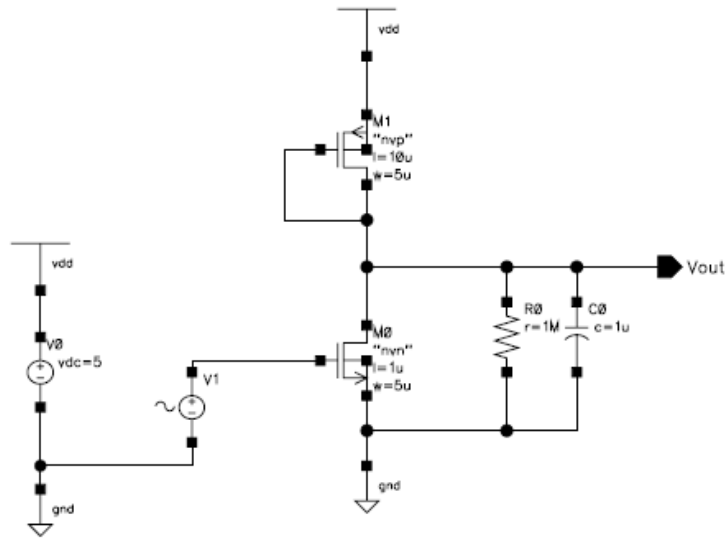


图 7.4 共源级放大电路实例

在设置好“Noise Analysis”仿真参数后，仿真结果可以通过“Result Browser”观察输出结果的波形，例如作“Frequency”扫描时，可以通过波形方式看到功率谱密度曲线。设计者也可以通过文本方式使用“Noise Summary”来获取有关输入参考噪声，最大噪声器件等信息。点击“Analog Design Enviroment” → “Results” → “Noise Summary”会出现如图 7.5 所示的输出方式设置窗口。

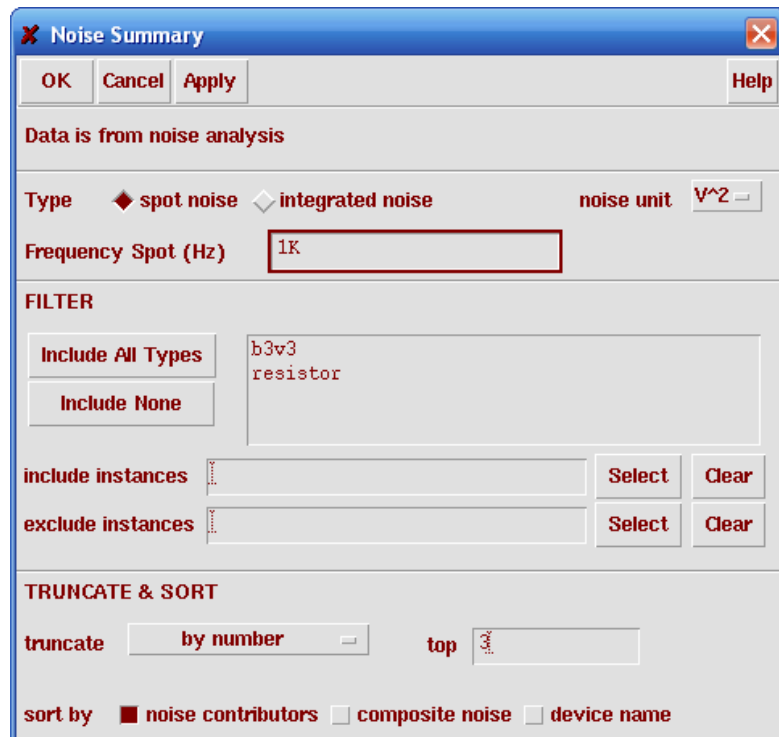


图 7.5 噪声输出方式设定

各参数的含义如下：

- **“Type”**: 计算噪声的方式
 - **“spot noise”**: 给出某个频率点上的噪声报告。这实际是反映功率谱密度。
 - **“integrated noise”**: 将频段内的噪声带权重的积分后给出噪声报告。这是给出的带内噪声功率值。带权重是指在某些频带内
 - **“noise unit”**: 噪声的单位是采用电压单位“V”或是功率单位“V²”。
- **“Frequency Spot (Hz)”**: 计算噪声的频率点，默认频率点是 1KHz。报告给出该频率点的功率谱密度。
 - **“From (Hz)”, “To (Hz)”**: 频率积分的范围。
 - **“weighting”**: 是否需要某些频率的积分施予权重。
 - ◆ **“flat”**: 在整个频带内均匀积分。
 - ◆ **“from weight file”**: 依据权重文件中的定义对频带内的噪声积分。
- **“Filter”**: 用户可以选择性的给出部分器件的噪声报告。在列表中给出了可供选择的器件。
 - **“include All Types”**: 自动选择列表中的所有。
 - **“include None”**: 将列表中所有项目都删除。
 - **“include instances”**: 列出包括在噪声报告中的器件。
 - ◆ **“Select”**: 选择器件
 - ◆ **“Clear”**: 删除器件
 - **“exclude instances”**: 列出不包括在噪声报告中的器件。
- **“Truncate & Sort”**:
 - **“truncate”**: 根据每个器件的噪声大小，限制在噪声报告中列出的器件个数。
 - ◆ **“none”**: 所有器件都将列出。
 - ◆ **“by number”**: 根据器件贡献噪声的大小排名，限制列出的器件个数。
 - ◆ **“by relative threshold”**: 将贡献噪声超过总噪声规定百分比的器件列出。
 - ◆ **“by absolute threshold”**: 将贡献噪声超过某个绝对数值的器件列出。
 - **“Sort by”**: 设置根据贡献噪声的大小或是器件名称的字母顺序等报告显示的顺序。

分析结果输出如图 7.4 所示。

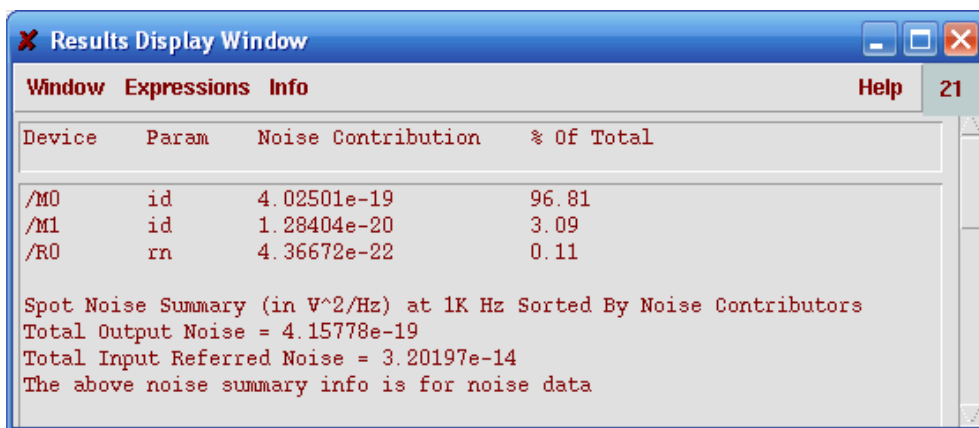


图 7.4 噪声分析输出文本结果

也可以在“Results-Direct Plot-Main Form”中查看仿真结果，如图 7.5 所示。我们可以在“Function”中选择“Output Noise”或者“Input Noise”来查看输出噪声和输入参考噪声，如图 7.6 所示。

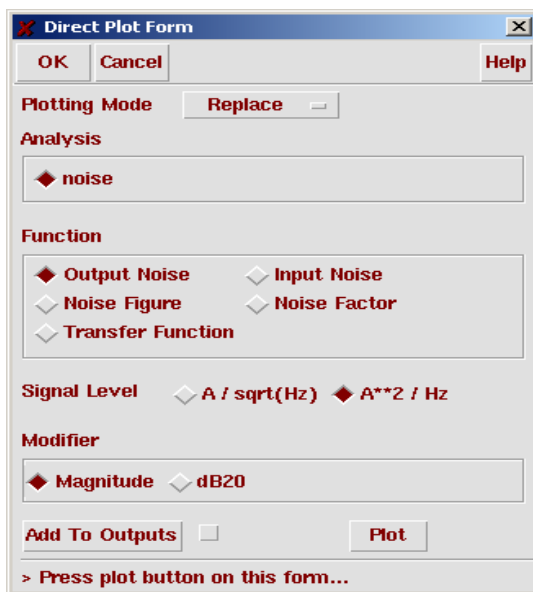


图 7.5 噪声谱图输出

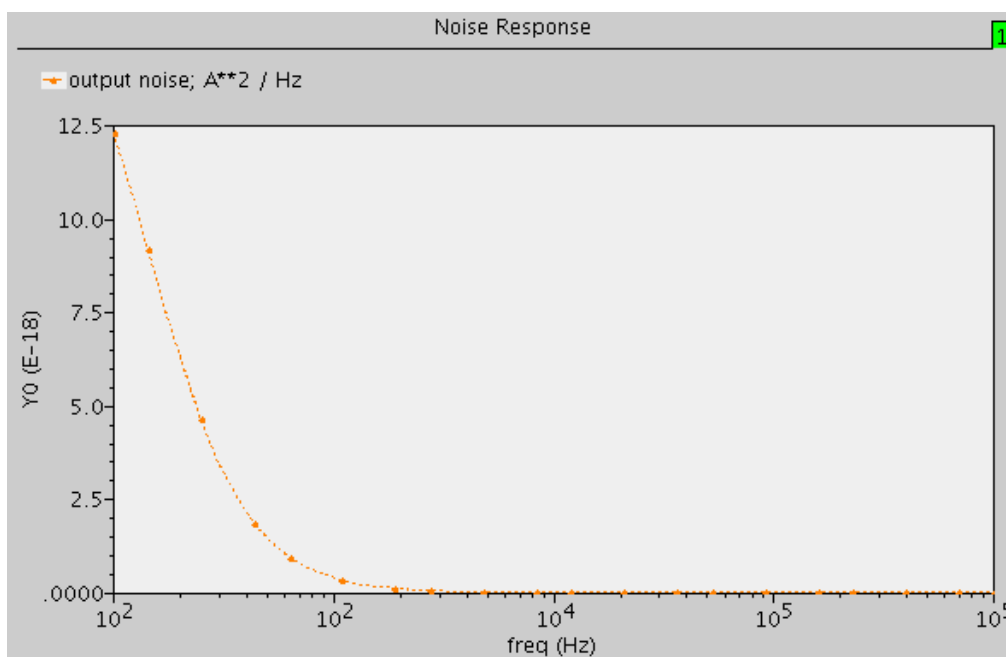


图 7.6 噪声谱图

7.3 周期性的噪声分析及参数设置

周期性的噪声分析主要使用“Pnoise analysis”，即“Periodic Noise Analysis”。“Pnoise analysis”和传统的噪声分析类似，只是它还包含了频率的变换效应。所以，用它来模拟例如混频器、开关电容滤波器以及其他一些周期性的电路的噪声行为很有用。它特别在模拟自激电路，例如振荡器的相位噪声时很有用。

在进行“Pnoise analysis”仿真之前，必须先做“PSS analysis”的仿真。“PSS analysis”是在一个指定的基波频率下计算电路的周期性稳态响应，而且仿真时间与电路的时间常数无关。“PSS analysis”决定了电路的周期性工作点，而这恰恰给“PAC”，“PSP”，“PXF”和“Pnoise”这些

仿真提供了起点。“PSS analysis” 在自激电路和非自激电路中都可以工作。

然后，“Pnoise analysis” 以在之前做的“PSS analysis” 中的找到的工作点进行线性化，而正是由于被线性化后的电路的周期性随时间变化才产生了频率的变换。此外，电路中各种元件由于工作点周期性随时间变化而产生的噪声也被包含在内。

这样，在电路输出端的时间平均噪声就以频谱的形式计算和表现，同时，在指定电路的输出时可以是一对接点或者一个探测点。下面以一个振荡器的噪声分析为例说明“PSS analysis” 和“Pnoise analysis” 的具体使用。

打开“PSS analysis” 窗口，可以看到如图 7.7 所示的窗口。

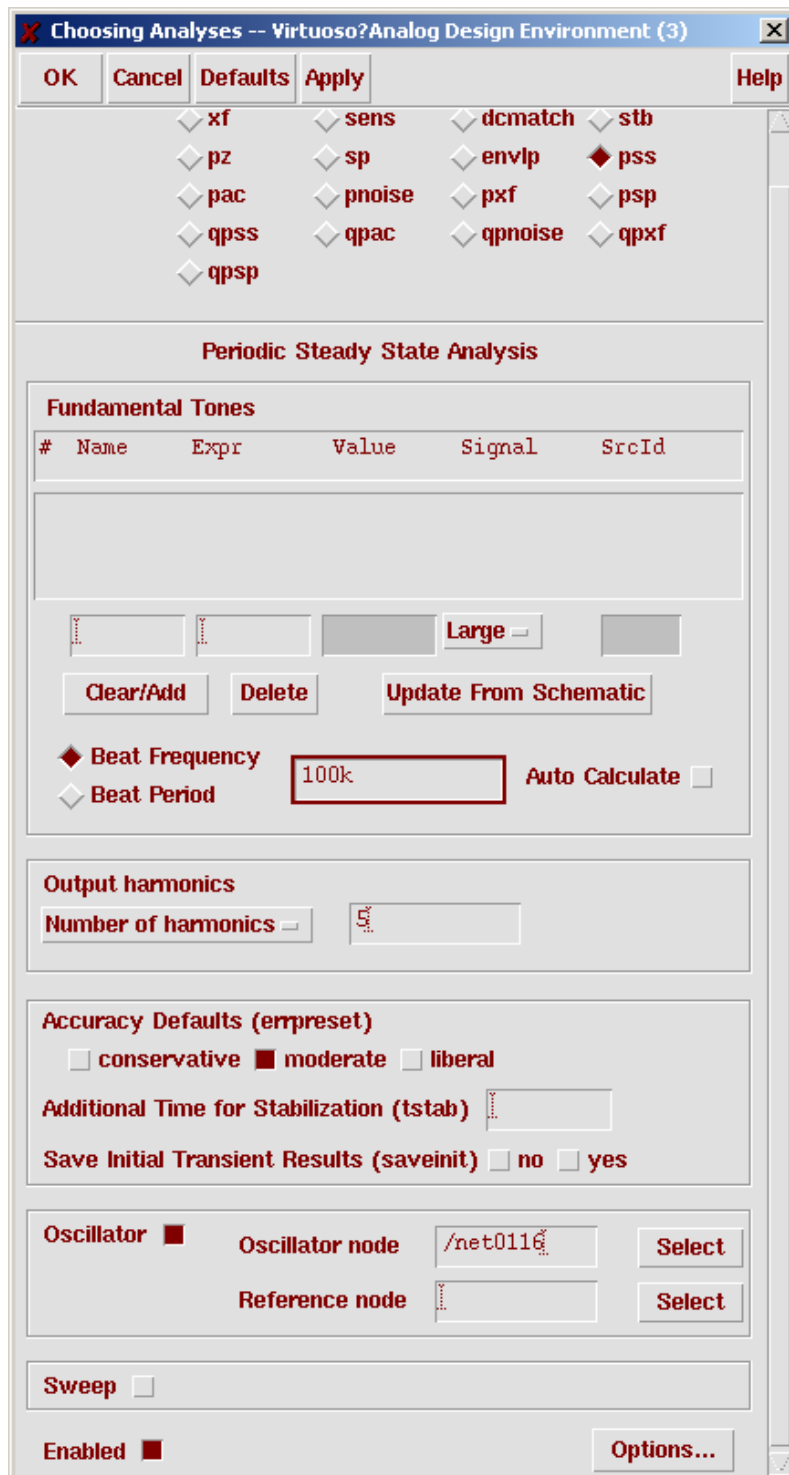


图 7.7 “PSS Analysis” 设定

- 在“Fundamental Tones”栏中设置“Beat Frequency”或者“Beat Period”，两者互为倒数关系，这个“Beat Frequency”应该设为接近振荡电路的振荡频率。
- 在“Output harmonics”中有四个选项“Number of harmonics”，“Select from range”，“Array of coefficients”，和“Array of indices”。选择“Number of harmonics”，然后在旁边的栏中输入一个合适的数字。
- 在“Accuracy Defaults”中选择“moderate”。
- 选择“Oscillator”，表示我们仿真的是一个震荡器电路。在“Oscillator node”中点击“Select”，在电路原理图中选择震荡电路的输出端口。“Reference node”可以不选择，表示默认的“gnd”端。

这样，“PSS analysis”的设置就完成了。下面对“Pnoise analysis”进行设置，如图 7.8 和图 7.9 所示。

- 在“Sweep type”中选择“Relative”，然后再右边的“Relative Harmonic”中填入合适的数字，它表示相对于基波频率的偏离范围。
- 在“Frequency Sweep Range”中选择“Start-Stop”，填入起始和终止的频率。
- 在“Sweep Type”中选择“Logarithmic”，在其右边选择“Points Per Decade”，填入合适的数字。
- 在“Sidebands”中选择“Maximum sideband”，填入合适的数字，它的默认数字为 7。
- 在“Output”中选择“voltage”，在右边的“Positive Output Node”选项中点击“Select”，在电路原理图中选择震荡电路的输出端。“Negative Output Node”选项可以不选择，表示默认的“gnd”端。
- 在“Input Source”中选择“none”。

这样，“Pnoise analysis”的设置就完成了。在完成了对“PSS analysis”和“Pnoise analysis”的设置之后，就可以进行电路的仿真了。如果要查看仿真的结果，可以用“Results→Direct Plot→Main Form”进行查看。

在“Analysis”中选择“pss”，在“Function”中选择“Harmonic Frequency”，就可以得到图 7.10 所示的震荡器的基波频率和高次谐波频率。

如果在如图 7.11 所示的“Analysis”中选择“pnoise”，在“Function”中选择“Phase Noise”，点击“Plot”，就可以得到震荡器的相位噪声曲线，如图 7.12。

Fundamental Tones

#	Name	Expr	Value	Signal	SrcId

Beat Frequency Auto Calculate

Beat Period

Output harmonics

图 7.8 “Pnoise analysis” 设置[1]

Accuracy Defaults (errpreset)

conservative moderate liberal

Additional Time for Stabilization (tstab)

Save Initial Transient Results (saveinit) no yes

Oscillator Reference

Oscillator node

Reference node

图 7.9 “Pnoise analysis” 设置[2]

Function

Voltage Current
 Power Voltage Gain
 Current Gain Power Gain
 Transconductance Transimpedance
 Compression Point IPN Curves
 Power Contours Reflection Contours
 Harmonic Frequency Power Added Eff.
 Power Gain Vs Pout Comp. Vs Pout
 Node Complex Imp.

Harmonic Frequency

0	0
1	109K
2	218K
3	327K
4	436.1K
5	545.1K

图 7.10 基波频率与高次谐波频率

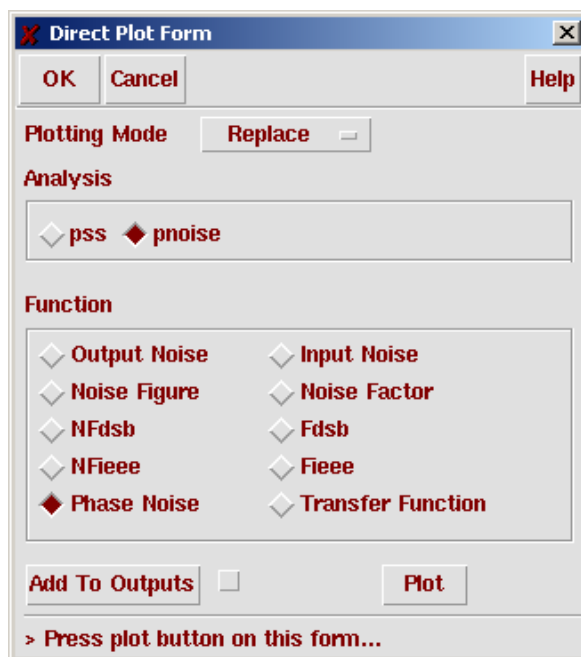


图 7.11 噪声谱图的设定

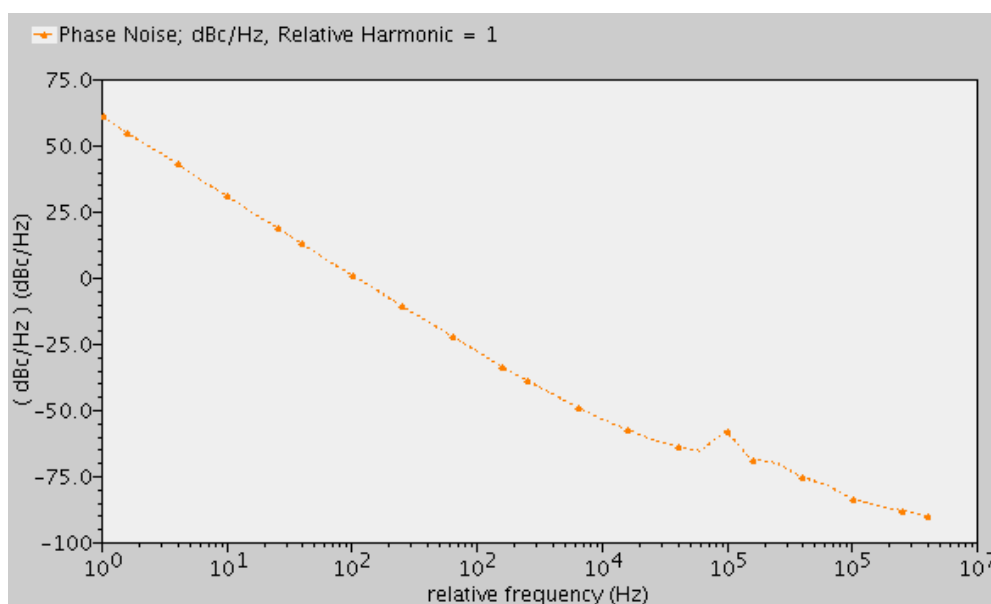


图 7.12 噪声谱图

7.4 谐波失真的仿真设置

我们还可以用“PSS analysis”来仿真电路的“Harmonic Distortion”，即谐波失真。这时，“PSS analysis”的设置区别于震荡电路的设置，因为这时电路是有输入信号的。我们以图 7.13 中的全差分运算放大器为例说明如何来仿真谐波失真。

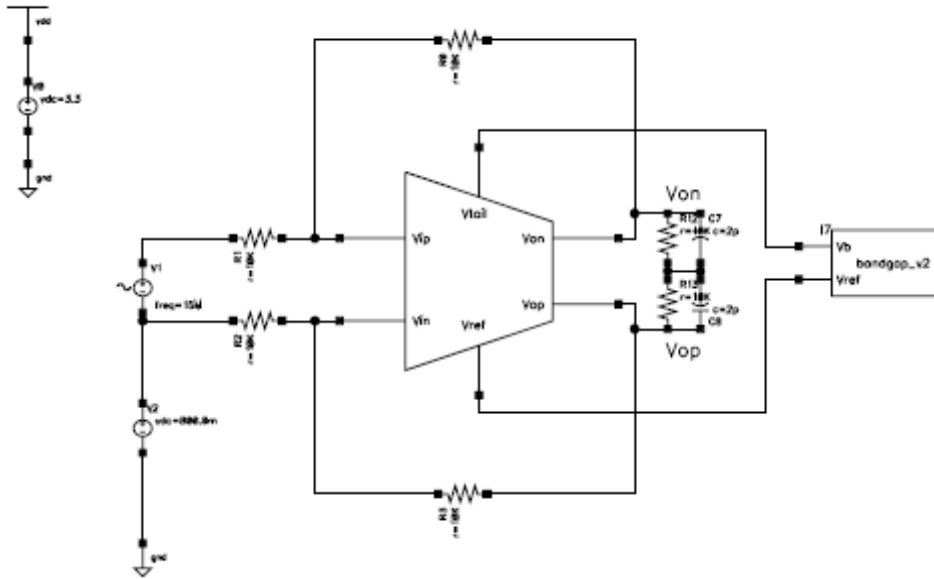


图 7.13 用于谐波失真仿真的全差分电路

因为在电路中加入了交流的信号，所以在打开“PSS analysis”的时候如图 7.14，在“Fundamental Tones”中已经出现了我们设置的交流信号，然后我们可以选定“Auto Calculate”来设定“Beat Frequency”。

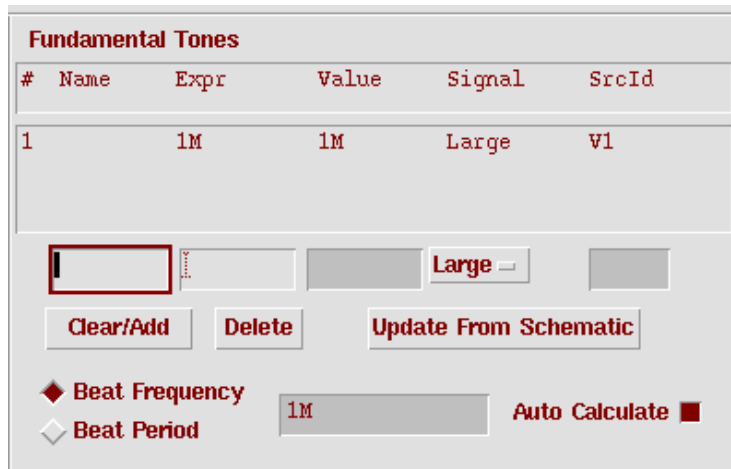


图 7.14 谐波失真仿真的设定

然后，如图 7.15，在“Output harmonics”中选择“Number of harmonics”来设定高次谐波的数量，然后在“Accuracy Defaults”中选择“moderate”。而这时，“Oscillator”这一项就不需要选择了，因为我们不是仿真震荡电路。最后，确定即可。

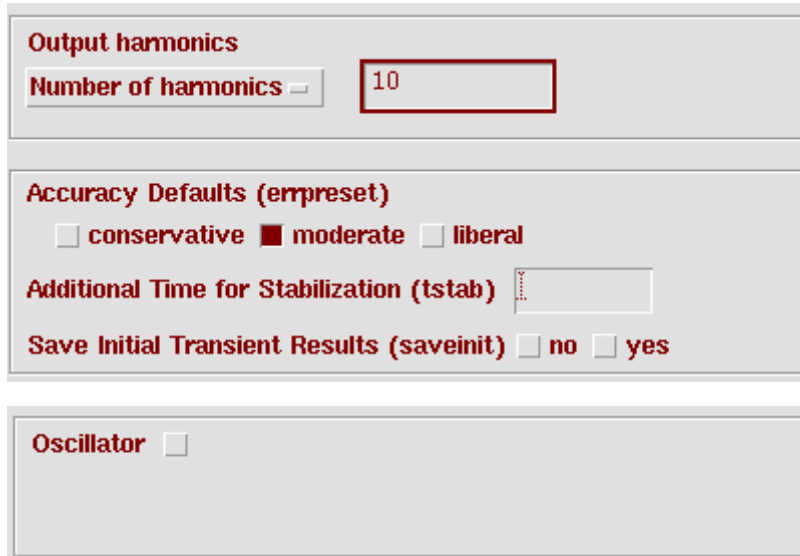


图 7.15 高次谐波的数量设定

运行仿真之后，同样用“Results”→“Direct Plot”→“Main Form”来进行仿真结果的查看。如图 7.16，在弹出窗口的“Function”选项中选择“Voltage”，也可以根据自己需要选择不同的功能。然后在“Select”选项中，分别有“Net”、“Differential Nets”和“”三个选择项，因为我们仿真的是全差分运算放大器，所以选择“Differential Nets”。

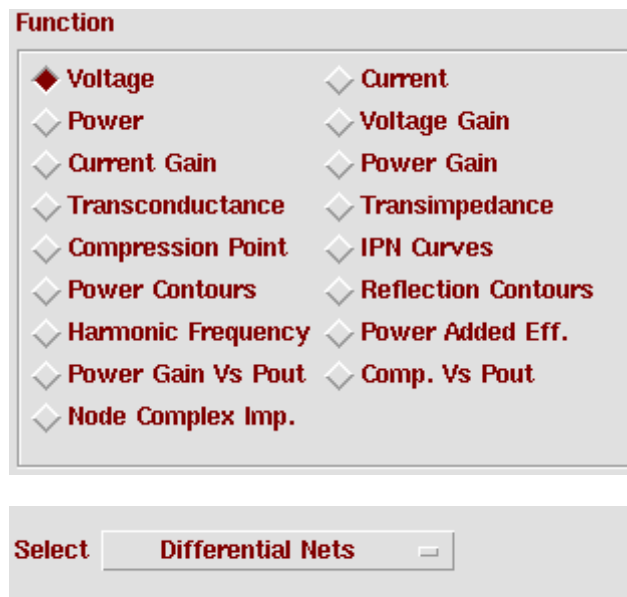


图 7.16 仿真结果的输出设定[1]

然后，如图 7.17 在“Sweep”项中选择“Spectrum”，“Signal Level”选择“peak”，“Modifier”选择“dB20”，设定完成之后，就可以在电路原理图上选择输出端来得到谐波失真的结果。波形如图 7.18 所示。

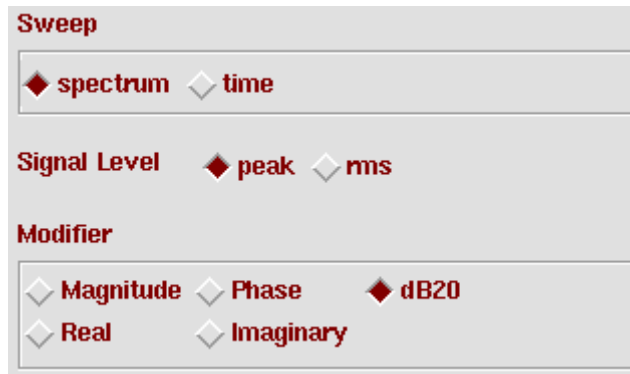


图 7.17 仿真结果的输出设定[2]

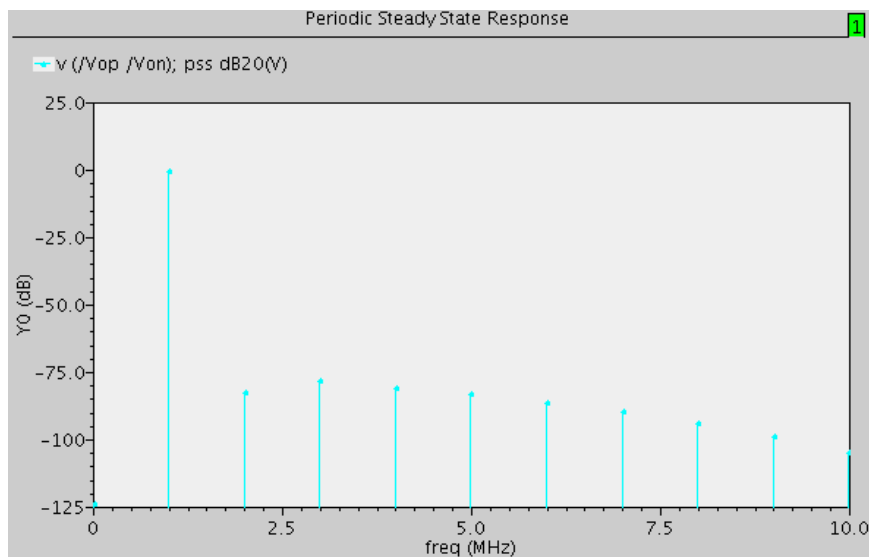


图 7.18 谐波失真

全差分运算放大器可以抑制电路的偶次谐波，但是当输入信号频率比较高时，抑制能力会减弱。图 7.19 给出了输入信号频率从 1M→10M→15M 后，谐波失真的仿真结果。

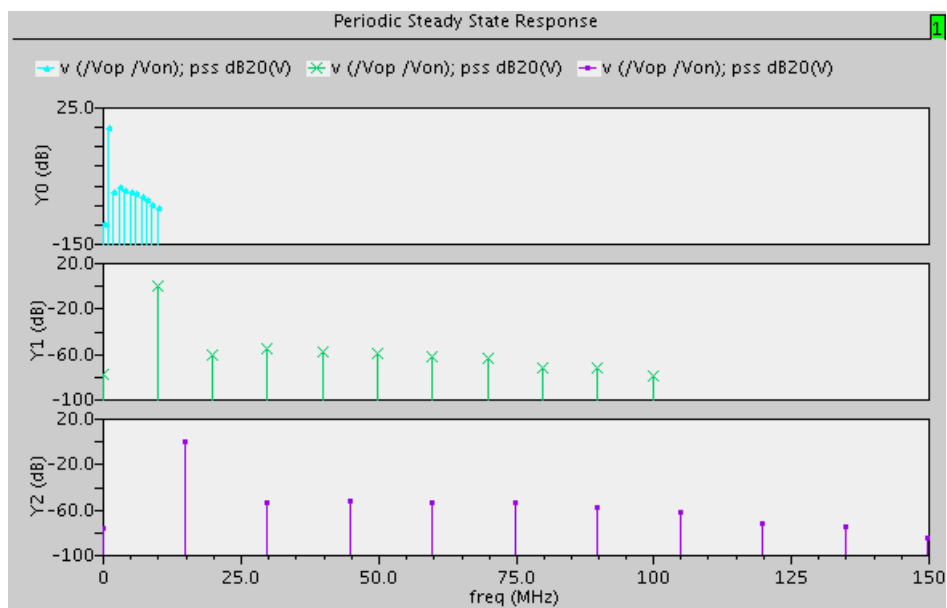


图 7.19 输入信号频率的变化与谐波失真的关系

第 8 章 波形计算器（Waveform Calculator）的使用

8.1 “Waveform Calculator” 简介

“Waveform Calculator”是一个科学计算器,有代数 and 逆波兰(RPN, Reverse Polish Notation)两种工作模式。通过 Calculator 可以实现以下功能:

- [1.] 可以在“Calculator”中创建、打印和显示包含仿真输出数据的表达式;
- [2.] 在缓存中输入包含节点电压、端口电流、直流工作点、模型参数、噪声参数、设计变量、数学公式以及算法控制变量的表达式。
- [3.] 把缓存中的内容保存的存储器中, 并可以把存储器中保存的内容重新读入到缓存中;
- [4.] 把存储器中的内容保存到文件中, 并可以把文件中保存的内容重新读入到存储器中。

下文所介绍的内容,是基于熟悉代数或逆波兰科学计算器语法规则。如果不知道如何在这两种计算器中输入表达式, 请参考科学计算器的使用手册。

“Calculator”中的所有函数都有对应得 SKILL 命令,具体内容可以参考“OCEAN Reference”。

8.1.1 “Calculator” 界面介绍

图 8.1 说明了“Calculator”界面中各个区域和按键的功能。



图 8.1 “Calculator” 界面及功能

8.1.2 代数计算器和逆波兰计算器模式

“Calculator”在代数计算器或逆波兰计算器模式下，使用对应科学计算器的语法规则。“Calculator”窗口打开时，默认使用逆波兰模式。两种模式间的切换方法：在“Options”中选中“Set RPN”，则进入逆波兰模式，如图 8.2 所示。不选中“Set RPN”则是代数模式。

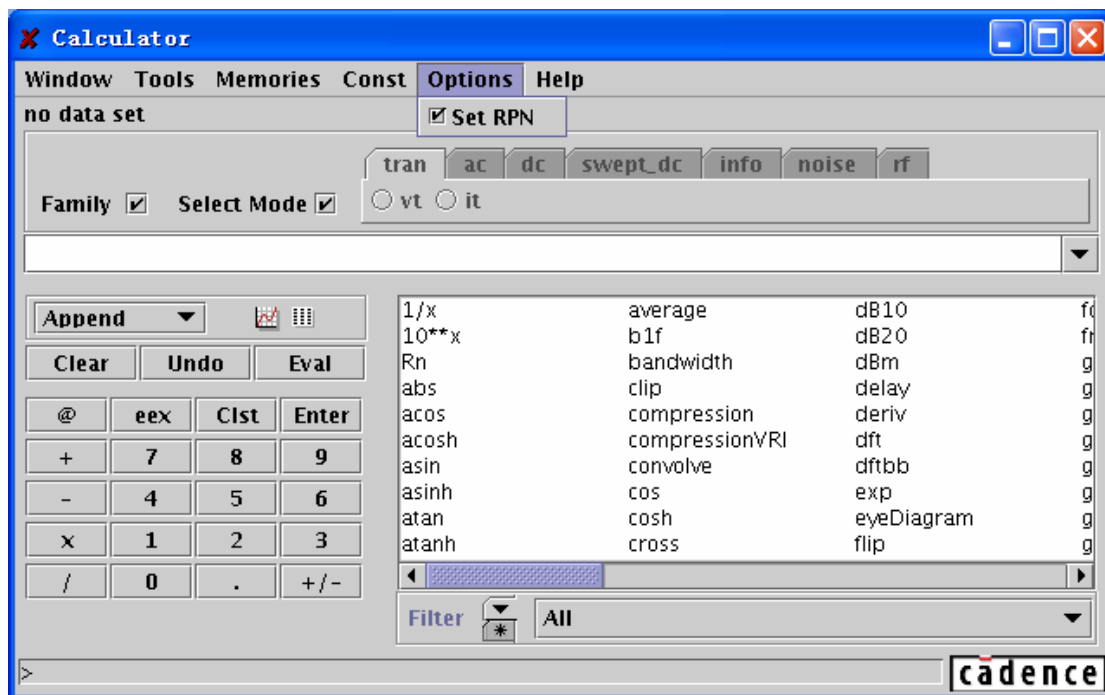


图 8.2 逆波兰模式的选择方法

8.1.3 输入常数

在菜单中选择“Const”下拉菜单，可以在里面选择常用的常数，加入到缓存中，如图 8.3 所示。

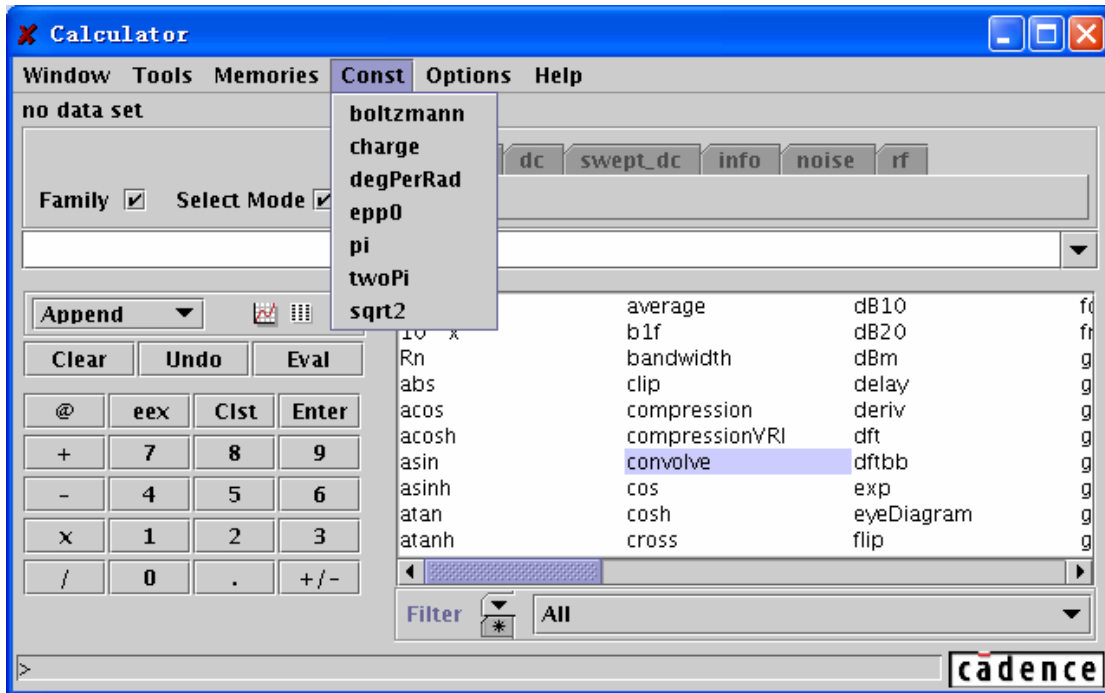


图 8.3 输入常数的设定

这些常数包括：

- boltzmann: 波尔兹曼常数
- charge: 单位电荷
- degPerRad: 角度弧度比
- epp0: 真空介电常数
- pi: 圆周率
- twoPi: 两倍圆周率
- sqrt2: 根号下 2

对于两种模式，在缓存中加入的常数都出现在光标的位子。对于逆波兰模式，如果需要将常数单独压入堆栈中，需要点击缓存控制钮中的“Clear”将当前缓存中的内容清空。

注意： Calculator 中的表达式需要按照正确的语法规则输入。例如在 Calculator 表达式中，“2k”和“2p”所代表的是“2 kilo”（2000）和“2 pico”（2 e-12）。如果表达式想包含“2 倍 p”项，则需要在表达式中按一下的方式键入“2*p”。如果在“2p”后面紧跟一个不带数字的字符串，例如“2pfsfeg”，那么这个表达式将仅仅被认作“2p”，而不会报语法错误。但是在紧跟得字符串中带有数字。例如“2psdfs23vsdf”，那么 Calculator 将会报一个语法错误。因此，在使用圆周率常数“pi”的时候需要特别注意。例如“4 倍圆周率”需要表示为“4*pi”，而“4pi”将被认作“4p”，即 4 e-12。

8.1.4 设置快捷键

可以通过以下方法，为 Calculator 设置快捷键。

在 Command Interactive Window (CIW) 窗口中键入：

hiSetBindKey(“encap” “<Key>x” “calCalculatorFormCB()”)

即可用所希望的按键代替“x”。

8.1.5 开启 Calculator

有以下四种方法可以打开 Calculator。

- 在“Waveform”窗口或者“Simulation”窗口中选择“Tools” → “Calculator”，如图 8.4 所示。

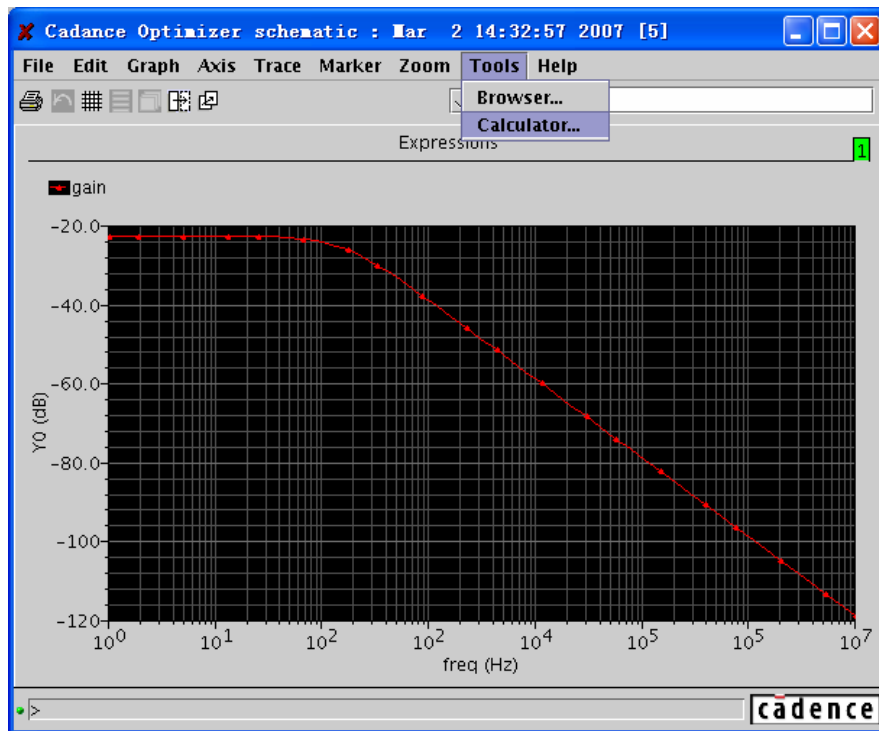


图 8.4 从“Tools”中打开“Calculator”

- 在 CIW 窗口中选择“Tools” → “Analog Environment” → “Calculator”，如图 8.5 所示，开启“Calculator”。

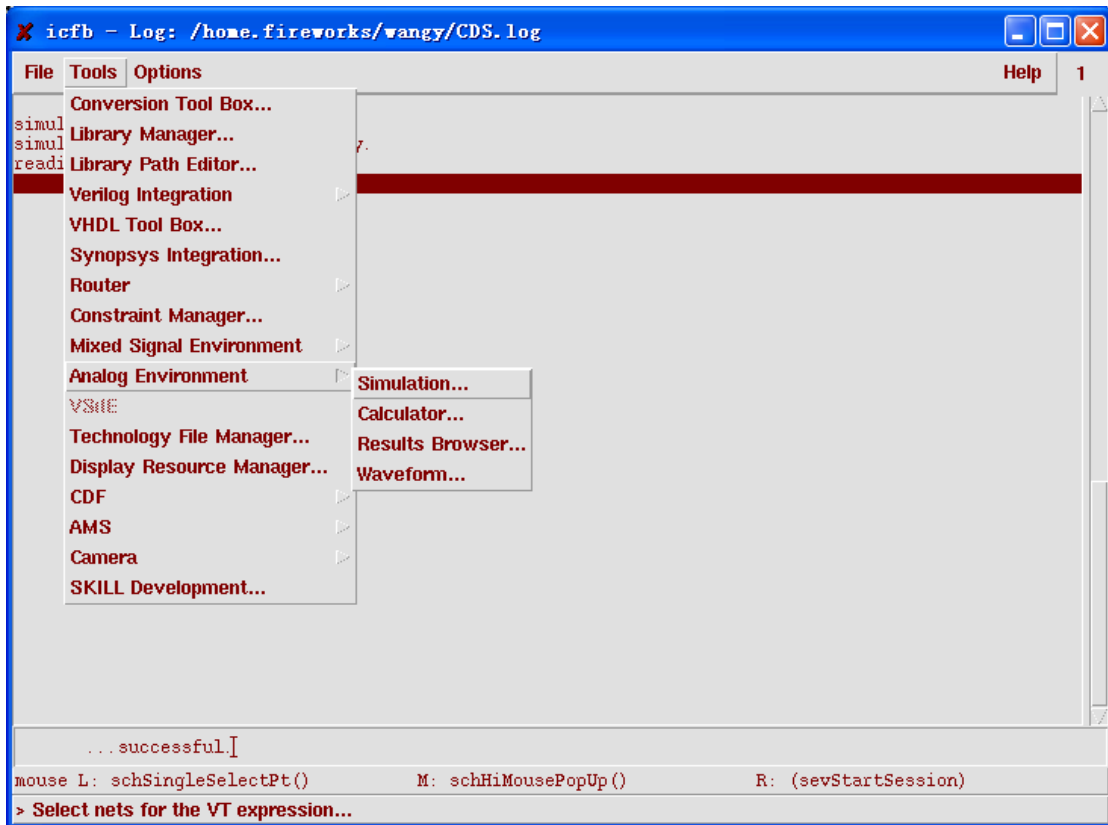


图 8.5 从“Tools” → “Analog Environment” → “Calculator” 开启“Calculator”

- 在“Analog Design Environment”窗口中选择“Tools” → “Calculator”，如图 8.6 所示

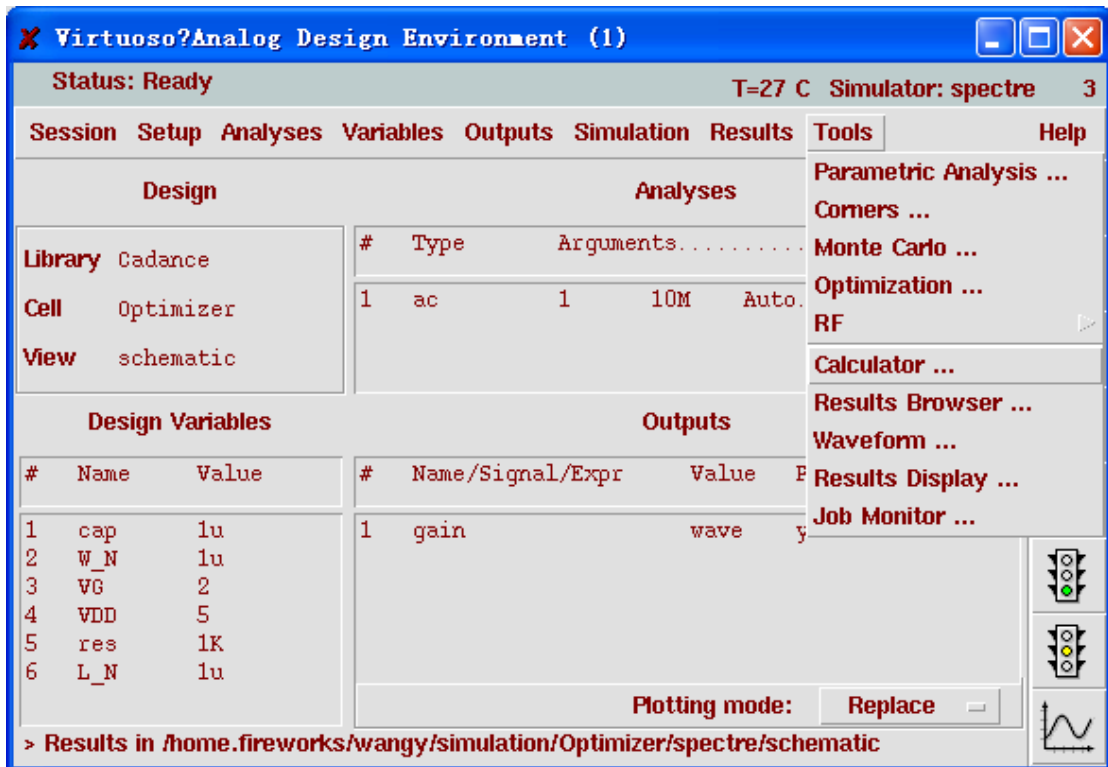


图 8.6 从“Analog Design Environment” → “Tools” 开启“Calculator”

8.1.6 关闭 Calculator

选择“window” → “close”，即可。

8.2 选择数据

在 Calculator 中有四种输入数据的方式

- 通过键盘，按照 SKILL 语言规范直接在缓存中输入表达式；
- 通过电路图表式按键，点击电路图中的节点和端口从而获得相关数据；
- 从“Waveform”窗口中获得数据；
- 使用“Results Browser”从仿真结果输出文件中获得数据。

8.2.1 按照 SKILL 语言规范直接在缓存中输入表达式

详细内容参见 Cadence 文档中的 SKILL 语言部分。这里不推荐使用这种方式。

8.2.2 通过电路图表式按键，点击电路图中的节点和端口从而获得相关数据

电路图表式按键，可以通过在电路图中点击目标对象，从而获得相应得表达式在缓存中显示出来。图 8.7 显示了常用的“Calculator”中常用的电路图表式按键。表 8.1 为各个电路图表式按键获取的数据类型。

注意：这些按键已经按照仿真类型进行了分类。例如在运行了瞬态仿真（tran）后，需要从电路图中获得节点电压的仿真数据，则在电路图表式按键中的“tran”页面（如图 8.7 中第一栏所示）里选择“vt”，然后在电路图中选择相应得节点，即可获得。如果选择了其它页面中的按键，例如“ac”中的“vf”，并且没有进行交流(ac)仿真，那么“Calculator”将会报错，说无法获得数据。因此在使用电路图表式按键获取数据时，按键和仿真类型的匹配十分重要。

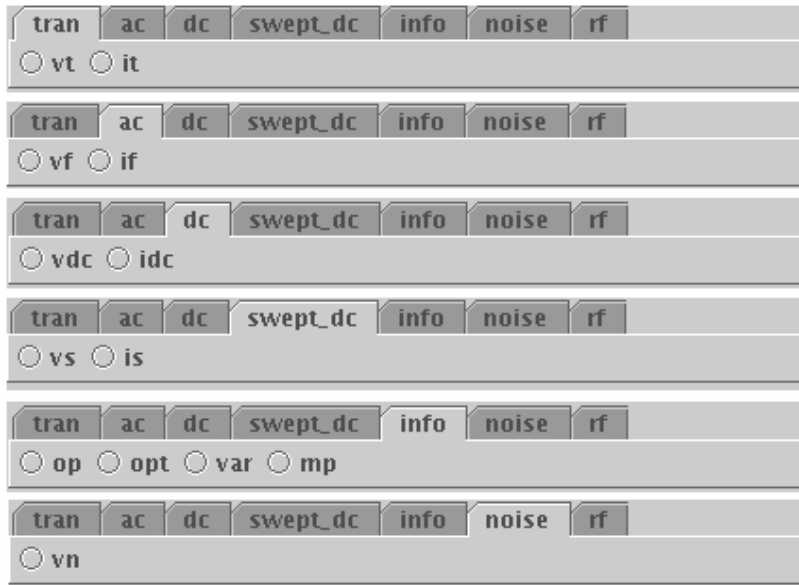


图 8.7 常用的“Calculator”中常用的电路图表达式按键

表 8.1 各个电路图表达式按键获取的数据类型

vt	瞬态仿真节点电压	iv	瞬态仿真端口电流
vf	交流节点电压	if	交流端口电流
vdc	直流工作点节点电压	idc	直流工作点端口电流
vs	直流扫描节点电压	is	直流扫描端口电流
op	直流工作点	opt	瞬态工作点
var	设计变量	mp	模型参数
vn	噪声电压		

通过以下的方法，利用电路图表达式按键在电路图中获得需要的数据

- 1) 保持“Select Mode”处于选中状态；
- 2) 选择合适的电路表达式按键，并点击，使其保持选中状态；
- 3) 在电路图中，点击所需要的目标。
如果对于选择的目标的表达式存在多个合适的参数，那么一个包含所有合适参数的窗口将弹出，在该窗口中选择需要的参数。
- 4) 完成数据获得好，在电路图窗口保持激活的状态下，点击“Esc”键，退出数据获取模式。

8.2.2.1 在电路图数据中选择器件参数

以下的内容适合使用“op”，“opt”，“mp”，“vn”或者“var”来获取数据，并且在获取数据之前必须运行一次对对应仿真。

- 1) 在点击“op”，“opt”，“mp”，“vn”或者“var”电路图表达式按键中任意一个后，“Select an instance”窗口弹出，如图 8.8 所示。

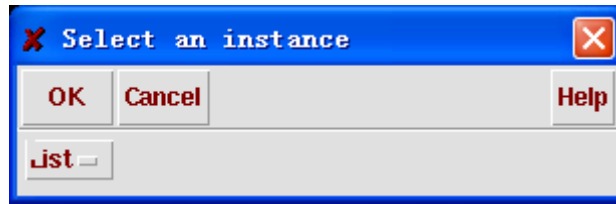


图 8.8 “Select an instance” 窗口

- 2) 在电路图中选择需要的器件，例如一个名为“M0”的 MOS 管，点击该器件后，图 8.8 中的窗口变为“OP parameter for M0”（因为在第一步中选择的是“op”按键），如图 8.9 所示。

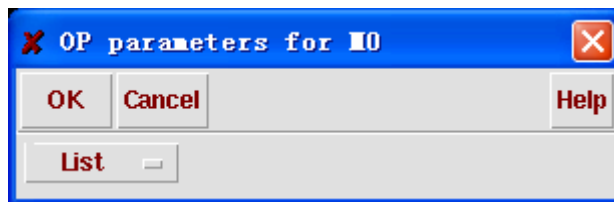


图 8.9 选择 M0 管后的窗口

- 3) 在“List”下拉菜单中显示了所有合适的器件参数，如图 8.10 所示。在该菜单中选择需要的参数，例如 MOS 管的跨导“gm”

List	cbb
ids	ron
lx4	id
lx50	is
vgs	ibulk
vds	lx5
vbs	lx6
vth	pwr
lv9	gmoverid
vdsat	lv36
lv26	lv37
lv10	lv38
gm	lx18
gds	lx19
gmbs	lx20
betaeff	lx21
cjd	lx22
cjs	lx23
lx12	lx28
lx14	lx29
lx16	lx32
lx24	lx33
lx26	lx34
cgg	lx7
cgd	lx8
cgs	lx9
cgb	i1
cdg	i3
cdd	i4
cds	lx10
cdb	lx11
csg	lx1
csd	lx2
css	lx3
csb	region
cbg	reversed
cbd	type
cbs	

图 8.10 器件参数选择

- 4) 点击图 8.9 窗口中的“OK”后，该参数被“Calculator”获取，并在缓存中显示，如图 8.11 所示

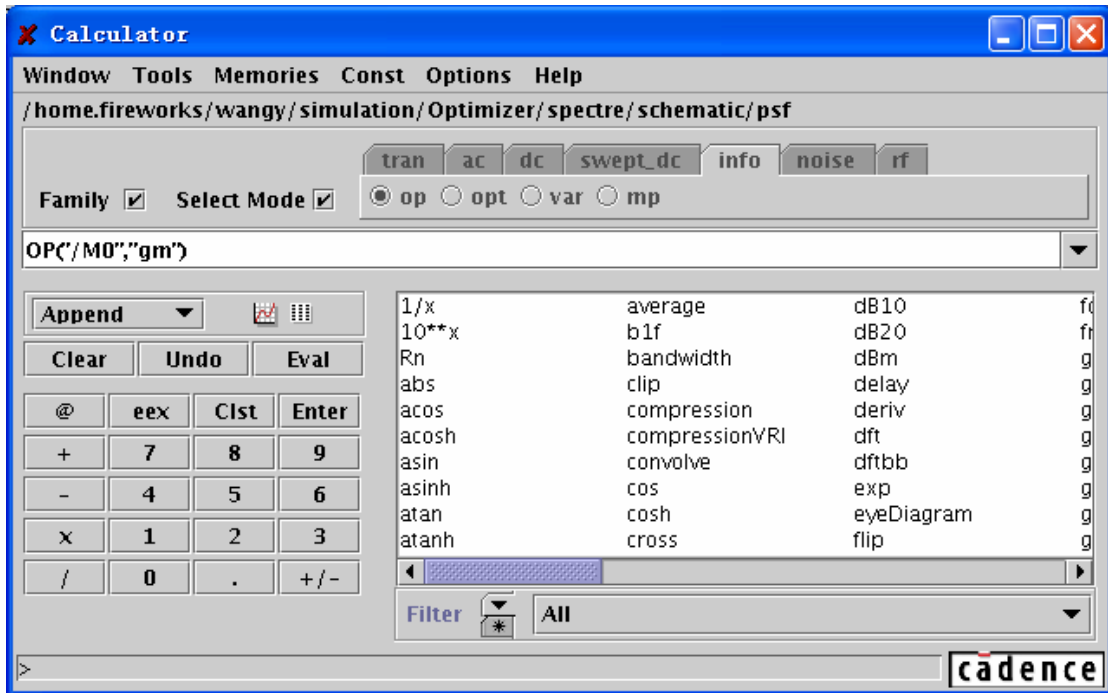


图 8.11 M0 管的 “gm” 参数存放在 “Calculator” 中

8.2.2.2 选择电压或者电流

通过以下方法在电路图中选择电压或者电流。以一个电容为例，如图 8.12 所示：

- 获得节点电压：点击和该节点连接的任意连线。
- 获得端口电流：点击器件上方形端口标志来选择通过该端口的电流。

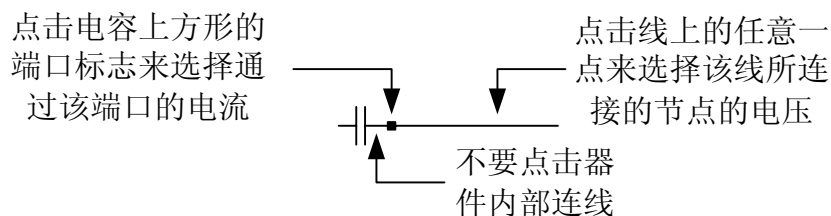


图 8.12 器件电压与电流值的选择例

8.2.3 在 “Waveform” 窗口选择曲线

保持 “Select Mode” 处于选中状态，在 “Waveform” 窗口中选择所需要的曲线。在 “Calculator” 中输入的表达式是 “Waveform” 窗口中鼠标所在曲线的标题表达式，如图 8.13 中，窗口底部状态栏中显示的 “graph-1.trace():gain”。

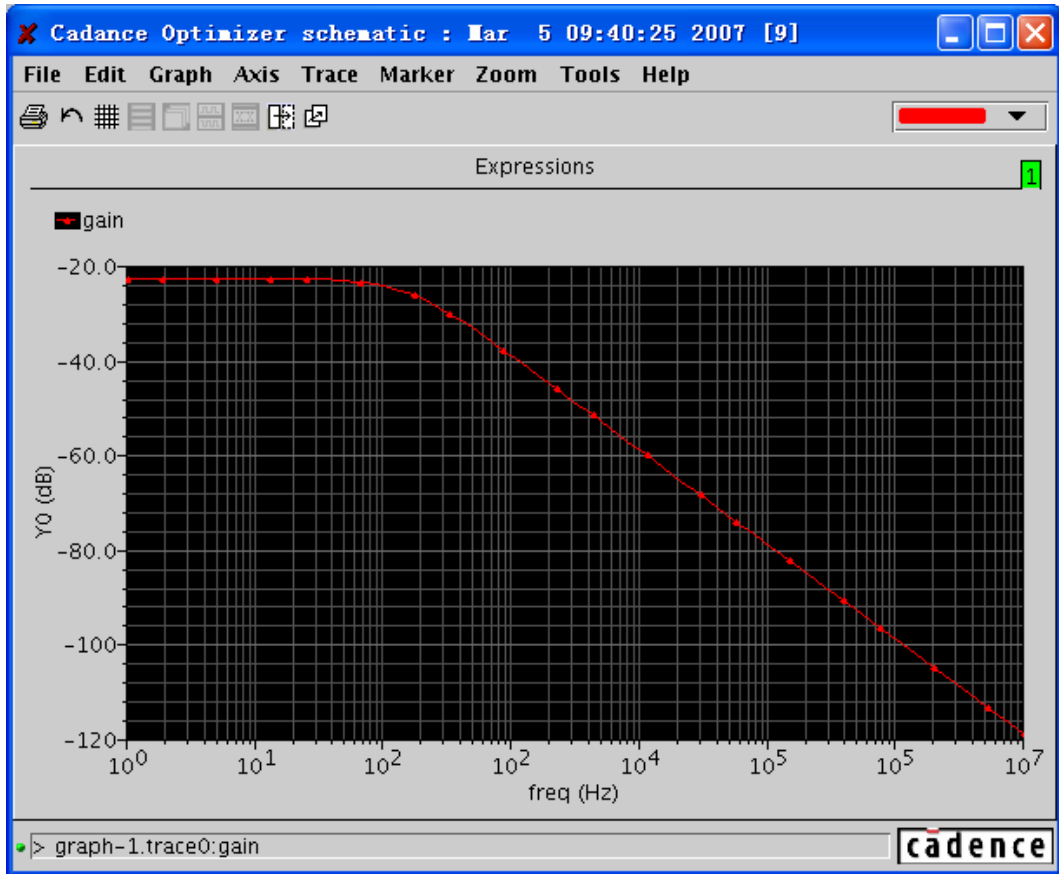


图 8.13 M0 管的 “gm” 的频率变化曲线

但是，因为这个表达式仅仅是一个描述性的标题，不能被 “Calculator” 估值，因此系统自动创建 SKILL 函数来表示选中的波形。最终 “Calculator” 获得的表达式如图 8.14 所示。

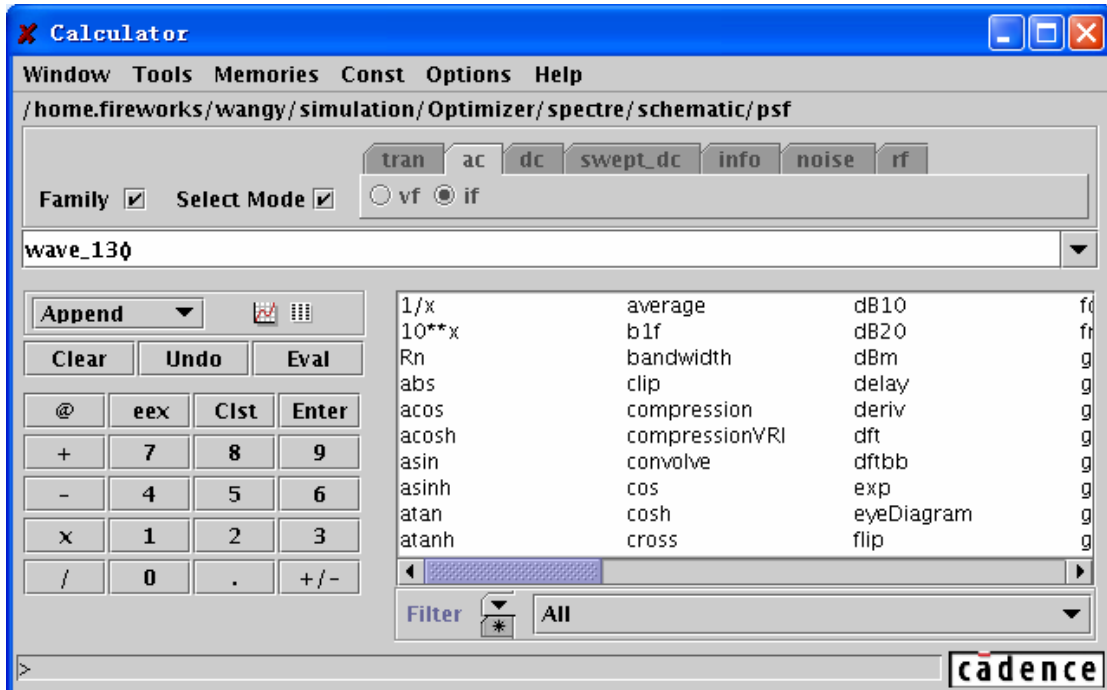


图 8.14 “Calculator” 获得的表达式

- 在一组波形中选择一条波形曲线

当我们使用“Corner Analysis”或者“Parametric Analysis”时，在 ADE 窗口中定义的输出波形实际上对应了一组曲线。该组曲线与不同的工艺角或者设计变量值一一对应。例如我们运行了一次“Parametric Analysis”，根据不同的电阻值（res）获得了一组曲线，如图 8.15 所示。

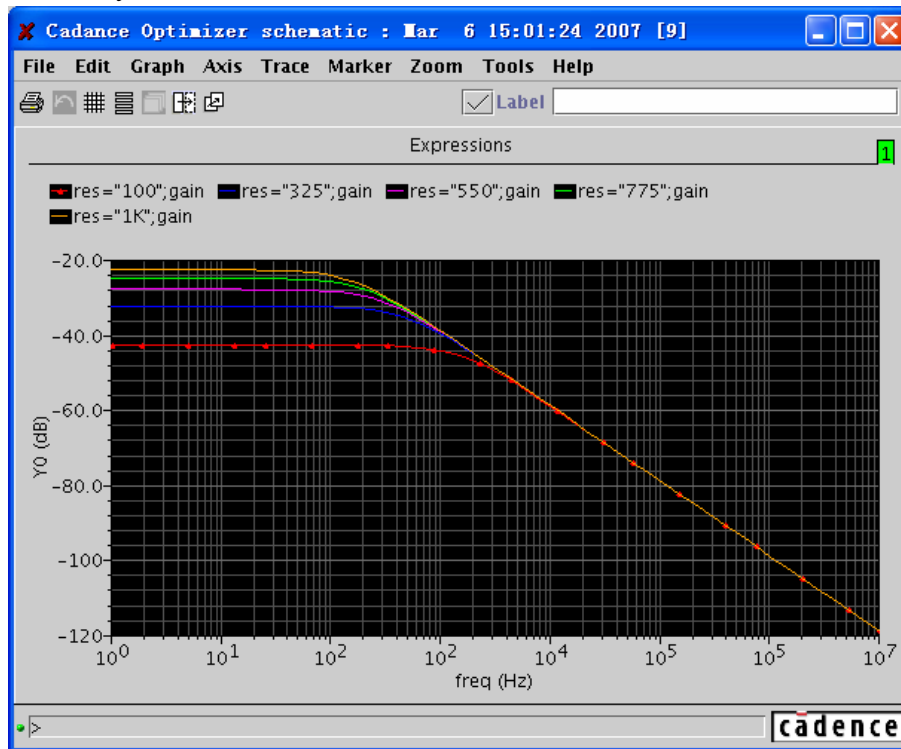


图 8.15 在不同电阻值下得到的增益曲线

我们可以通过下面的方法，将其中的一条而不是一组曲线捕获到“Calculator”中。

- 1) 在“Calculator”中取消“Family”选项。如图 8.16 所示。
- 2) 保持“Select Mode”选中，在“Waveform”窗口中选择需要的曲线。“Calculator”捕获曲线后如图 8.16 所示。

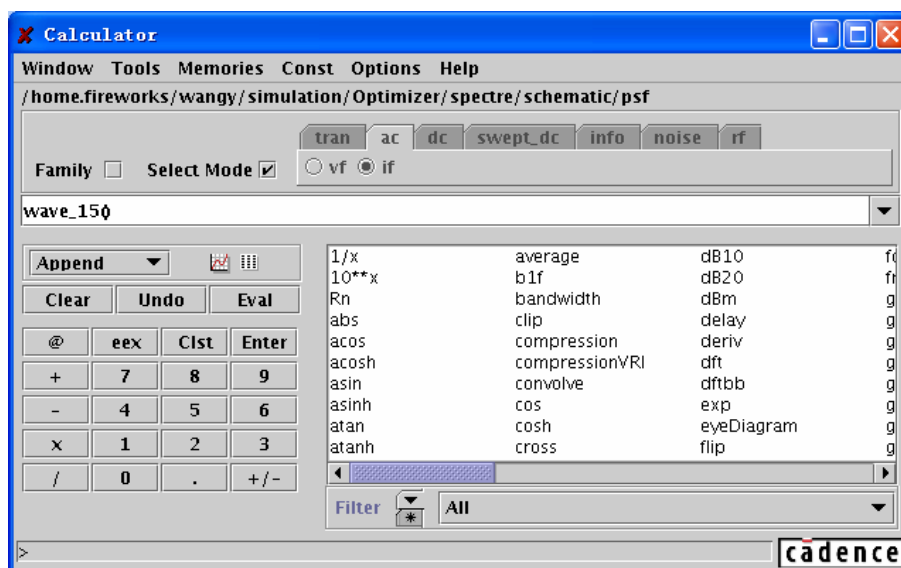


图 8.16 将图 8.15 中的一条曲线捕获到“Calculator”中

8.2.4 使用“Results Browser”从仿真结果输出文件中获得数据

具体内容见第 4 章“Result Browser”的使用。

8.3 绘制显示结果

“Calculator”缓存中的表达式的值，可以使用一个独立变量作为坐标，以图形或者列表的形式显示出来。该独立变量是由仿真类型和仿真设置所决定的。例如，仿真器运行了一次交流仿真，扫描对象是“频率”，扫描范围是“1~100k Hz”，扫描步进是“1 Hz”，那么图形的坐标轴或者列表的编号将以“Hz”作为单位，范围是“1~100k Hz”，两个坐标点或者编号间的间隔为“1 Hz”。

“Calculator”不能直接将存储器中的表达式的值显示，需要将这些表达式从存储器中读取到缓存中才能显示。下面的两个按键分别是将缓存中的表达式按照图形和文本的形式显示：

：将表达式的值以图形的方式显示。

：将表达式的值以列表的方式显示。

8.3.1 绘制表达式

在绘制缓存中表达式之前，需要选择绘制方式。在绘制表达式按键旁有一个下拉菜单，用来选择创建波形窗口的方式。下拉菜单如图 8.17 所示。下拉菜单中各个选项的功能，如表 8.2 所示。

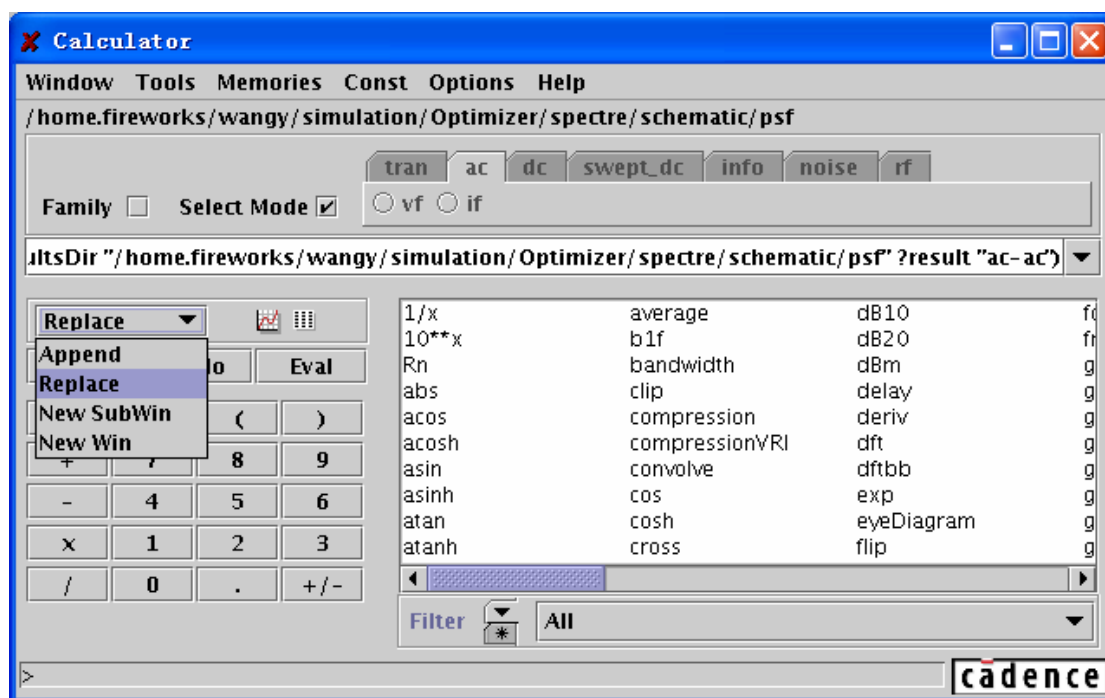



图 8.17 “calculator”中设定绘制表达式的下拉菜单

表 8.2 “calculator” 中设定绘制表达式的下拉菜单的各项功能

<i>Append</i>	在原来窗口的基础上显示新的波形。
<i>Replace</i>	清楚原来的窗口中的数据，显示新的波形。
<i>New SubWin</i>	在原来的窗口中，建立子窗口，用来显示新的波形。
<i>New Win</i>	创建一个新的窗口显示新的波形。

在选择好波形窗口创建方式后，点击“”按钮即可将缓存中的表达式值在波形窗口中显示。例如，在运行一次交流仿真后（具体过程详见第 5 章），显示一个共源极放大器的频率特性。

- 1) 在“Calculator”电路图表式按钮中选择“ac”页面下的“vf”。
- 2) 然后在图 5.3 中点击共源极放大器的输出端。
- 3) 在“Calculator”的缓存中获得该节点的电压表达式“VF(/VOUT)”，如图 8.18 所示。

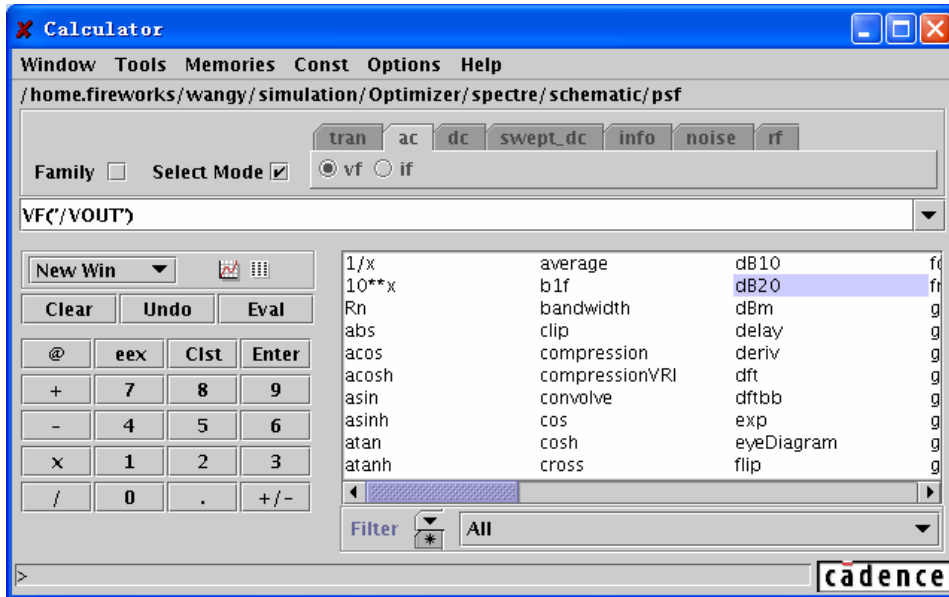



图 8.18 在“Calculator”的缓存中获得图 5.3 中共源放大器的输出节点的电压表达式“VF(/VOUT)”

- 4) 在波形窗口创建方式下拉菜单中选择“New Win”，点击“”按钮后，在新的波形窗口，显示共源级放大器的增益频率特性。如图 8.19 所示。

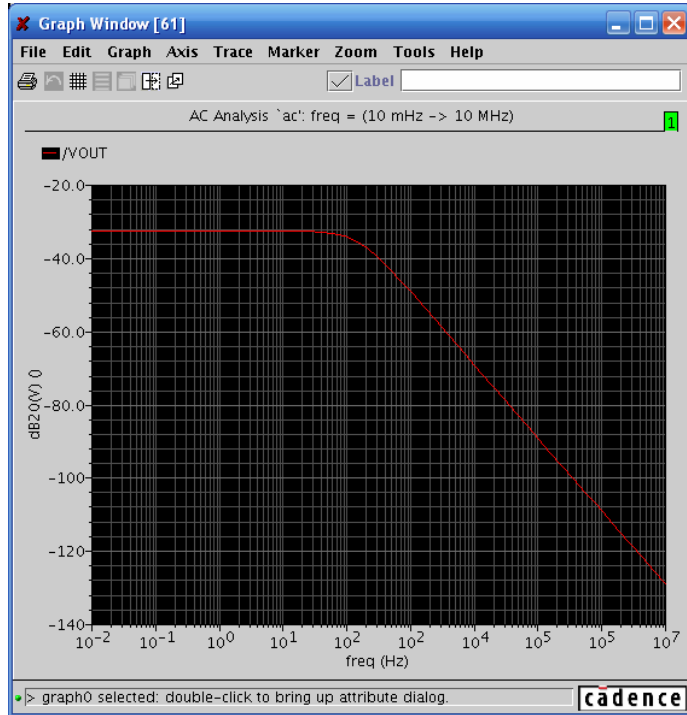




图 8.19 共源放大器（图 5.3）的输出节点的增益频率特性

8.3.2 以文本的形式输出“Calculator”缓存中表达式的值

点击“”按键，可把“Calculator”缓存中表达式的值以列表的形式输出。

点击“”按键后，“Display Results”窗口将弹出，如图 8.20 所示。点击“OK”后将按照“Display Results”窗口中的设置，选择性的将“Calculator”缓存中表达式的值以列表的形式在“Results Display Window”窗口中输出，如图 8.21 所示。在该窗口将选择哪些数据将在列表中显示。

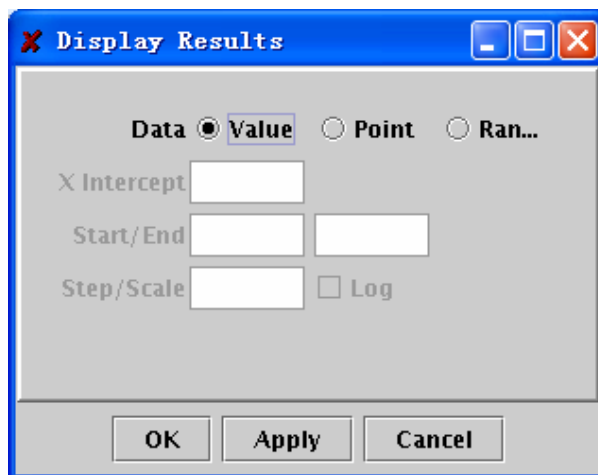


图 8.20 “Display Results”设置窗口

- 若在“Data”中选择“Value”，则表示将“Calculator”缓存中表达式在 x-y 坐标轴上所有的值都显示。输出结果如图 8.21 所示。

freq (Hz)	VF("/OUT") (V)
1	73.2319670m
1.3803842	73.2306620m
1.9054607	73.2281754m
2.6302679	73.2234381m
3.6307805	73.2144138m
5.0118723	73.1972276m
6.9183097	73.1645135m
9.5499258	73.1022992m
13.1825673	72.9841903m
18.1970085	72.7607143m
25.1188643	72.3405117m
34.6736850	71.5595847m
47.8630092	70.1390162m
66.0693448	67.6511649m
91.2010839	63.5628029m
125.8925411	57.4682966m
173.7800828	49.4997168m
239.8832919	40.5274346m
331.1311214	31.7614581m
457.0881896	24.1119542m
630.9573444	17.9356324m
870.9635899	13.1824421m
1.2022644K	9.6242157m
1.6595869K	7.0009152m
2.2908676K	5.0827632m
3.1622776K	3.6863579m
4.3651583K	2.6721394m
6.0255958K	1.9364065m
8.3176377K	1.4030356m
11.4815362K	1.0164981m
15.8489319K	736.4214994u
21.8776162K	533.5030338u

图 8.21 “Calculator” 缓存中表达式在 x-y 坐标轴上所有的值的显示

- 若在“Data”中选择“Point”，那么“Display Results”窗口将变成图 8.22 的形式。

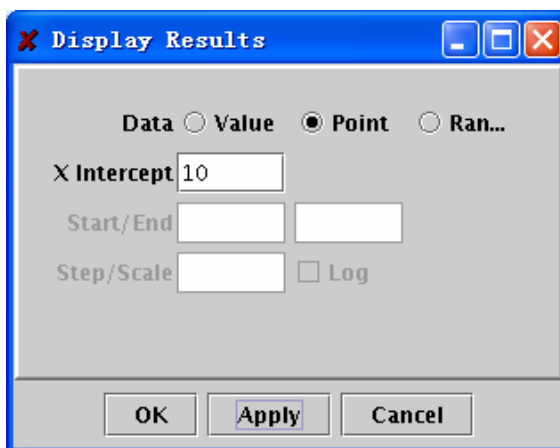


图 8.22 选择 x 轴某一点上的值输出

“X Intercept” 栏被激活，“Calculator” 将显示缓存中表达式在该栏中所填入的坐标点上的特定值。例如，在图 8.22 中填入的是“10”，输出结果如图 8.23 所示。

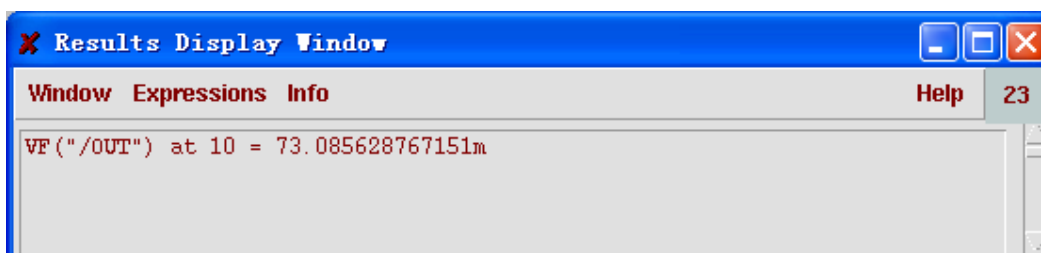


图 8.23 x=10 时的“VF”值

注意：如果“X Intercept”栏中填入的值不在仿真范围内，那么“Calculator”将输出仿真扫描范围内，最靠近该数值的坐标点上的表达式的值。例如，扫描范围是“1~100”，在“X Intercept”栏中填入“110”，则“Calculator”输出的值是“expr(100)”。

- 若在“Data”中选择“Range”，“Display Results”窗口将变成图 8.24 的形式。此时“Start/End”、“Step/Scale”和“Log”窗口被激活。在“Start/End”中填入坐标轴上的起始点和结束点，从而圈定输出范围。

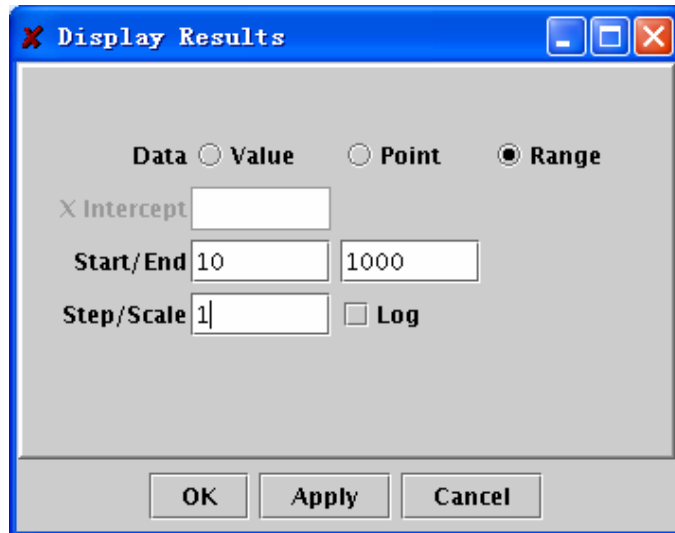


图 8.24 指定“Range”时的“Display Results”窗口

- 如果“Log”栏没有选中，那么“Step/Scale”中填入的是步进数，“Calculator”将按照该栏中设置数为步进，从“Start/End”中确定的起始点开始，依次取数据，直到跨过结束点为止。按照图 8.24 中的设置，输出结果如图 8.25 所示。

freq (Hz)	VF("/OUT") (V)
10	73.0856287m
11	73.0506495m
12	73.0185151m
13	72.9892292m
14	72.9429393m
15	72.8950239m
16	72.8499183m
17	72.8076279m
18	72.7681574m
19	72.7052208m
20	72.6385770m
21	72.5746740m
22	72.5135192m
23	72.4551195m
24	72.3994815m
25	72.3466117m
26	72.2584471m
27	72.1677626m
28	72.0796930m
29	71.9942478m
30	71.9114365m
31	71.8312681m
32	71.7537514m
33	71.6788952m
34	71.6067077m
35	71.5193531m
36	71.3976390m
37	71.2783112m
38	71.1613819m
39	71.0468627m
40	70.9347655m
41	70.8251017m

图 8.25 按图 8.24 设定的数据输出

- 如果“Log”栏没有选中，那么“Step/Scale”中的数据将作为“10”的指数计算一个值作为倍乘系数。“Calculator”将从“Start/End”中确定的起始点开始，以倍乘的方式取点，直到跨过结束点为止。当图 8.24 中“Log”栏选中后，输出结果如图 8.26 所示。

freq (Hz)	VF("/OUT") (V)
10	73.0856287m
100	61.8936987m
1K	11.7934754m

图 8.26 选“Log”后的数据输出

8.4 使用存储器 (Memories)

“Calculator”缓存中的表达式可以保存到存储器中，也可以将存储器的内容读入到缓存中。同时存储器中的内容也可以保存到文件中，并从文件中读取。这些功能都在“Memories”下拉菜单中实现。“Memories”下拉菜单如图 8.27 所示。

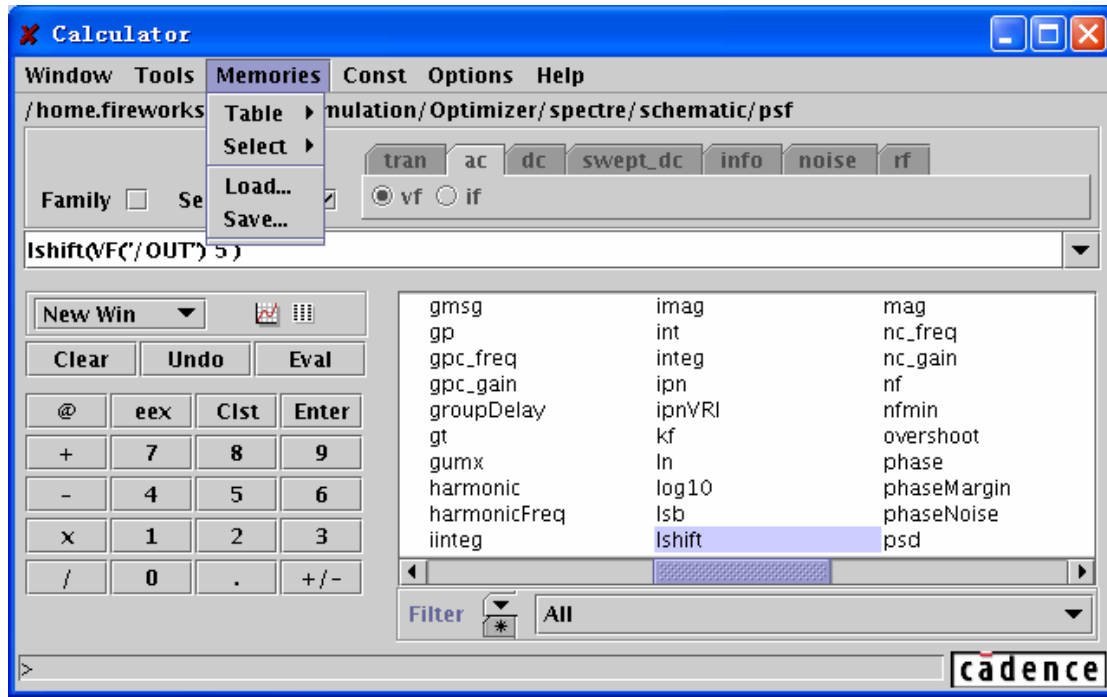


图 8.27 使用“Memories”的设置

8.4.1 “Table”子菜单

“Memories”中的“Table”子菜单如图 8.28 所示。在“Table”子菜单中包含 5 个菜单按钮，其功能一次如下：

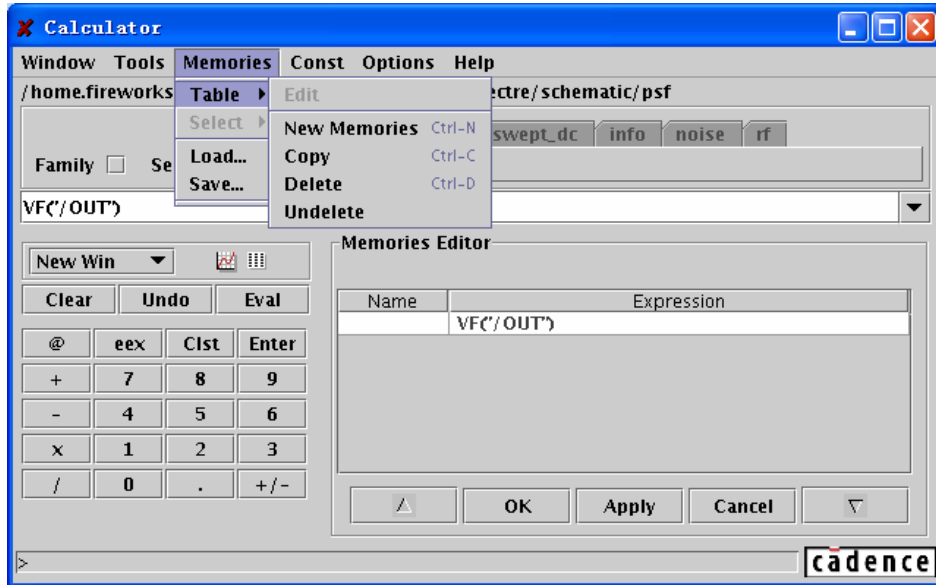


图 8.28 “Table” 子菜单目录

- “Edit”：打开“Memories Editor”窗口，如图 8.28 中所示。如果在这之前存储器中没有内容，使用“Edit”菜单还有“New Memories”的功能。在“Memories Editor”窗口中，可以编辑已有存储项的名称和表达式。点击“OK”或者“Apply”完成修改。
- “New Memories”：自动切换到“Memories Editor”窗口，将当前“Calculator”缓存中的表达式作为一个新建立的存储项的表达式，并要求对该存储项命名。
注意：允许两个存储项有相同的表达式，但不能有相同的名称。
- “Copy”：将选中的已有存储项的表达式复制到新的存储项中，并要求对新的表达式命名。
- “Delete”：删除存储项。在点击“OK”或“Apply”，确认删除前，被删除的存储项仅仅显示变灰，如图 8.29 所示。此时可以通过“Undelete”将其恢复。

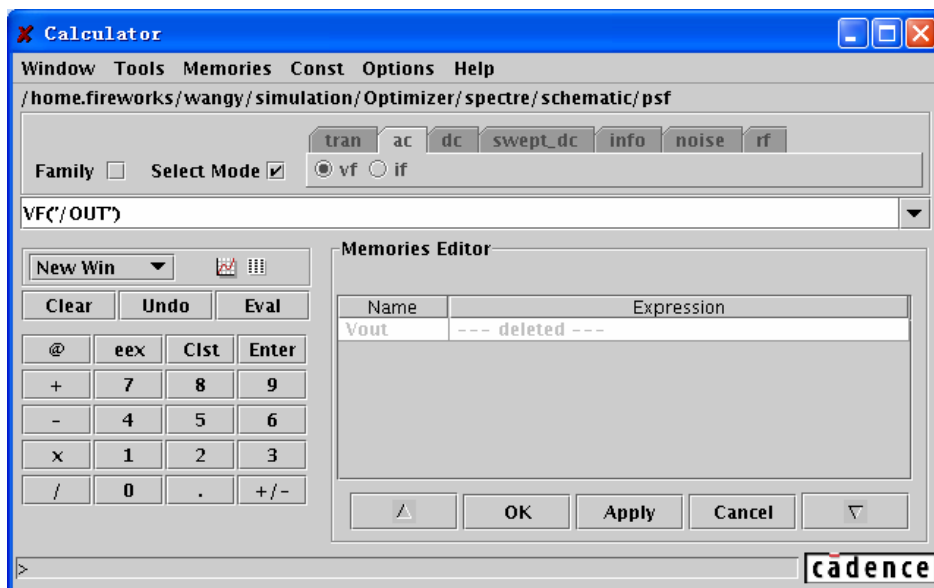


图 8.29 “Delete” 的使用与恢复

- “Undelete”：恢复被删除的存储项。仅仅在删除确认前有效。

8.4.2 “Select” 子菜单

“Select” 子菜单中的内容是已有存储项名称的列表，如图 8.30 所示。通过点击存储项的名称，可以把该存储项中的表达式读入到“Calculator”的缓存中。

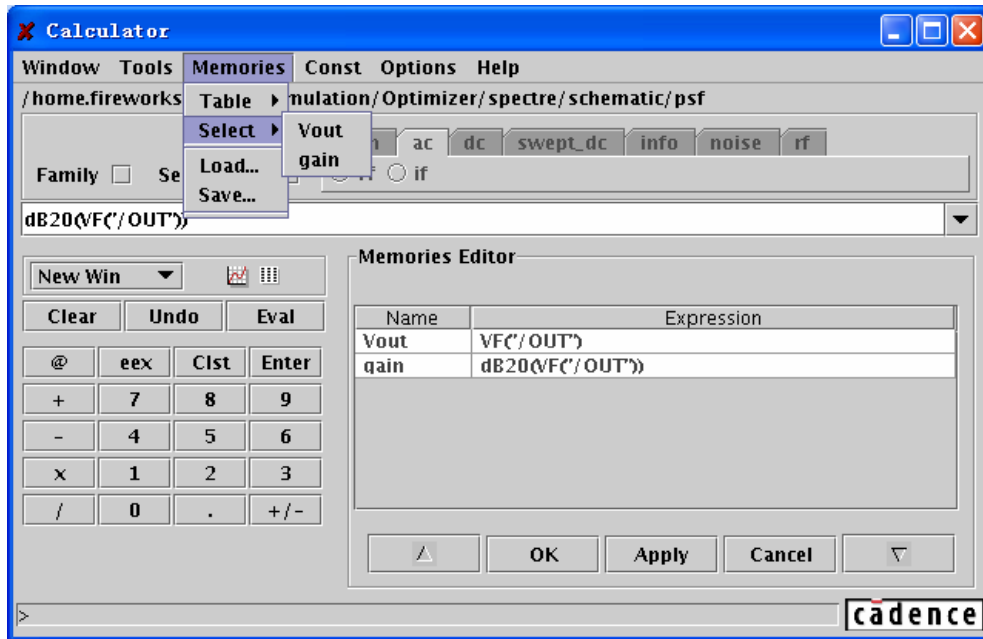


图 8.30 已有存储项名称的列表

8.4.3 “Save...” 子菜单

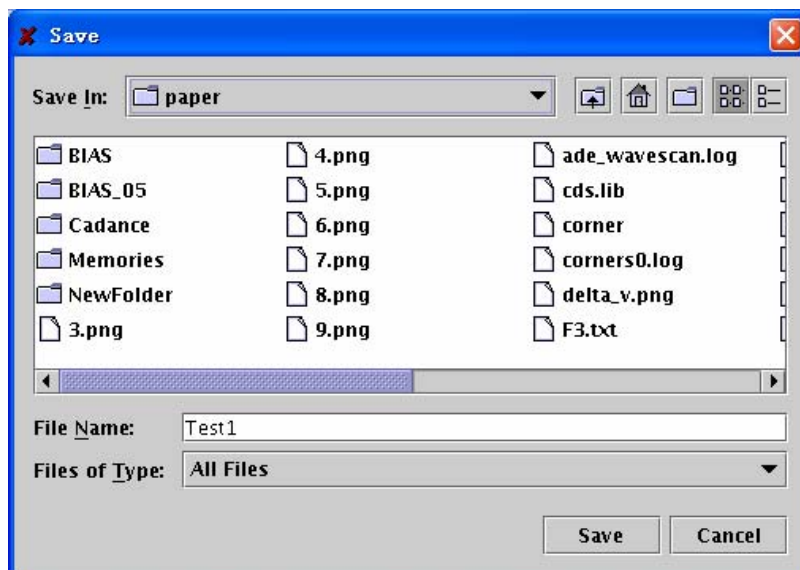


图 8.31 “save...”子

点击“Save...”子菜单，“Save”窗口弹出，如图 8.31 所示。在“Save In”下拉菜单，以及下面文件列表中选择合适的存储路径。在“File Name”中填入保存文件的名称。文件内容是按照 SKILL 语言写成的命令。对应上文中存储器中的内容。保存文件中的内容为：

```
armSetCalcMemory( "Vout" "VF(\\OUT\\)" )  
armSetCalcMemory( "gain" "dB20(VF(\\OUT\\))" )
```

8.4.4 “Load...”子菜单

点击“Load...”子菜单，“Open”窗口弹出，如图 8.32 所示。在该窗口中选择保存文件，点击“Open”完成读取。

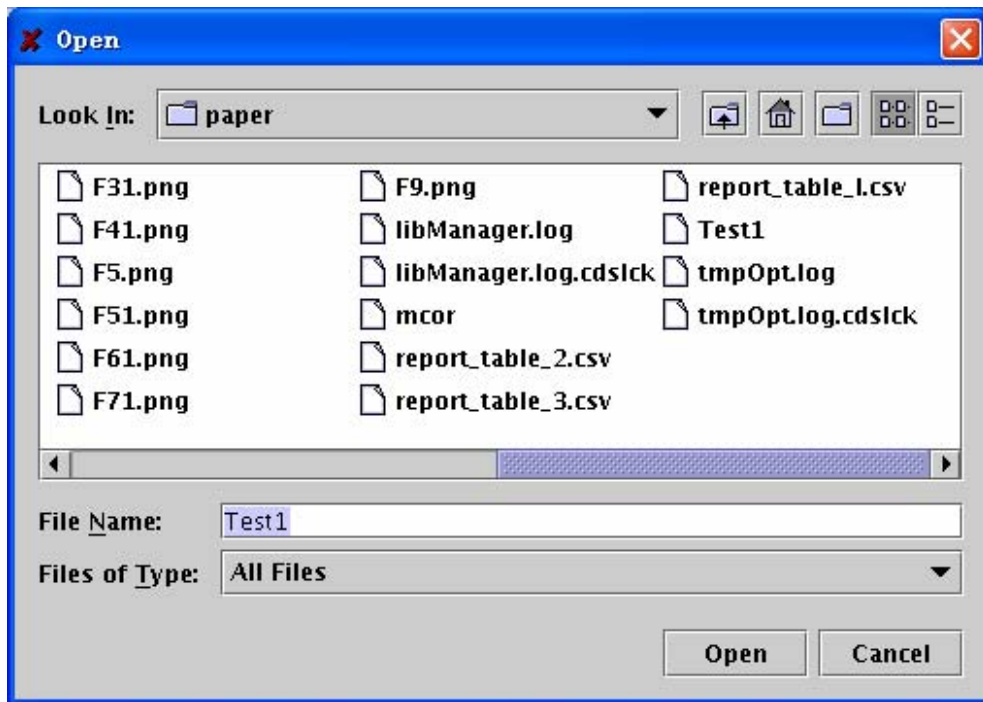


图 8.32 “Load...”子菜单窗口

8.5 函数

在“Calculator”中有很多函数，可以对数据进行大量的处理，从而获得有用的信息。只需要点击函数窗口中相的函数明，就可以对当前缓存中的表达式使用相应的函数。在下面的章节中将针对使用“RPN”模式的“Calculator”，介绍一些常用实用的函数，及其实用方法。

8.5.1 简单函数

表 8.3 中的这些函数适合缓存中只有一个表达式的情况。

表 8.3 “Calculator” 中的函数与功能

函数	功能	函数	功能
mag	取幅值	exp	e^x
phase	取幅角	10**x	10^x
real	取实部	x**2	x^2
imag	取虚部	abs	取绝对值
ln	取自然对数	int	取整
log10	以 10 为底取对数	1/x	取反
dB10	对功率表达式取 dB 值	sqrt	$x^{1/2}$
dB20	对电压电流取 dB 值		

8.5.2 作用两个表达式的函数和操作幅

?

在“RPN”模式中，一些函数或操作幅同时作用于缓存和堆栈中最上层的表达式。对于这些函数或操作幅而言，堆栈中的表达式永远在缓存中表达式的左边，具体内容见表 8.4。在表 8.4 中，堆栈中最上层表达式用“stack”表示，缓存中的表达式用“buffer”表示。

表 8.4 堆栈和缓存的表达式

函数	功能
y**x	stack ^{buffer}
+	stack + buffer
-	stack - buffer
*	stack * buffer
/	stack / buffer

8.5.3 三角函数

“Calculator”中也有三角函数。包括 sin, asin, cos, acos, tan, atan, sinh, asinh, cosh, acosh, tanh, atanh。这里不再重复这些函数的作用。

8.5.4 特殊函数

特殊函数对于分析仿真结果有很大的帮助。在选择某些特殊函数时，函数窗口将转换成对话

框，在其中填入该函数所需要的其它数据，如图 8.33 所示。其余的特殊函数直接作用于缓存中的表达式。

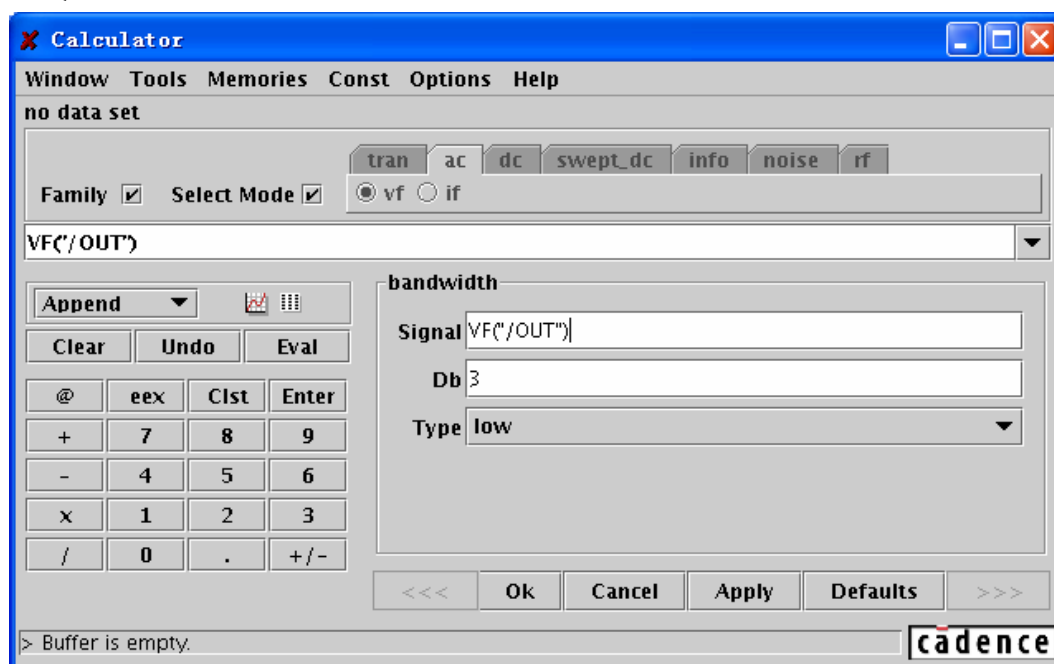



图 8.33 特殊函数的设定

例如通过以下步骤可以求一个电流在整个仿真范围内的平均值。

- 1) 采用 8.2.2.2 中所讲述的方法，将所需要的端口电流表达式捕捉到“Calculator”的缓存中；
- 2) 在函数窗口中点击“average”函数；
- 3) 点击“”，输出电流的平均值。

8.5.4.1 “average”函数

“average”函数用来计算整个仿真范围内波形的平均值。“average”的定义是在范围 x 内对表达式 $f(x)$ 进行积分，然后除以范围 x 。例如，如果 $y=f(x)$ ，那么 $\text{average}(y)$ 为

$$\frac{\int_{\text{from}}^{\text{to}} f(x) dx}{\text{to} - \text{from}}$$

。其中“to”和“from”是“ADE”中设置的仿真范围起始和结束值。如果需要选择不同的求平均值范围，可以配合使用“clip”函数，详见 8.5.4.3。

8.5.4.2 “bandwidth”函数

“bandwidth”函数计算“Calculator”缓存中表达式的带宽。注意：输入表达式必须是直接对应电压值，而不是经过“dB20”处理过的数值。具体操作步骤如下：

- 1) 采用 8.2.2.2 中所讲述的方法，将所需要的节点电压表达式捕捉到“Calculator”的缓存中；
- 2) 在函数窗口中点击“bandwidth”函数。然后函数窗口将变为如图 8.33 所示的“bandwidth”

对话框。

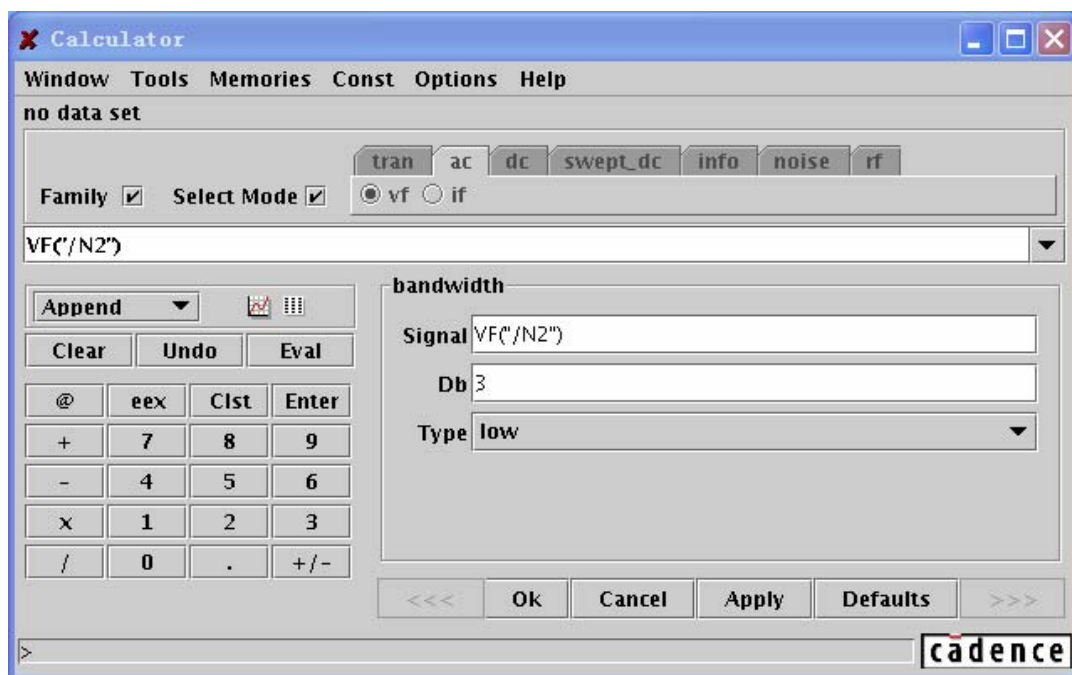



图 8.33 “bandwidth” 的计算设定

- 3) 在 “bandwidth” 对话框中：
 - “Signal” 栏中填入的是需要处理的节点电压表达式。通过上述方法，该栏值将直接从 “Calculator” 的缓存中获得。也可以按照 SKILL 语法规则输入其它的节点电压表达式。
 - “Db” 栏填入的是带宽频率上的值距峰值的距离，数据采用 “dB” 模式。
 - “Type” 下拉菜单中，有如下三个选项。
 - “low”：计算低通模式下的带宽；
 - “high”：计算高通模式下的带宽；
 - “band”：计算带通模式下的带宽。
- 4) 点击 “OK”，完成对 “bandwidth” 函数的设置。
- 5) 点击 “”，输出电流的平均值。

8.5.4.3 “clip” 函数

“clip” 函数用来重新确定 “Calculator” 缓存中表达式的输出范围。具体操作步骤如下：

- 1) 采用 8.2.2.2 中所讲述的方法，将所需要的节点电压表达式捕捉到 “Calculator” 的缓存中；
- 2) 在函数窗口中点击 “clip” 函数。然后函数窗口将变为如图 8.34 所示的 “clip” 对话框。

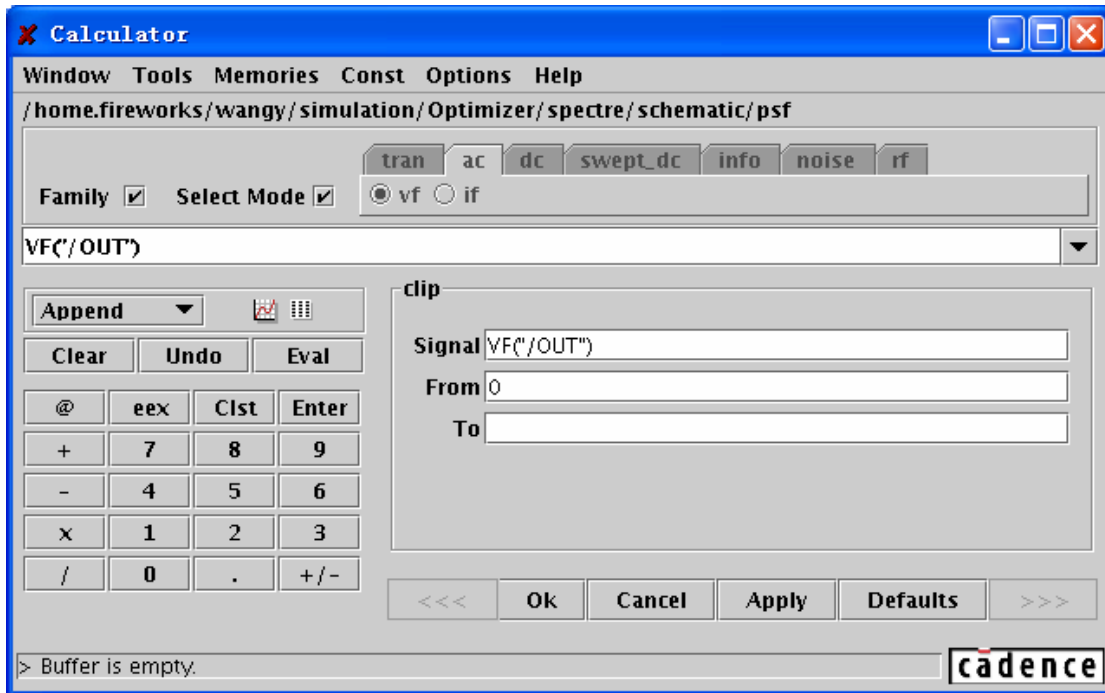



图 8.34 “clip” 的设置窗口

- 3) 在“From”和“To”栏中填入新的输出范围。
 注意：假如新的范围大于仿真范围，那么多出的范围内，那么“Calculator”将输出仿真扫描范围内，最靠近该数值的坐标点上的表达式的值。例如，对于表达式 $f(x)$ ，仿真的扫描范围是“10~100”，而“clip”确定的新的范围是“1~200”。那么在“1~10”的范围内的值为 $f(10)$ ，在“100~200”的范围内的值为 $f(100)$ 。
- 4) 点击“OK”完成对“clip”函数的设置。
- 5) 点击“”输出处理后的波形

8.5.4.4 “convolve”函数

“convolve”函数用来实现两个表达式间的卷积，具体操作步骤如下：

- 1) 在函数窗口中点击“convolve”函数。然后函数窗口将变为如图 8.35 所示的“convolve”对话框；

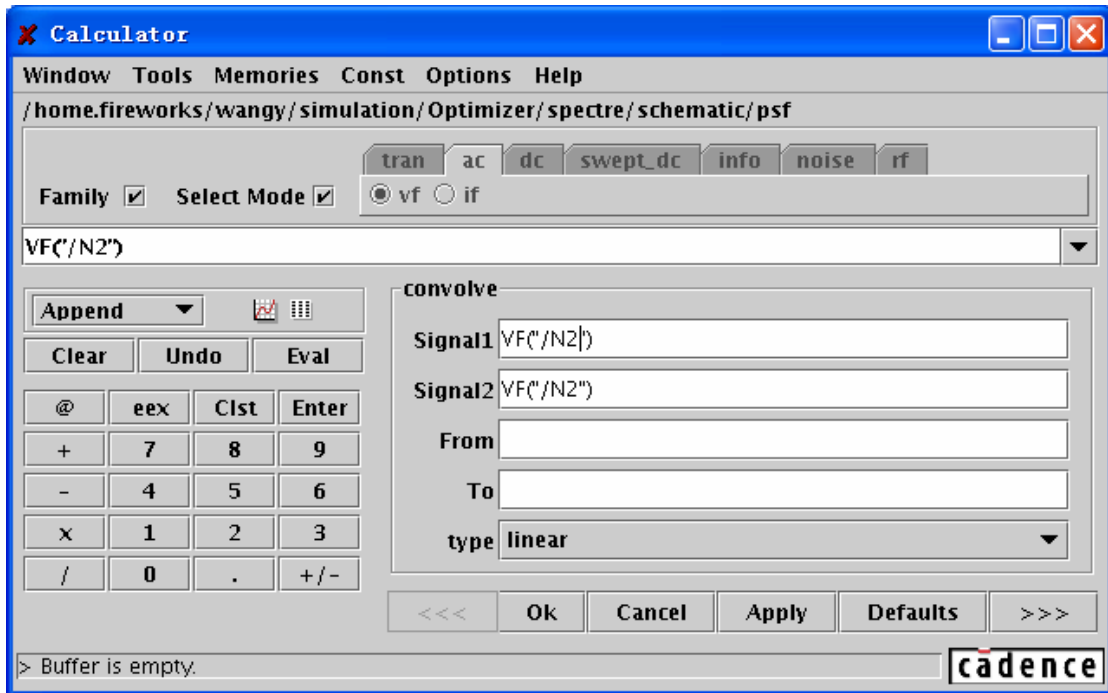



图 8.35 “convolve” 函数设定窗口

- 2) 在“Signal1”和“Signal2”栏中填入需要计算卷积的两个表达式。软件默认在这两栏中填入当前“Calculator”缓存中的表达式。因此需要按照 SKILL 语法规则填入需要的两个表达式；
- 3) 在“From”和“To”中填入卷积范围；
- 4) “type”中选择的是卷积式的步进方式，有“linear”和“log”两种选项；
- 5) 点击“OK”完成对“convolve”函数的设置；
- 6) 点击“”输出卷积后的波形；

卷积的定义为：
$$\int_{from}^{to} f1(s)f2(t-s)ds$$
。其中 $f1(s)$ 和 $f2(t-s)$ 分别代表“Signal 1”和“Signal 2”中的两个表达式。

注意：“convolve”函数对数据的大小敏感，可能需要较长的计算时间。

8.5.4.5 “cross” 函数

“cross”函数计算了表达式第 n 次穿过特定形式波形边沿阈值时的 x 轴坐标。具体步骤操作如下。

- 1) 采用 8.2.2 中所讲述的方法，将所需要的表达式捕捉到“Calculator”的缓存中。
- 2) 在函数窗口中点击“cross”函数。然后函数窗口将变为如图 8.36 所示的“cross”对话框。

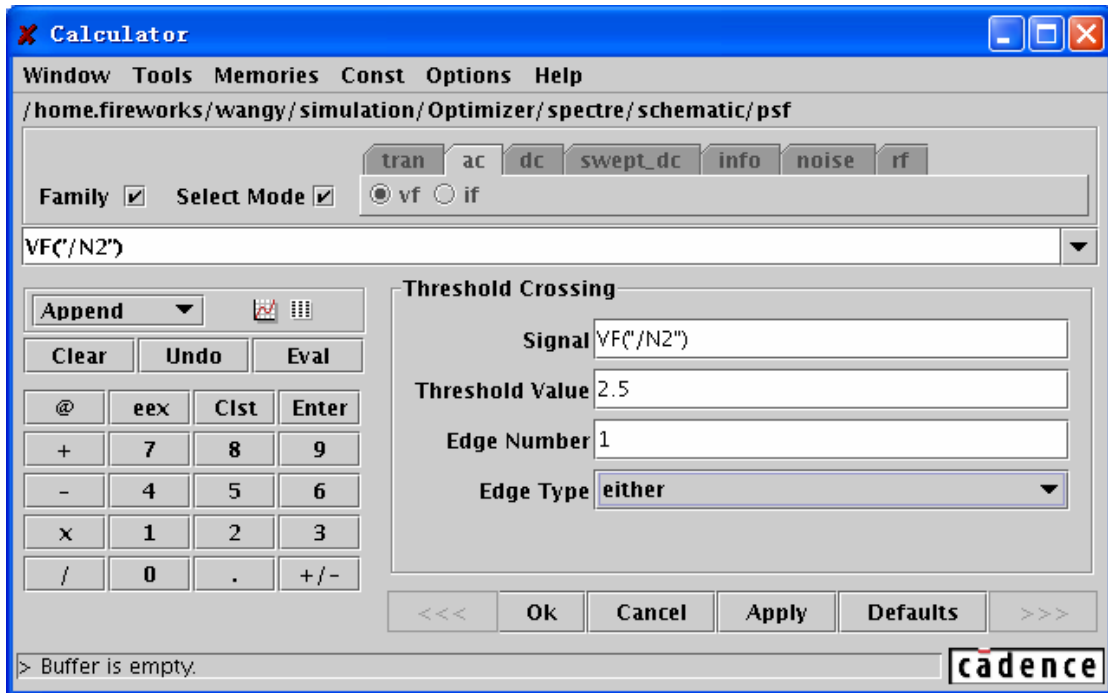

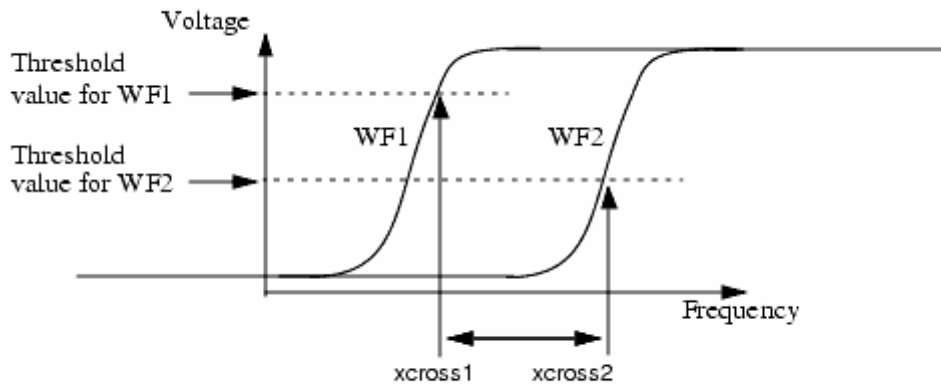


图 8.36 “cross” 函数计算设定窗口

- 3) 在“cross”对话框中：
 - “Signal” 栏中填入的是需要处理的节点电压表达式。通过上述方法，该栏值将直接从“Calculator”的缓存中获得。也可以按照 SKILL 语法规则输入其它的节点电压表达式。
 - “Threshold Value” 栏中填入的是阈值。
 - “Edge Number” 栏中填入的是穿越特定形式波形边沿的次数。
 - “Edge Type” 下拉菜单有以下选项：
 - “rising”：上升沿。
 - “falling”：下降沿。
 - “either”：上升或下降沿。
- 4) 点击“OK”。完成对“cross”函数的设置。
- 5) 点击“”，输出电流的平均值。

8.5.4.6 “delay” 函数

如图 8.37 所示，“delay” 函数利用“cross” 函数，计算两个表达式分别穿过特定值时的时间差。



$$\text{delay} = \text{xcross2} - \text{xcross1}$$

图 8.37 计算两个表达式分别穿过特定值时的时间差

具体操作步骤如下：

- 1) 在函数窗口中点击“delay”函数。然后函数窗口将变为如图 8.38 所示的“delay”对话框。

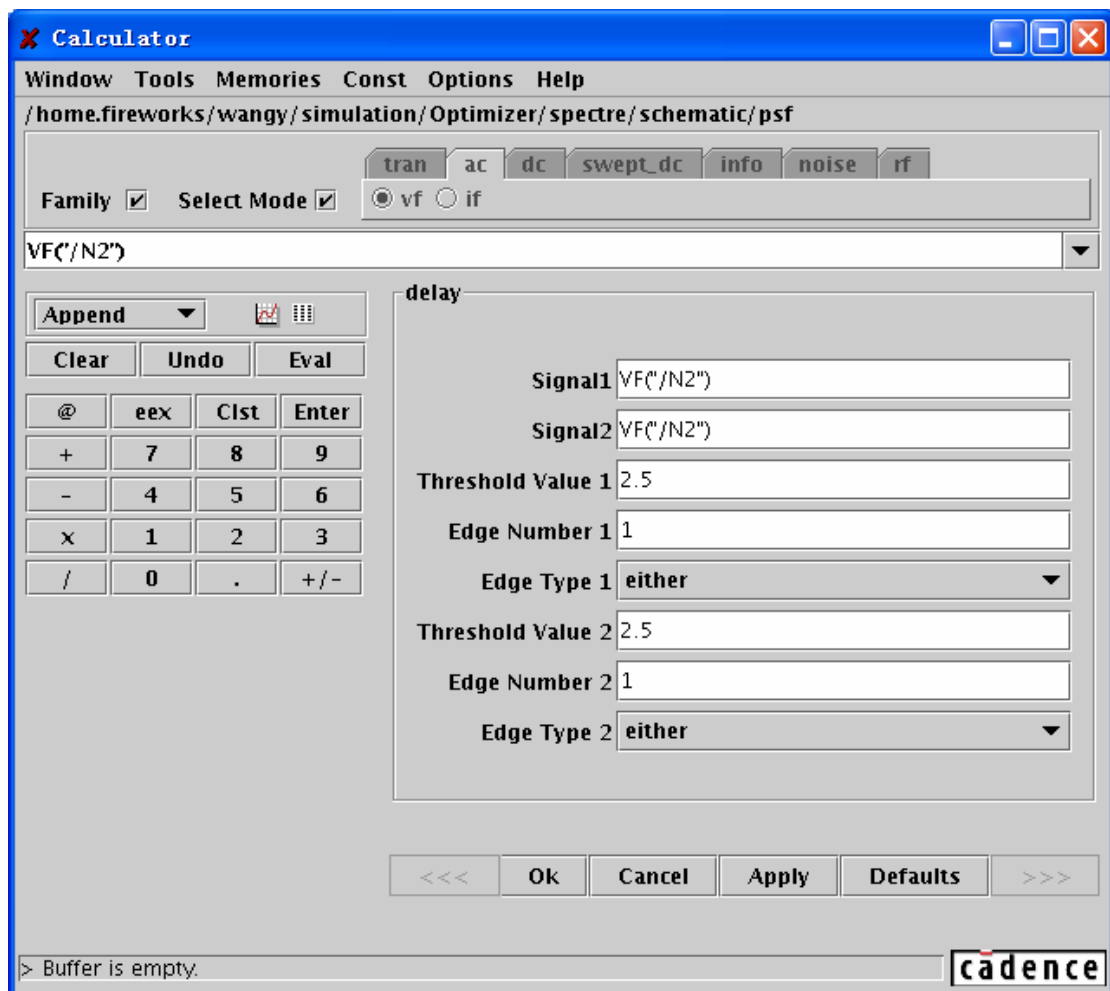




图 8.38 “delay”函数的设置

- 2) 在“Signal1”和“Signal2”栏中填入需要计算卷积的两个表达式。软件默认在这两栏中填入当前“Calculator”缓存中的表达式。因此需要按照 SKILL 语法规则填入需要的两个表达式。
- 3) 按照 8.4.5.5 中的方法，完成针对两个表达式的“cross”函数设置。
- 4) 点击“OK”，完成对“delay”函数的设置。
- 5) 点击“”，输出延时值。

8.5.4.7 “deriv” 函数

“deriv”函数用来对“Calculator”缓存中的表达式求微分。在函数窗口中选择“deriv”函数，然后点击“”输出微分后的表达式波形。

8.4.5.8 “gainBwProd” 函数

“gainBwProd”函数计算表达式的增益带宽积。它要求“Calculator”缓存中的表达式是一个频率响应，并且拥有足够大的频率扫描范围。增益带宽积通过如下的公式计算：

$$\text{gainBwProd}(\text{gain}) = A_0 * f_2,$$

其中 A_0 是直流增益， f_2 是增益大小为 $1/(2^{1/2})$ 时的最小频率。

8.4.5.9 “gainMargin” 函数

“gainMargin”函数给出“Calculator”缓存中的频率响应表达式相移为 180 度时的增益大小（dB 值）。

8.4.5.10 “iinteg” 函数

“iinteg”函数对“Calculator”缓存中的表达式对 X 轴上的变量进行不定积分。积分结果可以在“Waveform”窗口中显示。

8.4.5.11 “integ” 函数

“integ”函数对“Calculator”缓存中的表达式对 x 轴上的变量进行定积分。积分结果是波形曲线在规定范围内和 x 轴所包围的范围。具体步骤如下：

- 1) 采用 8.2.2 中所讲述的方法，将所需要的表达式捕捉到“Calculator”的缓存中。
- 2) 在函数窗口中点击“integ”函数。然后函数窗口将变为如图 8.39 所示的“integ”对话框。

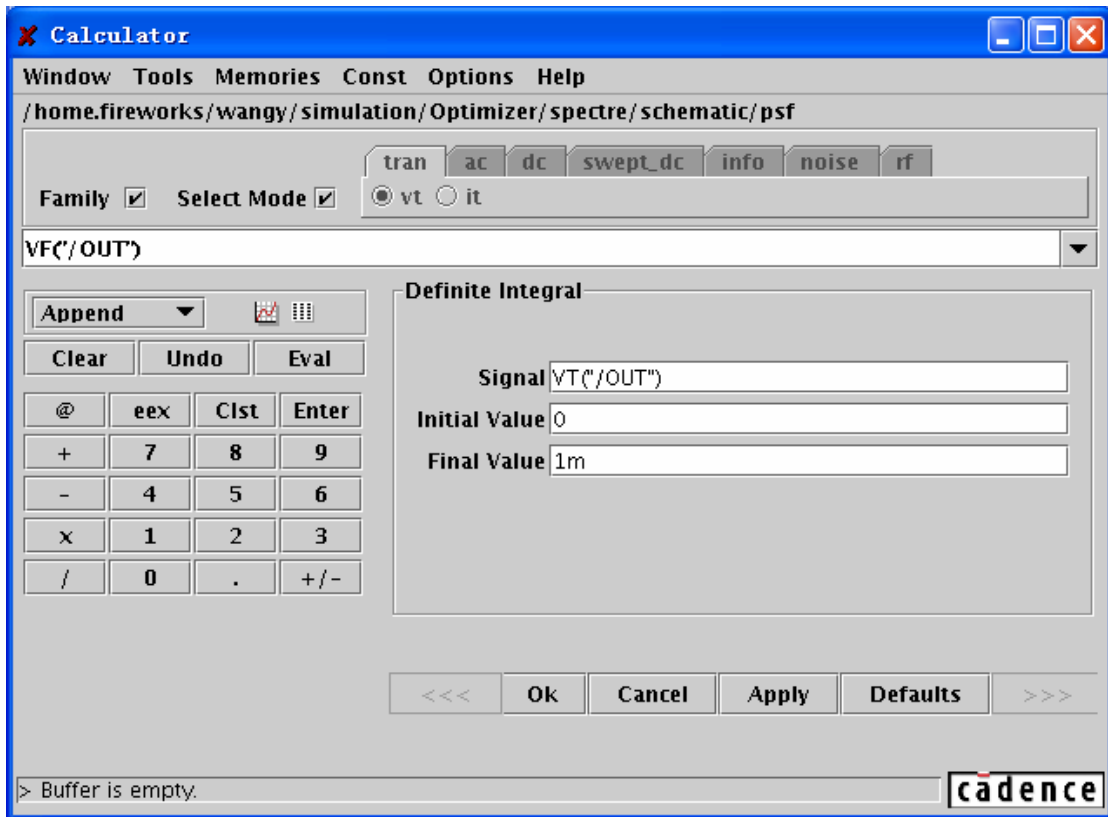



图 8.39 “integ”函数的设定

- 3) 在“Initial Value”和“Final Value”中填入定积分的开始和结束值。
注意：上述两个值必须同时定义，或者都不定义。当没有限定定积分范围时，“integ”函数将自动将积分范围设置为整个扫描范围。
- 4) 点击“OK”，完成“integ”函数设置。
- 5) 点击“”，输出积分结果。

8.4.5.12 “lshift”函数

“lshift”函数将“Calculator”缓存中的表达式平移后输出到“Waveform”窗口中。平移量在“lshift”对话框的“Delta X”栏中设置，如图 8.40 所示。正值表示向左平移，负值表示向右平移。

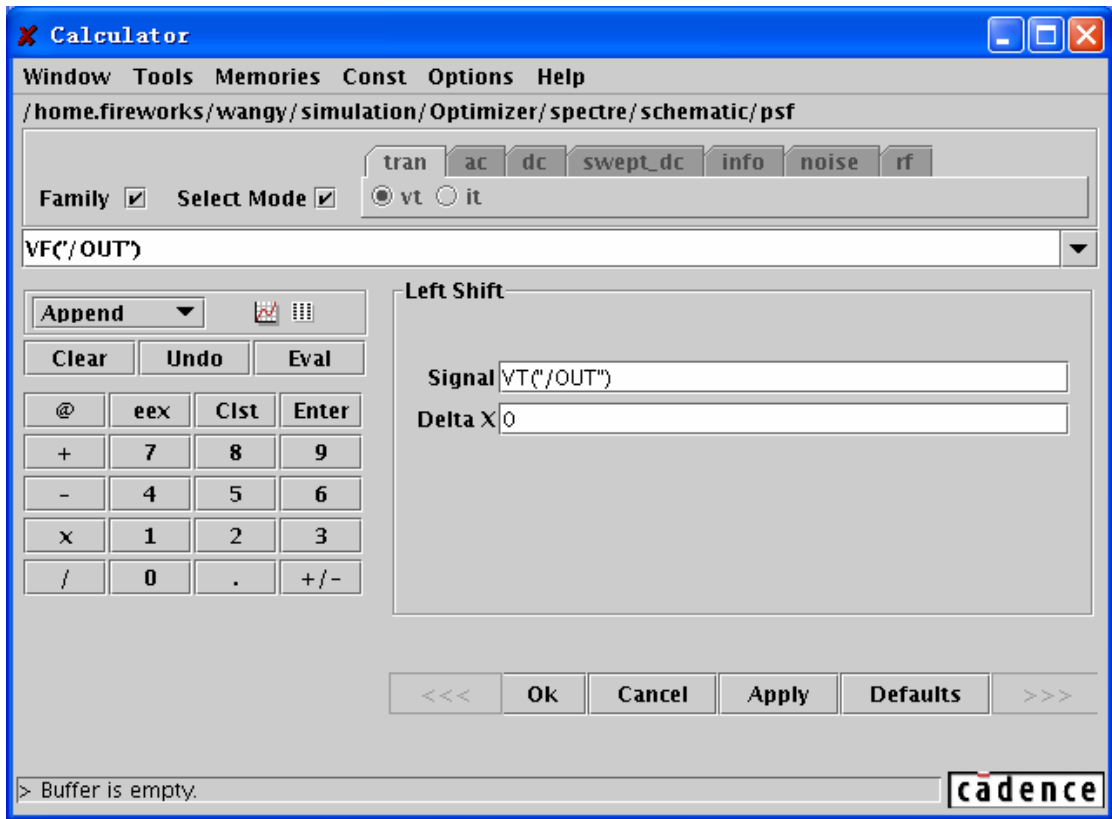


图 8.40 “lshift” 函数的设定

8.4.5.13 最大值、最小值函数

“Calculator”中有求最大值和最小值的函数，分别针对 X 轴和 Y 轴上的数据，这些函数为：“xmax”，“xmin”，“ymax”，“ymin”。

8.4.5.14 “overshoot” 函数

“overshoot”函数将计算“Calculator”缓存中的表达式的过冲值相对跳变值的比例。假如表达式的峰值为 M，跳变初始值为 I，跳变结束值为 F，如图 8.41 所示。那么“overshoot”函数的计算为：

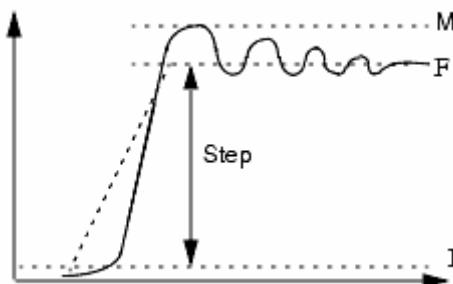


图 8.41 “overshoot” 的计算

$$\text{overshoot} = \frac{(M - F) * 100}{F - I}$$

具体操作步骤如下：

- 1) 采用 8.2.2 中所讲述的方法，将所需要的表达式捕捉到“Calculator”的缓存中。
- 2) 在函数窗口中点击“integ”函数。然后函数窗口将变为如图 8.42 所示的“integ”对话框。

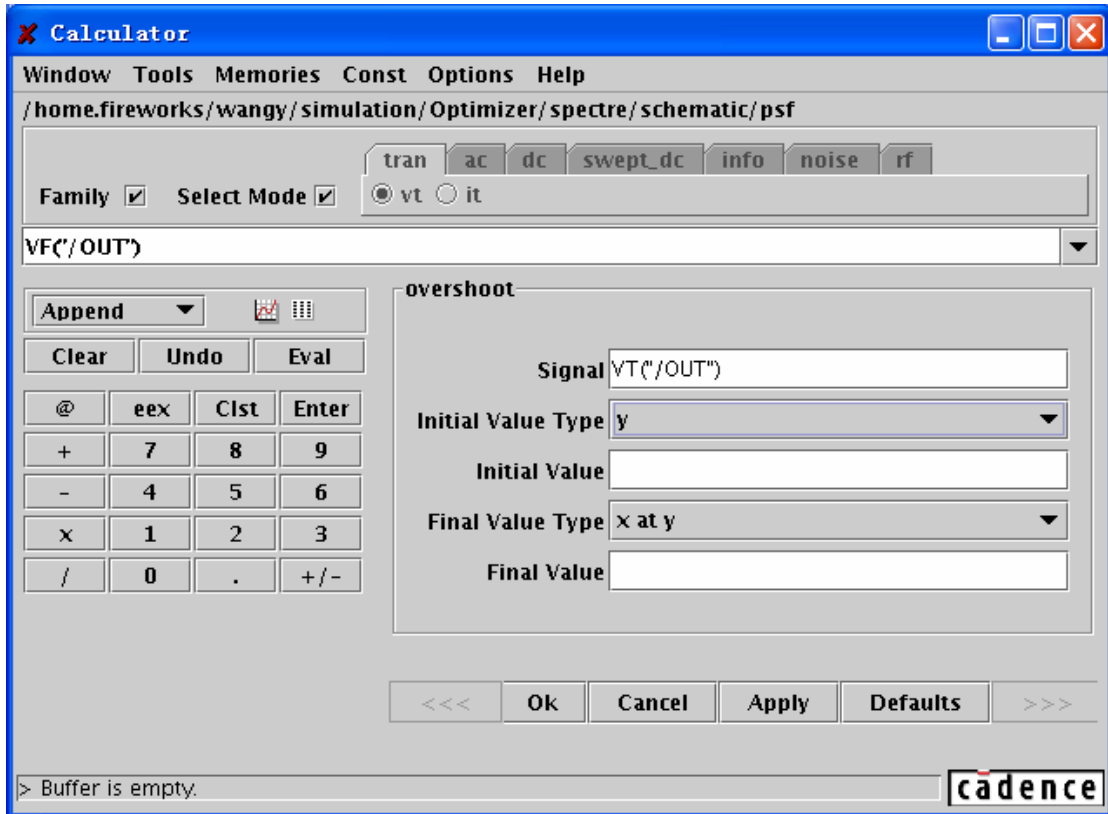



图 8.42 “integ”函数的设定

- 3) 如果“Initial/Final Value Type”中选择的是“y”，则直接在“Initial/Final Value”中填入表达式跳变前后的值。
如果“Initial/Final Value Type”中选择的是“x at y”，则直接在“Initial/Final Value”中填入响应的 X 轴坐标值，用来标明表达式跳变前后的时间。系统自动根据 X 轴左边计算出响应得 y 值。
- 4) 点击“OK”完成“overshoot”函数的设置。
- 5) 点击“”，输出结果。

8.5.4.15 “phaseMargin”函数

“phaseMargin”函数可以计算“Calculator”缓存中的表达式的相位裕度。但是要求表达式是一个频率响应。

第 9 章 参变量分析 (Parametric Analysis)

9.1 “Parametric Analysis” 的意义和作用

“Parametric Analysis” 在电路设计和验证过程中是一个很实用的工具。它允许设计者对器件参数、电路参数进行赋值。这种赋值可以是对一个变量在一定范围内赋多个值，也可以是对多个变量进行多组的同时赋值。然后，对电路在这些特定值或者特定值组合上的性能进行分析。分析的结果将在波形窗口以一组曲线的形式输出，曲线的个数等于“Parametric Analysis”中赋值的次数。

“Parametric Analysis” 需要将所需要赋值的参数在电路图上以“变量 (Variable)” 的形式表明，以区别于其它固定值。

注意：“Parametric Analysis” 是一个实时的仿真方法，每次仿真的时候都将从电路图中获取数据，因此在“Parametric Analysis” 仿真过程中，改变电路设置，将会引起“Parametric Analysis” 的不准确。

本章将以 MOS 管的阈值电压和温度以及 MOS 管尺寸之间的关系为例，说明“Parametric Analysis” 的实用方法。

9.2 “Parametric Analysis” 的仿真环境设置

“Parametric Analysis” 的仿真环境、仿真类型、输出结果的设置直接从“Analog Design Environment (ADE)” 中获得。

首先，我们绘制一个简单的电路图，包含一个二极管连接的 NMOS 管，和一个电压源。我们将电压源的大小，和 NMOS 管的宽和长设为变量：“VDD”，“W_N”，“L_N”，电路如图 9.1 所示。

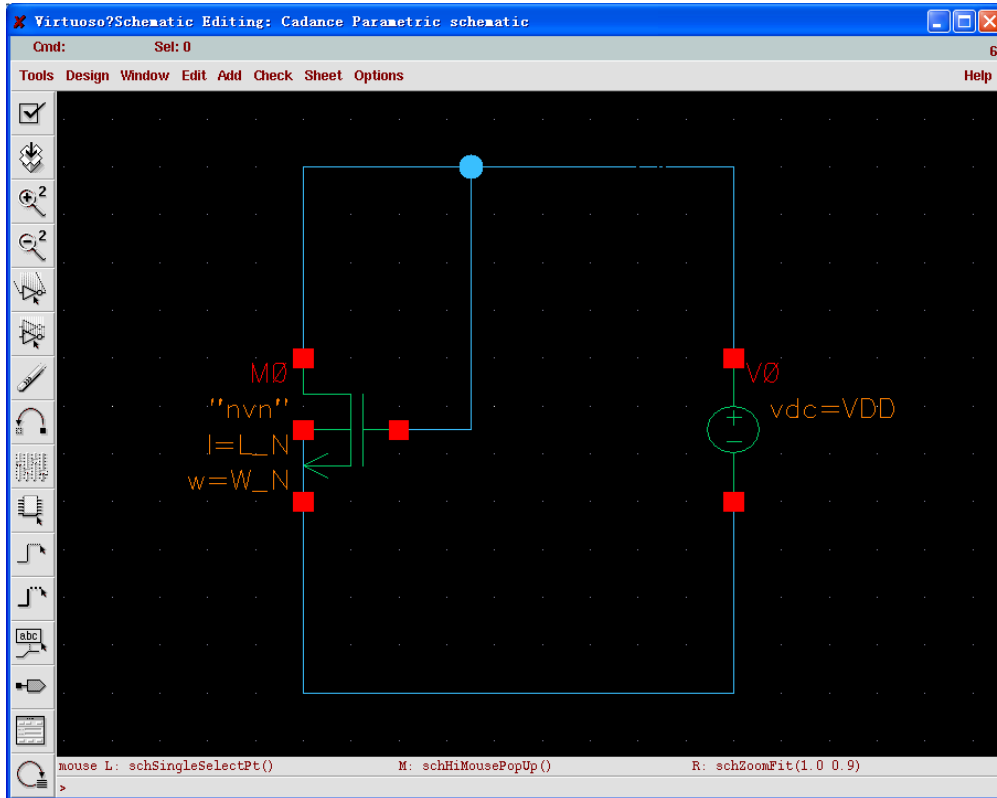


图 9.1 “Parametric Analysis” 例

打开“Analog Design Environment (ADE)”窗口。按照第 1 章讲述的方法，设置好库文件，从电路图中获得变量名并赋与一个初始值。在仿真类型里面选择“dc”，然后选择保留直流工作点。这样仿真器将会计算电路在各个变量等于初始值的时候，各个器件的直流工作点，对于 MOS 管，将包含跨导、阈值电压等信息。因为在每次“dc”仿真的时候，直流工作点只计算一次，因此没有办法观察到 MOS 管阈值电压随温度变化的连续曲线。下面我们将利用参变量分析，来获得 MOS 管阈值电压的温度曲线。ADE 的设置如图 9.2 所示。为了保证参变量分析能够顺利运行，建议在参变量分析之前，先进行一次仿真，保证各个设置都是正确的。

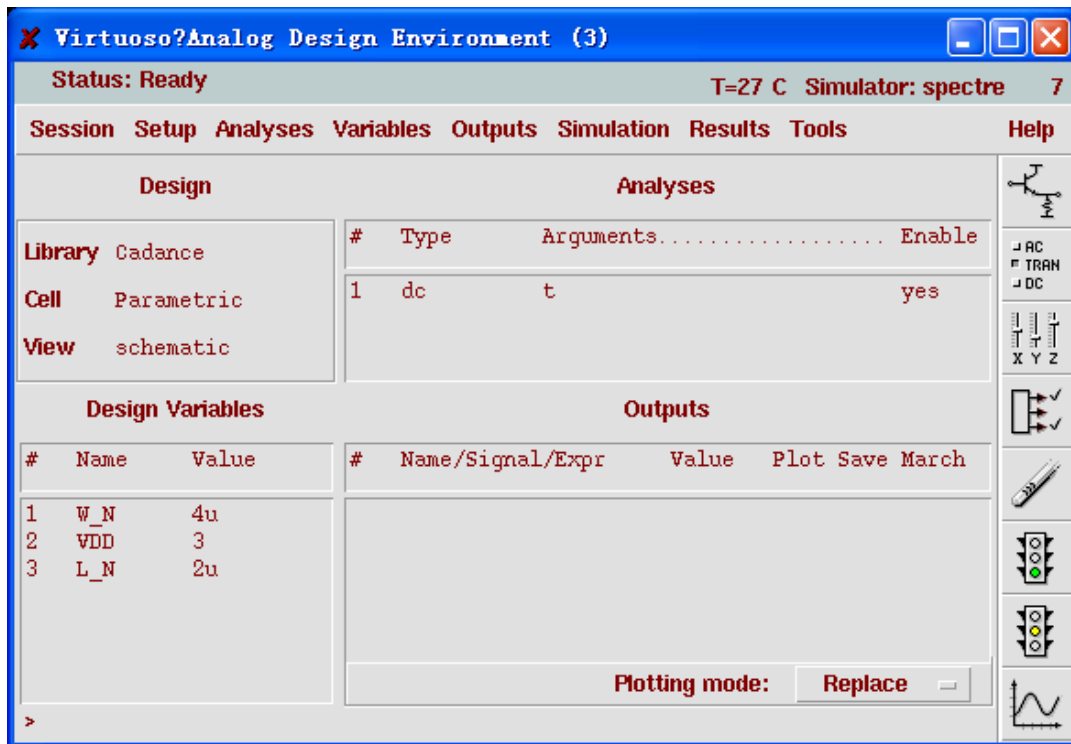


图 9.2 在“Analog Design Environment”中设置仿真参变量

9.3 “Parametric Analysis”的启动

在 ADE 中选择“Tools”→“Parametric Analysis”，如图 9.3 所示。这时“Parametric Analysis”窗口将会弹出，如图 9.4 所示。

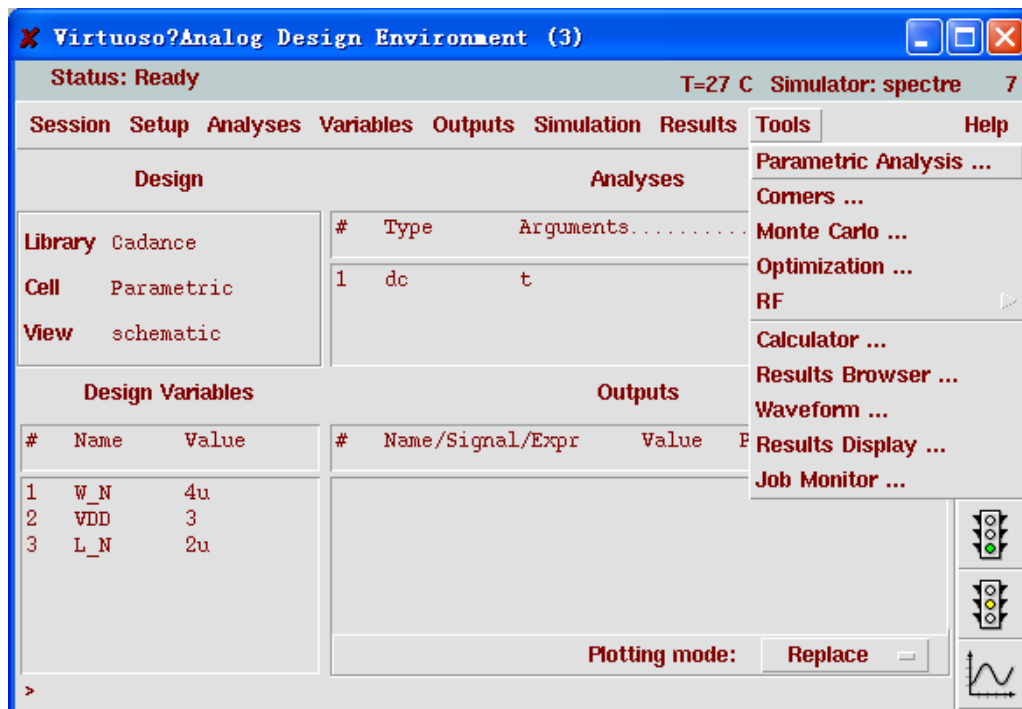


图 9.3 在 ADE 中选择“Parametric Analysis”

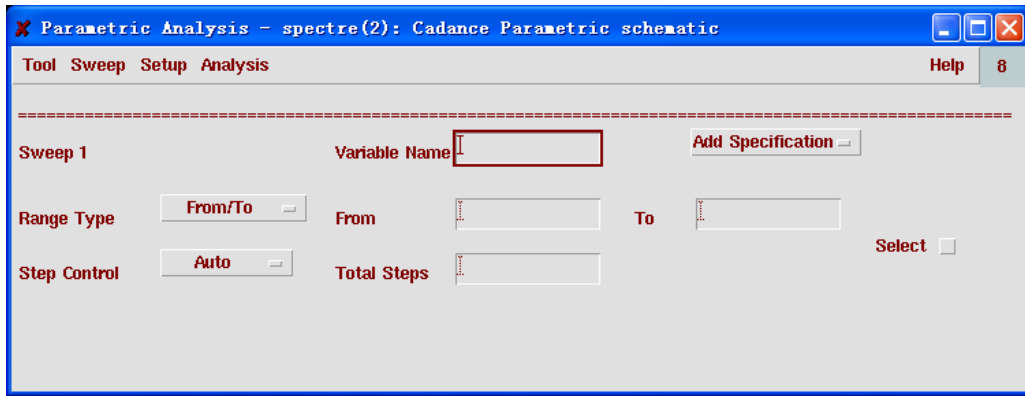


图 9.4 “Parametric Analysis” 的设置

图 9.5 列出了 “Parametric Analysis” 的所有下拉菜单，它们的功能将在后文一一列出。

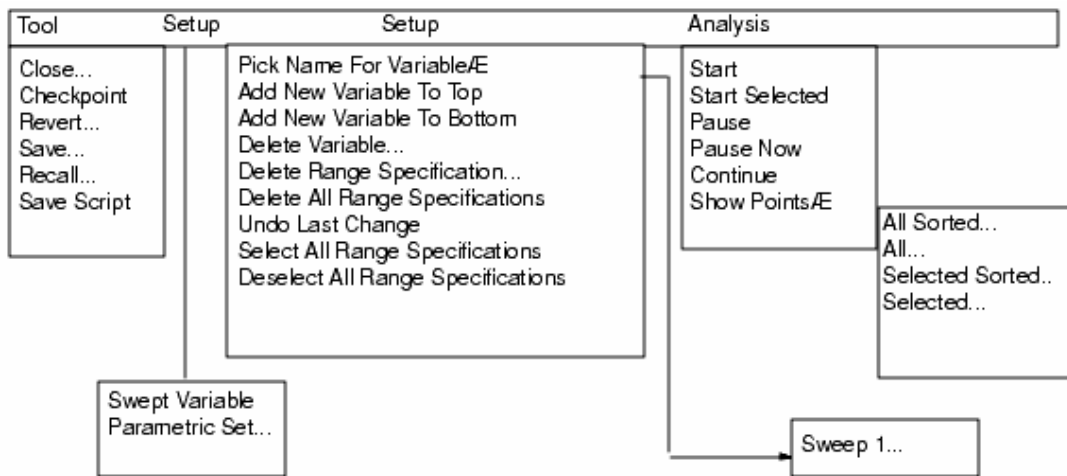


图 9.5 “Parametric Analysis” 设置窗口中的所有下拉菜单

9.4 “Parametric Analysis” 的设置

9.4.1 “Parametric Analysis” 中获得变量

我们要获得 MOS 管阈值电压的温度曲线，因此需要把温度作为扫描的变量。在参变量扫描窗口打开的时候，就有一个默认的空缺扫描，我们通过以下步骤，将温度作为变量加入到扫描中：

1. 选择 “Setup” → “Pick Name For Variable” → “SweepN”。如果现在只有一个扫描，那么 “Sweep1” 是唯一的选择，如图 9.6 所示。

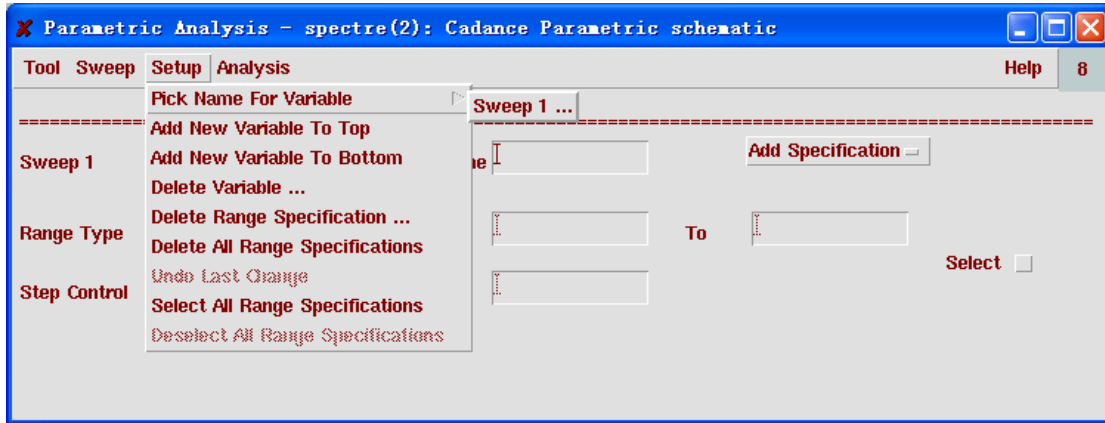


图 9.6 扫描变量的设定

2. 在新的弹出窗口里面选择“temp”作为该扫描的变量，并点击“OK”，如图 9.9 所示。这样得到图 9.8。

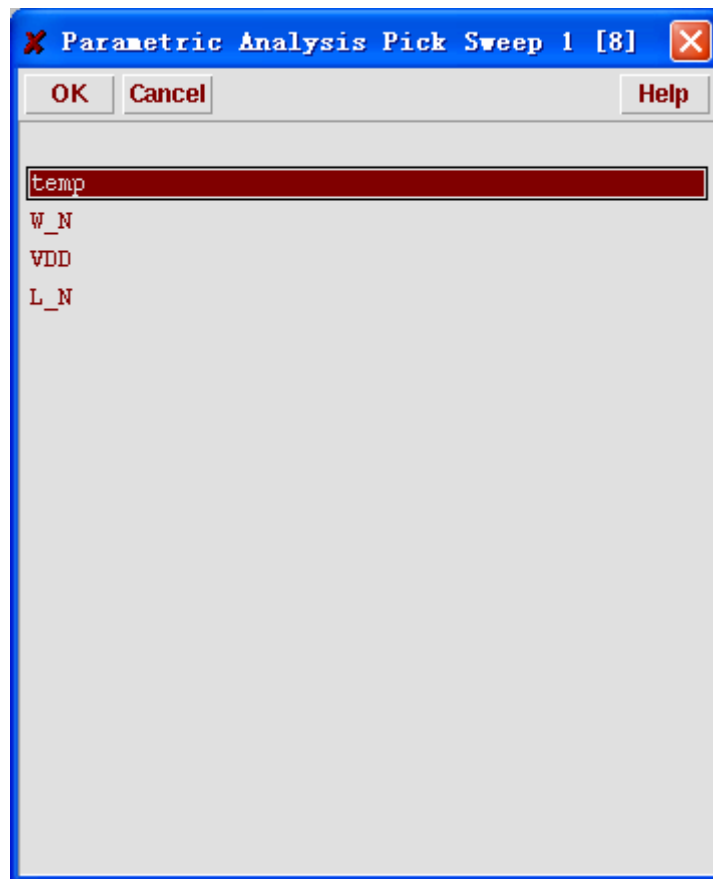


图 9.9 选择“temp”温度为扫描变量

注意：在弹出窗口里，只有在 ADE 中声明的变量才会显示出来。“temp”是作为系统默认的变量存在的。此时“temp”在“Variable Name”栏中显示出来。

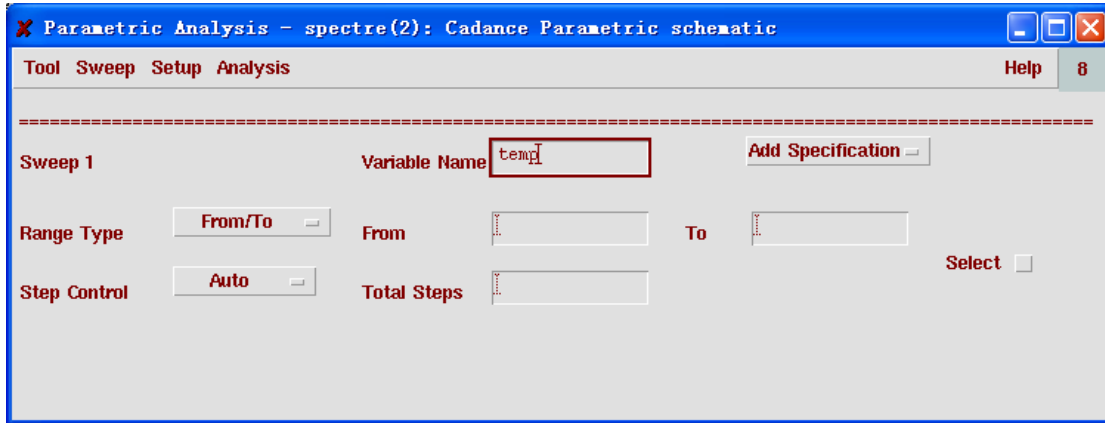


图 9.8 对扫描变量“temp”的设置

9.4.2 设置变量的变化范围

接下来选择“Range Type”。“Range Type”有三种类型：

- “From/To”：从 A 值开始，到 B 值结束，从而确定一个范围。
- “Center/Span”：以 A 值为中心，以 B/2 值为正负方向的变化量，确定一个范围。例如“Center=100，Span=20”，等同于“From=90，To=110”
- “Center/Span%”：以 A 值为中心，以 A*(B/2)%为正负方向的变化量，确定一个范围。例如“Center=100，Span%=40”，等同于“From=80，To=120”。

这里选择“From/To”模式，范围从-20⁰C到20⁰C，如图9.9所示。

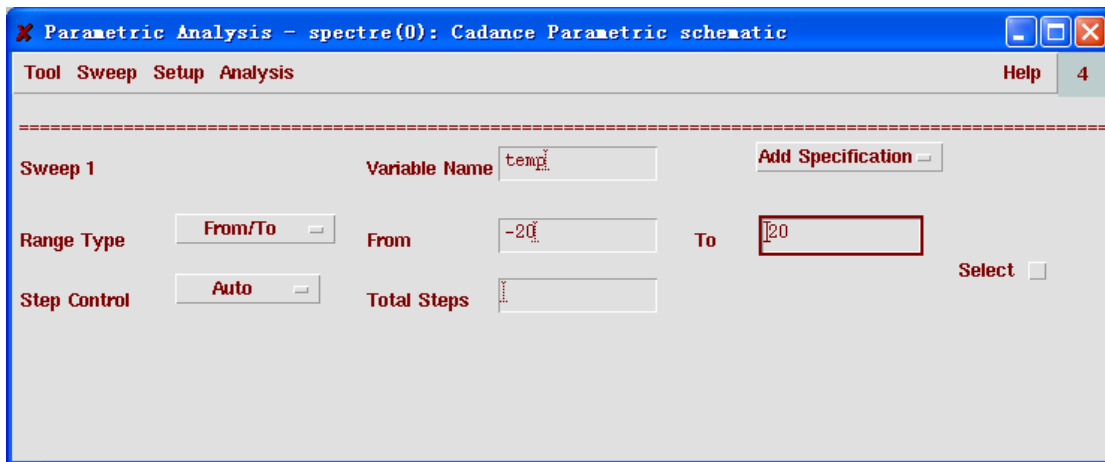


图 9.9 对“temp”扫描范围的确定

接着选择“Step Control”方式，“Step Control”有以下几种方式：

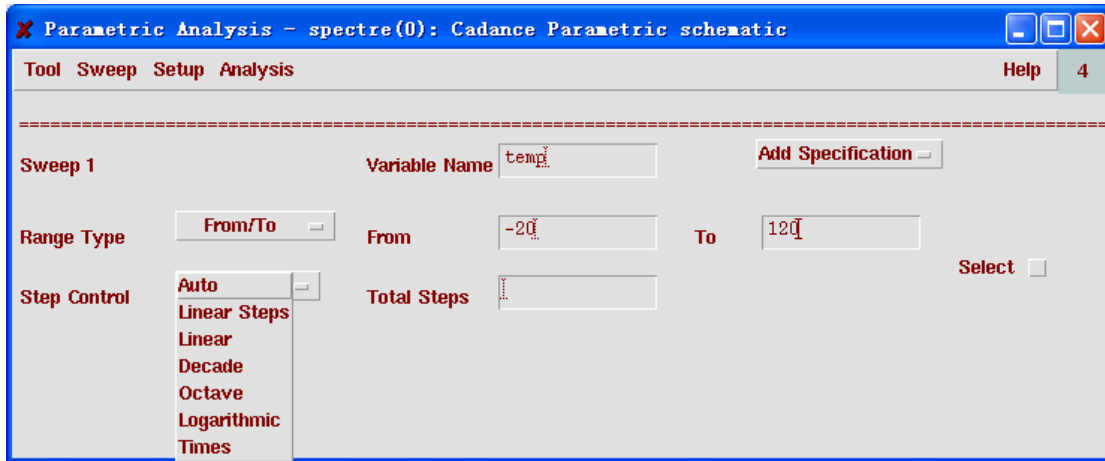


图 9.10 “Step Control” 的设置

- “Auto”：软件自动选择合适的方式，用户选择总共需要多少个仿真点；当扫描范围的最大值和最小值的比大于 50 时，将采用对数的方式分配仿真点；如果比值小于 50 将采用线性的方式扫描。
- “Linear Step”：按照用户设定的步进，扫描整个范围；
- “Linear”：按照用户设定的仿真点数，平均划分仿真范围；
- “Decade”：用户将设置每 10 倍程内的点数，仿真点之间是倍乘关系，倍乘系数为 $10^{1/\text{steps per decade}}$ 。要求在“From/To”模式中，从小到大设置范围。例如：范围是：“From=1， To=10”，“Steps/Decade=5”，仿真点为：1，1.58489，2.51189，3.98109，6.30959，10；即： 10^0 ， $10^{0.2}$ ， $10^{0.4}$ ， $10^{0.6}$ ， $10^{0.8}$ ， 10^1 。
- “Octave”：用户将设置每 2 倍程内的点数，仿真点之间是倍乘关系，倍乘系数为 $2^{1/\text{steps per octave}}$ 。要求在“From/To”模式中，从小到大设置范围。例如：范围是：“From=2， To=4”，“Steps/Decade=5”，仿真点为：2，2.2994，2.63908，3.03143，3.4822，4；即： 2^1 ， $2^{1.2}$ ， $2^{1.4}$ ， $2^{1.6}$ ， $2^{1.8}$ ， 2^2 。
- “Logarithmic”：用户设置总共的仿真点数，仿真点之间是倍乘关系，被乘系数为： $(\text{To}/\text{From})^{1/(\text{Steps}-1)}$ 。
- “Times”：用户设置被乘系数，仿真点之间是被乘关系。注意被乘系数不能是负数，并且要和范围的起始/结束点相配合。如果扫描是从小到大，那么被乘系数要大于 1，反之亦然。

我们在这里选择“Step Control”方式为“Linear Step”，规定“Step Size”为 1，即在每个整数温度点上做一次仿真。图 9.11 为设置好的窗口。

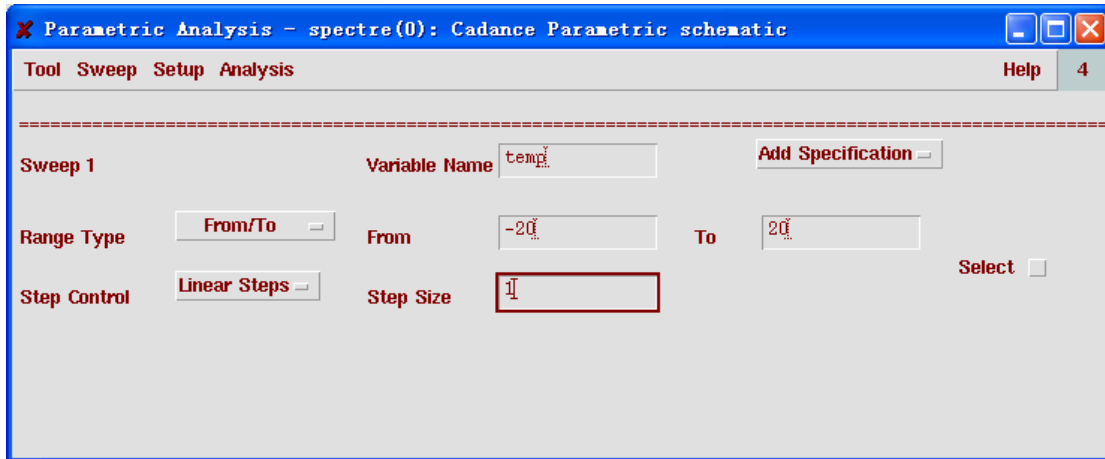


图 9.11 选择“Step Control”方式为“Linear Step”，规定“Step Size”为 1

9.4.3 给一个变量添加多个扫描范围

如果我们还想添加另外一个范围：40⁰C 到 100⁰C。也是在每个整数温度点上做一次仿真。点击“Add Specification”下拉菜单，选择“Range”，如图 9.12 所示。

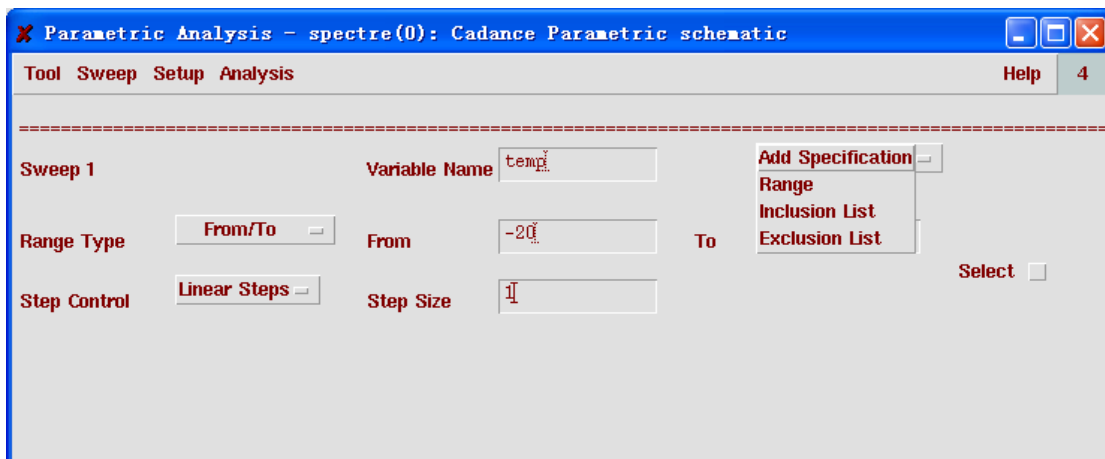


图 9.12 添加另外一个温度扫描范围

在图 9.13，我们可以看到在 Sweep1 中，有多了一个“Range Type”和“Step Control”供我们设置另一个扫描范围。我们这次选择“Range Type”为“Center/Span”，“Step Control”为“Linear”，“Total Steps”为 61。

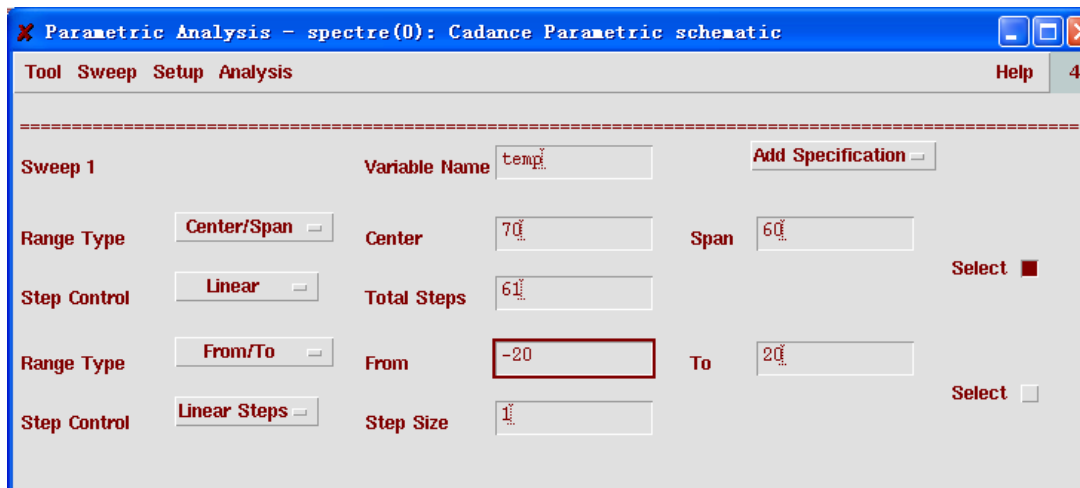


图 9.13 另一个温度扫描范围的设定

对于这两个范围，我们可以通过点击他们对应得“select”选项，来标识它们的选中的情况，以便在后面的分析时，可以分开处理。

9.5 查看仿真点

在进行参变量分析之前，我们可以查看我们选择的仿真点，如图 9.14 所示。选择“Analysis” → “Show Sweep Sets” → “All sorted”。这时如图 9.15 的一个弹出窗口将显示我们选择的参数和全部的仿真点。

- All Sorted : 显示全部仿真点，并按顺序排列
- All : 显示全部仿真点，不排序
- Select Sorted : 显示选中的范围，并排序
- Select : 显示选中的范围，不排序

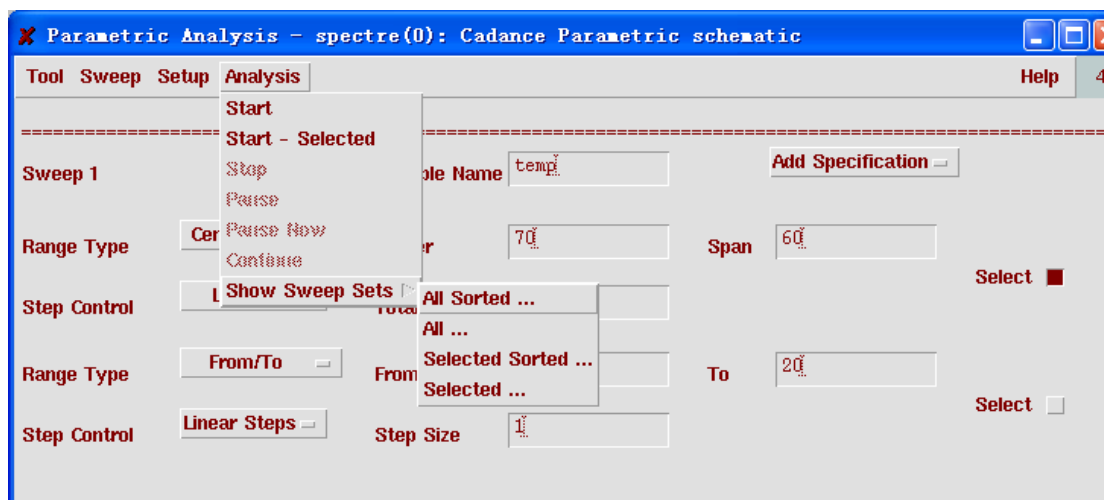


图 9.14 查看所有仿真点

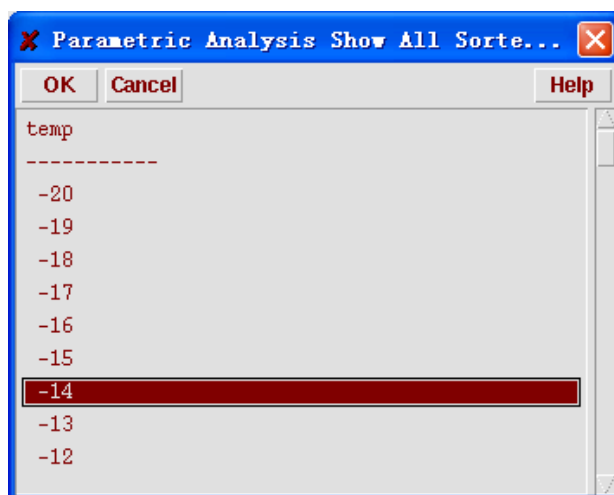


图 9.15 所有仿真点的显示

9.6 运行“Parametric Analysis”仿真和查看仿真结果

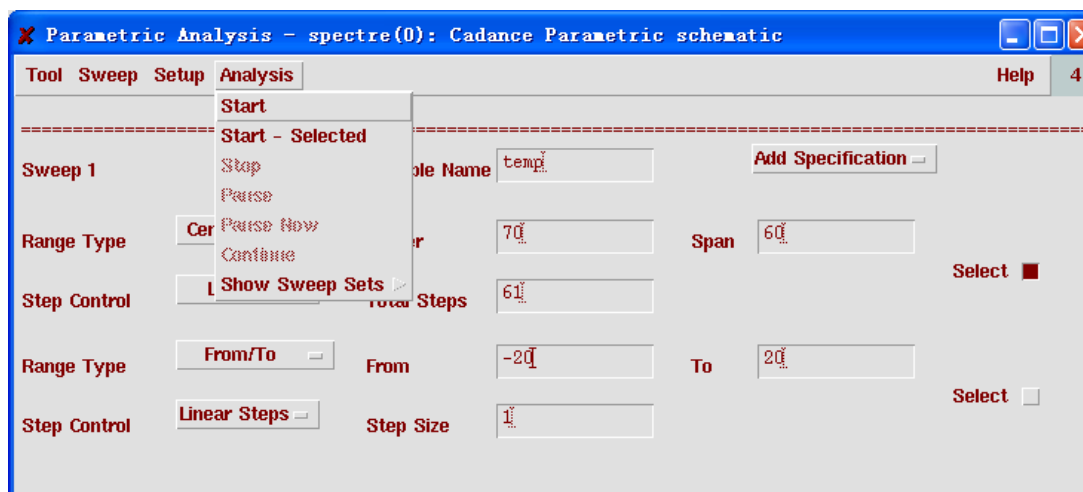
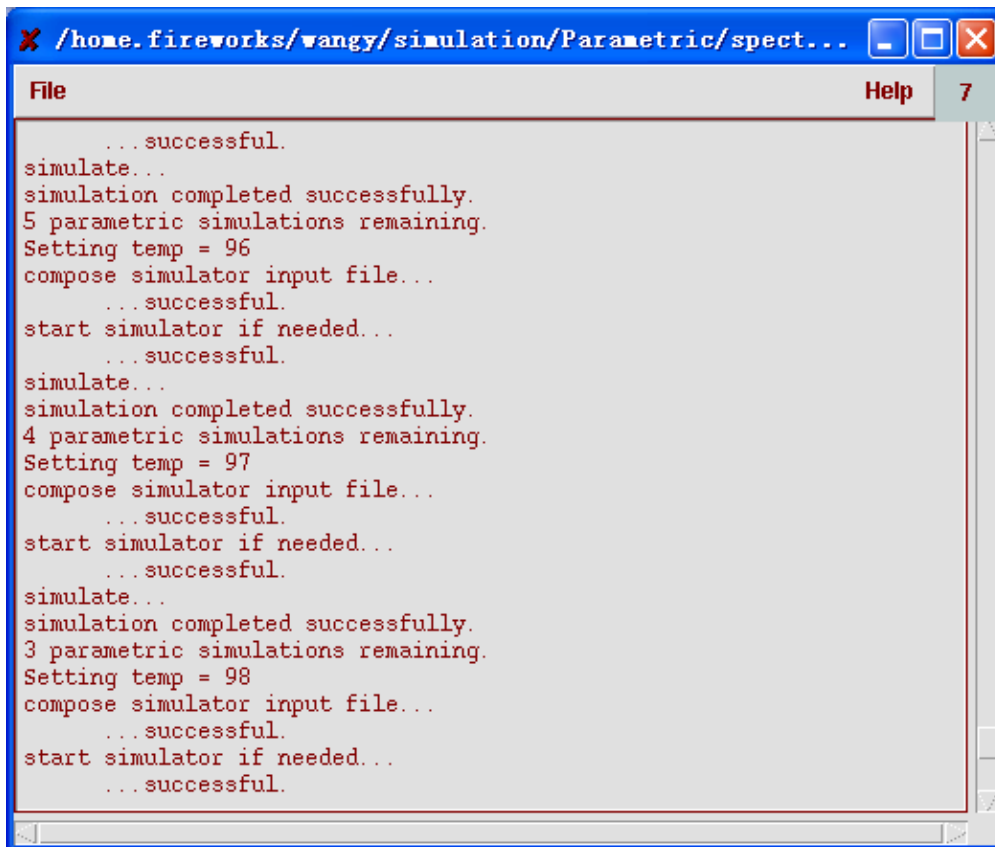


图 9.16 对参变量的仿真分析

接下来，我们可以进行参变量分析了，选择 Analysis 下拉菜单，如图 9.16 所示。如果我们选择“Start”，则在所有设置的范围内，对电路进行仿真，如果我们选择“Start-Selected”，那么只对“Select”项选种的范围进行仿真，针对上面的设置，就是只仿真 40⁰C 到 100⁰C 的范围。

我们在这里运行“Start-Selected”，这时会有一个如图 9.19 的弹出窗口显示仿真信息，包含当前参数的值和剩余仿真次数。



```
... successful.
simulate...
simulation completed successfully.
5 parametric simulations remaining.
Setting temp = 96
compose simulator input file...
... successful.
start simulator if needed...
... successful.
simulate...
simulation completed successfully.
4 parametric simulations remaining.
Setting temp = 97
compose simulator input file...
... successful.
start simulator if needed...
... successful.
simulate...
simulation completed successfully.
3 parametric simulations remaining.
Setting temp = 98
compose simulator input file...
... successful.
start simulator if needed...
... successful.
```

图 9.19 仿真进程显示

因为阈值电压不能在电路图中直接选取，我们通过“Results Browser”来获取仿真信息。在 ADE 在中打开“Results Browser”。选择“dcOpInfo” → “info”，然后选择 MOS 管 M0，如图 9.18 所示。

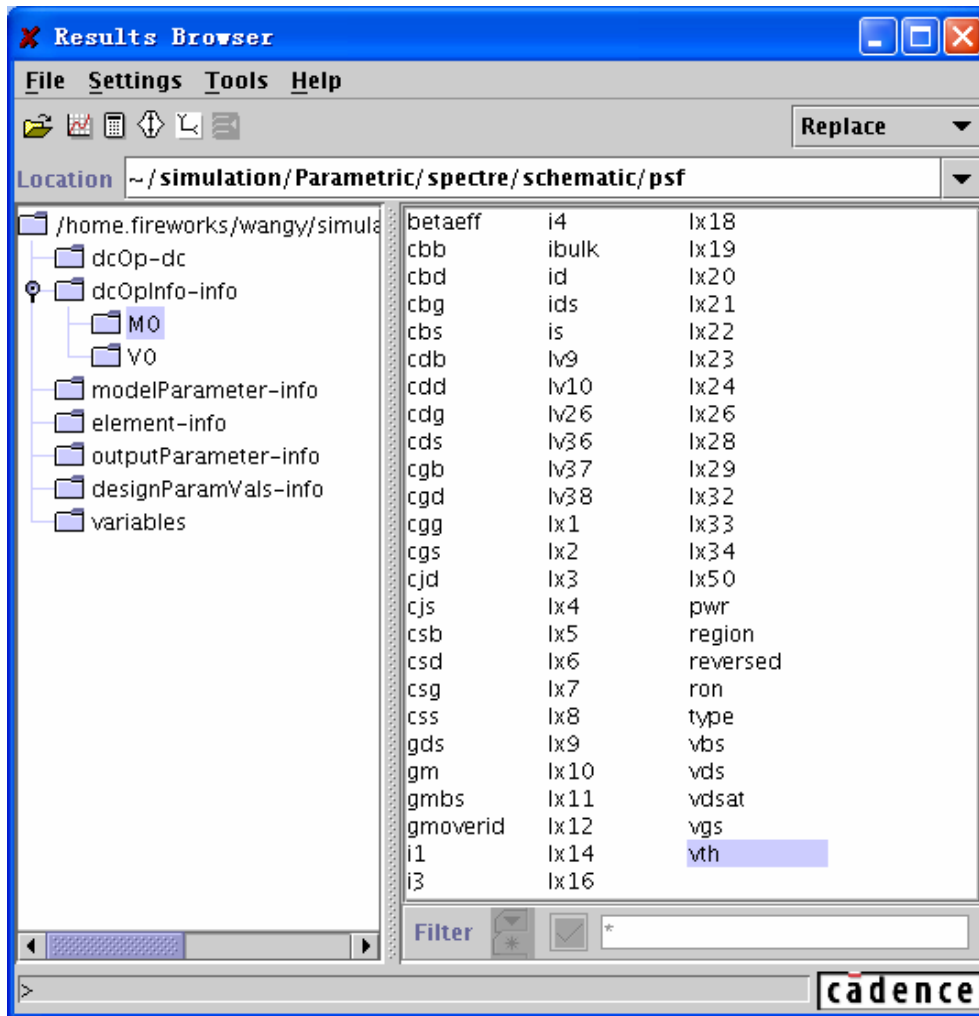


图 9.18 选择 M0 管的阈值电压 “Vth”

这时我们就可以看见 MOS 管 M0 的全部直流工作点参数。在其中选择 “vth”，即 MOS 管的阈值电压。双击将其在 “Graph Window” 中显示，得到图 9.19。

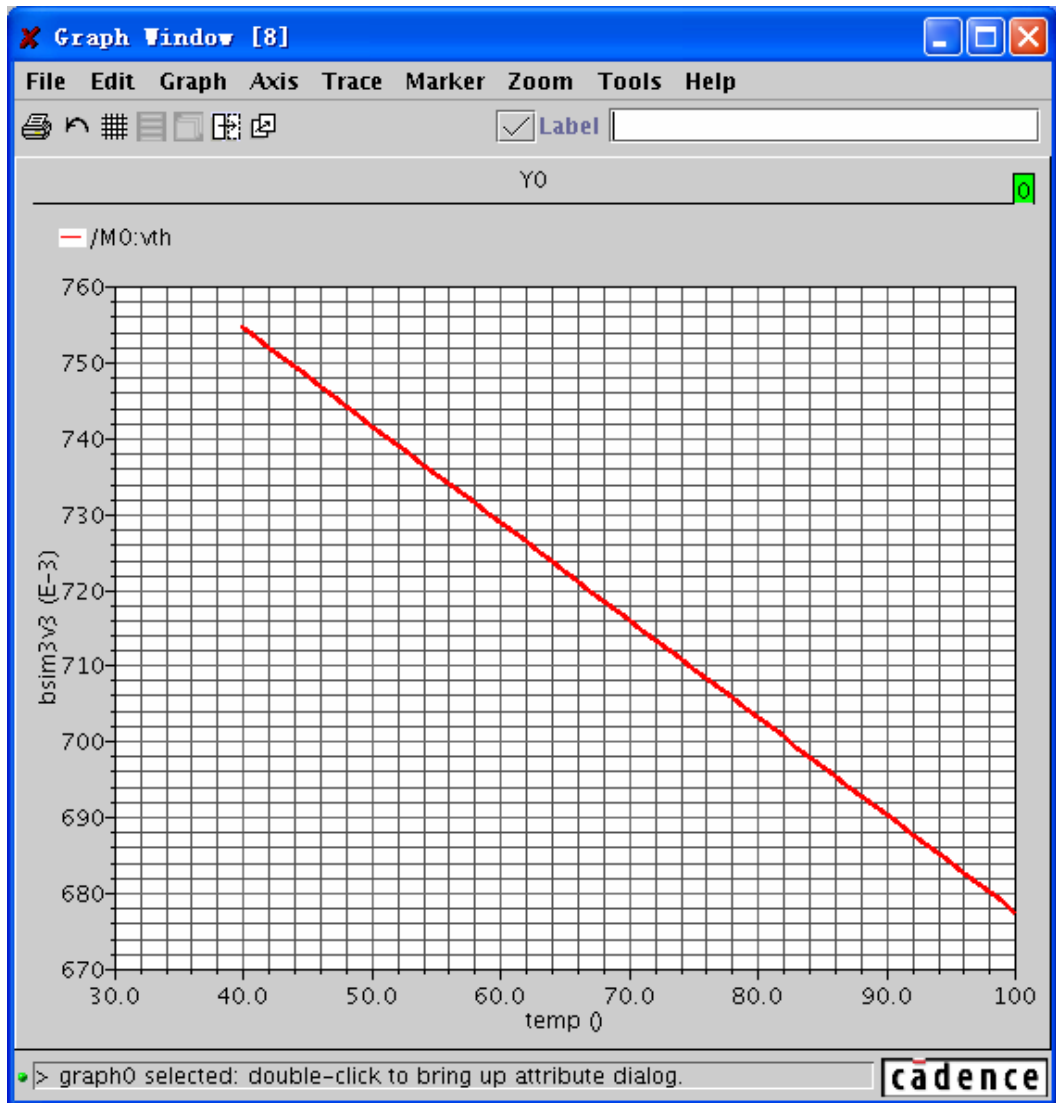


图 9.19 NMOS 管 M0 的阈值电压与温度的关系

我们可以看出当温度上升时，MOS 管的阈值电压下降，这与理论分析是一致的。

9.9 多个变量的“Parametric Analysis”的设置

如果我们还想看 MOS 管尺寸对阈值电压的影响，可以重复上面的步骤，将“L_N”或“W_N”作为变量，扫描他们的大小。下面将介绍如何将多个变量放在一起，看它们对电路特性的共同影响。

如图 9.20 所示，回到“Parametric Analysis”窗口，选择“Setup”下拉菜单，然后选择“Add New Variable To Bottom”。

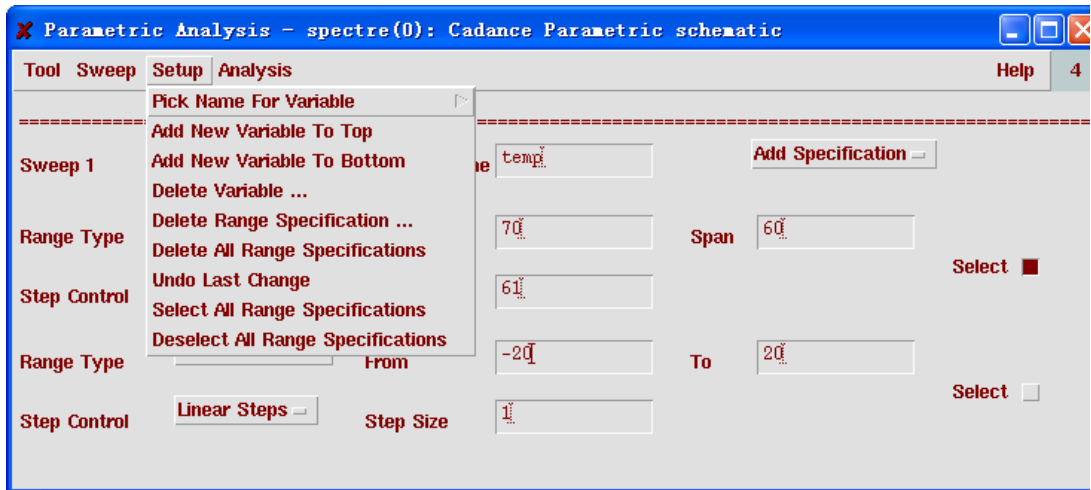


图 9.19 多个变量的“Parametric Analysis”的设置

这时我们看到在“Sweep1”下面出现了一个新的“Sweep2”，如图 9.20 所示。

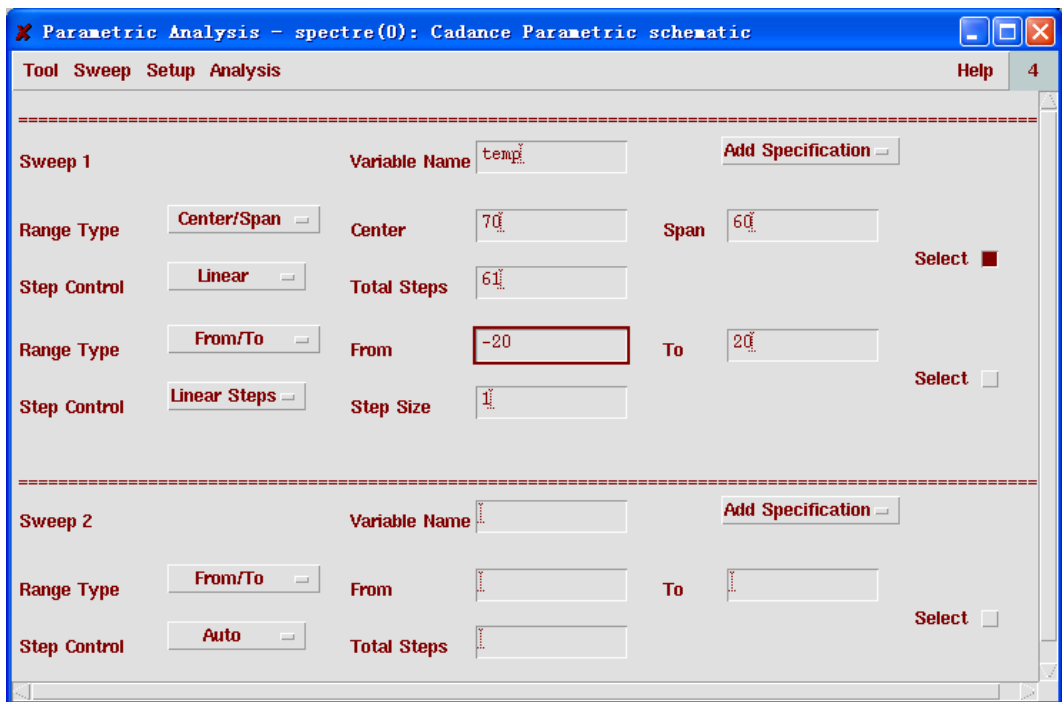


图 9.20 “Sweep2”的添加设置

按照 9.4 的方法，将“L_N”加入到“Variable Name”中，扫描范围从 5um 到 15um。这次“Range Type”采用“Center/Span%”，“Step Control”采用“Logarithmic”的方式，共扫描 5 个点。具体设置窗口如图 9.21 所示。

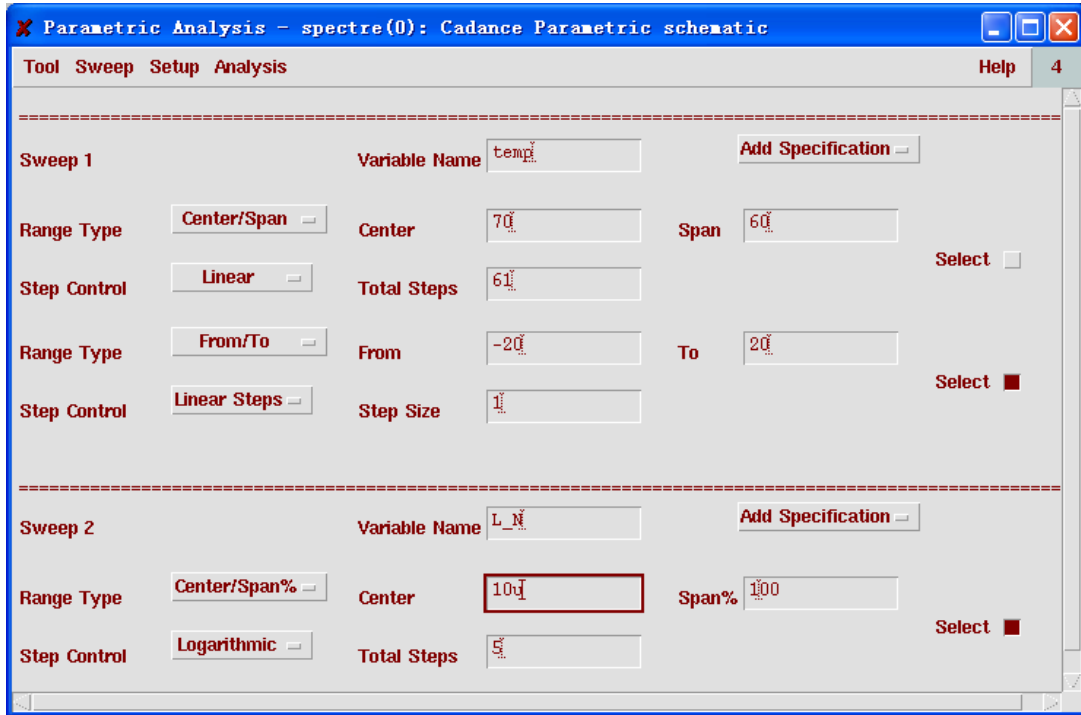


图 9.21 对“temp”和“L_N”参数的设定

注意：这次我们通过“Select”选中的是“temp”的“-20~20”范围和“L_N”的“5um~15um”的范围。通过“Analysis”→“Show Sweep Sets”→“Selected sorted”查看选中的仿真点，得到图 9.22。

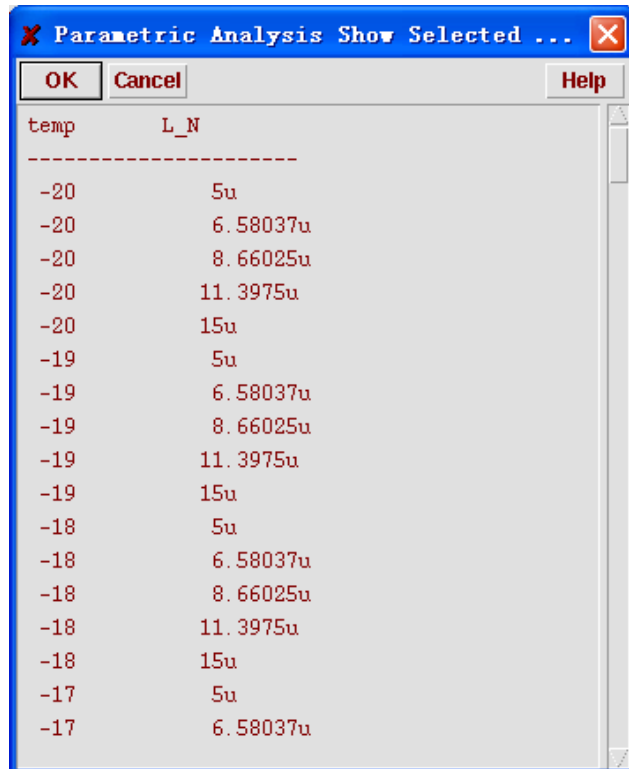


图 9.22 温度与 MOS 管沟导长度的仿真点

可以看出“Parametric Analysis”是先固定“Sweep1”的值，对“Sweep2”的值进行循环，然后再变化“Sweep1”的值。这说明在“N”个“Sweep”中“SweepN”是最内圈的循环。按照“Sweep”从小到大的顺序，由外而内构成循环的嵌套。

通过“Analysis-Start Selected”运行仿真。仿真后，通过“Results Browser”观察 MOS 管 M0 的阈值电压，得到如图 9.23 所示的各温度下的阈值电压与 MOS 管沟道长度之间的关系曲线。

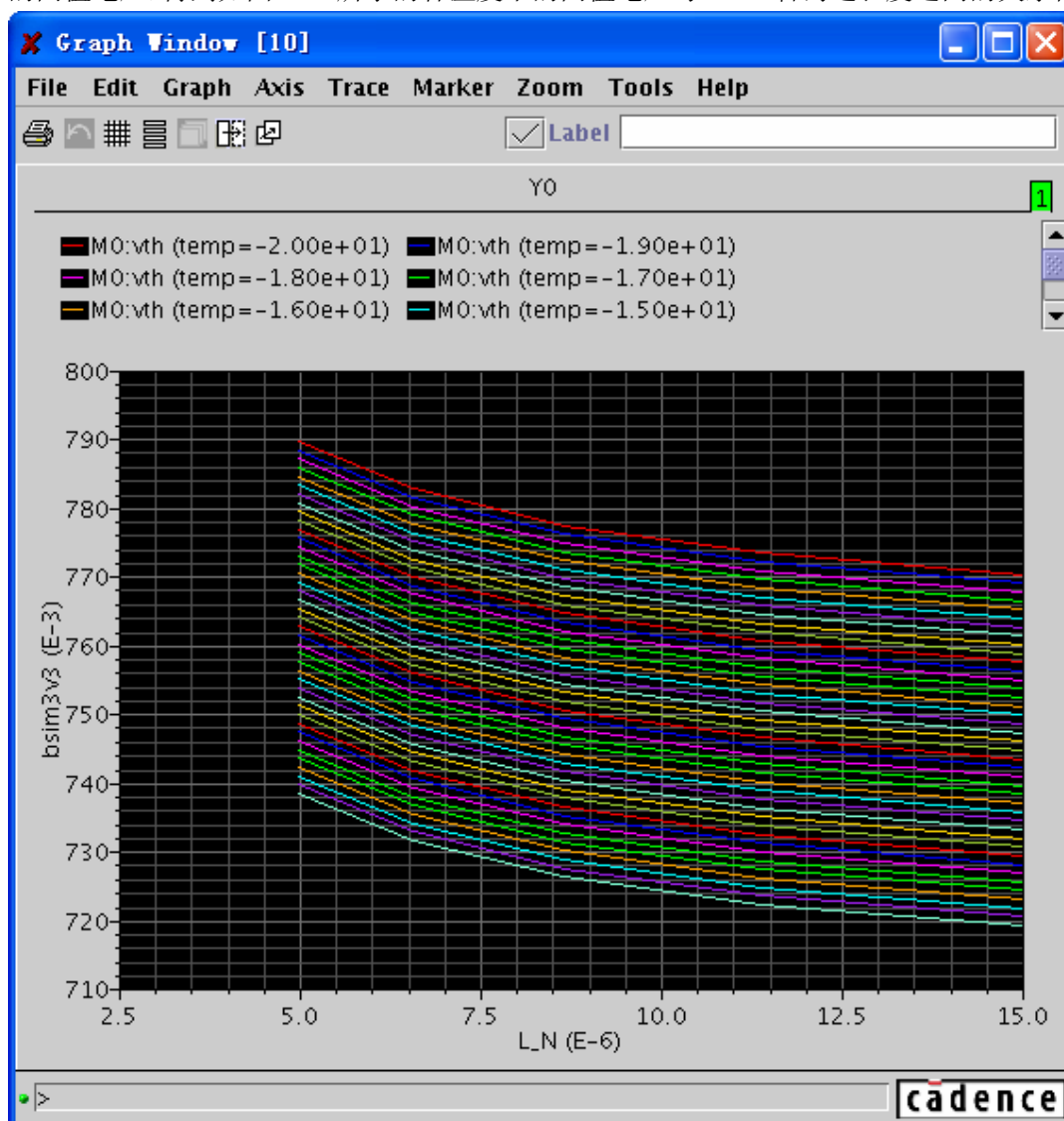


图 9.23 各温度下的阈值电压与 MOS 管沟道长度之间的关系曲线

仿真结果显示了在 -20°C 到 20°C 的每个整数温度点上，MOS 管 M0 的阈值电压随 M0 栅长的变化曲线。

如果双击 X 轴“L_N (E-6)”，进入如图 9.24 所示的“Axis Attributes”窗口，可将“Sweep Var”切换到“temp”。我们可以得到如图 9.25 所示的在 5 μm 到 15 μm 的 5 个特定栅长上，M0 的阈值电压随温度变化的曲线。

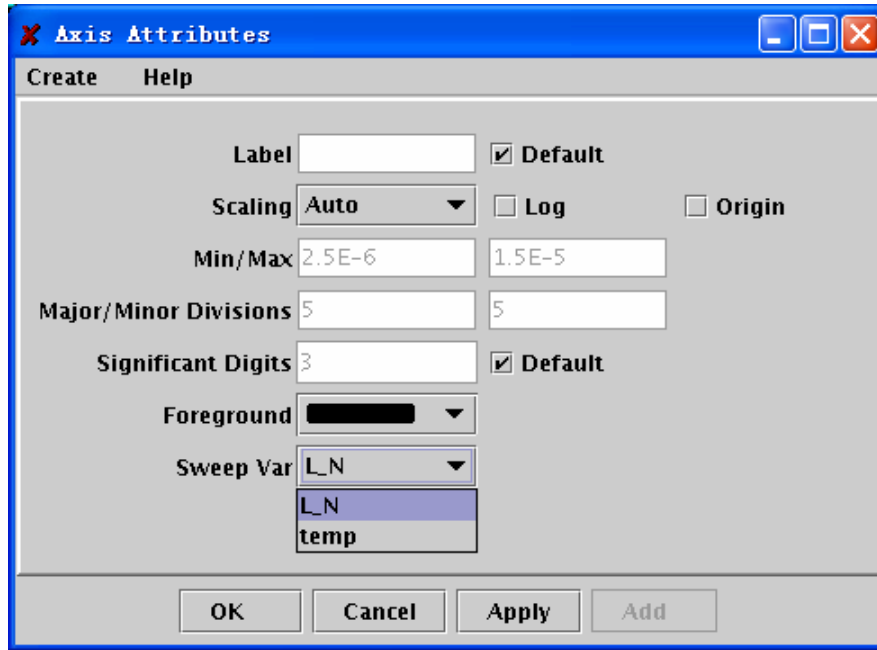


图 9.24 “Axis Attributes” 窗口

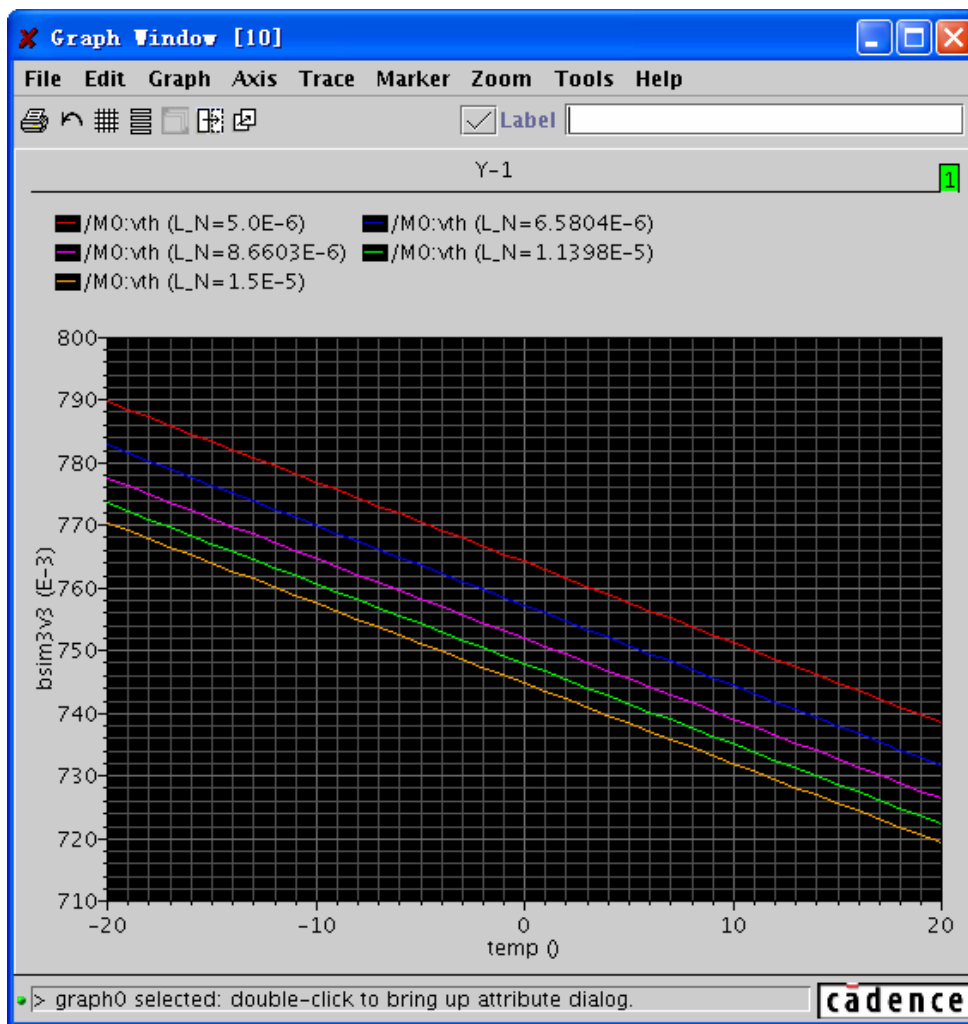


图 9.25 各种 MOS 管的沟道长度下的阈值电压与温度的关系

9.8 加入或者排出特定仿真点

如果我们希望扫描几个特定的值，例如 29.5 °C 和 55.2°C 时的 MOS 管的阈值电压。可以通过以下的方法得到。在“temp”所在的“Sweep1”中，选择“Add Specification”下拉菜单，然后选择“Inclusion List”，如图 9.26 所示。

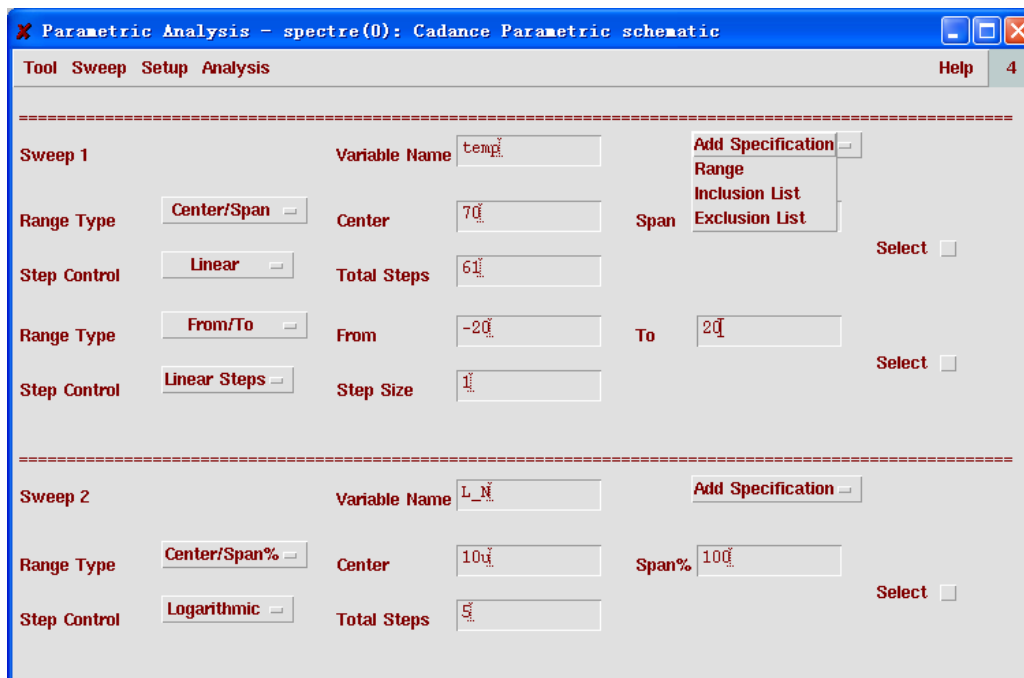


图 9.26 加入特定仿真点的设定

这时会在“Sweep1”的最下端出现一个“Inclusion List”栏，如图 9.29 所示。我们将“29.5”和“55.2”填入其中，以空格隔开。这样就这两个特定的温度加入到扫描范围内了。

反之，如果我们在“Add Specification”中选择“Exclusion List”，那么将会有有一个“Exclusion List”栏会出现在“Sweep1”的最下端，在这一栏中填入的值，将从扫描范围内排出。例如我们填入“15”，“16”和“19”，以空格隔开。将“Inclusion List”，“Exclusion List”和“-20~20”的范围选中，如图 9.29 所示。

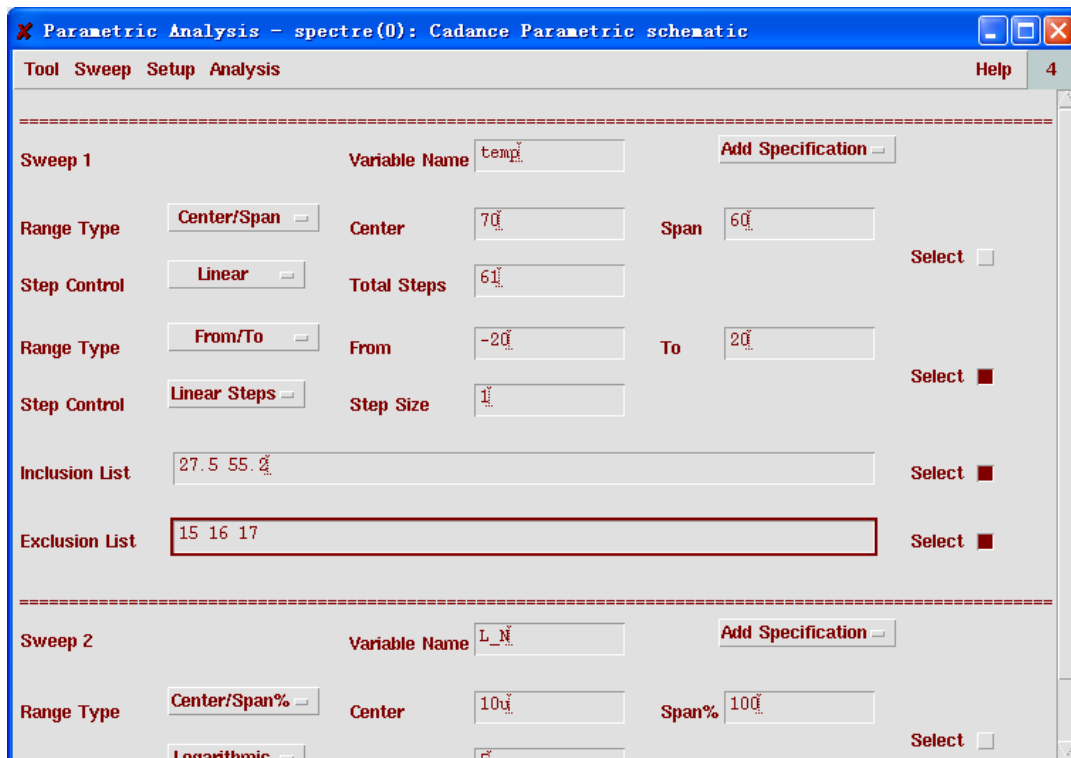


图 9.29 在 “Inclusion List” 中加入特定温度点，或者在 “Exclusion List” 中加入需要排除的温度点

这时我们再通过 “Analysis” → “Show Sweep Set” → “Selected Sorted” 来查看选中的仿真点，得到图 9.28。

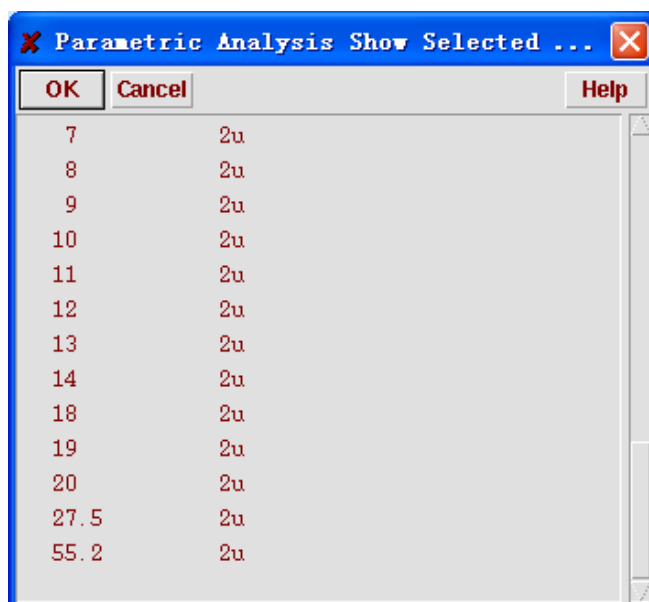


图 9.28 仿真点的显示

“15”，“16”，“19” 已经从原来的仿真范围中删除了，而 “29.5” 和 “55.2” 被加了进去。第二列中的 “2u” 是 “L_N” 在 ADE 中的默认值。因为关于 “L_N” 的扫描范围没有被选中，故采用 ADE 中的默认值。

9.9 删除变量和扫描范围

如果设置的范围或者变量不再需要，通过下面的方法进行删除。

- 删除扫描范围：选择“Setup”菜单，然后选择“Delete Range Specification”。“Parametric Analysis Delete Setting”窗口将弹出。我们在里面选择要删除的仿真范围，例如“Sweep1”的“-20~20”范围，如图 9.29 所示。

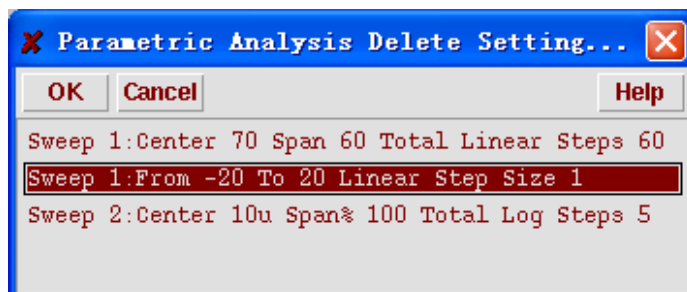


图 9.29 扫描范围的删除设定

点击“OK”后，我们可以看到，在“Sweep1”，“-20~20”的扫描范围被删除了，如图 9.30 所示。

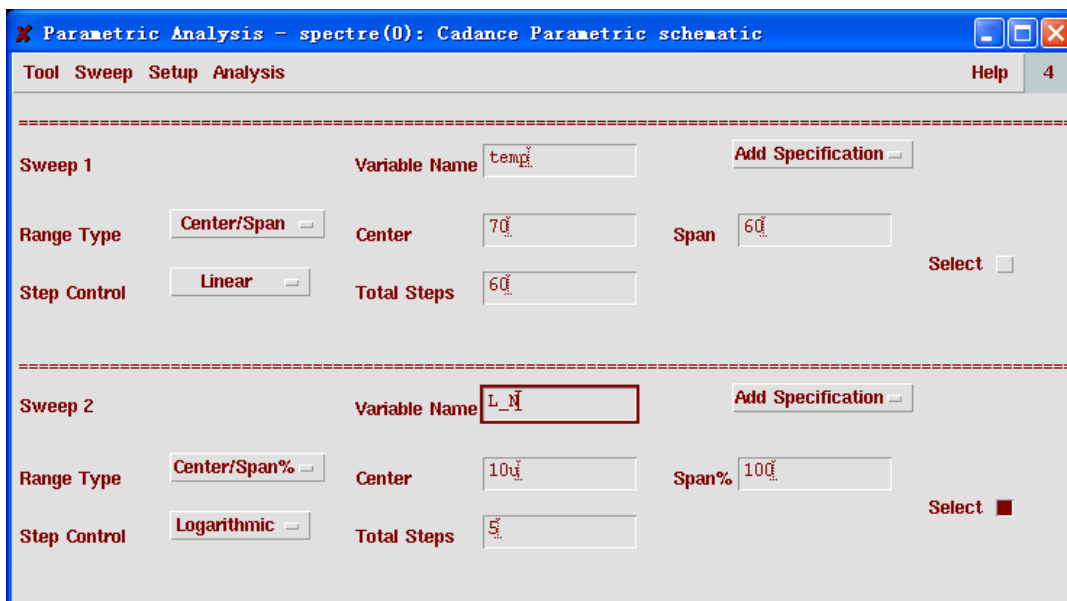


图 9.30 “-20~20”的扫描范围被删除后的界面

如果我们选择“Setup-Delete All Range Specification”，那么所有设置的扫描范围都将被删除。

- 删除一个变量：我们还是在“Setup”下拉菜单中选择“Delete Range”，“Parametric Analysis Delete Variable”窗口将弹出，我们在里面选择要删除的变量，例如“temp”，如图 9.31 所示。

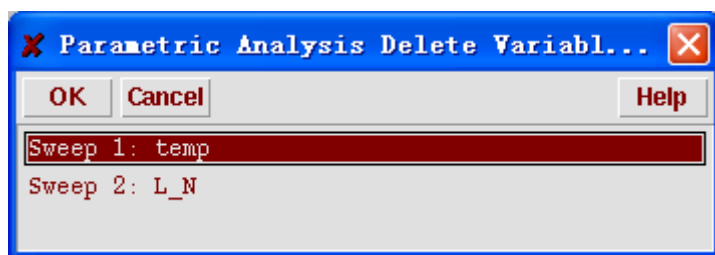


图 9.31 删除扫描参数的确定

点击“OK”后，从图我们发现针对变量“temp”的设置被删除了，同时“L_N”的扫描被移到了“Sweep1”的位子，如图 9.32 所示。

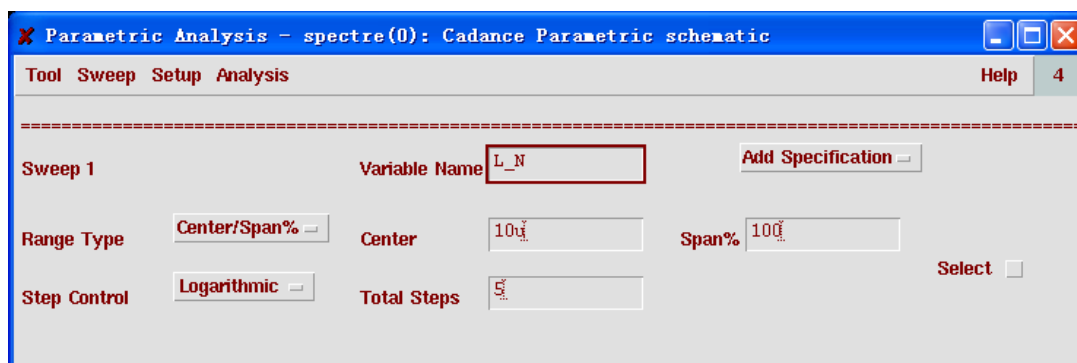


图 9.32 删除扫描变量“temp”后的界面

9.10 多个变量的同时赋值-“Parametric Set”

通过上面的方法，我们可以将多种参数放在一起进行仿真，仿真次数是所有变量扫描次数的乘积。当变量多了以后，这将是一个很大的数字，而且我们可能只对其中的几种组合比较感兴趣，因此其他的数据是多余的，将会浪费大量的仿真时间和计算资源。下面我们介绍另外一种方法，可以实现多个变量间特定值的组合，从而观察这种组合下电路的性能。例如我们要获得 MOS 管的阈值电压在如表 9.1 所示的 4 个温度和栅长的组合时的值。

表 9.1 以“temp”和“L_N”为扫描变量的四种情况

	temp	L_N
Case1	-15.1	4u
Case 2	23.5	3.2u
Case 3	12.8	1.8u
Case 4	66.5	0.6u

在图 9.33 中在“Sweep”菜单中，选择“Parametric Set”。这时“Parametric Analysis”的界面将切换到图 9.34 所示的界面。

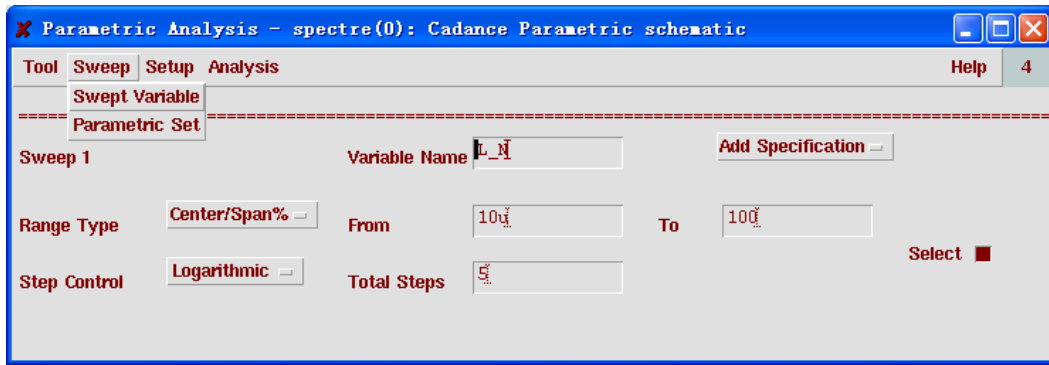


图 9.33 多个变量的同时赋值[1]

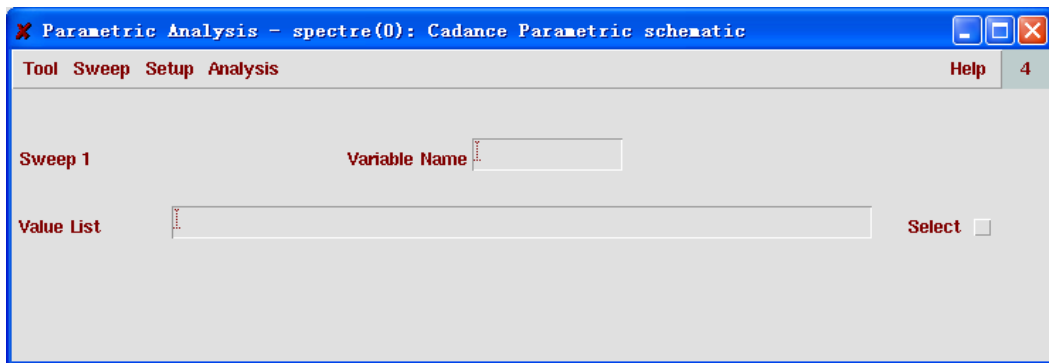


图 9.34 多个变量的同时赋值[2]

这时我们需要填入“Variable Name”和“Value List”。

其中“Variable Name”的选择方法和 9.4 中一样，在“Setup-Pick Name For Variable-Sweep1”中选择“temp”。在“Value”中依次填入“-15.1”，“23.5”，“12.8”，“66.5”，并以空格隔开。

接着用 9.9 中的方法添加一个新的变量“L_N”。在对应的“Value List”中填入“4u”，“3.2u”，“1.8u”，“0.6u”，也是以空格隔开，得到如图 9.35 所示界面。

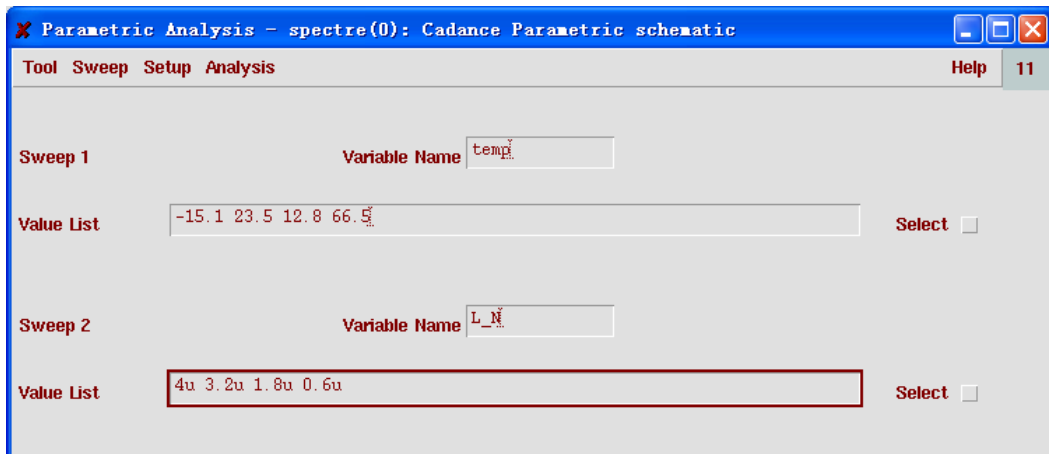


图 9.35 “temp”和“L_N”扫描参数的选定

查看仿真点，得到图 9.36 的界面。

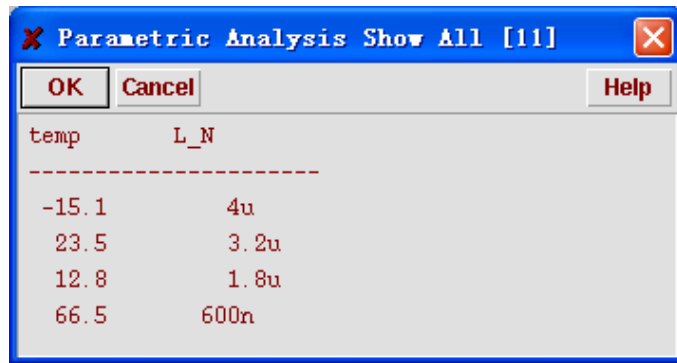


图 9.36 仿真点的显示

可以看出，“temp”和“L_N”的值，已经按我们需要被组合到一起了。

如果在“Parametric Set”模式下，我们将“SweepN”的“Variable Name”标示为“VarN”，“Value List”中的第 M 个值标示为“SnVm”，那么在“Parametric Set”中各个变量和他们值得组合为如表 9.2 所示的组合。

表 9.2 “Variable Name”标示为“VarN”，“Value List”中的第 M 个值标示为“SnVm”时的组合

	Var1	Var2	VarN
Case1	S1V1	S2V1		SnV1
Case2	S1V2	S2V2		SnV2
Case3	S1V3	S2V3	SnV3
.....
CaseM	S1Vm	S2Vm		SnVm

因此，在设置“Parametric Set”时，需要注意每个“Variable”都有相同个数的赋值。

9.11 保存“Parametric Analysis”的设置

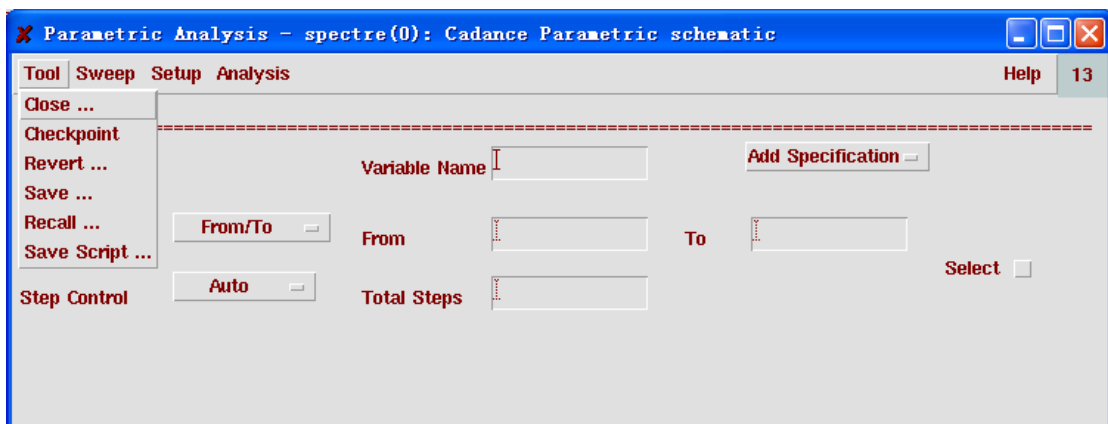


图 9.39 保存“Parametric Analysis”的设置

“Parametric Analysis”的设置有两种保存模式

- [1.] 暂时保存。如图 9.39 所示，“Parametric Analysis”的设置将通过“Tool”下拉菜单中的“Checkpoint”项保存到缓存中，然后通过“Tool”下拉菜单中的“Revert”项调出。这种保存方式不需要用户设置保存路径和文件名，但是当“Parametric Analysis”窗口关

闭后，该方法保存的设置就会丢失。

- [2.] 永久保存。在“Tool”下拉菜单中，选择“Save”项，将会弹出“Parametric Analysis Save”窗口，如图 9.39 所示。

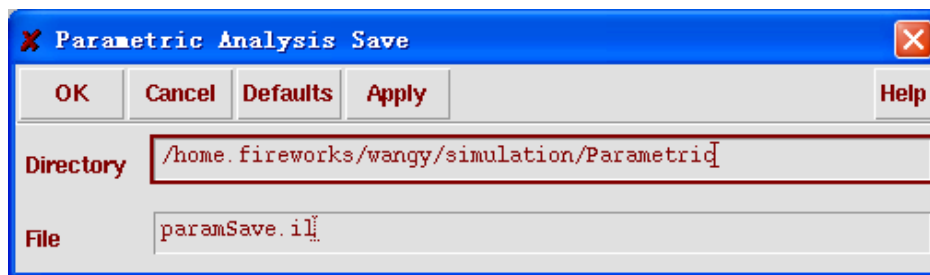


图 9.39 永久保存“Parametric Analysis”的设置

在“Directory”中填入文件路径，在“File”中填入文件名，文件名的后缀是“.il” 点击“OK”或“Apply”将设置保存到文件中。然后通过“Tool”下拉菜单中的“Recall”来从文件中获取“Parametric Analysis”的设置。

保存 OCEAN Script。在“Tool”下拉菜单中选择“Save Script”项，将会把生成的 ocean script 文件保存到用户选择的文件中。详细信息见 Cadance 文档“/doc/anasmhelp/chap9.html”

第 10 章 工艺角的分析(Corner Analysis)

工艺角分析提供了一种分析电路性能的方便的方法,可以一次性用一组制造工艺的极限偏差参数来仿真电路。利用 Virtuoso[®]模拟工艺角分析 (Virtuoso[®] Analog Corners Analysis), 可以将每组工艺偏差参数的仿真结果与可接受的范围进行比较。可以确定电路制造出来后可能出现的最大误差。根据误差通过修订电路, 保证所有参数值都可以接受。

本章讲解使用工艺角分析的详细选项, 以获得电路的仿真结果的信息, 具体内容如下:

- 工艺角分析工作的基本方法;
- 了解工艺角分析窗口;
- 手动运行工艺角分析的实例演示
- 使用工艺、设计和模型文件
- 使用配置文件运行工艺角分析的实例演示

另外, 本章还总体解释工艺角分析的理论背景, 介绍怎样得到帮助以及如何打开 Virtuoso[®]模拟工艺角分析窗口。

10.1 工艺角分析如何工作

在集成电路制造工艺的理论中, 工艺变量可以有精确的数值, 而精确的工艺变量值可用来计算该工艺下的仿真结果。但是, 在实际的制造工艺中, 工艺变量只能保证在制造公差之内, 随机地在理想值附近波动。因此, 很多器件的随机参数的变化合在一起可导致电路分析结果的不确定。

工艺角分析关注的是当工艺偏差参数达到极限时(称为”Corner”, 或工作角), 或者温度、电压等参数达到极限时的电路性能。有了这些信息在可以确定在工艺参数有随机偏差时, 甚至是最不希望出现的偏差的组合方式下, 电路的性能能不能满足规格要求。

工艺角分析可以这样使用: [1.]使用工艺角分析的界面; [2.]使用工艺和设计定制文件。本章后面几节中将会详细介绍。

10.1.1. 打开和关闭工艺角分析窗口

要准备使用工艺角分析, 需要:

- [1.] 电路采用普通的设计参数值, 并可以仿真;
- [2.] 在 Virtuoso[®] ADE (Analog Design Environment)窗口中根据分析类型设置一个仿真任务;
- [3.] 保证电路中所有的设计变量都设置了初始值;
- [4.] 在“ADE”窗口中选择“Tools” → “Corners”选项

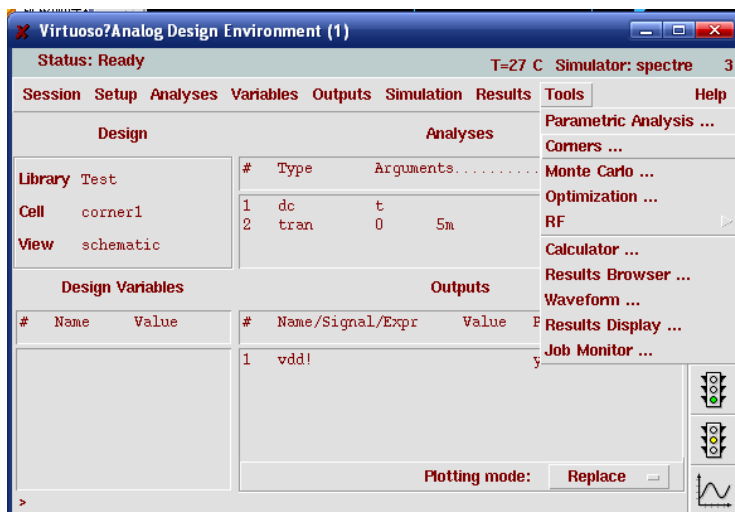


图 10.1 打开和关闭工艺角分析窗口

如果已经按照前文定义了自动载入的定制文件，工艺角分析窗口就会出现。要关闭工艺角分析窗口，则选择”File” → “Close”

10.2 了解工艺角分析窗口

如图 10.2 所示，Virtuoso®工艺角仿真分析窗口分为几个区域，用来设置工艺角和分析的输出。

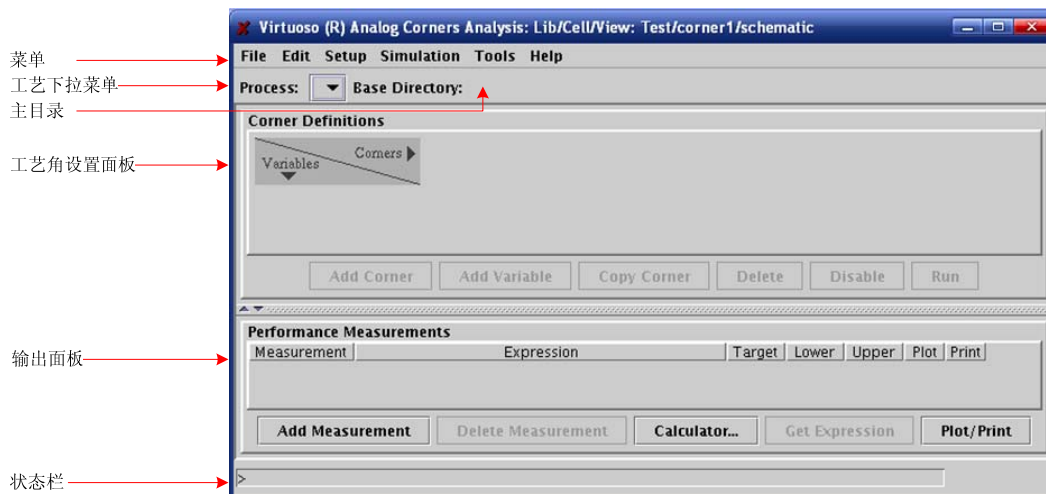


图 10.2 工艺角分析窗口

10.2.1 菜单

菜单中包含用来准备、运行和绘制工艺角分析结果的曲线。其菜单如图 10.3 所示，表 10.1 是相应的内容。



图 10.3 工艺角分析窗口菜单

表 10.1 工艺角分析窗口菜单内容

菜单选项	For More Information
"File"	
"Load"	采用图形界面载入 PCF 和 DCF 配置文件
"Save Setup"	将设置保存在原来的配置文件
"Save Setup As"	另存配置文件为
"Save Script"	保存 OCEAN®脚本
"Close"	关闭工艺角分析窗口
"Edit"	
"Corner Definitions-> Add Corner"	添加一个工艺角/添加一行
"Corner Definitions-> Copy Corner"	复制和修改工艺角
"Corner Definitions-> Enable Corner"	使能某个工艺角
"Corner Definitions-> Disable Corner"	禁用某个工艺角
"Corner Definitions-> Add Variable"	增加一个变量/增加一行
"Corner Definitions-> Delete Selected"	删除一个工艺角/删除一行
"Performance Measurements-> Add Measurement"	手动输入输出表达式 或者 用 Calculator 增加输出
"Performance Measurements-> Delete Measurement"	删除表达式
"Setup"	
"Add Process"	用工艺角分析窗口添加一个工艺 
"Add/Update Model Info"	用工艺角分析窗口修改一个工艺模型信息
"Simulation"	
"Run"	运行分析
"Stop"	停止分析
"Tools"	

"Calculator"	Calculator
"Get Expression"	将 Calculator 中的表达式附给选中的输出
"Plot or Print Outputs"	绘制输出的列表或图形
"Help"	
"Contents"	显示文档，包含工作角分析的选项的帮助信息

10.2.2 配置和主目录区域

工艺配置(Process)下拉菜单中显示的是工艺角分析的配置的名字，或者在没有定义配置的时候显示"None"。通过该下拉菜单可以切换不同的配置。这里工艺配置的名字不一定和使用的工艺名相同，只要便于区分就可以。该名称既可以用配置文件定义也可以在图形界面中选择 "Setup" → "Add Process or Setup" → "Add/Update Model Info." 设置。

主目录(Base Directory)区域显示的是当前配置中使用的模型库所在的路径。

主目录经常用"corAddProcess"命令在工艺定制文件(PCF)中定义。也可以通过选择"Setup" → "Add Process or Setup" → "Add/Update Model Info." 定义主目录，如图 10.4 所示。

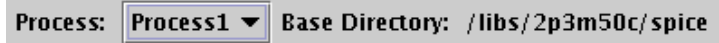


图 10.1

如果没有定义过工艺配置，工艺角窗口的菜单中只有 "File" → "Load", "File" → "Close", "Setup" → "Add Process" 可以选择，以便载入工艺配置或者手动定义一个工艺配置。

10.2.3 工艺角定义 (Corner Definition) 界面

工艺角定义界面位于工艺角分析窗口的上半部，显示的是当前定义的工艺角的信息，如图 10.5 所示。



图 10.5 工艺角定义 (Corner Definition)

这个界面的信息一般是从工艺定制文件(PCF)文件中和设计配置文件(DCF)文件中定义。采用.cdsinit 文件中定义的，详细信息参见第 1 章。

要定义或者修订工艺角，可以按以下方法修改这个界面上的信息：

- 每一列表示一个工艺角，通过单击一列上方对应的按钮可以选择一列；
- 也可以直接通过拖动列上方的按钮移动列；
- 鼠标指针指到两列之间的时候，如果鼠标指针变化，则可以按住鼠标指针，通过拖动

改变列宽。

- 禁用工艺角(Disable 按钮)在图中显示为灰色，使能工艺角(Enable)选项没有显示，当选定一个没有被禁用的工艺角的时候“Disable”会显示为黑色，当选定被禁用的工艺角的时候该按钮将会显示为黑色文字的“Enable”。
- 每一行可以表示下列 2 种功能中的一种：(a)一个变量，单元格内的内容是变量的值，如果单元格留空则会使用 ADE 中定义的变量值；(b)或是一个模型文件,称为工艺角组 (Group/Variant) 或组变量(Group Variable)，这个模型文件必须位于主目录中。这时行首显示的是模型文件名，单元格内显示的是这个模型文件的工艺角。
- 和列一样，也可以通过拖动移动行，或者改变行的高度。
- 在工艺角列表中可以编辑的数据显示为白色背景，不能编辑的数据显示为灰色背景。从 PCF 中载入的数据不能编辑；只有手动加入或者从 DCF 文件中载入的行或者列才能编辑。
- 组变量类型的项目如果从 PCF 文件中载入则显示灰色背景的文字，如果手动加入或者从 DCF 文件中载入则显示为下拉式菜单。

注意：温度（temp）是默认的变量，默认值为 27 摄氏度。从 5.1.41 版开始，这是一个可以编辑的变量。

工艺角定义界面上的按钮功能如表 10.2 所示。

表 10.2 工艺角定义界面上的按钮功能

按钮	介绍和用途
Add Corner	在已有的工艺角的右边添加新的可编辑列。
Add Variable	点击添加新的变量（行）于现有变量列表下方。
Copy Corner	复制选择的工艺角（列）到最右边
Delete	删除选定的工艺角（列）或者变量 注意： 从 PCF 中载入的行或者列不能删除，从界面或者 DCF 文件中载入的行或列可以删除
Disable/ Enable	选定未被禁用的工艺角时候显示为“Disable”——禁用选定的工艺角（列）。点击则禁用的工艺角显示为灰色字。（被禁用的工艺角在仿真的时候不会被分析。） 如果被选定的是被禁用的工艺角，则该按钮会变为使能（Enable）。点击启用选定的工艺角。
Run/ Stop	没有仿真运行的时候显示为运行（Run），点击对所有没有禁用的工艺角运行分析； 分析运行过程中该按钮显示为停止（Stop），点击停止正在运行的分析。

10.2.4 “Performance Measurement” —输出界面

输出界面位于工艺角的分析窗口的下半部，显示的是当前定义的输出信息，如图 10.6 所示。

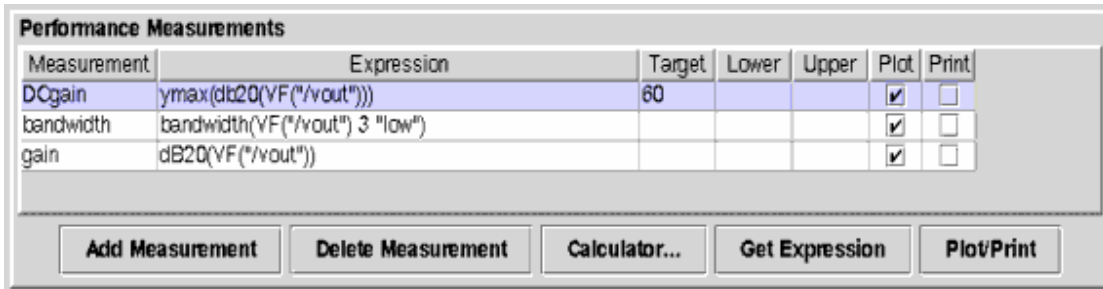


图 10.2 “Performance Measurement” 输出界面

这个界面的信息一般是从.cdsinit 文件中用 loadDcf 命令定义的设计定制文件（Design Customization Files, DCF）读取的。另外，在第一次打开工艺角分析窗口的时候，ADE 中定义的输出都会自动导入到该界面中；使用 Calculator 也可以得到一个输出表达式。

注意： 点击“Add Measurement”—添加输出按钮可以添加一个输出。

如果要改变输出方式，可以通过修改本界面中的内容实现。通过点击输出界面中的任何一列都可以选择所在列的输出。

注意： 剪切、复制、粘贴快捷键在表格中都可以使用，可以利用它们对输出表达式进行编辑。输出界面中的各项目的功能描述如表 10.3。

表 10.3 输出界面中的各项目的功能

项目	功能描述
Measurement 列	点击选定输出的“Measurement”列修改这个输出的名字。该名字在出图的时候用来标明输出系列
Expression 列	点击选定输出的“Expression”列修改该输出的表达式。
Target 列	点击选定输出的“Target”列可以该输出的理想值。这个值只有在余量分析（residual plot）的时候需要
Lower 列	点击选定输出的“Target”列可以该输出的下限。这个值只有在余量分析（residual plot）的时候需要
Upper 列	点击选定输出的“Target”列可以该输出的上限。这个值只有在余量分析（residual plot）的时候需要
Plot 复选框	选择该复选框则以图形模式输出所在行
Print 复选框	选择该复选框则以文本模式输出所在行
Add Measurement 按钮	在输出列表最后增加一个新的可编辑的行
Delete Measurement 按钮	删除选定的行
Calculator... 按钮	打开或激活已打开的 Calculator 窗口
Get Expression 按钮	选定一个输出的表达式（Expression）项之后，该按钮被激活。点击获取 Calculator 中的表达式缓存并把它赋到表达式项。 注： 现有表达式项中的文本将被覆盖

10.2.5 界面分割条

这个分割条在工艺角定义界面和输出界面之间，上下拖动用于改变两个界面的大小。

10.2.6 状态栏

状态栏显示信息的颜色是以下几种中的一种：

红色：错误信息；

橙色：内部错误信息；

灰色：正常信息提示。

工艺角分析工具同时也会将信息写入工艺角分析的 log 文件“corners0.log”。工艺角分析工具的 log 文件被存放在“Cadence®”软件的启动目录下。

10.2.7 键盘导航和快捷键

表 10.4 在操作表格的时使用的快捷键与功能描述

快捷键	功能描述
Tab	切换光标所在的单元格，次序是从左到右，遇行尾转到下一行行首
Shift-Tab	切换光标所在的单元格，次序和 Tab 键正好相反
方向键	按照方向切换光标所在格，到行（列）尾不换行（列）
F2	打开/关闭工艺角下拉菜单
Page Down	如果有垂直滚动条则向下翻页
Page Up	如果有垂直滚动条则向上翻页
Home	切换到第一列
End	切换到最后一列

10.3 采用界面设置工艺角分析的实例

下面将通过一个实例演示采用界面设置工艺角分析的详细过程。

10.3.1 电路和“ADE”的设置

首先要设计电路并在“ADE”中配置仿真的选项。例如，现在有如图 10.7 所示的一个电路需要在 CSMC 公司 0.5um CMOS 混合信号工艺下进行工艺角仿真。

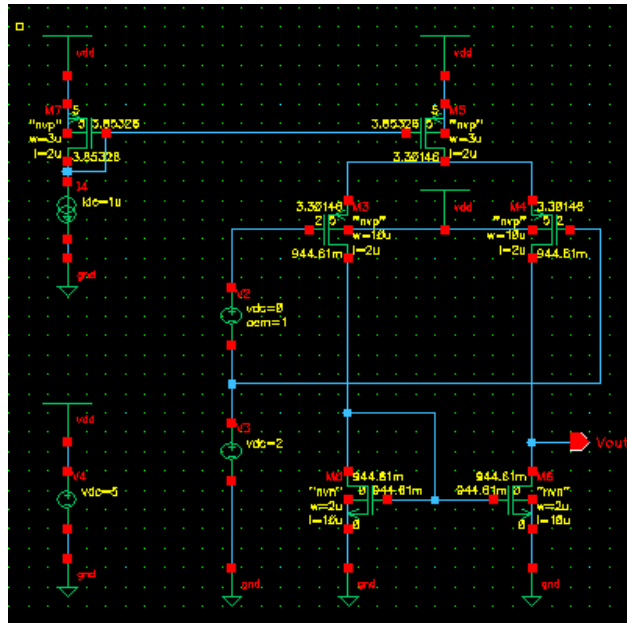


图 10.3 “Corner Analysis” 应用例

以 AC 仿真为例，在“ADE”窗口中按图 10.8 设置。

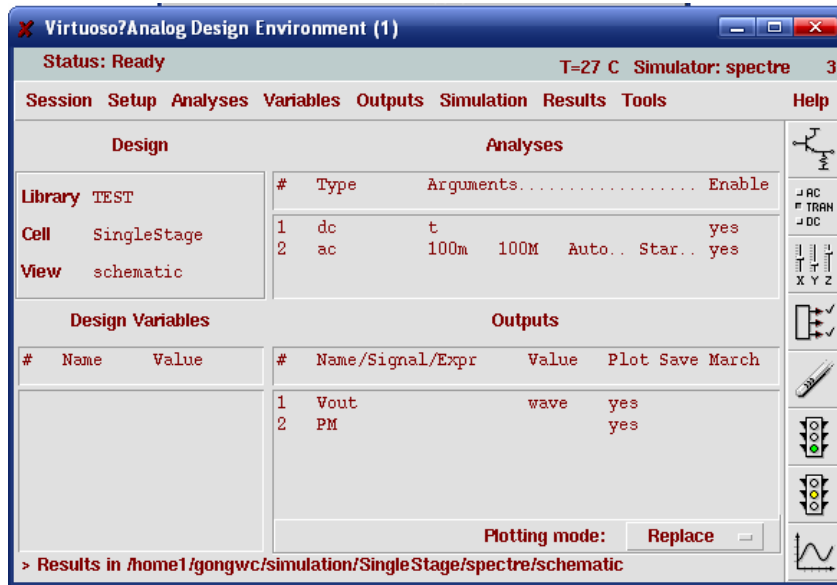


图 10.4 对图 10.7 中的电路进行 AC 仿真的设定

单独仿真结果如图 10.9 所示。

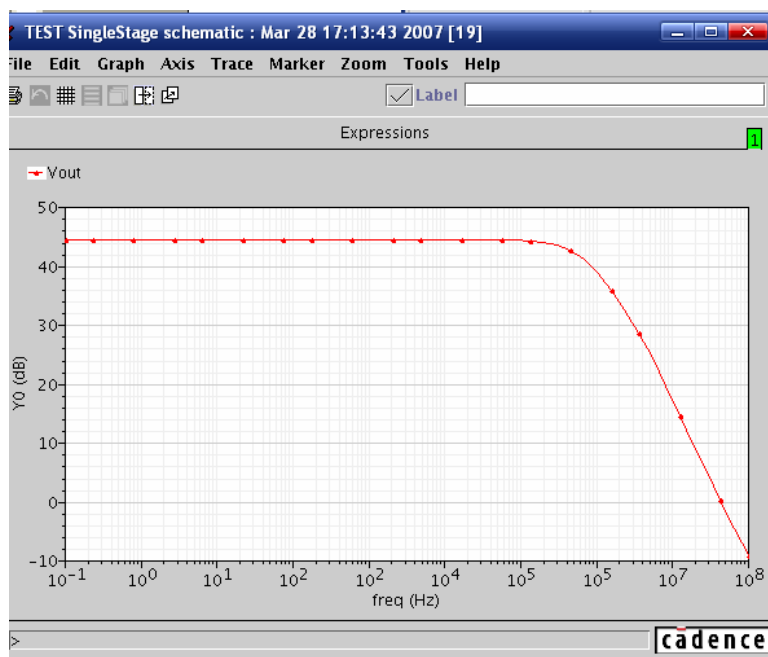


图 10.5 AC 仿真结果

10.3.2 设置工艺角分析

打开工艺角分析的窗口是如图 10.10 所示的空窗口的形式，此时可按下列方法进行工艺角分析的手动设置。

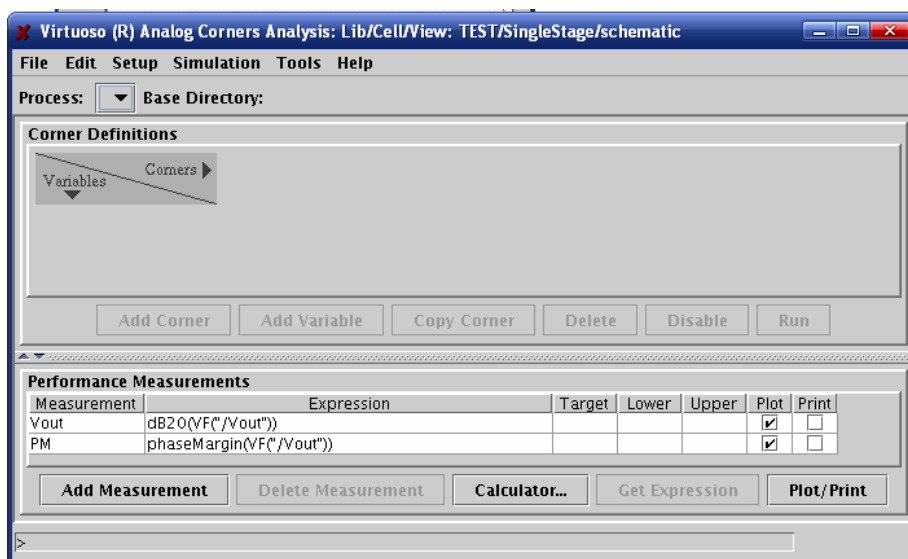


图 10.6 工艺角分析的设置

[1.] 在菜单中选择“Setup” → “Add Process...”

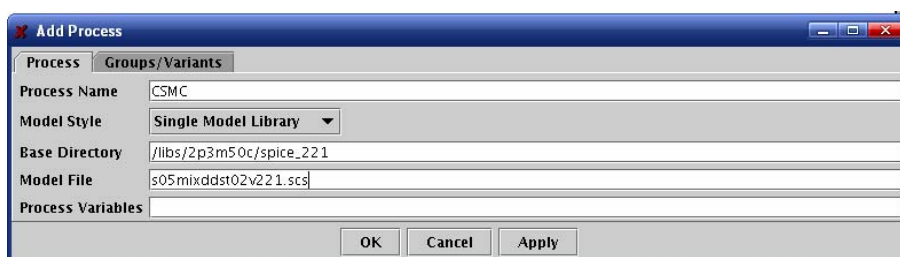


图 10.7 “Add Process” 的界面

- 在”Process Name”项加入新工艺的名字
- 选择新工艺中使用的模式（这里就使用 Single Model Library）
- 输入工艺文件或者关联到工艺的模型文件的目录名
选择 OK，就添加了一个 CSMC 工艺角，见图 10.12。

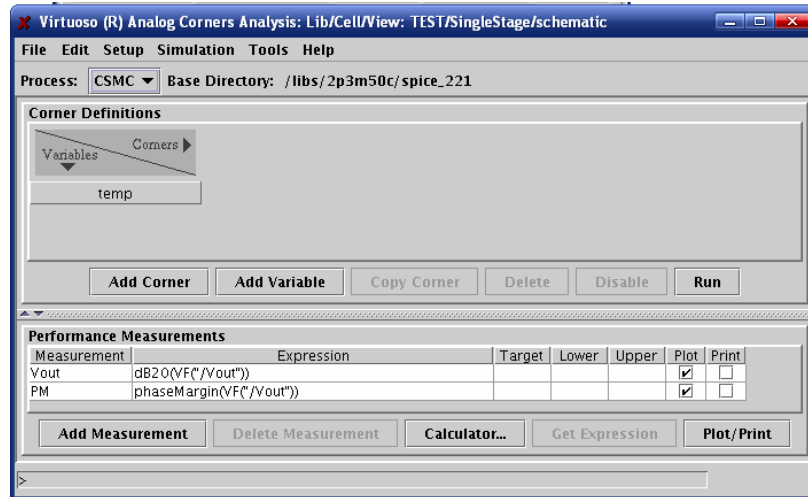


图 10.8 添加了 CSMC 的工艺角

[2.] 添加几组工艺角。虽然示例中只用到了 MOS 管的 1 组工艺角，但这里演示会添加多组工艺角。

- 在菜单中选择 Setup→Add/Update Model Info...，这时就出现了和刚才相似的对话框，其中有 2 个选项卡。第一个用来修改工艺的设置，和刚才的添加工艺的对话框差不多，如图 10.13 所示。

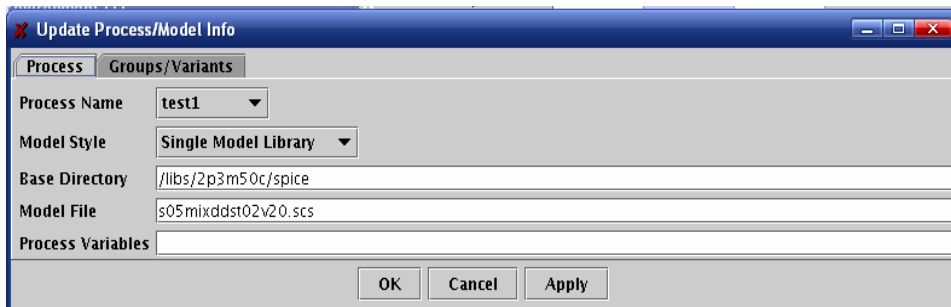


图 10.9 工艺设定

- 对话框中的 Group/Variants 选项卡则用于添加工艺角组。

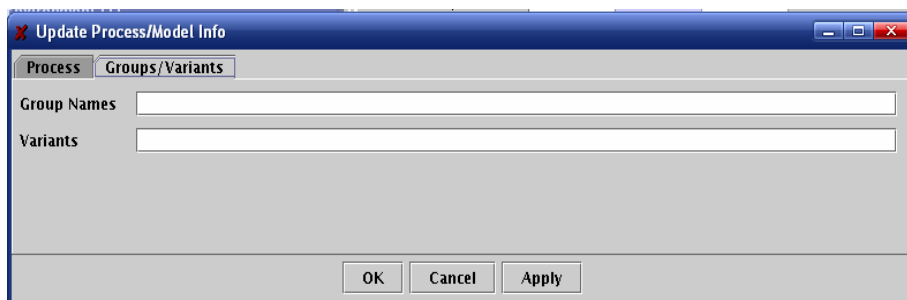


图 10.10 工艺角组的添加

添加组和选项的方法如下：

- 在 Group Name 一栏指定组的名字；
- 在 Variant 栏指定组里的选项；
- 选择 Apply；
- 重复上面 3 项操作可添加多组工艺角；
- 全部结束后点击 Cancel 退出。

例如，在 Group Name 栏输入 MOS；在 Variants 栏中输入 tt ss sf ff fs，也就是 5 个工艺角的名称，中间用空格隔开；点击 Apply 键，这一组工艺角就添加到了工艺角的分析界面中。

将 Group Name 栏改为 RES；在 Variants 栏中输入 restypical resfast resslow；然后点击 Apply，这时 RES 的工艺角组就添加到了界面中；

点击 Cancel 退出刚才的对话框，界面中多了 2 行，分别表示 2 组工艺角的选项。这样，就可以对不同的 MOS 管和电阻的工艺角进行仿真。

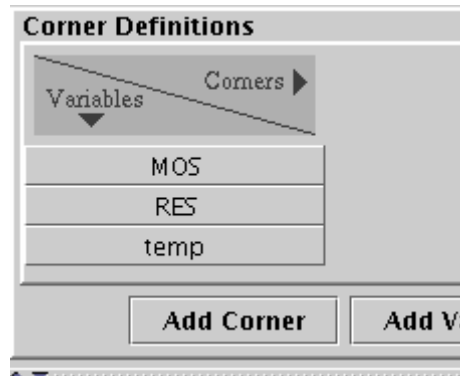


图 10.11

上面定义了工艺角的组，下面要设定需要仿真的工艺角，主要有以下几个：

- c) 建立新的工艺角，步骤如下：
 - 从菜单选择“Edit”→“Corner Definition”→“Add Corner”，或者点击按钮“Add Corner”；
 - 在弹出的对话框中输入工艺角的名字；
 - 再在表格中对其他栏进行编辑。
- d) 复制并修改已有的工艺角，步骤如下：
 - 首先选定一个工艺角；
 - 从菜单选择“Edit”→“Corner Definition”→“Copy Corner”或者点击按钮“Copy Corners”；
 - 在弹出的对话框中输入工艺角的名字；
 - 然后再在表格中对其他栏进行编辑。

注意：在“IC 5.1.41”中工艺角分析中有一个 bug，工艺角的名字不能带有数字，否则在仿真中会报语法错误。
- e) 使能工艺角，步骤如下：
 - 选定一个禁用的工艺角；
 - 选择“Edit”→“Corner Definition”→“Enable Corner”或“Enable”按钮。
- f) 禁用工艺角：
步骤：

- 选择一个没有被禁用的工艺角；
- 选择”Edit”→”Corner Definition”→”Disable Corner”或”Disable”按钮。

注：PCF 中载入的工艺角不能禁用。

g) 加入新设计变量：

有三类变量：组变量、工艺变量和设计变量。它们的区别见“用工艺角分析窗口修改工艺模型信息”一节。这里介绍的是用界面添加设计变量。

步骤：

- 选择”Edit”→”Corner Definition”→”AddVariable”，或者单击”Add Variable”按钮；
- 输入变量名并确定。

h) 删除行（列）

步骤：

- 选定需要删除的行(列)；
- 然后在菜单中选择”Edit”→”CornerDefinition”→”Delete Selected”或者点击”Delete”按钮，选定的行(列)就会从界面上消失。

注：PCF 中载入的行(列)是不能删除的。

i) 删除设计变量（行）

步骤：

- 选定需要删除；
- 在菜单中选择”Edit”→”CornerDefinition”→”Delete Selected”或者点击”Delete”按钮，选定的列就会从界面上消失。

注：PCF 中载入的工艺角和变量是不能删除的。

在所有工艺角都设置完成之后界面如下图：

Variables	tt1	fs1	sf1	ff1	ss1
MOS	tt	fs	sf	ff	ss
RES	restypi...	restypi...	restypi...	restypi...	restypi...
temp					

图 10.12

2. 输出设置主要则有以下几种操作

a) 通过直接输入建立一个新的输出

步骤：

- 选定”Edit”→”Performance Measurements”→”Add Measurements”或单击”Add Measurement”按钮；
- 在对话框中输出新输出的名字并点击确定；
- 在”Expression”—表达式栏输入需要的输出表达式；
- （可选）如果表达式的输出结果是标量，且需要将结果画成余量图(Residual Plot)的形式，还要输入”Target”—目标值、”Lower”—下限和”Upper”—上限这三栏。

b) 用 Calculator 建立新的输出

步骤：

- 选定”Edit”→”Performance Measurements”→”Add Measurements”或单击”Add Measurement”按钮；
- 在对话框中输出新输出的名字并点击确定；

- 选定菜单”Tools”→”Calculator”或者点击”Calculator”按钮。
- 利用 Calculator 建立需要的表达式，详见 Calculator 的章节；
- 在工作角分析窗口将输入光标定在需要修改的输出的”Expression”栏；
- 点击”Get Expression”按钮或者选择菜单中的”Tools”→”Get Expression”，Calculator 中的表达式就会被截取过来；
- （可选）如果表达式的输出结果是标量，且需要将结果画成余量图(Residual Plot)的形式，还要输入”Target”—目标值、”Lower”—下限和”Upper”—上限这三栏。

c) 删除输出：

步骤：

- 选定一个输出；
- 选择菜单中的”Edit”→”Performance Measurement”→”Delete Measurement”或者点击按钮”Delete Measurement”

采用上面列出的方法，建立了 2 个输出，也就是 Vout，表达式为 dB20(VF(”/Vout”))；另一个是 PM，表示相位裕度，表达式为 phaseMargin(VF(”/Vout”))

Performance Measurements	
Measurement	Expression
Vout	dB20(VF(”/Vout”))
PM	phaseMargin(VF(”/Vout”))

图 10. 13

3. 控制工艺角分析的运行

在运行工艺角分析之前，可以有这些选项：

- 禁用不想运行的工艺角；
- 选择每个输出是采用文本还是用图输出。可以利用”Plot”和”Print”复选框控制。
- 全部设置完毕，点击按钮”Run”或者菜单”Simulation”→”Run”运行分析；
- 分析过程中，还可以点击”Stop”或者菜单”Simulation”→”Stop”停止分析；

注意：”Run”和”Stop”按钮按照是否有仿真运行自动切换。

4. 工艺角分析的输出设置：

仿真成功后结果会按照之前的选项绘图或者输出文字结果。

如果要定义不同的输出，可以重新定义输出的表达式然后选择”Tools”→”Plot or Print Output”或者 Plot or Print”，新的表达式就会输出。

a) 文本输出形式如下：

- 如果文本输出的是一个标量，例如前面设置的相位裕度，则会如下图输出窗口中每一列显示的是一个输出，每行是一个工艺角。

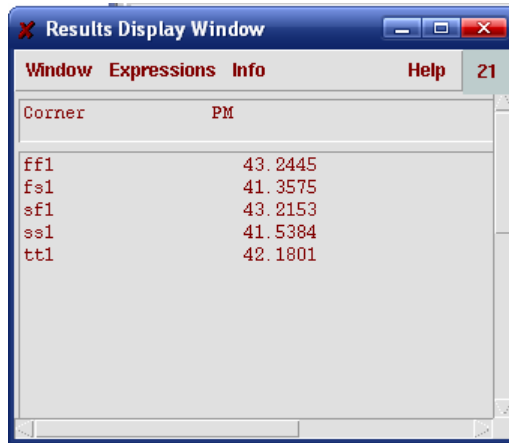


图 10.14

- 对于一个波形的输出，输入为文字形式会成如下形式：

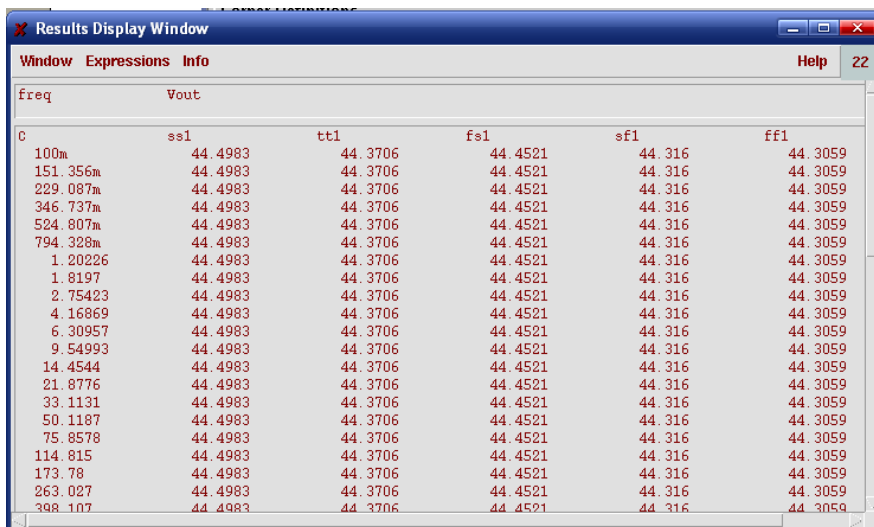


图 10.15

第一列显示的是分析的数据点的 X 轴坐标，后面每一列都列出一个特定工艺角的结果数据。

b) 10.4.2 图形输出

有两种图形输出方式，一种是余量图模式，一种是曲线族显示模式。

- 余量图模式采用柱状图形式，可以清楚地看出是不是所有的工艺角的输出都在接受范围之内。

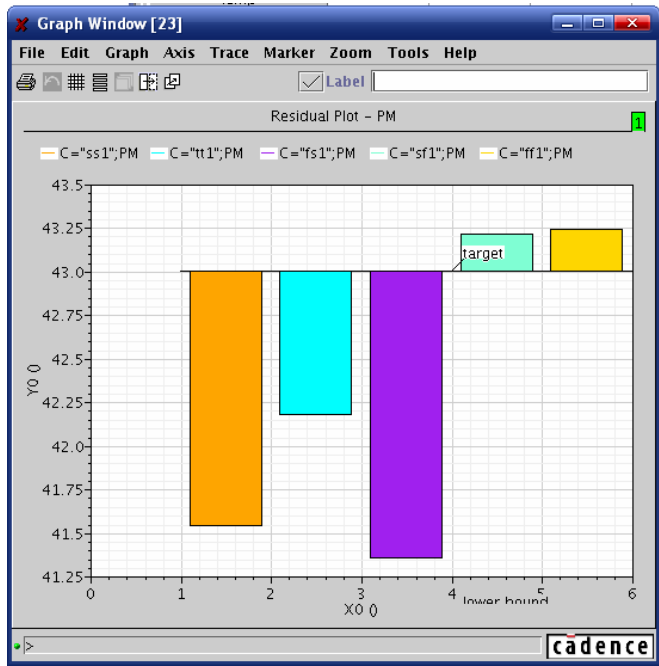


图 10.16 余量图

图中的输出是以 target 作为中心的柱状图。如果没有设置 target，则会输出成普通以 0 为中心的柱状图。

- 曲线族的显示模式输出图形式如下图：

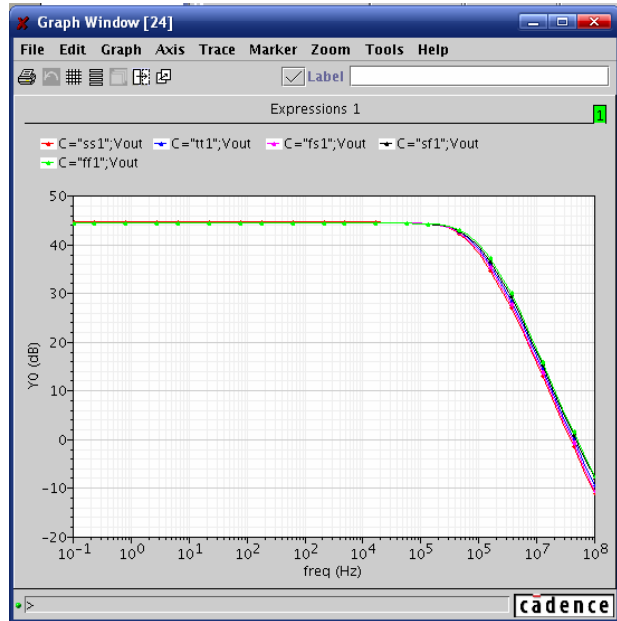


图 10.17

这个图中的每一条曲线代表一个工艺角的图线。

5. 保存设置

工艺角设置包含工艺角分析窗口中可以设置的一切信息，包括工艺角和输出的信息。

a) 保存

如果配置是从 PCF 或 DCF 文件读取的，在菜单中选择“File”→“Save Setup”可将设置写回原来的配置文件；

如果配置是手动输入的，这个选项不可选。

注意：如果读取过多个配置文件则会写回到最后一个读取的配置文件；被覆盖的文

件内的注释都回丢失；另外，如果原配置文件是只读的，则会有错误信息出现。

- b) 如果是手动输入的工艺角配置或不想覆盖元配置文件，可以选择“File”→“Save Setup As..”—另存配置。下次使用 Corner Analysis 的时候就可以调用以前的配置了

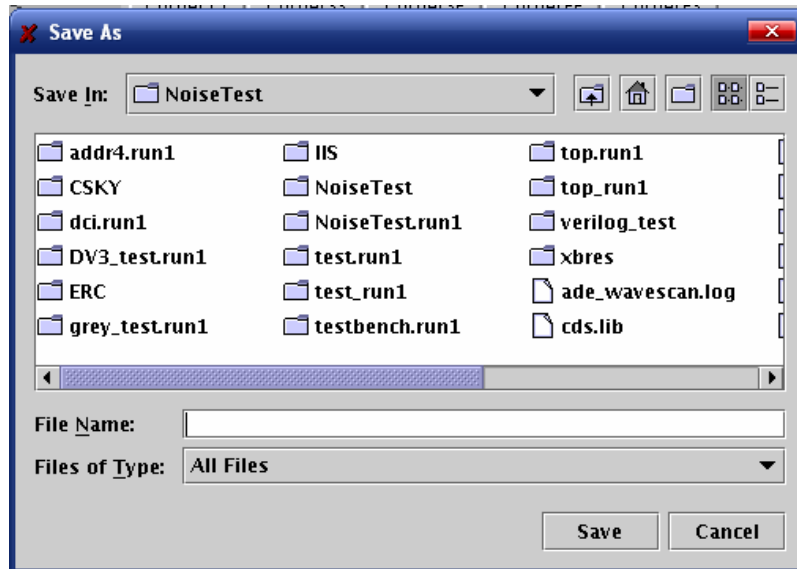


图 10.18

如图，这个窗口很像 windows 中的文件管理器，就不多介绍了。

- c) 保存为 OCEAN®脚本

OCEAN®是一个文本界面的命令行界面，通过它可以在 Unix shell 或者在 Cadence 的命令行界面(CIW)设置、运行和分析仿真的输出数据。也可以通过 OCEAN®脚本运行 OCEAN®的所有功能。

可以在工艺角分析窗口设定窗口设置好需要的分析，将设置保存成 OCEAN®脚本。该脚本既可以用 OCEAN®直接运行，也可以编辑这个脚本，然后再从 OCEAN®中调用。

关于 OCEAN®更详细的信息请看 OCEAN®的章节。

选择菜单的“File”→“Save Script”，然后弹出和 windows 的保存窗口很相似的文件管理器，从中指定脚本的路径和文件名。

10.4 使用工艺、设计和模型文件

在实际使用中，经常需要通过工艺角分析的脚本实现仿真的自动化，所以了解工艺角分析的配置文件是很有必要的。

一般有 3 种工艺角分析的配置文件。

- 工艺配置文件 PCF，定义工艺、工艺角组、组选项和各个工艺角的全局设置。PCF 一般由工艺工程师或代工厂编写。
- 设计定制文件 DCF，包含的是设计专用的设定，它在 PCF 的基础上追加载入。一般由电路的设计者编写。
- 模型文件定义的是工艺角分析中使用的器件模型参数值这些文件一般由工艺工程师或者代工厂提供。

一般使用工艺角分析一般不涉及修改 PCF 和 DCF 文件，但如果需要编写修改这些配置文件，请看以下的章节作为指导。

10.4.1 建立 DCF 和 PCF 文件

PCF 和 DCF 中包含 Cadence SKILL 语言的命令，这些命令定义了分析中使用的基本的工艺角和输出。下面章节介绍的是怎样使用这些命令开发需要的设定。

SKILL 语言和 PI 的所有命令在 PCF 和 DCF 中都可以通用。但一般定义工艺、工艺角和工艺角变量的命令一般被放在 PCF 中。设定设计变量、输出的命令一般都在 DCF 中。

PCF 中的常用命令	DCF 中的常用命令	通用的命令
corAddProcess	corAddDesignVar	corSetCornerVarVal
corSetModelFile	corSetDesignVarVal	corCopyCorner
corAddCorner	corSetCornerRunTempVal	
corAddGroupAndVariantChoices	corAddMeas	
corAddModelFileAndSectionChoices	corSetMeasExpression	
corSetCornerModelFileSection	corSetMeasLower	
corAddProcessVar	corSetMeasUpper	
corSetProcessVarVal	corSetMeasTarget	
corSetCornerGroupVariant	corSetMeasGraphicalOn	
corSetCornerNomTempVal	corSetMeasTextualOn	

注意：corSetModelFile 命令只能在单模型库模式下使用。

更多的信息，包括命令格式，参照 Virtuoso® Analog Design Environment SKILL 语言帮助。

要调试 PCF 和 DCF 文件，可以考虑使用 OCEAN，因为 OCEAN 的输出比较完整。可以参照安装路径中的使用实例。文件位置在：

Cadence 安装目录/tools/dfl/samples/artist/corners

例：准备一个工艺配置文件 PCF

PCF 添加一个新的工艺到工艺角分析图形界面，并定义一组工艺角。例如，下列的 PCF 加入了一个名为 P50u 的工艺，制定了模型样式为 singleModelLib，并且定义了三个工艺角：slowslow, nominal, fastfast。

```
; Example PCF file for the process P50u.
corAddProcess( "P50u" "~/processes" 'singleModelLib )
corSetModelFile( "P50u" "P50uModelFile.scs" )

; Prepare to add a process variable to each corner.
corAddProcessVar( "P50u" "EdgeEffect" )

; Now add the corners, specifying the values and choices for each.
corAddCorner( "P50u" "fastfast" )
corSetCornerVarVal( "P50u" "fastfast" "EdgeEffect" "1.18" )

corAddCorner( "P50u" "slowslow" )
corSetCornerVarVal( "P50u" "slowslow" "EdgeEffect" "1.12" )

corAddCorner( "P50u" "nominal" )
corSetCornerVarVal( "P50u" "nominal" "EdgeEffect" "1.15" )
```

fastest、typical、和 slow 工艺角的模型参数偏差不在 PCF 中定义，而是在模型文件中定义。例如，P50u 工艺的 PCF 配置文件中引用的模型文件 P50uModelFile.scs 含有以下的语句。

```
.LIB slowest
.model npn2 npn tf=120n
.model nmosR nmos tox=120n
.ENDL slowest

.LIB typical
.model npn2 npn tf=100n
```



```
.model nmosR nmos tox=100n
.ENDL typical

.LIB fastest
.model npn2 npn tf=80n
.model nmosR nmos tox=80n
.ENDL fastest
```

载入含有 P50u 工艺的 PCF 文件，产生的设置在界面上显示效果如下图

Variables	fastfast	slowslow	nominal
temp	27	27	27
EdgeEffect	1.18	1.12	1.15

注意：temp 变量表示温度，默认值为 27

例：准备一个设计配置文件 DCF

DCF 定义的是设计专用的变量和输出，例如，下面的 DCF 文件添加了设计变量设置了运行分析的温度并且添加了输出。

```
corAddDesignVar( "vss" )
corSetDesignVarVal( "vss" " " )

corSetCornerVarVal( "P50u" "fastfast" "vss" "70" )
corSetCornerVarVal( "P50u" "slowslow" "vss" "50" )
corSetCornerVarVal( "P50u" "nominal" "vss" "60" )

corSetCornerRunTempVal( "P50u" "slowslow" -35)

; You must add the measurement before you define it.
corAddMeas( "bandwidth" )
corSetMeasExpression( "bandwidth" "bandwidth(VF('/vout') 3 'low')" )
corSetMeasLower( "bandwidth" "8Mhz" )
corSetMeasUpper( "bandwidth" "12Mhz" )
corSetMeasTarget( "bandwidth" "10Mhz" )
```

在前一个例子中定义的 P50u 工艺的基础上载入 DCF 文件，工艺角定义界面和输出界面分别显示如下：

Variables	fastfast	slowslow	nominal
temp	27	27	27
EdgeEffect	1.18	1.12	1.15
vss	70	50	60

图 10.19

Measurement	Expression	Target	Lower	Upper
bandwidth	bandwidth(VF('/vout') 3 'low')	10M	8M	12M

图 10.20

10.4.2 用.cdsinit 文件载入 PCF 和 DCF 文件

一个简单的载入 PCF 和 DCF 文件的方法就是通过配置.cdsinit 文件,可以采用以下方法设置:

直接利用.cdsinit 文件载入所有 PCF 和 DCF 文件	载入 DCF, 由 DCF 文件指定需要载入的 PCF 文件
<p>保证.cdsinit 文件载入所有需要的 PCF 和 DCF 文件。</p> <p>例如: 在.cdsinit 文件中加入一下的语句载入 PCF 和 DCF 文件。</p> <pre>loadPcf "process1.pcf" loadPcf "process2.pcf" loadDcf "cellPhone23.dcf" loadDcf "opamp47.dcf"</pre>	<p>在.cdsinit 文件中指定需的 DCF 文件, 而由 DCF 文件指定需要的 PCF 文件</p> <p>例如: 在.cdsinit 文件中加入</p> <pre>loadDcf("/mnt4/radhikak/tools/dfII/src/corners/myanalog35u.dcf")</pre> <p>在 DCF 文件中加入以下的语句:</p> <pre>; This is the myanalog35u.dcf loadPcf("mypath/analog35u.pcf")</pre>

不论采用何种方式, 必须保证引用的 DCF 中引用的工艺都是定义过的, 一般表示需要先载入 PCF 文件再载入 DCF 文件。

10.4.3 选择模型样式

工艺角分析支持 5 种不同的模型样式, 分别是: 单一模型文件(Single Model Library), 多模型文件(Multiple Model), 单枚举(Single Numeric), 多枚举(Multiple Numeric), 多参数(Multiple Parametric)五种模式。

从 IC5.1.41 版开始工艺角分析的样式有了一些改变, 单枚举模式是默认的模式。为了和第三方 OASIS 工艺角集成, 同时也支持单模型文件和单枚举模式。要使用和定义工艺角和工艺属性, 需要一个合适的工具来建立 PCF 文件。

Cadence 建议使用单模型文件模式或者多模型文件模式运行 Cadence® Spcetre® 电路仿真器。对于 SpectreS 仿真器, Cadence 建议使用多枚举模式。省下的 2 种模式: 单枚举和多参数应当小心使用。下面章节将介绍这几种 PCF 文件的文件结构和例子。

10.4.4 单模型文件模式

Cadence 建议使用这种简单的方法使用工艺角分析。采用这种方式可以:

- 将所有的模型和所有的工艺角都保存在一个模型文件;
 - 该文件位于主目录中;
 - 文件名任意;
- 可以在工艺角分析窗口中输入文件名或者通过 `corSetModelFile` 命令确定模型文件的文件名。

下面的表格演示了单模型库模式的设计方式。根据用户习惯, 也可以使用.LIB 语法的模型文件。LIB 语法是 hspice 的模型语法, 该语法在 spectre 中也支持。

1. 单模型文件模式

Path	Filename	File Contents
./CORNERS/fab6/	mylibfile.scs	<pre> library processA section slowslow model npn2 npn tf=120n model npn9 npn tf=320n model nmosR nmos tox=120n model nmos8 nmos tox=320n endsection section nom model npn2 npn tf=100n model npn9 npn tf=300n model nmosR nmos tox=100n model nmos8 nmos tox=300n endsection section fastfast model npn2 npn tf=80n model npn9 npn tf=380n model nmosR nmos tox=80n model nmos8 nmos tox=380n endsection endlibrary </pre>

下面的代码演示的事怎样在 PCF 中引用以下的模型结构

```

corAddProcess("fab6" "./CORNERS/fab6/" 'singleModelLib)
corSetModelFile("fab6" "mylibfile.scs")
corAddProcessVar("fab6" "vdc")
corAddCorner("fab6" "slowslow"
    ?runTemp 20
    ?nomTemp 27
    ?vars '( ("vdc" 2) )
)

```

PCF 文件载入后 Virtuoso®工艺角分析窗口如图

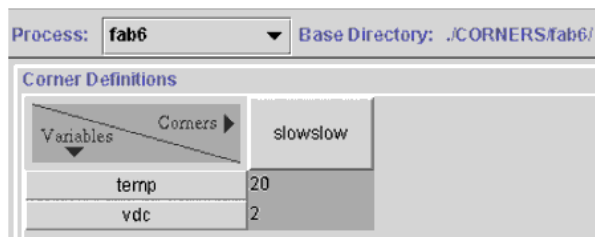


图 10.21

在单文件模型模式下建立新的工艺角组和选项:

从 IC 5.1.41 版本开始, 可以在单模型文件模式中用不同的工艺角指定模型文件中相同的章节(Section)。这些更改要求这样使用 `corSetCornerGroupVariant()`函数:

```
corSetCornerGroupVariant( <工艺名> <工艺角名> <组名> <组选项> )
```

其中

工艺名:

工艺的名字 (可以自由定义), 比如, fab6

工艺角名

工艺角的名字, 是模型文件中的节(Section)的名字

组名

工艺角组的名字，这个组当中有多个选项。

组选项

工艺角组的选项。每个选项是模型文件中的一个节的名字。

下面的代码演示的是怎样在单模型文件模式下用 PCF 文件设置多个工艺角和组的选项。

```
corAddProcess("singleModelLib" "./CORNERS/singleModelLib" 'singleModelLib)
corSetModelFile("singleModelLib" "singleModelLib.scs")
corAddModelFileAndSectionChoices("singleModelLib" "groupname" '( "slowslow"
"slowfast" "typtyp" "fastslow" "fastfast" ) )
corAddProcessVar("singleModelLib" "vdd")
corAddProcessVar("singleModelLib" "vss")
corAddDesignVar( "Clod" )
corAddCorner( "singleModelLib" "cor1" )
corSetCornerNomTempVal( "singleModelLib" "cor1" 27 )
corSetCornerRunTempVal( "singleModelLib" "cor1" 125 )
corSetCornerVarVal( "singleModelLib" "cor1" "Clod" "260f" )
corSetCornerVarVal( "singleModelLib" "cor1" "vss" "-2.7" )
corSetCornerVarVal( "singleModelLib" "cor1" "vdd" "2.7" )
corSetCornerGroupVariant( "singleModelLib" "cor1" "groupname" "slowslow" )
corAddCorner( "singleModelLib" "cor2" )
corSetCornerNomTempVal( "singleModelLib" "cor2" "27" )
corSetCornerRunTempVal( "singleModelLib" "cor2" 27 )
corSetCornerVarVal( "singleModelLib" "cor2" "Clod" "200f" )
corSetCornerVarVal( "singleModelLib" "cor2" "vss" "-3" )
corSetCornerVarVal( "singleModelLib" "cor2" "vdd" "3" )
corSetCornerGroupVariant( "singleModelLib" "cor2" "groupname" "slowslow" )
corAddCorner( "singleModelLib" "cor3" )
corSetCornerNomTempVal( "singleModelLib" "cor3" 27 )
corSetCornerRunTempVal( "singleModelLib" "cor3" 27 )
corSetCornerVarVal( "singleModelLib" "cor3" "Clod" "200f" )
corSetCornerVarVal( "singleModelLib" "cor3" "vss" "-3" )
corSetCornerVarVal( "singleModelLib" "cor3" "vdd" "3" )
corSetCornerGroupVariant( "singleModelLib" "cor3" "groupname" "fastfast" )
corAddCorner( "singleModelLib" "cor4" )
corSetCornerNomTempVal( "singleModelLib" "cor4" "27" )
corSetCornerRunTempVal( "singleModelLib" "cor4" 27 )
corSetCornerVarVal( "singleModelLib" "cor4" "Clod" "200f" )
corSetCornerVarVal( "singleModelLib" "cor4" "vss" "-3" )
corSetCornerVarVal( "singleModelLib" "cor4" "vdd" "3" )
corSetCornerGroupVariant( "singleModelLib" "cor4" "groupname" "fastfast" )
corAddCorner( "singleModelLib" "cor5" )
corSetCornerNomTempVal( "singleModelLib" "cor5" 27 )
corSetCornerRunTempVal( "singleModelLib" "cor5" -55 )
corSetCornerVarVal( "singleModelLib" "cor5" "Clod" "160f" )
corSetCornerVarVal( "singleModelLib" "cor5" "vss" "-3.3" )
corSetCornerVarVal( "singleModelLib" "cor5" "vdd" "3.3" )
corSetCornerGroupVariant( "singleModelLib" "cor5" "groupname" "slowslow" )
corAddCorner( "singleModelLib" "cor6" )
corSetCornerNomTempVal( "singleModelLib" "cor6" 27 )
corSetCornerRunTempVal( "singleModelLib" "cor6" -55 )
corSetCornerVarVal( "singleModelLib" "cor6" "Clod" "190f" )
corSetCornerVarVal( "singleModelLib" "cor6" "vss" "-3.0" )
corSetCornerVarVal( "singleModelLib" "cor6" "vdd" "3.0" )
corSetCornerGroupVariant( "singleModelLib" "cor6" "groupname" "slowfast" )
corAddMeas( "DCgain" )
corSetMeasExpression( "DCgain" "ymax(db20(VF('/vout')))" )
corSetMeasTarget( "DCgain" 60 )
corSetMeasEnabled( "DCgain" t )
corSetMeasGraphicalOn( "DCgain" t )
corSetMeasTextualOn( "DCgain" nil )
corAddMeas( "bandwidth" )
corSetMeasExpression( "bandwidth" "bandwidth(VF('/vout') 3 'low')" )
corSetMeasEnabled( "bandwidth" t )
corSetMeasGraphicalOn( "bandwidth" t )
corSetMeasTextualOn( "bandwidth" nil )
```

```

corAddMeas( "gain" )
corSetMeasExpression( "gain" "dB20(VF('/vout'))" )
corSetMeasEnabled( "gain" t )
corSetMeasGraphicalOn( "gain" t )
corSetMeasTextualOn( "gain" nil )
corAddMeas( "phase" )
corSetMeasExpression( "phase" "phase(VF('/vout'))" )
corSetMeasEnabled( "phase" t )
corSetMeasGraphicalOn( "phase" t )
corSetMeasTextualOn( "phase" nil )

```

载入 PCF 文件之后工艺角分析窗口显示如下：

Variables \ Corners	cor1	cor2	cor3	cor4	cor5	cor6
groupname	slowslow	slowslow	fastfast	fastfast	slowslow	slowfast
temp	125	27	27	27	-55	-55
vdd	2.7	3	3	3	3.3	3
vss	-2.7	-3	-3	-3	-3.3	-3
Clod	260f	200f	200f	200f	160f	190f

图 10.22

2. 多模型文件模式

这种模式使用了多个库文件，必须在 PCF 和 DCF 文件中使用 `corAddModelFilesAndSectionChoices` 和 `corAddCorner` 命令。其他方面，这种模式下和在单模型文件中没有差别。例如，模型可以存储在下列的文件中：

```

./CORNERS/fab6/path1/npn.scs
./CORNERS/fab6/path3/nmos.scs

```

下表显示的是多模型文件模式的设计方式。除了.SCS 模型文件，也可以使用.LIB 模型文件。

多模型文件模式

Path	Filename	File Contents
./CORNERS/fab6/path1/	npn.scs	<pre> library npn section slow model npn2 bjt tf=120n model npn8 bjt tf=80n endsection section nom model npn2 bjt tf=100n model npn8 bjt tf=60n endsection section fast model npn2 bjt tf=80n model npn8 bjt tf=50n endsection endlibrary </pre>
./CORNERS/fab6/path3/	nmos.scs	<pre> library nmos section slow model nmosR mos3 tox=120n model nmos2 mos3 tox=140n endsection section nom model nmosR mos3 tox=100n model nmos2 mos3 tox=115n endsection </pre>

		<pre> section fast model nmosR mos3 tox=80n model nmos2 mos3 tox=90n endsection endlibrary </pre>
--	--	---

下面的代码演示了如何在 PCF 中使用多模型文件模式：

```

corAddProcess("fab6" "./CORNERS/fab6/" 'multipleModelLib)
corAddModelFileAndSectionChoices("fab6" "path1/npn.scs"
    '( "slow" "nom" "fast" ) )
corAddModelFileAndSectionChoices("fab6" "path3/nmos.scs"
    '( "slow" "nom" "fast" ) )
corAddProcessVar("fab6" "vdc")
corAddCorner("fab6" "slowslow"
    ?sections '( ("path1/npn.scs" "slow")
        ("path3/nmos.scs" "slow" ) )
    ?runTemp 20
    ?nomTemp -27
    ?vars '( ("vdc" 2) )
)
corAddCorner("fab6" "nomnom"
    ?sections '( ("path1/npn.scs" "nom")
        ("path3/nmos.scs" "nom" ) )
    ?runTemp 30
    ?nomTemp 27
    ?vars '( ("vdc" 3) )
)
corAddCorner("fab6" "fastfast"
    ?sections '( ("path1/npn.scs" "fast")
        ("path3/nmos.scs" "fast" ) )
    ?runTemp 40
    ?nomTemp -27
    ?vars '( ("vdc" 4) )
)
corAddCorner("fab6" "fastslow"
    ?sections '( ("path1/npn.scs" "fast")
        ("path3/nmos.scs" "slow" ) )
    ?runTemp 50
    ?nomTemp -27
    ?vars '( ("vdc" 4) )
)

```

载入这个 PCF 文件之后工艺角分析窗口如下：

Variables \ Corners	slowslow	nomnom	fastfast	fastslow
path1/npn.scs	slow	nom	fast	fast
path3/nmos.scs	slow	nom	fast	slow
temp	20	30	40	50
vdc	2	3	4	4

图 10. 23

3. 单枚举模式(Single Numeric Style)

采用这个模式主要目的是为了对旧版本的支持。 如果想要用工艺角分析的方式使用 Spectre® 仿真器，Cadence 建议转换到一个更好的模式 (Style)。

- 用这种模式，每个工艺角都保存在单独的模型文件中，如果有 5 个工艺角，就要有 5 个模型文件。所有的模型文件都要有相同的文件名。
- 每个模型文件保存在 主目录/工艺角名 目录下。例如如果一个工艺角叫 allfast，则就要有一个模型文件保存在 主目录/allfast 目录下。

- 这个公用的模型文件名可以任意取名。
 - 如果直接使用 Spectre® 仿真器，选择菜单”Setup”→”Model Library”，在模型库设置对话框中输入模型的名字。
 - 如果使用的是接口仿真器，选择”Setup”→”Environment”打开一个对话框输入包含的模型文件名。

下面的表格演示了一个含有 3 个工艺角的配置文件，使用的是单枚举模式。

单枚举格式

Path	Filename	File Contents
./CORNERS/fab6/allslow/	models	.model npn2 npn tf=120n .model npn9 npn tf=320n .model nmosR nmos tox=120n .model nmos8 nmos tox=320n
./CORNERS/fab6/allnom/	models	.model npn2 npn tf=100n .model npn9 npn tf=300n .model nmosR nmos tox=100n .model nmos8 nmos tox=300n
./CORNERS/fab6/allfast/	models	.model npn2 npn tf=80n .model npn9 npn tf=380n .model nmosR nmos tox=80n .model nmos8 nmos tox=380n

PCF 文件中这样设定这些模型工艺角：

```
corAddProcess("fab6" ". /CORNERS/fab6" 'singleNumeric)
corAddCorner("fab6" "allslow"
    ?runTemp -55
)
corAddCorner("fab6" "allnom"
    ?runTemp -27
)
corAddCorner("fab6" "allfast"
    ?runTemp 55
)
```

显示如下：

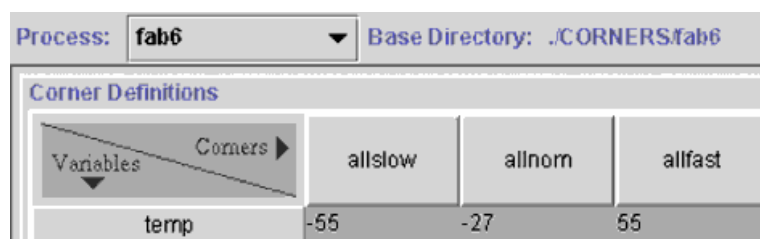


图 10. 24

4. 多枚举模式

这种模式也是为了提供对以前版本支持而设置的。

- 在这种模式下，每个模型都在不同的模型文件中定义。所有模型的参数都分别定义。
- 每个模型文件都保存在 主目录/组名/组选项名 目录下。例如，如有一个模型被包含在 npn 组，作为选项 fast，则至少要有一个模型文件保存在 主目录/npn/fast 文件夹下。
- 每个模型文件的文件名都在 ADE 中的“编辑对象属性”(Edit Object Properties) 中输入。

多枚举模式

Path	Filename	File Contents
./CORNERS/fab6/npn/slow/	npn2.scs	model npn2 bjt tf=120n
	npn9.scs	model npn9 bjt tf=320n
./CORNERS/fab6/npn/nom/	npn2.scs	model npn2 bjt tf=100n
	npn9.scs	model npn9 bjt tf=300n
./CORNERS/fab6/npn/fast/	npn2.scs	model npn2 bjt tf=80n
	npn9.scs	model npn9 bjt tf=380n
./CORNERS/fab6/nmos/slow/	nmosR.scs	model nmosR mos3 tox=120
	nmos8.scs	model nmos8 mos3 tox=320n
./CORNERS/fab6/nmos/nom/	nmosR.scs	model nmosR mos3 tox=100n
	nmos8.scs	model nmos8 mos3 tox=300n
./CORNERS/fab6/nmos/fast/	nmosR.scs	model nmosR mos3 tox=80n
	nmos8.scs	model nmos8 mos3 tox=380n

下面的代码演示了怎样在 PCF 中设置

```

corAddProcess("fab6" "./CORNERS/fab6" 'multipleNumeric)
corAddGroupAndVariantChoices("fab6" "npn"
    ('"slow" "nom" "fast")
)
corAddGroupAndVariantChoices("fab6" "nmos"
    ('"slow" "nom" "fast")
)
corAddCorner("fab6" "slowslow"
    ?variants '(
        ("npn" "slow")
        ("nmos" "slow")
    )
    ?nomTemp -55
    ?vars '( ("Cload" 260f) )
)
corAddCorner("fab6" "slowfast"
    ?variants '(
        ("npn" "slow")
        ("nmos" "fast")
    )
    ?nomTemp -55
    ?vars '( ("Cload" 200f) )
)

```

工艺角分析窗口将显示如下：

Process: fab6		Base Directory: ./CORNERS/fab6	
Corner Definitions			
Variables \ Corners	slowslow	slowfast	
npn	slow	slow	
nmos	slow	fast	
temp	27	27	
Cload	260f	200f	

图 10.25

在多枚举模型模式下使用 Spectre® 仿真器

当在多枚举模式下使用工艺角分析和 Spectre® 仿真器的时候，保证在.cdsenv 文件中定义了 includeStyle 变量。

5. 多参数模型模式

在这种模型模式主要也是为了对旧版的支持，有如下特性。

- 采用这种模式，每个模型都在一个单独的文件中存储。每个工艺角有一个对应的参数文件。
- 工艺文件保存在 主目录/组名 目录下。例如：如果模型有一个工艺角组 npn，则这些模型文件保存在了 主目录/npn 目录下
- 每个参数文件保存在 主目录/组名/组选项名 目录下。例如：如果 npn 工艺角组中有一个选项 fast，则至少有一个参数文件保存在 主目录/组名 文件夹下。
- 每个模型文件的文件名可以在 Virtuoso® ADE 中的“编辑对象属性”(Edit Object Properties) 中输入。

下表演示的时使用多参数模型模式的设置文件的结构。

多模型文件模式

Path	Filename	File Contents
./CORNERS/fab6/npn	npn2.scs	include "npn2.param" model npn2 bjt tf=TF2
	npn9.scs	include "npn9.param" model npn9 bjt tf=TF9
./CORNERS/fab6/npn/slow/	npn2.param	parameter TF2=120n
	npn9.param	parameter TF9=320n
./CORNERS/fab6/npn/nom/	npn2.param	parameter TF2=100n
	npn9.param	parameter TF9=300n
./CORNERS/fab6/npn/fast/	npn2.param	parameter TF2=80n
	npn9.param	parameter TF9=380n
./CORNERS/fab6/nmos	nmosR.scs	model npn2 mos3 tf=TOXR
	nmos8.scs	model npn9 mos3 tf=TOX8
./CORNERS/fab6/nmos/slow/	nmosR.param	parameter TOXR=120
	nmos8.param	parameter TOX8=320n
./CORNERS/fab6/nmos/nom/	nmosR.param	parameter TOXR=100n
	nmos8.param	parameter TOX8=300n
./CORNERS/fab6/nmos/fast/	nmosR.param	parameter TOXR=80n
	nmos8.param	parameter TOX8=380n

下面的 PCF 设置文件演示了使用多参数模式的方法：

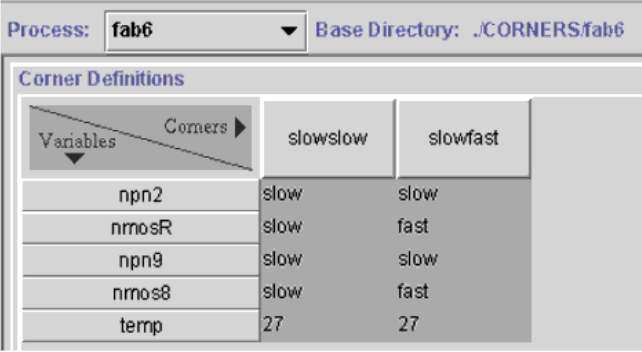
```
corAddProcess("fab6" "./CORNERS/fab6" 'multipleParametric)
corAddGroupAndVariantChoices("fab6" "npn2"
    ("slow" "nominal" "fast")
)
```

```

corAddGroupAndVariantChoices("fab6" "nmos8"
    ("slow" "nominal" "fast")
)
corAddGroupAndVariantChoices("fab6" "npn9"
    ("slow" "nominal" "fast")
)
corAddGroupAndVariantChoices("fab6" "nmosR"
    ("slow" "nominal" "fast")
)
corAddCorner("fab6" "slowslow"
    ?variants '(
        ("nnp2" "slow")
        ("nmos8" "slow")
        ("nnp9" "slow")
        ("nmosR" "slow")
    )
    ?nomTemp -55
)
corAddCorner("fab6" "slowfast"
    ?variants '(
        ("nnp2" "slow")
        ("nmos8" "fast")
        ("nnp9" "slow")
        ("nmosR" "fast")
    )
    ?nomTemp -55
)

```

Virtuoso®工艺角分析窗口在载入了上述 PCF 文件之后显示如下：



Variables	Corners	slowslow	slowfast
nnp2		slow	slow
nmosR		slow	fast
nnp9		slow	slow
nmos8		slow	fast
temp		27	27

图 10.26

用 Spectre® 仿真器结合多参数模式的工艺角分析

这时请保证在.cdsenv 文件中有定义 includeStyle 变量。

用其他接口仿真器(Socket Simulator)结合多参数模式的工艺角分析

这时要制定一个名为 update.s 的参数文件。例如：update.s 可以含有如下内容：

```

use npn2.s
use npn9.s
use nmosR.s
use nmos8.s

```

如果想要重载选定的工艺角的定义，可以在 init.s 中使用 use 命令而不是在 update.s 文件中。因为工艺角分析在分析设置的时候 init.s 有更高的优先级，所以可以用 init.s 重载 update.s 文件中的设置。

注意：工艺角设定为不用再每个 psf 文件夹中建里 runObjFile。因而，result browser 不能查看所有的目录。想要查看所有的目录，可以使用 Create ROF 功能。

这段不太懂（Note: Corners is designed such that it does not create a runObjFile in each psf

directory it creates. Therefore, the results browser cannot be used to browse through the directories. In order to browse individual directories, you can use the Create ROF feature.)

10.5 使用配置文件运行工艺角分析的实例

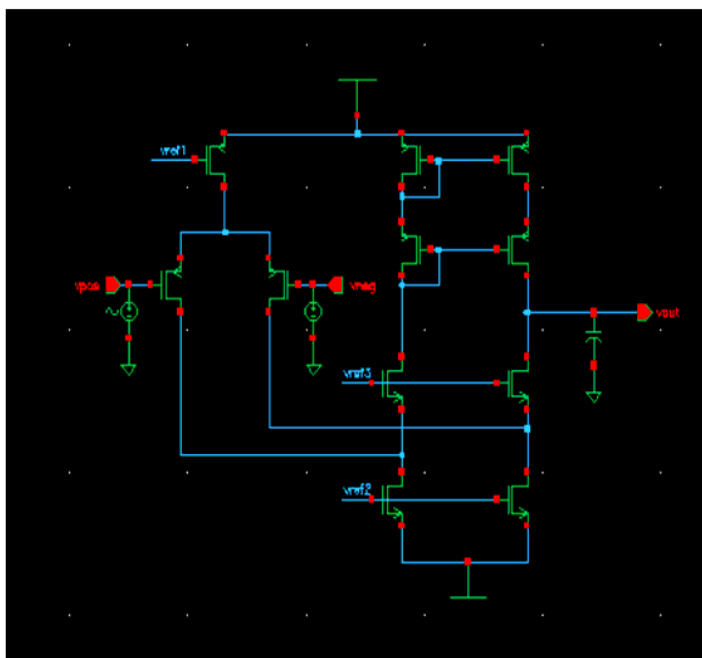
下面这一届将用一个完整的实例详细演示怎样使用工艺角分析工具实际电路的特性。这个例子介绍了在一个实际的折叠共源共栅运放电路并解释怎样安排配套的文件。下面介绍的例子的文件保存在

Cadence 安装目录/tools/dfII/samples/artist/corners/artistExample

要继续下面的例子，请在该目录下运行 icms。其中使用的.cdsinit 文件就保存在该路径下。

10.5.1 折叠共源共栅电路

电路图如下：



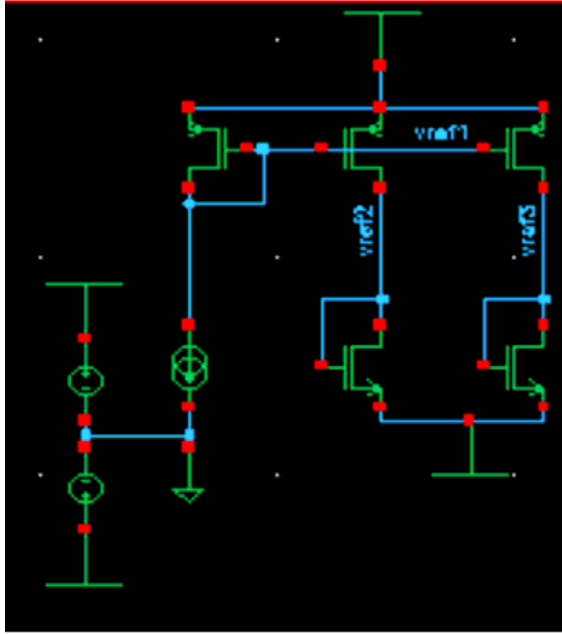


图 10.27

该电路图中包含多个 PMOS 和 NMOS 的实例，每个 PMOS 管成是相同的。同样，每个 NMOS 也相同。但实际上，每个晶体管的属性有轻微的不同。在这个例子中，通过工艺角仿真可以总结出工艺误差对电路性能的影响。

10.5.2 设置 Virtuoso® ADE 窗口

要使用这个例子，首先要对 ADE 进行设置：

1. 在 CIW—命令行中选择菜单”Tools”→”Analog Environment”→”Simulation”，Virtuoso® ADE 窗口出现；
2. 选择菜单”Setup”→”Design”选择要进行仿真的电路：在设计库 RF_lib 中的模块 foldedCascode，选择 OK。
3. 在 ADE 窗口中选择菜单”Session”→”Load State”；载入仿真设置窗口将会出现；在其中选择名为 Corners 的设置，选择 OK；
4. 选择菜单”Output”→”To Be Plotted”→”Select On Schematic”；在弹出的电路图窗口中选择 vout 节点。

在 PCF 文件中也可以定义输出，但由于 ADE 的输出会自动在工艺角分析工具启动的时候导入到工艺角分析工具中，所以这种应用方法也很常用。

设置完毕的 ADE 窗口如图：

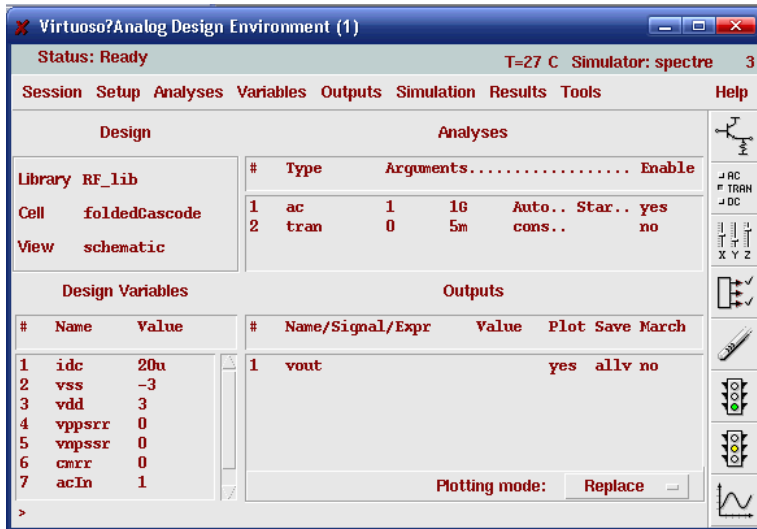


图 10.28

模式选择:

这个例子中使用的是多模型文件模式。PMOS 和 NMOS 的偏差分别放在各自的模型文件中，储存在主目录 multipleModelLib 下。

NMOS 器件的参数保存在

CORNERS/multipleModelLib/nmosLib.scs

目录下，文件内容如下

```
library nmosLib
```

```
section nom
include "../nmos/typ/nmos.scs"
endsection
```

```
section fast
include "../nmos/fast/nmos.scs"
endsection
```

```
section slow
include "../nmos/slow/nmos.scs"
endsection
```

```
endlibrary
```

如果需要，也可以将具体参数直接放在这一个文件中；但在这个例子当中，工艺角的实际内容分别被放在了不同的文件中，通过一个库文件对其进行引用。

../nmos/typ/nmos.scs 是 nom 一节中引用的模型文件，设定了一般的 NMOS 的模型参数。该文件内容如下：

```
simulator lang=spice

* VTI Level=2 slowN/slowP model
.model nmos nmos level=2
+ vto = 0.9
+ tox = 430e-10
+ nsub = 1.0e+16
+ xj = 0.15U
*+ ld = 0.20U
+ ld = 0.075U
+ u0 = 620
+ ucrit = 0.62e5
+ uexp = 0.125
+ vmax = 5.1e4
```

```

+ neff = 4.0
+ delta = 1.4
+ rsh = 38
+ cgso = 2.10e-10
+ cgdo = 2.10e-10
+ cj = 215U
+ cjsw = 540P
+ mj = 0.76
+ mjsw = 0.30
+ pb = 0.8

```

另外 2 个工艺库文件的内容也和该文件类似。

10.5.3 工艺配置文件 (PCF)

这个例子当中没有使用 DCF，所有的配置都在一个 PCF 文件中定义，文件名是 multipleModelLib.pcf。该配置文件内容如下：

```

corAddProcess( "multipleModelLib" "./CORNERS/multipleModelLib"
              'multipleModelLib )
corAddProcessVar( "multipleModelLib" "vdd" )
corAddProcessVar( "multipleModelLib" "vss" )
corAddDesignVar( "Clod" )
corAddGroupAndVariantChoices( "multipleModelLib" "pmosLib.scs"
                              '( "slow" "nom" "fast" ) )
corAddGroupAndVariantChoices( "multipleModelLib" "nmosLib.scs"
                              '( "slow" "nom" "fast" ) )
corAddCorner( "multipleModelLib" "slowslow" )
corSetCornerGroupVariant( "multipleModelLib" "slowslow"
                          "nmosLib.scs" "slow" )
corSetCornerGroupVariant( "multipleModelLib" "slowslow"
                          "pmosLib.scs" "slow" )
corSetCornerNomTempVal( "multipleModelLib" "slowslow" 27 )
corSetCornerRunTempVal( "multipleModelLib" "slowslow" 125 )
corSetCornerVarVal( "multipleModelLib" "slowslow" "Clod" "260f" )
corSetCornerVarVal( "multipleModelLib" "slowslow" "vss" "-2.7" )
corSetCornerVarVal( "multipleModelLib" "slowslow" "vdd" "2.7" )
corAddCorner( "multipleModelLib" "fastslow" )
corSetCornerGroupVariant( "multipleModelLib" "fastslow"
                          "nmosLib.scs" "slow" )
corSetCornerGroupVariant( "multipleModelLib" "fastslow"
                          "pmosLib.scs" "fast" )
corSetCornerNomTempVal( "multipleModelLib" "fastslow" 27 )
corSetCornerRunTempVal( "multipleModelLib" "fastslow" 27 )
corSetCornerVarVal( "multipleModelLib" "fastslow" "Clod" "200f" )
corSetCornerVarVal( "multipleModelLib" "fastslow" "vss" "-3" )
corSetCornerVarVal( "multipleModelLib" "fastslow" "vdd" "3" )
corAddCorner( "multipleModelLib" "typtyp" )
corSetCornerGroupVariant( "multipleModelLib" "typtyp" "nmosLib.scs"
                          "nom" )
corSetCornerGroupVariant( "multipleModelLib" "typtyp" "pmosLib.scs"
                          "nom" )
corSetCornerNomTempVal( "multipleModelLib" "typtyp" 27 )
corSetCornerRunTempVal( "multipleModelLib" "typtyp" 27 )
corSetCornerVarVal( "multipleModelLib" "typtyp" "Clod" "200f" )
corSetCornerVarVal( "multipleModelLib" "typtyp" "vss" "-3" )
corSetCornerVarVal( "multipleModelLib" "typtyp" "vdd" "3" )
corAddCorner( "multipleModelLib" "slowfast" )
corSetCornerGroupVariant( "multipleModelLib" "slowfast"
                          "nmosLib.scs" "fast" )
corSetCornerGroupVariant( "multipleModelLib" "slowfast"
                          "pmosLib.scs" "slow" )

```

```

corSetCornerNomTempVal( "multipleModelLib" "slowfast" "27" )
corSetCornerRunTempVal( "multipleModelLib" "slowfast" 27 )
corSetCornerVarVal( "multipleModelLib" "slowfast" "Cload" "200f" )
corSetCornerVarVal( "multipleModelLib" "slowfast" "vss" "-3" )
corSetCornerVarVal( "multipleModelLib" "slowfast" "vdd" "3" )
corAddCorner( "multipleModelLib" "fastfast" )
corSetCornerGroupVariant( "multipleModelLib" "fastfast"
    "nmosLib.scs" "fast" )
corSetCornerGroupVariant( "multipleModelLib" "fastfast"
    "pmosLib.scs" "fast" )
corSetCornerNomTempVal( "multipleModelLib" "fastfast" 27 )
corSetCornerRunTempVal( "multipleModelLib" "fastfast" -55 )
corSetCornerVarVal( "multipleModelLib" "fastfast" "Cload" "160f" )
corSetCornerVarVal( "multipleModelLib" "fastfast" "vss" "-3.3" )
corSetCornerVarVal( "multipleModelLib" "fastfast" "vdd" "3.3" )
corAddMeas( "DCgain" )
corSetMeasExpression( "DCgain" "ymax(db20(VF('/vout')))" )
corSetMeasTarget( "DCgain" 60 )
corSetMeasEnabled( "DCgain" t )
corSetMeasGraphicalOn( "DCgain" t )
corSetMeasTextualOn( "DCgain" nil )
corAddMeas( "bandwidth" )
corSetMeasExpression( "bandwidth" "bandwidth(VF('/vout') 3 'low')" )
corSetMeasEnabled( "bandwidth" t )
corSetMeasGraphicalOn( "bandwidth" t )
corSetMeasTextualOn( "bandwidth" nil )
corAddMeas( "gain" )
corSetMeasExpression( "gain" "dB20(VF('/vout'))" )
corSetMeasEnabled( "gain" t )
corSetMeasGraphicalOn( "gain" t )
corSetMeasTextualOn( "gain" nil )
corAddMeas( "phase" )
corSetMeasExpression( "phase" "phase(VF('/vout'))" )
corSetMeasEnabled( "phase" t )
corSetMeasGraphicalOn( "phase" t )
corSetMeasTextualOn( "phase" nil )

```

由于在.cdsint 文件设置了自动载入

```
loadPcf( "~/multipleModelLib.pcf" )
```

在启动工艺角分析的时候，这个 PCF 文件会自动载入，简化了工艺角仿真的步骤。

10.5.4 用图形界面载入 PCF 和 DCF 文件

当然也可以用图形界面载入 PDF 和 DCF 文件：

1. 选择“File”→“Load”

如果已经在工作角分析中作了修改，会出现“Save Changes”—保存更改对话框。

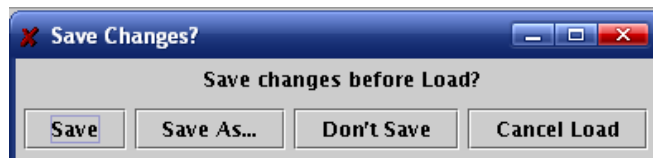


图 10.29

2. 点击“Save”或者“Save As”保存配置的更改，如果不想保存，直接载入 PCF 和 DCF，点击“Don't Save”；点击“Cancel Load”取消读取操作，保留当前配置。

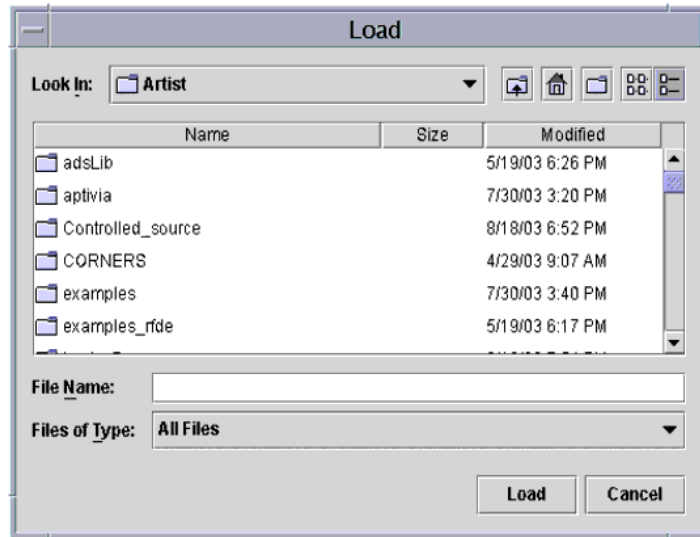


图 10.30

此时出现的窗口非常像 windows 的文件管理器。操作方法也很类似，这里就不再详细介绍。在其中选定需要载入文件，再点击“Load”即可载入；也可以通过“Cancel”按钮取消。

10.5.5 工艺角分析窗口

在 ADE 中选择菜单“Tools”→“Corners”，工艺角分析窗口开启。

打开工艺角分析窗口时，multipleModelLib.pcf 文件已经自动载入，在工艺角分析窗口中的项目相会显示如下：

- 温度变量 temp 的值默认为 27，如果要设置其它温度，可以在界面修改，或者在配置文件中使⤵用命令 corSetCornerRunTempVal
- 所有在 ADE 中定义的输出都已经被导入，同时还有一些在 PCF 中定义的输出。

此时工艺角分析窗口显示如下：

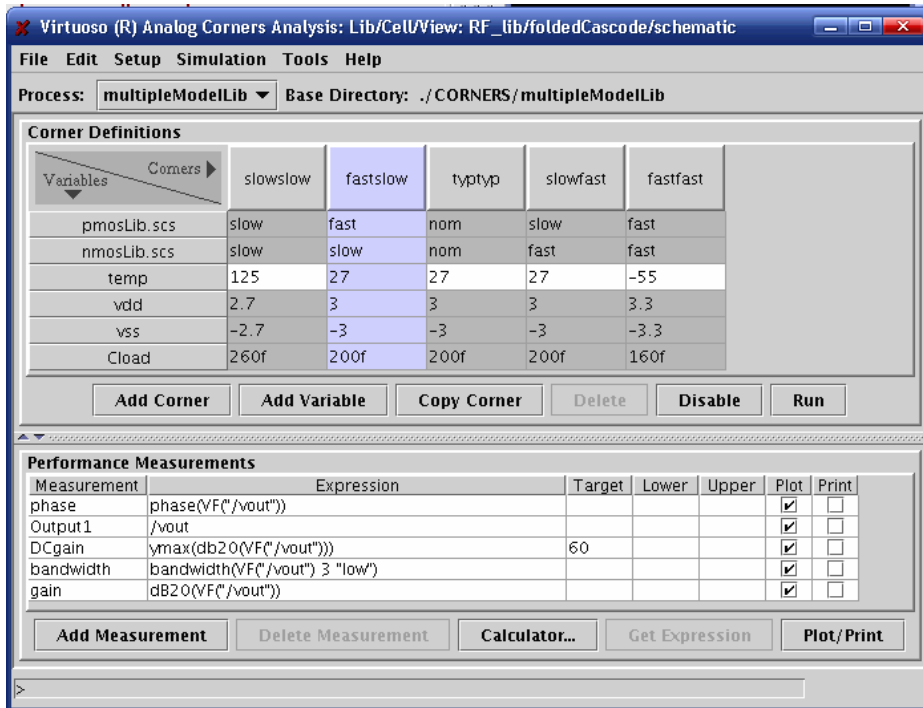


图 10.31

10.5.6 修改设置并仿真

再此之前所有的设置都是预先定义好的。在这个基础上，仍然在界面中修改和增加一些设置。例如，要修改余量图的上下限和目标值并进行仿真：

1. 输出当中，DCgain 和 bandwidth 两项是标量，可以采用余量图形式显示，设置：
DCgain: 目标=63, 下限=60, 上限=65
Bandwidth: 目标=200k, 下限=130k, 上限=350k
2. 除了 Output1, 每个输出都设置为图形输出；Output1 不输出
3. 检查工艺角、输出都已经设置为正常的状态；
4. 点击界面上的"Run"按钮或者菜单"Simulation"→"Run"出图如下：

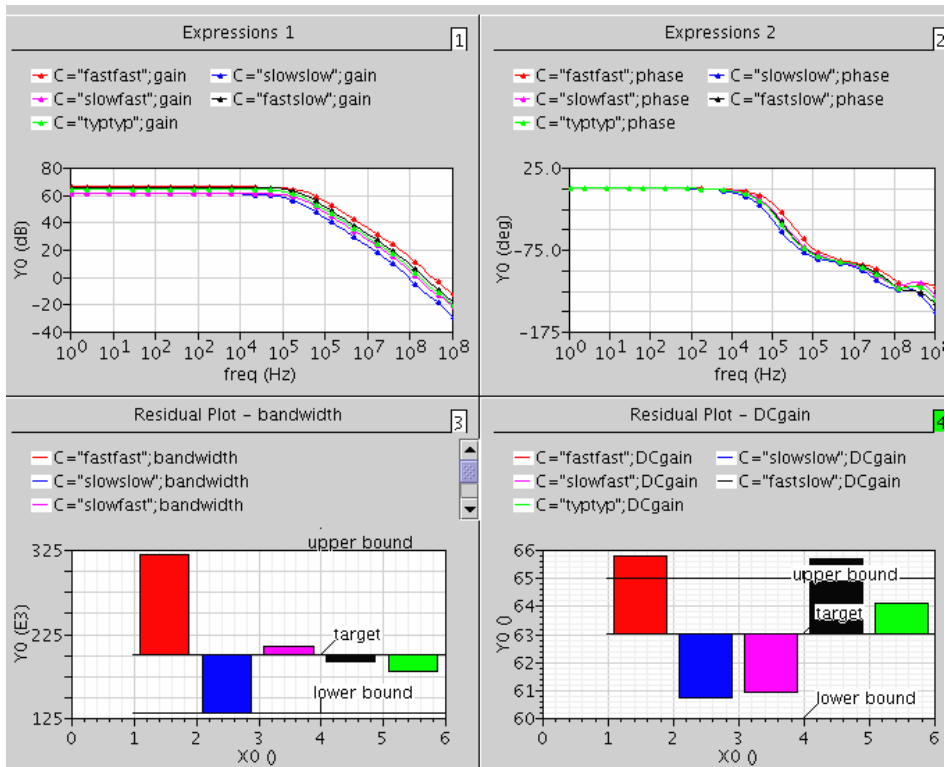


图 10.32

Phase 和 Gain 输出由于仿真结果是曲线，所以输出是成曲线族的形式。如果希望详细察看某个子图，可以在 Wavescan 的菜单上选择：“Graph”→“Layout”→“Card”，则一次只会显示一个子图，可以通过点击图右上角的标签选择需要看的子图：

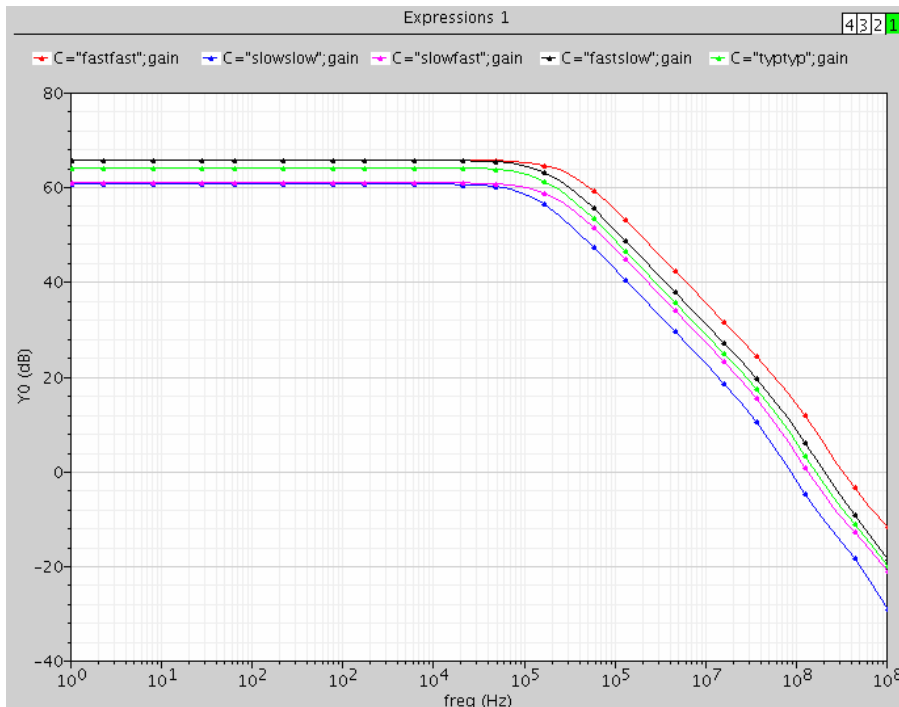


图 10.33

这个子图的右上角的白/绿色标签标明该图是 4 个子图中的第一个。在该图中可以总结出 fastfast 在整个频域有最大的增益和带宽；slowslow 则正相反。

选择第四个标签，显示：

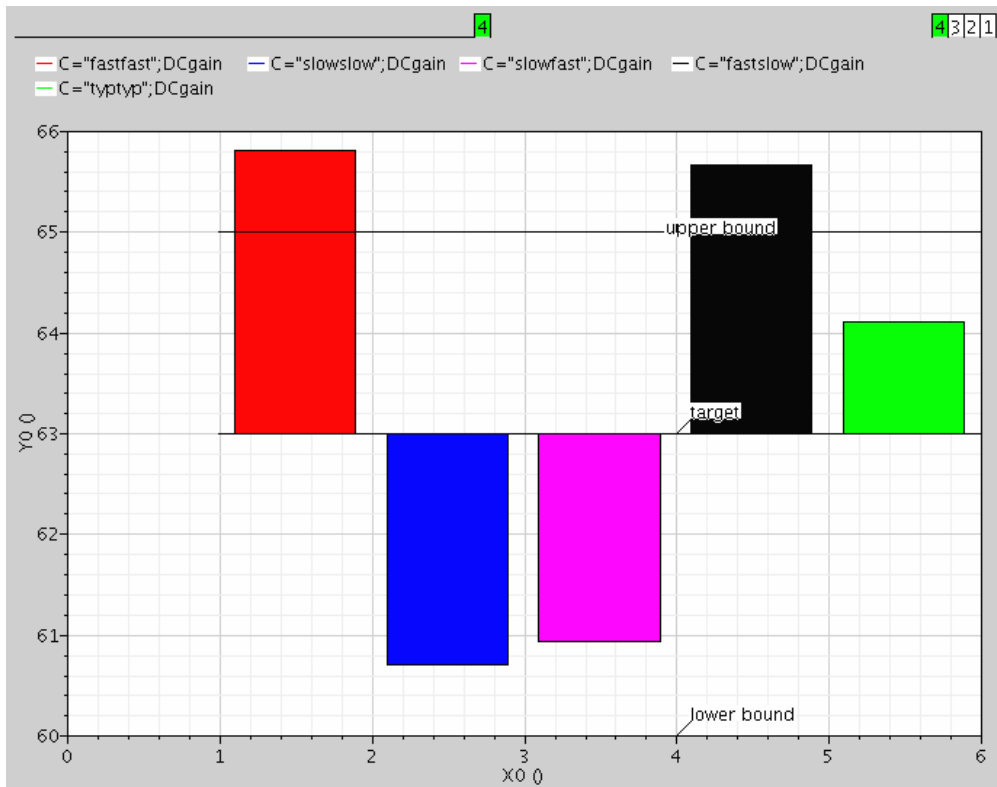


图 10.34

从中可以总结出：fastfast 和 slowfast 的 DCgain 指标已经超过了上限。

第 11 章 电路优化 (Optimization)

11.1 优化的作用和基本工作原理

优化是一种通过自动调整设计变量，从而达到设计指标的过程。实现这个过程的工具叫做优化器 (Optimizer)。通常优化器通过产生新的器件参数，将一个接近性能要求的设计进行优化，从而满足设计要求。

一个最初的电路设计通常不能满足所有的设计指标。例如运算放大器的带宽不够，或者电路设计的冗余度不够，在一些特定条件下不能正常工作。通常可以通过调整器件参数来解决这些问题，但是从众多的方案中挑选一个最好的，往往很难。而优化器可以提供必要的信息，从而获得最佳的解决方案。

对于优化器，需要设置一系列设计变量的初始值 and 变化范围，以及优化的对象。优化器首先会计算出所选择的设计变量是如何影响对象表达式的值；然后调整设计变量的值，使表达式的值向着目标值靠近；在每次改变设计变量后，都将对电路进行一次仿真，来检查表达式的值是否满足要求。如果没有满足，将重复上面的过程。以下简单介绍优化器的工作流程：

- 1) 优化器首先使用设计变量的初始值进行一次电路仿真。在这一步中将决定对象表达式的类型和初始值。
- 2) 优化器决定使用何种优化算法。(如果用户没有指定)
 - LSQ (Least Square) 算法适合对测量的、有噪声的、没有约束的数据进行优化。例如，针对一个测量出来的频率响应数据，设计一个对应的滤波器，这种算法就十分适用。
 - CFSQP (C version Feasible Sequential Quadratic Programming) 对于大量的优化问题都十分使用，包括有约束条件和没有约束条件的，最大化和最小化的，以及相互关联的几个对象的优化。例如，设计一个低噪声放大器，需要有最大的增益和最小的噪声，以及 45 度的相位裕度，这种算法就十分适用。
- 3) 如果是使用的 CFSQP 算法，那么优化器通过运行仿真，来测试设计变量的初始值是否满足设计的要求，如果不满足，那么优化器将计算出新的合适的变量值。
- 4) 优化器计算出对象表达式对各个设计变量的敏感度。为了计算敏感度，优化器对每一个设计变量都进行微小的变化，然后再进行一次仿真。
- 5) 利用敏感度中的信息，优化器为设计变量计算出一套新值。
- 6) 优化器将上一步中的新值赋给设计变量，然后对电路进行仿真。
如果仿真的结果没有上一次的好，那么优化器将重复第 5 步。
如果仿真的结果得到改善，那么在第 5 步中计算出来的新值将作为初始值进入下一轮循环。
- 7) 如果优化停止的标准没有达到，那么下一轮循环将从第 4 步开始。
优化将在下面几个条件下停止：
 - 在第 5 步中计算出来的新值和初始值很接近，或者没有变化
 - 设计变量的进一步变化不能起到优化的作用。

下面我们将通过一个共源极放大器的例子，来介绍“Optimizer”的使用

11.2 “Optimization” 的仿针环境设置

“Optimization” 的仿真环境、仿真类型的设置可直接从 “Virtuoso[®] Analog Design Environment” (ADE) 中获得。

首先，我们绘制一个简单的电路图，包含一个 NMOS 管，一个电阻，一个电容和两个电压源。我们将两个电压源的大小，NMOS 管的栅长和栅宽，电阻值以及电容值设为设计变量，分别命名为：“VDD”，“VG”，“W_N”，“L_N”，“res”，“cap”。如图 11.1 所示

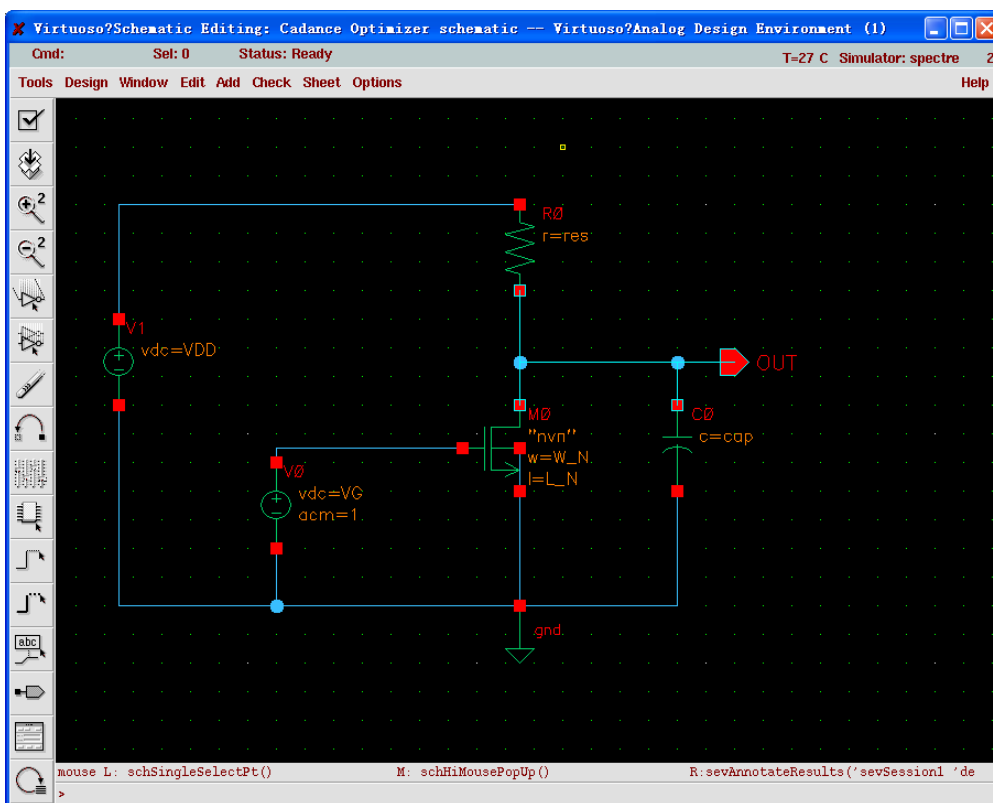


图 11.1 仿真用共源放大电路

打开 ADE 窗口。按照第 1 章讲述的方法设置库文件，从电路图中获得变量名并赋一个初始值。假设对该单级放大器的指标是带宽和增益。那么可将仿真类型设为“AC”，针对频率进行扫描，扫描范围为 1~10MHz。变量值为调用器件时的默认值。设置好的“ADE”窗口如图 11.2 所示。

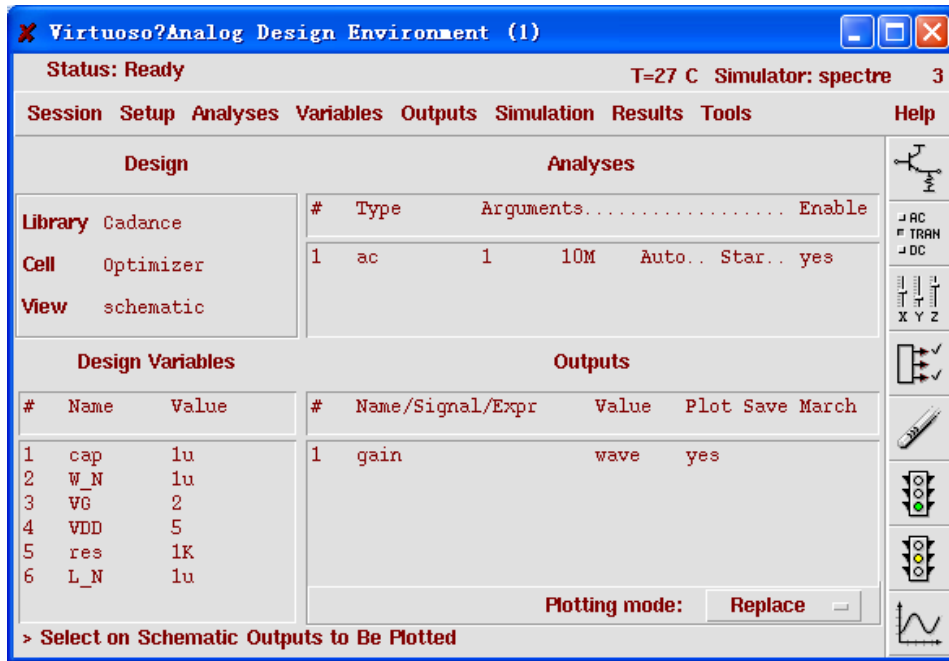


图 11.2 按“AC”分析设置仿真环境

图 11.3 是设计变量在上述赋值下，单级放大器的幅频特性。可以发现此时的增益小于 1。在后面的内容中，通过使用“Optimization”，将获得增益大于 20dB，3dB 带宽大于 100Hz 的共源级放大器。

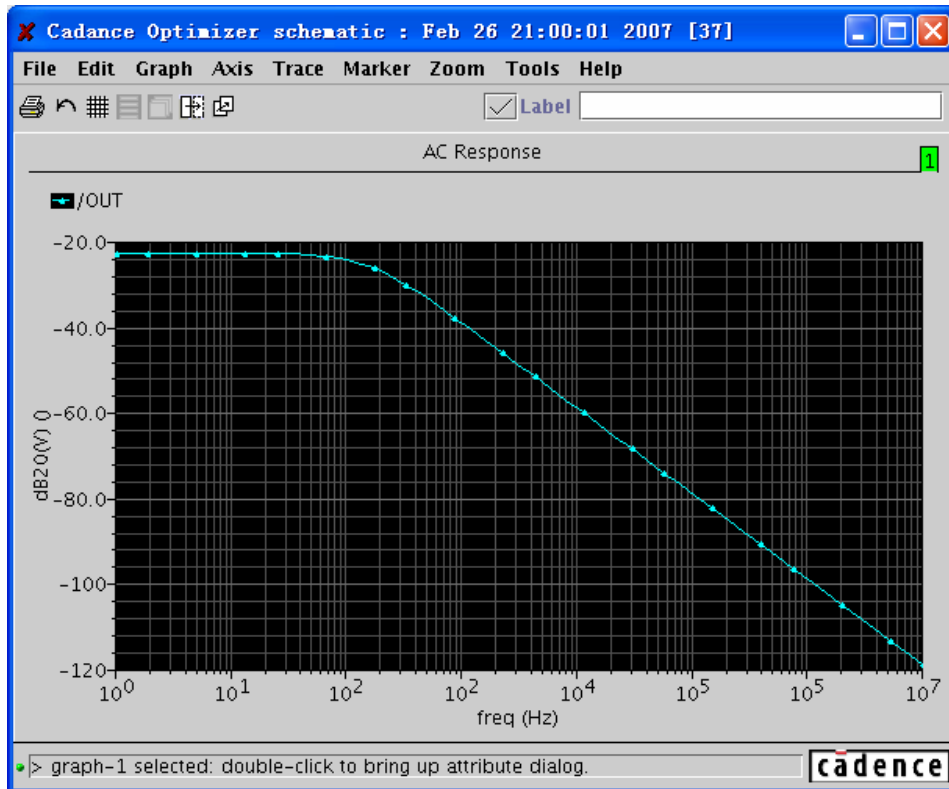


图 11.2 使用“Optimization”前的 AC 仿真结果

11.3 “Optimization” 的启动和关闭

在“ADE”中选择“Tools→Optimization”，如图 11.4 所示

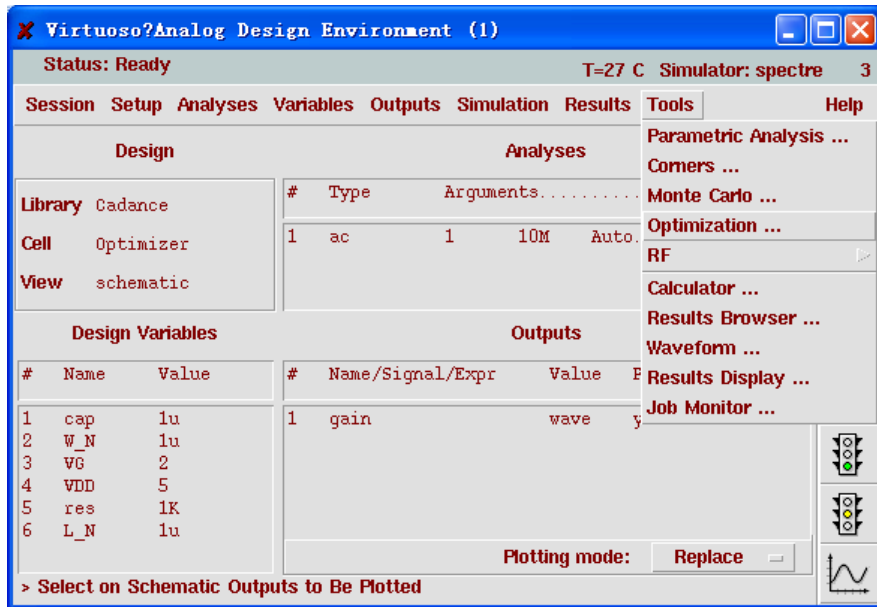


图 11.4 “Optimizer” 的启动方法

此时“Virtuoso® Analog Circuit Optimizer”窗口将会弹出，如图 11.5 所示。选择“Session→Quit”将退出该窗口。

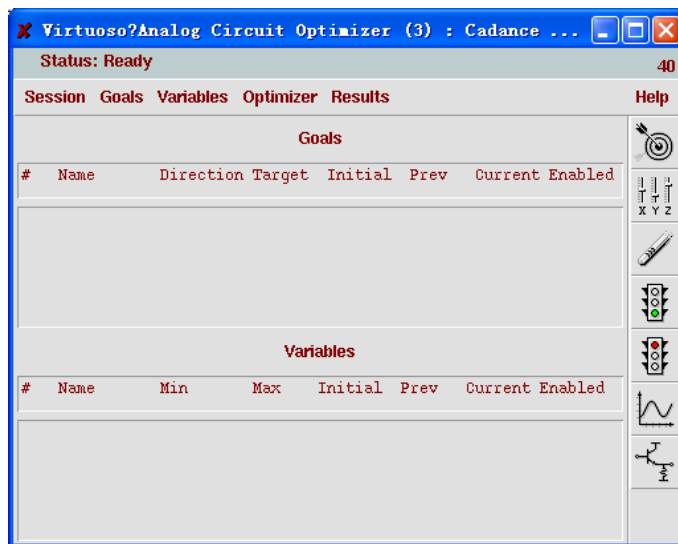


图 11.5 “Virtuoso® Analog Circuit Optimizer” 窗口

11.4 “Virtuoso® Analog Circuit Optimizer” 窗口简介

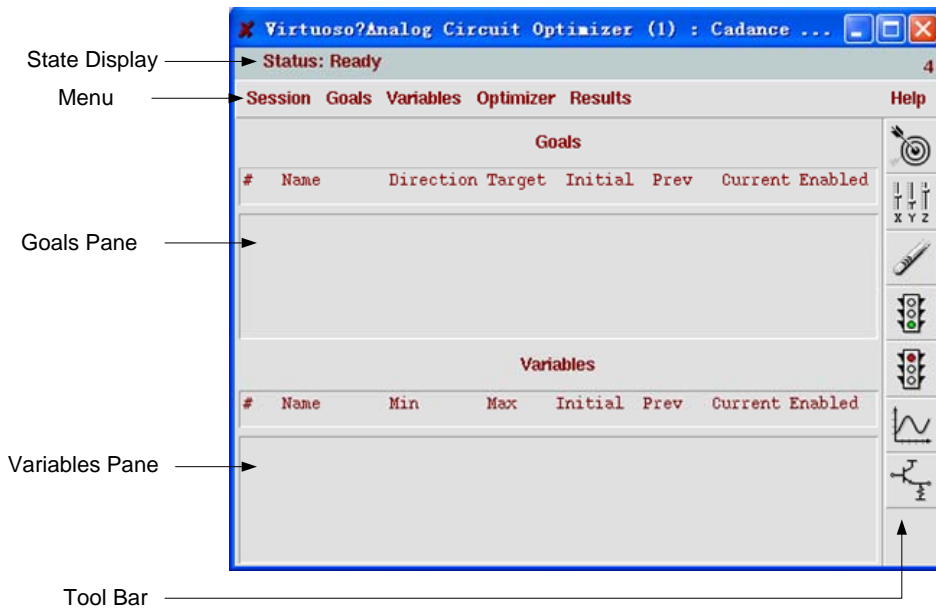


图 11.6 “Virtuoso® Analog Circuit Optimizer” 窗口内容

图 11.6 是“Virtuoso® Analog Circuit Optimizer”窗口，里面包含 5 个工作区域：“Status Display”，“Menu”，“Goals Pane”，“Variables Pane”和“Tool Bar”。

11.4.1 “Status Display”

在“Status Display”中显示的当前优化器所处的工作状态。例如，“Status Display”中的显示表明优化器是在进行仿真，优化还是处于其他的工作状态。

11.4.2 “Menu”



图 11.7 “Menu” 中的目录

“Menu”中包含了优化准备，进行优化，显示优化结果所需要的命令。表 11.1 给出了“Menu”中各个下拉菜单的具体操作。

表 11.1 菜单内容与具体操作

菜单选项	具体操作
Session	

	<i>Save State</i>	保存当前对话的设置
	<i>Load State</i>	读取以前对话的设置
	<i>Save Script</i>	把当前对话的设置以 Ocean 脚本的形式保存
	<i>Option</i>	修改优化的选项
	<i>Reset</i>	删除所有设置
	<i>Quit</i>	关闭 “Virtuoso® Analog Circuit Optimizer” 窗口
Goals		
	<i>Retrieve Output</i>	将 ADE 中设置的仿真输出作为对象
	<i>Add</i>	直接添加新的对象，或者通过 “Waveform Calculator” 添加新的对象
	<i>Edit</i>	编辑对象
	<i>Delete</i>	删除对象
	<i>Enable</i>	开启对象
	<i>Disable</i>	关闭对象
Variables		
	<i>Add/Edit</i>	添加/编辑设计变量
	<i>Delete</i>	删除设计变量
	<i>Enable</i>	开启设计变量
	<i>Disable</i>	关闭设计变量
优化器		
	<i>Run</i>	运行优化从设置的初始值开始，直到达到停止标准
	<i>Step</i>	运行优化从最近的一个停止点开始，运行一次循环，然后停止
	<i>Run n</i>	运行优化从最近的一个停止点开始，运行有限的 n 次循环
	<i>Stop</i>	在当前循环完成后，停止优化
	<i>Stop Now</i>	马上停止优化，可以不用完成当前的循环
	<i>Reset</i>	所有的仿真结果都将被删除，而对象，设计变量和显示设置保持不变
Result		
	<i>Plot History</i>	显示输出数据
	<i>Set Plot Options</i>	设置显示选项
	<i>Update Design</i>	更新设计
Help		
	<i>Contents</i>	打开在线的帮助文档
	<i>About Analog Circuit Optimization</i>	显示具体的软件名称和版本号

11.4.3 “Goals Pane”

Goals						
#	Name	Direction	Target	Initial	Prev	Current Enabled
1	gain	maximize	20			yes
2	bandwidth	>=	100			yes

图 11.8

“Goals Pane”如图 11.8 所示。在“Goals Pane”中 包含了当前定义对象的信息，具体内容见表 11.2。

表 11.2 “Goals Pane” 内容与功能

项目	功能
<i>Name</i>	给对象赋予的名称
<i>Direction</i>	包含以下几个选择: <i>maximize</i> , <i>minimize</i> , <i>match</i> , >= 或者 <=
<i>Target</i>	1) 如果 <i>Direction</i> 是 <i>match</i> , 那么优化器将会去匹配一个具体的数值或者波形。 2) 如果 <i>Direction</i> 是 <i>maximize</i> 或者 <i>minimize</i> , 那么一个具体的数值或者波形将会决定对象的重要性。 3) 如果 <i>Direction</i> 是 >=, 那么一个具体的数值或者波形将会决定下限。 4) 如果 <i>Direction</i> 是 <=, 那么一个具体的数值或者波形将会决定上限。
<i>Initial</i>	显示由设计变量初始值所计算出的对象表达式的值
<i>Prev</i>	显示由上一次循环中设计变量的值所计算出的对象表达式的值
<i>Current</i>	显示由当前设计变量的值所计算出的对象表达式的值
<i>Enable</i>	显示 <i>yes</i> 或者 <i>no</i> 。 <i>yes</i> 表示这个对象包含在当前优化中。 <i>no</i> 反之。

11.4.4 “Variables Pane”

Variables							
#	Name	Min	Max	Initial	Prev	Current	Enabled
1	res	100	10M	1K			yes

图 11.9 “Variables Pane” 窗口

在“Variables Pane”中 包含了当前定义设计变量的信息，具体内容见表 11.3

表 11.3 “Variables Pane” 中的内容与功能

内容	功能
<i>Name</i>	给设计变量赋予的名称
<i>Min</i>	设计变量变化的下限
<i>Max</i>	设计变量变化的上限
<i>Initial</i>	设计变量的初始值
<i>Prev</i>	显示上一次循环中设计变量所使用的值
<i>Current</i>	显示由当前循环中设计变量所使用的值
<i>Enable</i>	显示 <i>yes</i> 或者 <i>no</i> 。 <i>yes</i> 表示这个设计变量可以在当前优化中进行修改。 <i>no</i> 反之。

11.4.5 “Tool Bar”

Tool Bar 中包含的按键实现了优化中最重要的功能。按照通常的使用顺序，按键从上到下排列，依次为：



：添加/编辑对象 (*Add/Edit Goals*)



：添加/编辑设计变量 (*Add/Edit Variables*)



：删除 (*Delete*)



：运行优化器 (*Run* 优化器)



：停止优化器 (*Stop* 优化器)



: 显示优化历程 (*Plot History*)



: 更新设计 (*Update Design*)

11.5 运行一次优化

下面的内容将介绍运行优化的 4 个重要步骤。

11.5.1 定义对象

在运行优化设计之前，必须为优化和分析定义一个对象。对象将包含下面几个特征：

- 对象的表达式可以通过仿真来确定一个输出值或者波形。
- 定义对象表达式在优化中变化的方向。（见 11.4.3 “Direction”）

例如，将共源级放大器的在 1Hz 频率下的增益定位对象，需要给出表达式：

$$dB20(\text{value}(VF("/OUT") 1))$$

接着需要给出在优化中，为了获得最大的增益，对象的方向为：maximize。下面介绍几种创建对象的方法。

11.5.1.1 将仿真输出作为对象

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口菜单中选择“Goals→Retrieve Outputs”。然后在“ADE”窗口中定义的输出，将作为对象出现在“Goals Pane”中，这个对象默认是关闭的，即在“Enable”栏中显示“no”。图 11.10 和图 11.11 分别显示了操作和操作结果。

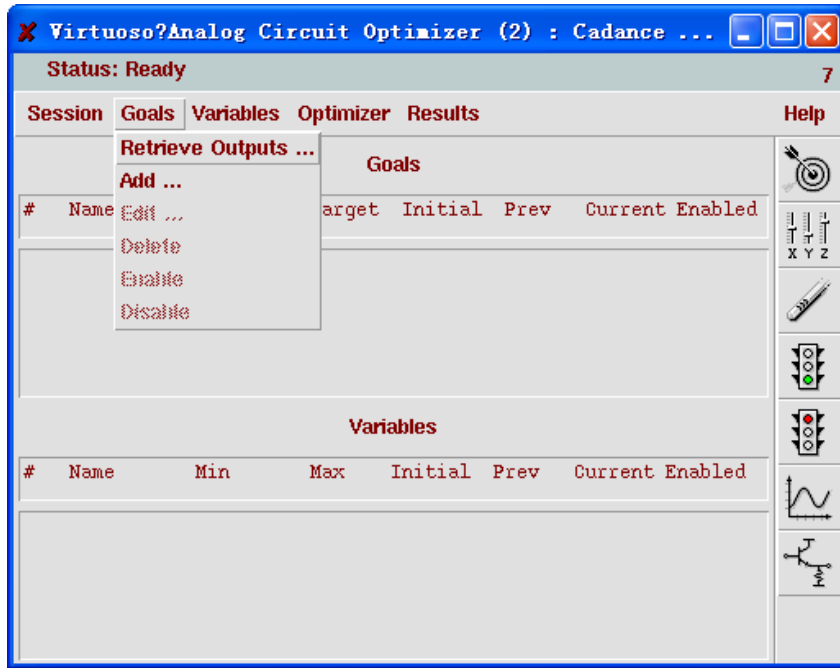


图 11.10 将仿真输出作为对象

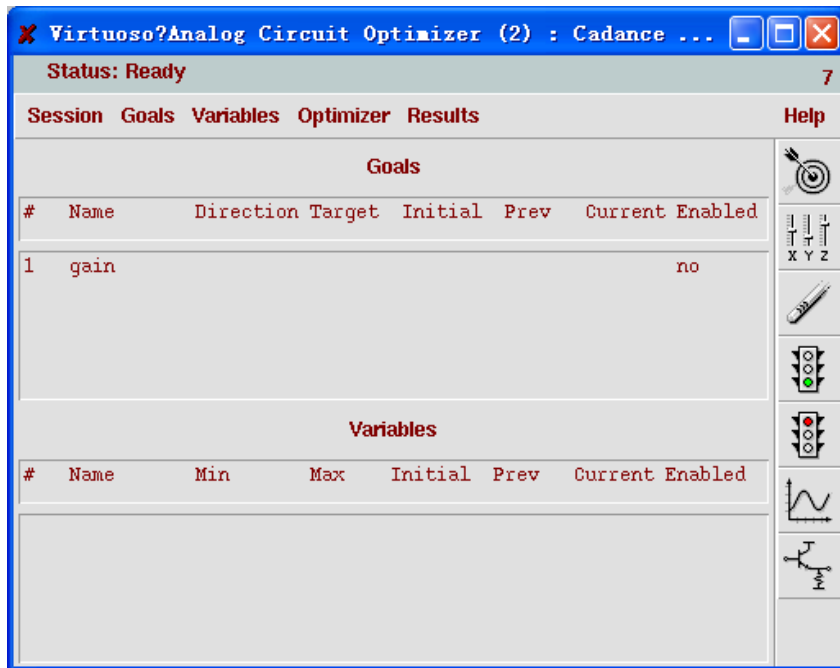


图 11.11 “gain” 做为输出对象

- 2) 选中对象“gain”，此时对象高亮，然后选择“Goals→Edit”，对象编辑窗口弹出，对象编辑窗口的具体内容见 11.5.1.3。
- 3) 在按照 11.5.1.3 要求完成对象编辑后，即建立了一个新的对象。

注意：直到编辑了从“ADE”窗口中直接获得的对象，该对象才和“ADE”输出栏中的表达式相关联起来。并且在编辑完该对象后，选择“Goal→Retrieve Outputs”将不会对对象造成任何影响。

11.5.1.2 直接输入一个新的对象/利用“Waveform Calculator”建立一个新的对象

1) 选择“Goals→Add”，或者点击“Tool Bar”中的“Add/Edit Goals”。“Adding Goal”窗口弹出。

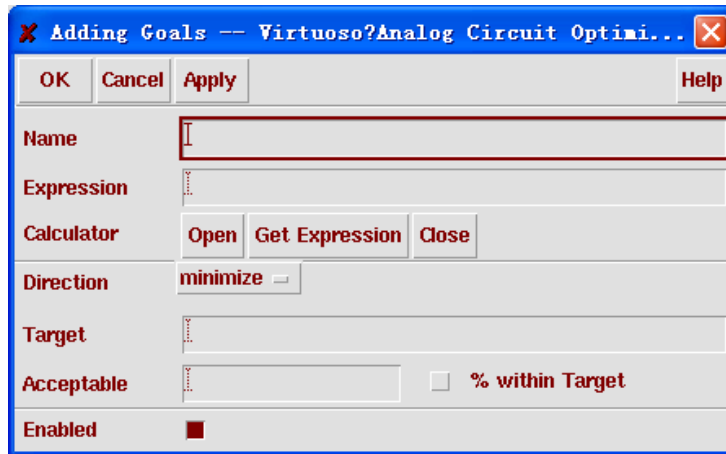


图 11.12 “Adding Goal”窗口

2) 在“Name”栏中填入对象名称；

3) 直接输入新的对象：在“Expression”栏中按照 Cadence® SKILL 语言的表达式规范写入对象的表达式。表达式可以是一个标量，也可以是一个波形。（完成后直接跳到第 7 步。）

利用“Waveform Calculator”建立一个新的对象：点击“Open”按键，此时“Calculator”窗口弹出。

4) 利用在第 12 章的方法，在“Waveform Calculator”中建立所需要的表达式。图 11.13 显示了在“Waveform Calculator”获得共源极放大器 3dB 带宽的表达式。

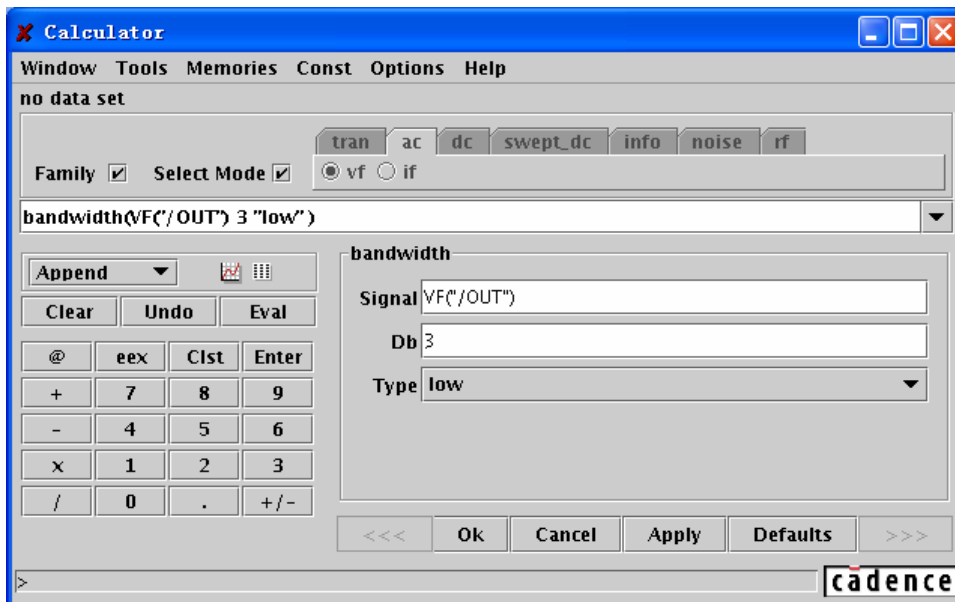


图 11.13 在“Waveform Calculator”中建立所需要的表达式

5) 将光标移回“Virtuoso® Analog Circuit Optimizer”窗口中的“Expression”栏。

6) 点击“Get Expression”按键，此时在“Waveform Calculator”中的表达式将在“Expression”栏中出现，作为对象的表达式；

7) 在“Direction”下拉菜单中，选择对象表达式的值在优化过程中的变化趋势。具体选项见 11.4.3;

8) 在“Target”栏中按照 Cadence® SKILL 语言的表达式规范写入目标的表达式。或者将光标移至“Target”栏中，按照 4~6 步的方法从“Waveform Calculator”中获得目标的表达式;

注意: 如果在第 3、6 步中获得的对象的表达式是一个标量，那么目标的表达式也要是一个标量。反之，如果对象的表达式是一个波形，那么目标的表达式也要是一个波形;

9) 在“Acceptable”栏填入优化的允许范围。在 11.5.1.6 将具体描述优化器是如何利用对象的优化允许范围来决定优化对象优先级的。这里有两种方法来定义这一个值。

- 可以在“Acceptable”栏中直接填入符合 Cadence® SKILL 语言规范的表达式。或者按照 4~6 步的方法从“Waveform Calculator”中获得表达式。

注意: 如果在第 3、6 步中获得的对象的表达式是一个标量，那么目标的表达式也要是一个标量。如果对象的表达式是一个波形，那么目标的表达式可以是一个波形，也可以是一个标量。

如果允许范围是一个标量，那么他需要满足下面的要求;如果允许范围是一个波形，那么这个波形上的每一点都要满足表 11.4 的要求。

表 11.4 优化方向及条件

定义的优化方向 (Direction)	优化允许范围值必须满足的要求
<i>minimize</i>	必须比目标表达式的值大
<i>maximize</i>	必须比目标表达式的值小
<i>match</i>	除了目标表达式以外的任何值。另外对于允许范围是波形的情况，允许范围波形在任何点上都比目标表达式大，或者在任何点上都比目标表达式小
\geq	必须比目标表达式的值小
\leq	必须比目标表达式的值大

- 如果选择了“% within Target”，可以在“Acceptable”栏中确定一个标量或者波形变化的百分比。一个小的百分比说明这个对象的优先级更高。

注意: 如果在第 3、6 步中获得的对象的表达式是一个标量，那么目标的表达式也要是一个标量。如果对象的表达式是一个波形，那么目标的表达式可以是一个波形，也可以是一个标量。

如果使用了一个标量百分比，那么可以保证优化的结果在目标值极大和极小的情况下都保持一致。如果使用了一个波形百分比，则可清晰地表明在对象波形在各段的重要性。

10) 如果要在当前优化中包含该对象，则要选中“Enabled”栏。

11) 点击“OK”将新建的对象加入到“Virtuoso® Analog Circuit Optimizer”窗口中。

图 11.14 显示了以共源极放大器的带宽为优化对象，目标为带宽大于 100Hz，优化允许范围为 2% 的设置。

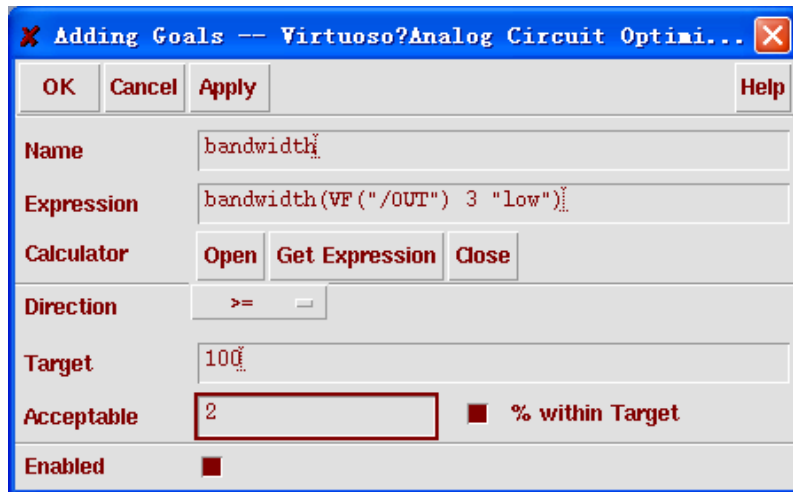


图 11.14 以共源极放大器的带宽为优化对象的设置

图 11.15 显示了图 11.14 中设置的对象加入到“Virtuoso® Analog Circuit Optimizer”窗口后的情况。

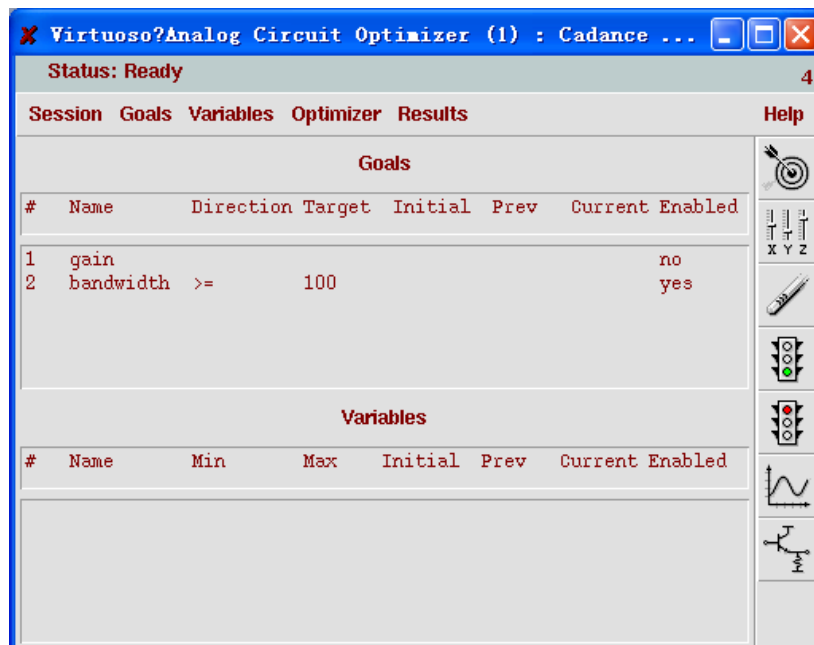


图 11.15 设置的对象加入到“Virtuoso® Analog Circuit Optimizer”窗口后的情况

11.5.1.3 编辑优化对象

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择需要编辑的对象。对象选中后将被高亮显示。
- 2) 选择“Goals → Edit”，或者点击“Tool Bar”中的“Add/Edit Goals”按钮。这时“Editing Goals”窗口弹出。除了窗口名称，这个窗口和“Adding Goals”窗口一样。
- 3) 选择名称为“gain”，即从“ADE”窗口获得的对象，然后点击“Add/Edit Goals”按钮。弹出窗口如图 11.16 所示。

按照 11.5.1.II 3~10 步所介绍的方法编辑对象。编辑后的 Editing Goals 窗口如图 11.16 所示。

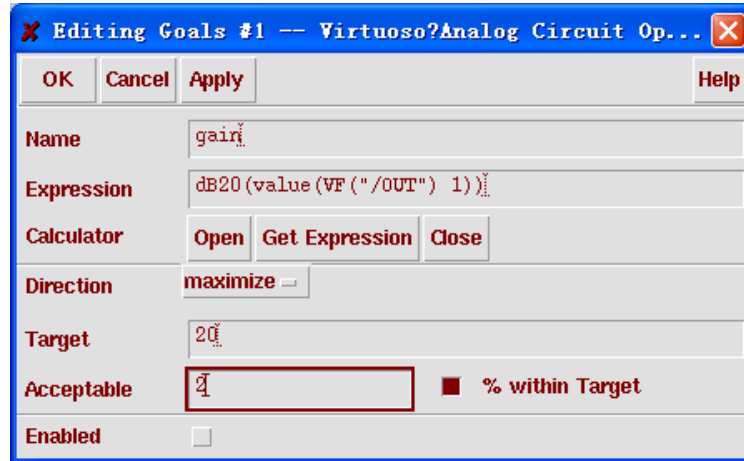


图 11.16 编辑优化对象窗口

- 4) 点击“OK”，发现选择的对象已经被修改，如图 11.17

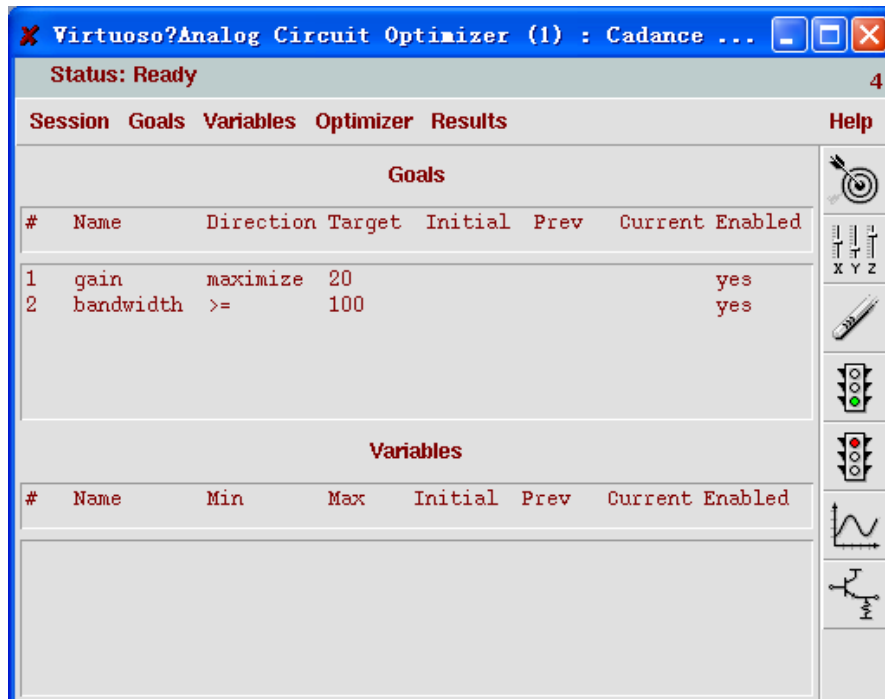


图 11.17 编辑后的优化对象窗口

11.5.1.4 删除优化对象

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择需要删除的对象。对象选中后将被高亮显示。例如在图 11.18 中选择了以单级放大器的带宽为对象的优化。

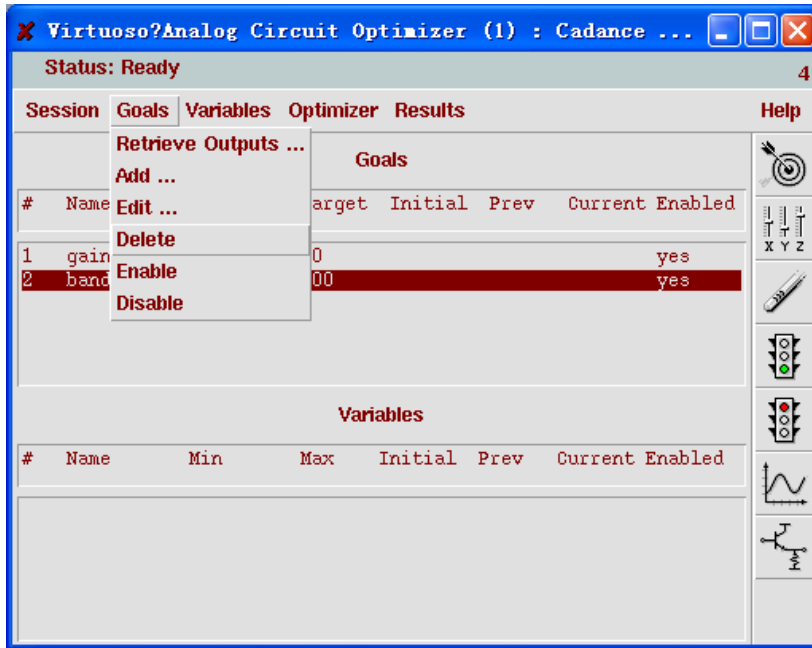


图 11.18 删除优化对象窗口

- 2) 选择“Goals →Delete”如图 11.18 所示，或者点击“Tool Bar”中的“Delete”按钮。图 11.19 显示了对象被删除后的“Virtuoso® Analog Circuit Optimizer”窗口。

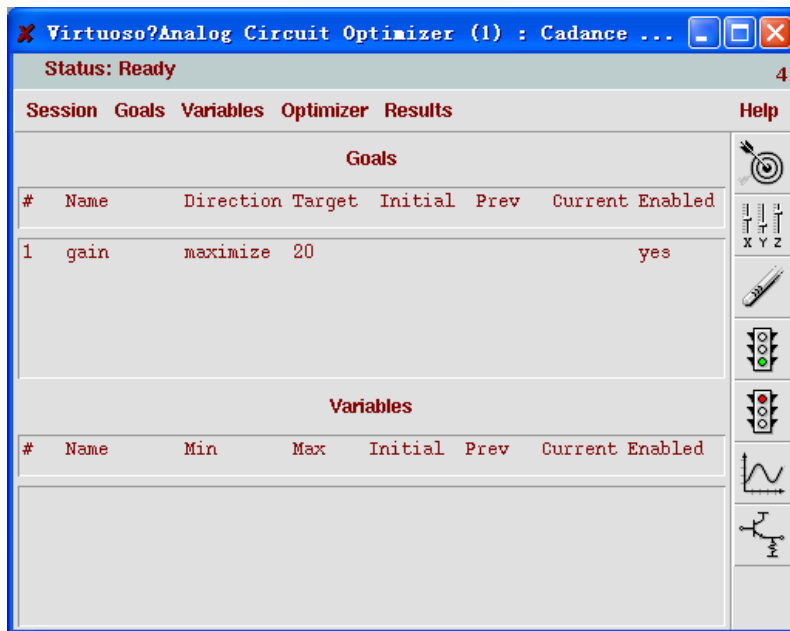


图 11.19 对象被删除后的“Virtuoso® Analog Circuit Optimizer”窗口

11.5.1.5 开启或者关闭优化对象

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择需要开启或关闭的对象。对象选中后将被高亮显示
- 2) 选择“Goals →Enable”，或者“Goals →Disable”。

11.5.1.6 优化器如何使用目标和目标允许范围的值

优化器有两种方法使用目标值：作为对象的优化目标；作为对象优先级的权重。以下分开介绍两种情况。

1) 目标值作为对象的优化目标

当优化方向定义为：*match*, \geq 或者 \leq 时，目标值作为对象的优化目标的作用更加显著。目标值将是优化所要达到的最终结果。

当优化方向定为：“*minimize*”时，优化器并不会因为对象表达式的值小于目标值而停止优化，而是尽一切可能是对象表达式的值更小，甚至导致对象表达式的最终值远远小于目标值。同样当优化方向定为：“*maximize*”时，优化器会使对象表达式的值尽可能的大，甚至远远大于目标值。优化方向与要达到的最终结果如表 11.5 所示。

表 11.5 优化方向与要达到的最终结果

定义的优化方向 (Direction)	优化器尝试将对象表达式的值
<i>match</i>	和目标值一致
\geq	必须比目标表达式的值大
\leq	必须比目标表达式的值小
<i>minimize</i>	不管目标值，使对象表达式的值尽可能的小
<i>maximize</i>	不管目标值，使对象表达式的值尽可能的大

注意：当选择 LSQ 算法时，优化器不会区分“*match*”，“*minimize*”和“*maximize*”。优化器总会使对象表达式的最终值和目标值一致。

2) 目标值作为对象优先级的权重

当优化方向定为“*minimize*”和“*maximize*”时，目标值作为各个对象优先级权重的作用更加明显。在这两种情况下，目标值和优化允许范围的值仅仅作为各个对象优先级的权重。相对的，在优化方向为 *match*, \geq 或者 \leq 时，目标值同时作为对象的优化目标和优先级的权重。

当对象的优化允许范围值更靠近目标值时，该对象有更高的优先级。类似的，当目标和优化允许范围是波形时，两个波形更靠近的对象有更高的优先级。

实际上，对象优先级的权重是通过当前对象表达式的值 (*f*)，目标值 (*T*) 和允许范围值 (*A*) 计算出来的：对象优先级的权重 = $\frac{f-T}{A-T}$ 。例如对于表 11.6 所列的两个对象。

表 11.6 优化项目与目标

Name	Direction	Target Value	Acceptable Value
power	\leq	50 mW	80 mW
delay	\leq	50 ns	60 ns

如果当前状态下，“power”的表达式值为 90 mW，那么它的权重是：

$$\frac{90mW - 50mW}{80mW - 50mW} = \frac{40mW}{30mW} = 1.333$$

如果当前状态下，“delay”的表达式值为 90 ns，那么他的权重是：

$$\frac{90ns - 50ns}{60ns - 50ns} = \frac{40ns}{10ns} = 4$$

可以发现在这种情况下，“delay”有更高的权重。因此优化器将优先减小“delay”，然后再

减小“power”。

11.5.2 准备设计变量

在使用优化器进行优化之前，需要指名哪些设计变量可以被优化器在优化过程中改变。这些被选中的设计变量必须是仿真环境变量，例如器件参数和器件的模型参数。典型的例子是电阻、电容的值，或者他们的长度和宽度。

11.5.2.1 添加一个设计变量

通过下面的步骤，在“Virtuoso® Analog Circuit Optimizer”窗口中添加设计变量。

- 1) 选择“Variables” → “Add/Edit” 或者点击“Tool Bar”中的“Add/Edit Variables”按钮，此时“Editing Variables”窗口弹出。如图 11.20 所示。

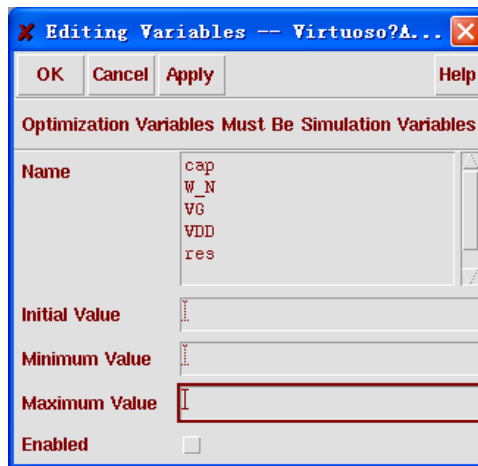


图 11.20 添加一个设计变量

注意：对比图 11.4 中“Design Variables”栏和图 11.17 中“Name”栏中的设计变量，可以发现他们是一致的。这说明优化器在优化时所改变的设计变量，都须要在“ADE”窗口中事先定义。

- 2) 在“Name”栏中选择我们需要添加的设计变量，被选中的设计变量将被高亮显示，如图 11.21 中的“res”设计变量。
- 3) 在“Initial Value”栏中填入在优化时，该设计变量的开始值。这里初始值有一个默认值，即在 ADE 窗口中对该设计变量的赋值。如在图 11.21 中，设计变量“res”的初始值为“1k”，和“ADE”窗口中的设置一致。

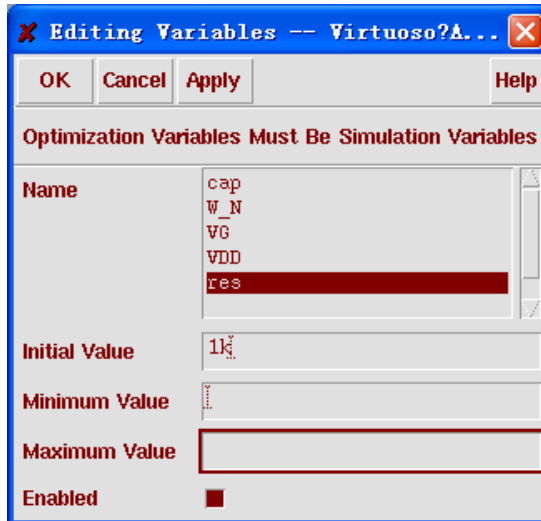


图 11.21 电阻初始值的赋值

- 4) 在“Minimum Value”中填入设计变量的下限，优化器永远不会给设计变量设置小于下限的值
 - 5) 在“Maximum Value”中填入设计变量的上限，优化器永远不会给设计变量设置大于上限的值
 - 6) 如果想在当前优化中包含这个设计变量，请确定“Enable”栏被选中。
- 完成所有设置的“Editing Variables”窗口，如图 11.22 所示。

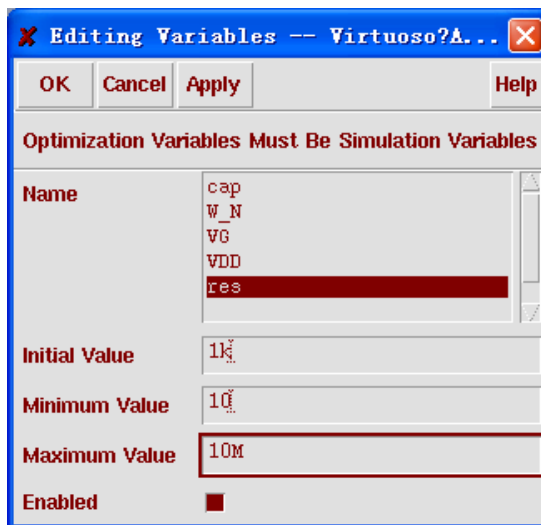


图 11.22 完成电阻初始值的赋值后的窗口

- 7) 点击“OK”
- 此时，设计变量就被添加到“Virtuoso® Analog Circuit Optimizer”窗口中，如图 11.23 所示。

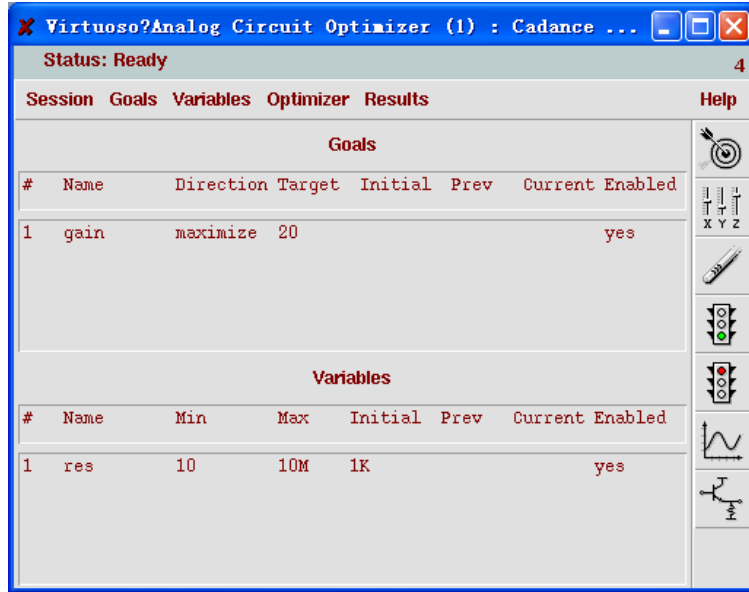


图 11.23 变量添加后的“Virtuoso® Analog Circuit Optimizer”窗口

11.5.2.2 编辑设计变量

通过下面的步骤，在“Virtuoso® Analog Circuit Optimizer”窗口中编辑设计变量。

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择需要编辑的设计变量，被选中的设计变量会被高亮显示，如图 11.24。

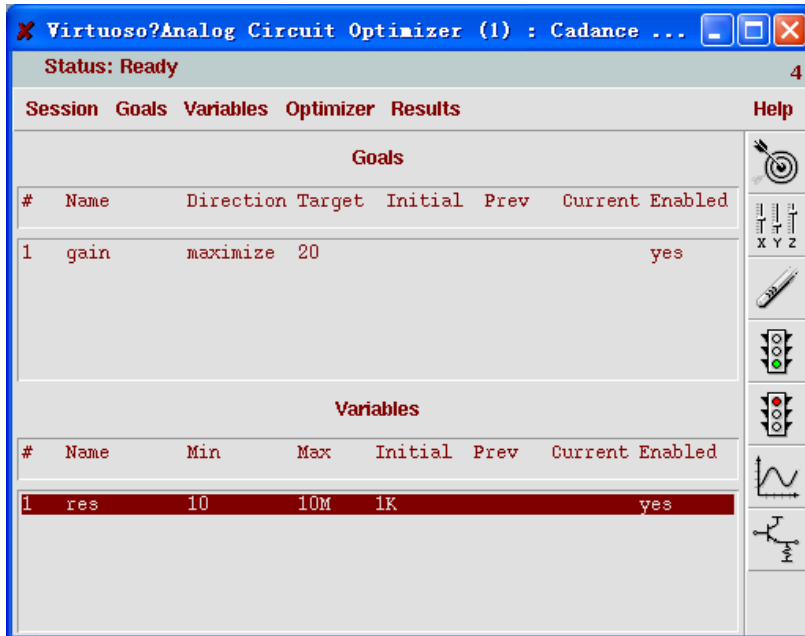


图 11.24 变量编辑的选定

- 2) 选择“Variables → Add/Edit”或者点击“Tool Bar”中的“Add/Edit Variables”按钮，此时“Editing Variables”窗口弹出。如图 11.25 所示。

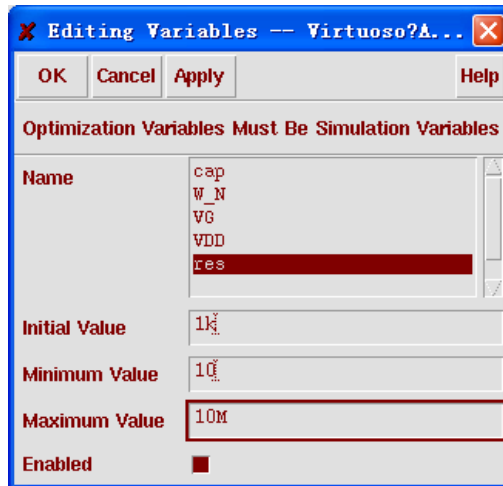


图 11.25 变量编辑设定

- 3) 因为是编辑已有的设计变量，因此在“Name”栏中被编辑的设计变量名称已经是高亮的。如果在“Name”中选择另外一个设计变量，那么将会添加一个新的设计变量到优化中。例如图 11.26 中显示，在“Name”栏中选择“VG”。

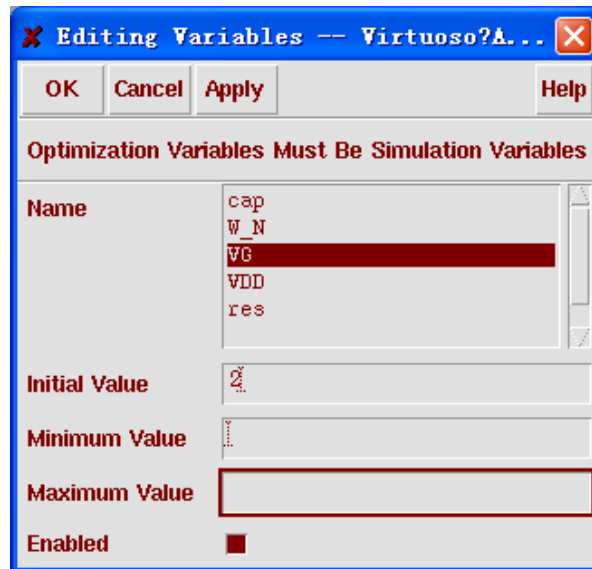


图 11.26 选择另一个变量“VG”

- 4) 在“Initial Value”栏中填入在优化时，该设计变量新的开始值。
 5) 在“Minimum Value”中填入设计变量新的下限，优化器永远不会给设计变量设置小于下限的值；
 6) 在“Maximum Value”中填入设计变量新的上限，优化器永远不会给设计变量设置大于上限的值；
 7) 如果想在当前优化中包含这个设计变量，请确定“Enable”栏被选中完成所有设置的“Editing Variables”窗口，如图 11.27 所示。

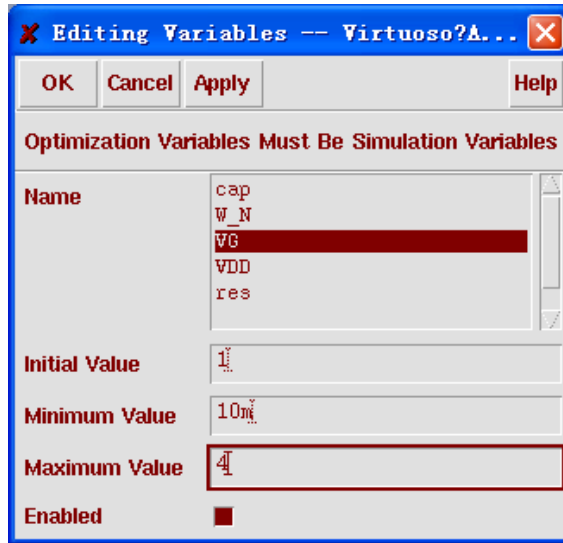


图 11.27 变量“VG”设定后的窗口

8) 点击“OK”

此时，到“Virtuoso® Analog Circuit Optimizer”窗口中的设计变量被修改，如图 11.28 所示。

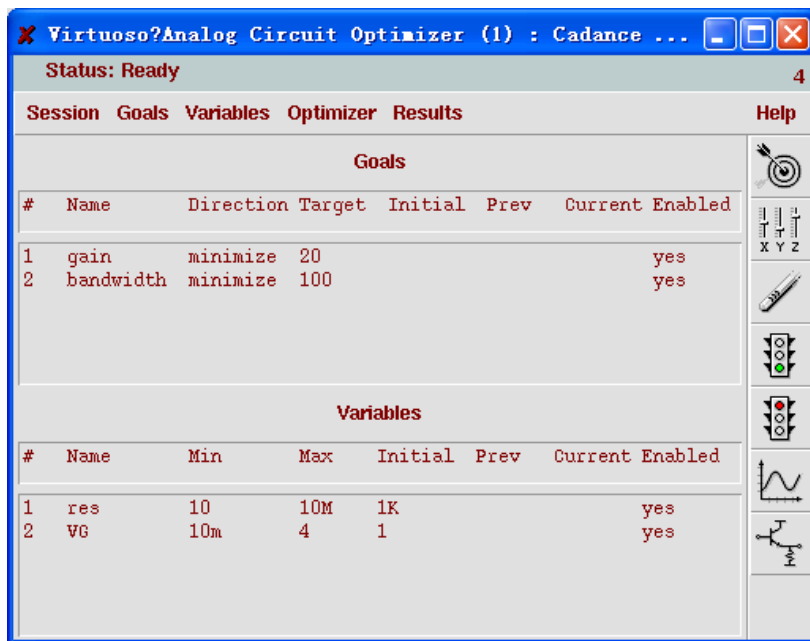


图 11.28 变量设定后的窗口

11.5.2.3 删除设计变量

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择需要删除的设计变量。设计变量选中后将被高亮显示。
- 2) 选择“Variables → Delete”，或者点击“Tool Bar”中的“Delete”按钮。

11.5.2.4 开启或者关闭优化对象

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择需要开启或关闭的设计变量。设计变量选中后将被高亮显示
- 2) 选择“Variables → Enable”，或者“Variables → Disable”。

11.5.3 优化器的控制命令

当完成对象定义和制定设计变量后，优化器可以开始优化工作了。下面的章节中将介绍如何运行和停止优化，以及如何删除不需要保存的仿真结果。

11.5.3.1 运行优化器

- 1) 如果上一次的优化因为错误而停止，需要点击“Tool Bar”中的“Stop” 按键，来清除已有的状态。
- 2) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择下面运行命令的一种。
 - 选择“Optimizer” → “run” 或者点击“Tool Bar”中的“Run” 优化器：从设置的初始值开始运行优化，直到停止标准(见 11.1)得到满足。
 - 选择“Optimizer” → “Step”：从最近的一个停止点开始，运行一次循环，然后停止。
如果想从初始值开始，那么在选择“Optimizer” → “Step”前选择“Optimizer” → “Reset”。
 - 选择 *Optimizer* → *Run n*：从最近的一个停止点开始，运行有限的 n 次循环。
此时弹出一个对话框，如图 11.29 所示。

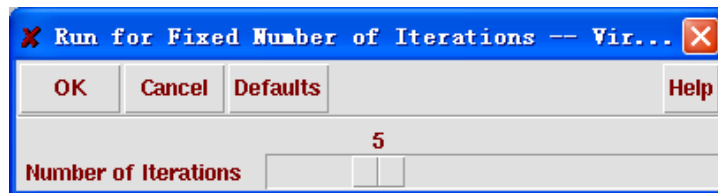


图 11.29 运行有限的 n 次循环的设定窗口

在该对话框中，通过拖动滑块来决定循环次数。点击“OK”开始从最近的一个停止点开始，运行有限的 n 次循环。如果想从初始值开始，那么在选择“Optimizer” → “Run n ”前选择“Optimizer” → “Reset”。

在每次循环完成后，优化器都将更新“Virtuoso® Analog Circuit Optimizer”窗口中对象和设计变量的“Prev”和“Current”的值。

11.5.3.2 停止优化器

在“Virtuoso® Analog Circuit Optimizer”窗口中选择下面停止命令的一种。

- 选择“Optimizer” → “Stop” 或者点击“Tool Bar”中的“Stop” 优化器：在当前

循环完成后停止优化。

- 选择“Optimizer” → “Stop Now”：马上停止优化，不论当前仿真是否完成。可以通过选择选择“Optimizer” → “Stop”来清除上一次因为出错而非正常停止的优化所造成的状态。

11.5.3.3 删除仿真结果

选择“Optimizer” → “Reset”将删除所有的仿真数据，而对象，设计变量和显示选项保持不变。

11.5.4 显示优化结果

最简单的追踪优化器优化进程的方法是显示每一次循环中产生的数据。当优化器获得可接受的结果时，可以将对应设计的参数更新为优化后的值。

在下面的章节中将介绍如何设置显示选项，如何显示输出数据，以及如何将设计中的参数更新为优化后的值。

11.5.4.1 设置显示选项

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择“Results” → “Set Plot Options”，然后“Setting Plotting Option”窗口将弹出，如图 11.30 所示。

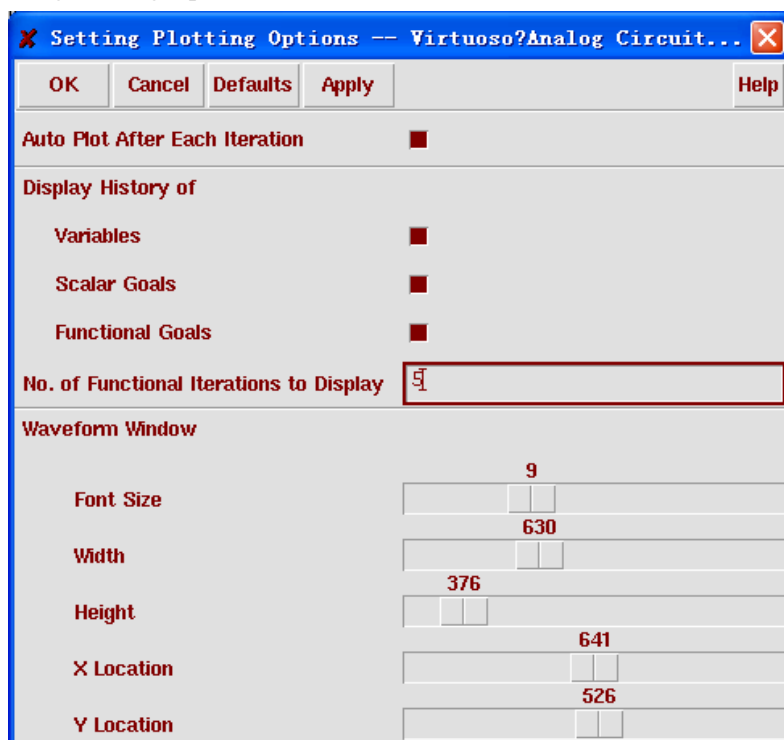


图 11.30 显示设置窗口

- 2) 如果需要追踪优化时的每一步，可以将“Auto Plot After Each Iteration”选中。
 如果不需要追踪优化时的每一步，而是在优化结束后再显示结果，可以将“Auto Plot After Each Iteration”不选中。详细内容见 11.5.4.2。
- 3) 选择下面至少一种信息包含在需要显示的输出数据中。
 - 选中“Design Variable”，将显示设计变量在优化的过程中是如何变化的。
 - 选中“Scalar Goals”，将显示标量对象在优化过程中是如何向目标靠近的。
 - 选中“Functional Goals”，将按照图 11.31 中展示的例子方式，显示一个波形对象是如何向目标靠近的。

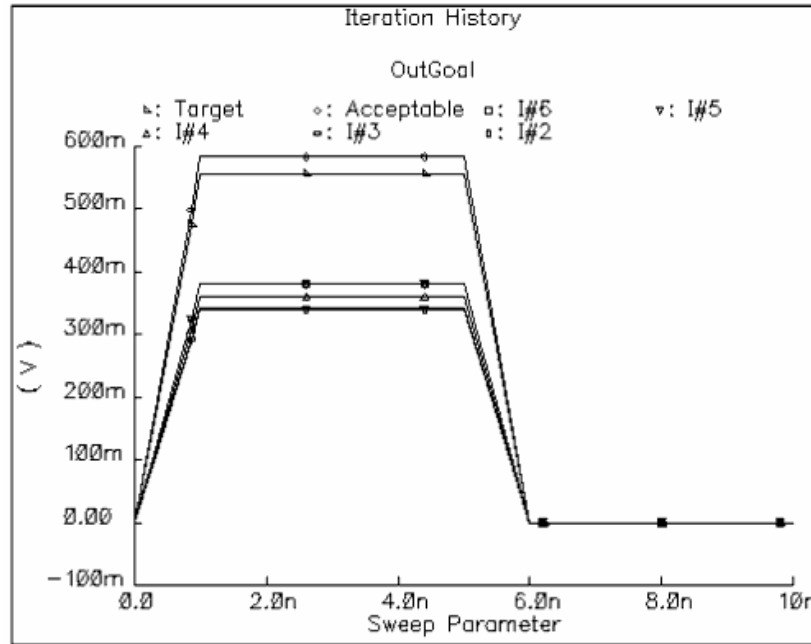


图 11.31 波形对象的优化

- 如果有太多或者太少的波形需要显示，可以在“**No. of Functional Iterations to Display**”输入每次显示的波形数目。
- 4) 设置“**Waveform Window**”的参数，以方便查阅。例如可以设置更大的字体和窗口大小。
 - 5) 点击“**OK**”完成显示选项的设置。
- 如果“**Waveform Window**”已经打开，那么窗口将随着设置同步改变。如果“**Waveform Window**”没有打开，那么新的窗口将按照显示选项的设置而建立。

11.5.4.2 显示输出数据

如果在显示选项中选中了“**Auto Plot After Each Iteration**”，那么“**Waveform Window**”将自动打开，并自动显示每次优化的结果。如果优化结果没有自动显示，可以在优化完成后通过以下的步骤将其显示。

选择“**Results**” → “**Plot History**” 或者点击“**Tool Bar**”中的“**Plot History**”。

新建的“**Waveform Window**”窗口将按照显示选项中的设置建立，具体内容见 11.5.4.1。

如果显示设置中选择了显示所有的输出数据，那么在前面设置的优化有下面的输出图像，如

图 11.32 所示。

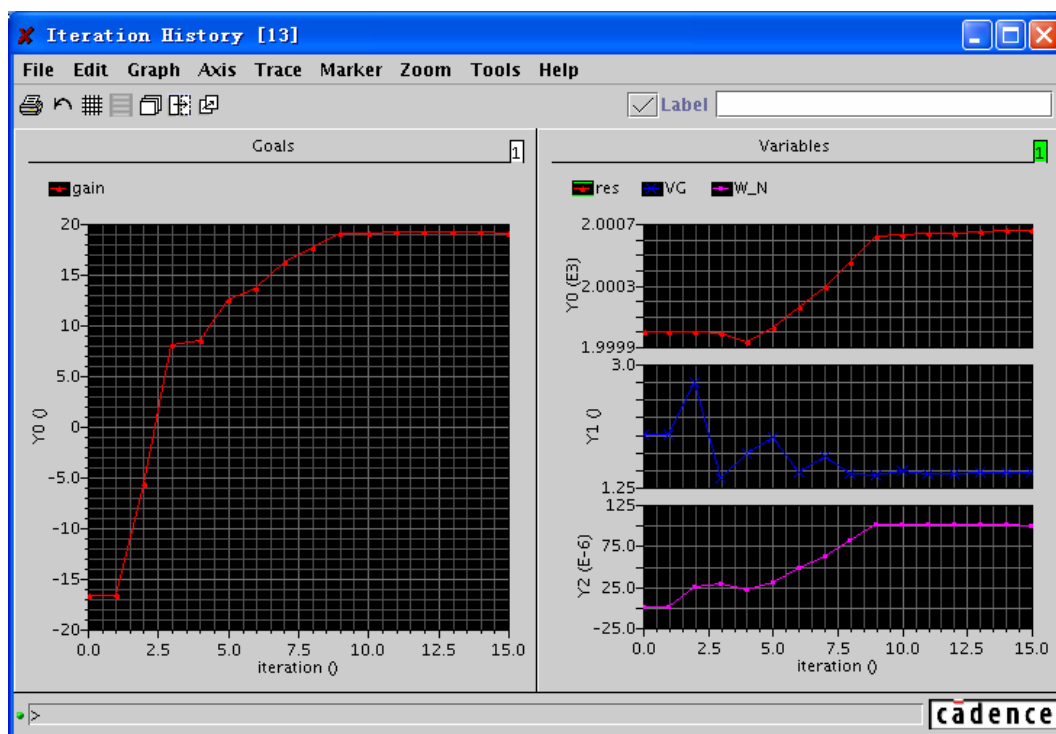


图 11.32 选择所有输出数据后的显示

11.5.4.3 更新设计

通过下面的步骤，将优化后的设计变量拷贝的电路图中。

- 1) 在“Virtuoso® Analog Circuit Optimizer”窗口中选择“Results “→” Update Design “或者点击“Tool bar”中的“Update Design”按钮。
- 2) 在 ADE 窗口中选择“Variables “→” Copy to Cellview”。
- 3) 在 ADE 窗口中选择“Design” → “Check and Save”。

11.6 保存，修改和读取对话设置信息

在“Virtuoso® Analog Circuit Optimizer”窗口的对话（Session）下拉菜单中，我们可以保存当前对话状态，读取以前保存的对话状态，或者改变优化选项设置，以及清除当前窗口中的所有信息。

11.6.1 保存当前对话状态

通过下面的步骤保存当前对话状态（对象，设计变量，显示选项设置，以及优化选项设置）。

- 1) 选择 Session→Save State, 然后“Saving State”窗口弹出, 如图 11.33 所示

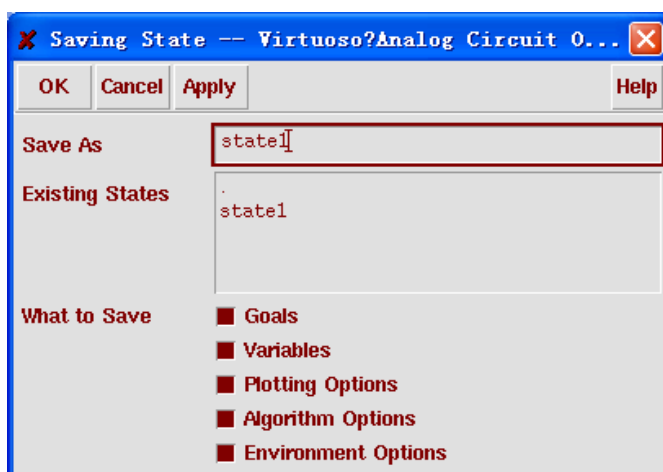


图 11.33 “save”窗口

- 2) 如果不想用默认名称, 可以在“Save As”栏中填入状态名称。
- 3) 在“Existing State”栏中选择一个已经存在的状态, 此时“Save As”栏中将显示选中的状态名称。子状态将在“What to Save”栏中显示。通过开启和关闭这些子状态, 可以决定在保存对话状态时, 这些子状态是否被保存。
注意: 只有保存了的子状态, 才能在下次读取该状态时被恢复。

优化器保存状态的默认路径是:

~/artist_state/LibraryName/CellName/.asd_Optimization/StateName

在这个路径中, “LibraryName”和“CellName”将从被优化的设计中获取。而“StateName”则是保存状态时赋予的状态名称。

11.6.2 读取以前保存的对话状态

按照以下的步骤读取以前保存的对话状态。

- 1) 选择“Session”→“Load State”, 然后“Loading State”窗口弹出, 如图 11.34 所示

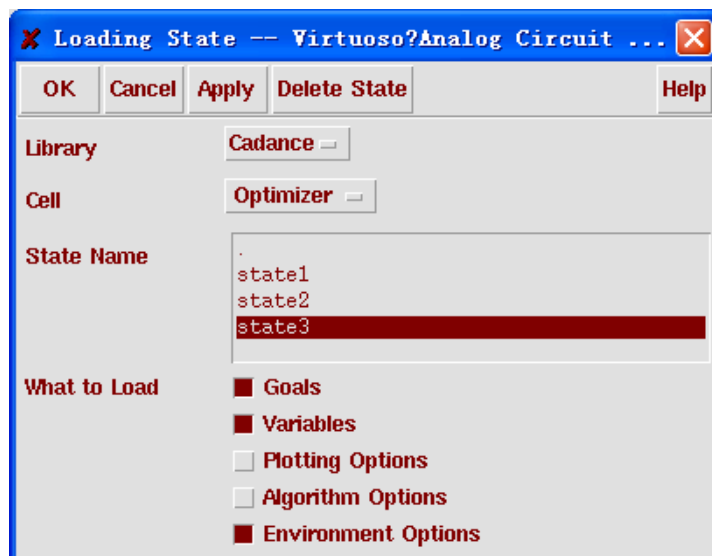


图 11.34 读取以前保存的对话状态

- 2) 在“*Library*”下拉菜单中选择保存需要读取状态的文件库。
- 3) 在“*Cell*”下拉菜单中选择保存需要读取状态的单元。
- 4) 在“*State Name*”中按照保存时的名称，选择需要读取的状态。
- 5) 在“*What to Load*”中选择需要读取的子状态。
- 6) 点击“*OK*”完成状态的读取。

11.6.3 保存脚本

使用“Open Command Environment for Analysis”（OCEAN）命令，可以实现电路的分析和仿真。OCEAN 是一个基于命令行程程序，可以在 Unix 内核的操作系统或者在“Command Interactive Window”（CIW）中运行。通过在交互对话窗口中直接键入 OCEAN 命令，或者在 OCEAN 软件中载入一个包含 OCEAN 命令的脚本，都可以实现电路的分析和仿真。

我们可以在 ADE 窗口，和相关的图形化工具（例如“Parametric Analysis”，“Optimization”）完成仿真和分析的设置，然后把设置内容按照脚本的形式保存下来。并且可以在保存的脚本中加入进一步或者后处理的命令。

通过下面的步骤可以将设置以脚本的形式保存下来。

- 1) 选择“Session” → “Save Script”，然后“Save Ocean Script”窗口弹出，如图 11.35 中所示。

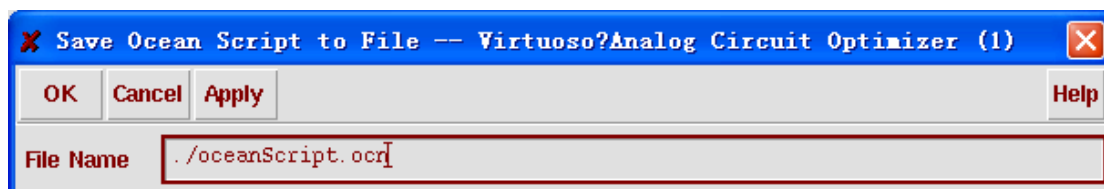


图 11.35 保存脚本窗口

- 2) 在“File Name”栏中填入脚本名称。
- 3) 点击“OK”完成保存脚本。

11.6.4 改变优化选项设置

大多数情况下，都不需要改变优化选项的初始设置。但是，如果想制定一个特定的算法，或者需要改变控制算法的选项时，可以按照下面的操作进行。

- 1) 选择“Session” → “Options”，然后“Optimization Option”窗口弹出，如图 11.36 所示。

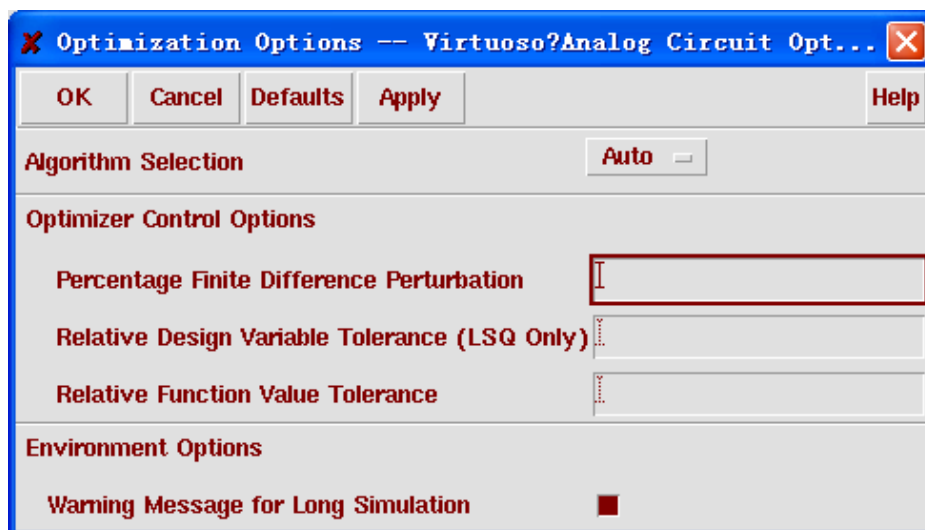


图 11.36 改变优化选项设置

- 2) 制定一个特定的算法，在“Algorithm Selection”下拉菜单中选择“LSQ”和“CFSQP”中的一个。如果要优化器自动选择一个合适的算法，只需选择“Auto”。

LSQ 最适合完全的曲线匹配问题，并且 Cadence 推荐只在这种情况下使用 LSQ 算法。

对于 LSQ 算法，优化方向“match”、“minimize”和“maximize”是等价的，他们都是使优化的最终结果和目标值一致。因此，若果在 LSQ 算法中获得最大和最小值，则需要将目标值设置的足够大或者足够小。

如果“Algorithm Selection”选择的是“Auto”，那么在大多数情况下，优化器选择 CFSQP 算法。LSQ 算法仅仅在下面两种情况都成立时才使用。

- 开启对象的优化方向是“match”。
- 所有开启对象的目标都是波形。

- 3) 输入需要改变的优化器控制选项

- “Percentage Finite Difference Perturbation”：将决定敏感度（见 11.1）是如何决定的。
注意：在一些优化对这个值十分敏感，改变他可能造成算法失效。推荐用户使用默认值。如果用户对步长对分析的影响有深刻的理解，在“Percentage Finite Difference Perturbation”栏中提供了设置合适步长的方法。
- “Relative Design Variable Tolerance” 的值仅仅影响 LSQ 算法的停止条件，对 CFSQP 算法没有影响。

例如，如果该值被定为：0.05，将使的 LSQ 算法在设计变量的相对变化小于 5%时，停止优化。

- “Relative Function Value Tolerance” 的值影响所有算法的停止条件。

例如，如果该值被定为：0.05，将使的所有算法，在“Virtuoso® Analog Circuit Optimizer”窗口中所有表达式的相对变化小于 5%时，停止优化。

注意：当“Relative Design Variable Tolerance”和“Relative Function Value Tolerance”栏中填入数据后，优化器将使用用户定义的条件作为优化的停止条件，而不再继续使用默认值。此外，在这两栏中必须填入绝对数字。

4) 设置“Warning Message for Long Simulation”

在优化的初始仿真运行时，“Optimization”工具和 ADE 窗口被锁死，此时不能中断优化以及观察输出结果。如果希望在一个长时间的优化完成后被提醒，只需要将“Warning Message for Long Simulation”选中。

5) 点击“OK”完成对优化选项的设置

11.6.5 删除所有设置信息

选择“Session”→“Reset”即可以删除所有设置的信息，包括对象、设计变量和显示选项。

第 12 章 “Waveform” 窗口

12.1 “Waveform”窗口的作用

所有仿真结果的波形都将在“Waveform”窗口中显示。在“Waveform”窗口中可以完成图形的缩放、坐标轴的调整、数据的读取和比表、YvsY 比较，还可以对仿真结果做简单的处理，例如取 20dB 值，取幅值，取幅角等等。因此熟练掌握“Waveform”窗口的使用，可以大幅提高对仿真结果的分析能力。

12.2 “Waveform”窗口简介

图 12.1 显示了一个典型的“Waveform”窗口界面，以及各个部分的功能。

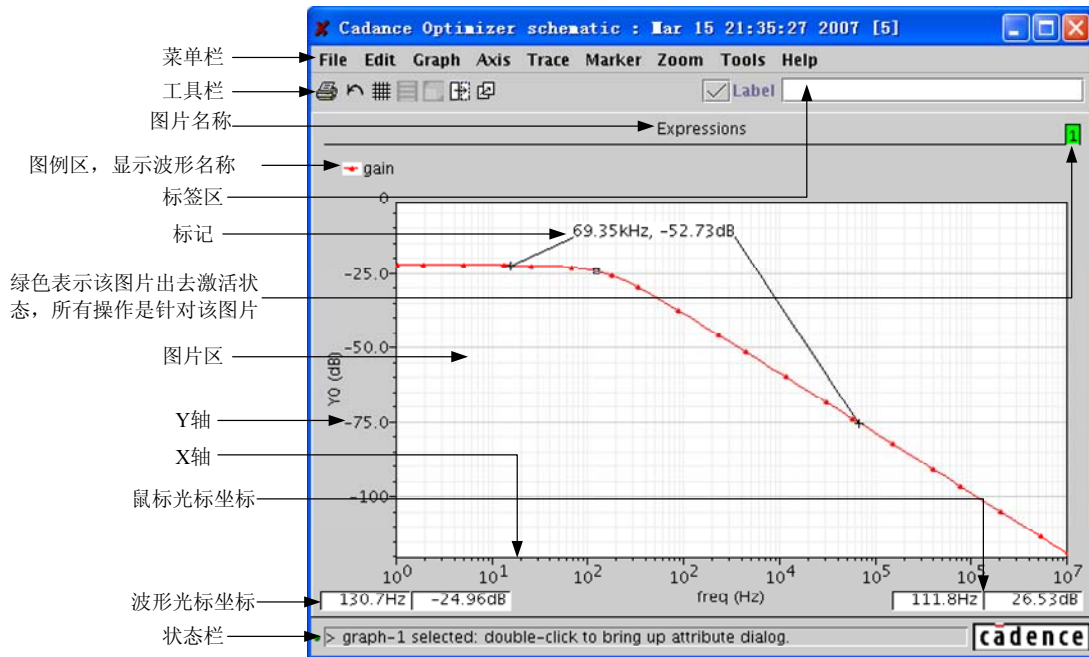


图 12.1 “waveform” 窗口及各部分功能

12.2.1 “Waveform”窗口的菜单

表 12.1 “Waveform”中的所有菜单和他们的功能

菜单选项	具体操作
<i>File</i>	
<i>Open</i>	打开“Open Grap”对话框。从而打开一个已保存的波形文件
<i>Save</i>	打开“Save Graph”对话框。从而将当前波形以 XML 形

		式保存
	<i>Save as Image</i>	打开“Save Image”对话框。从而将当前波形以图片形式保存
	<i>Reload</i>	重新读取当前窗口中波形的仿真数据
	<i>Print</i>	打印当前窗口中的图表
	<i>Save Session</i>	保存当前“Waveform”窗口的设置
	<i>Close</i>	关闭当前“Waveform”窗口
	<i>Exit</i>	关闭所有“Waveform”窗口
<i>Edit</i>		
	<i>Move</i>	移动选中的标签或记号
	<i>Swap</i>	移动两个波形、相关坐标轴或者图表
	<i>Delete</i>	删除选中的标签、记号、图例、波形或者图表
	<i>Hide</i>	隐藏选中的标签、记号、图例、波形或者图表
	<i>Reveal</i>	显示隐藏的标签、记号、图例、波形或者图表
	<i>Undo</i>	撤销上一步操作。
<i>Graph</i>		
	<i>Grids On</i>	选中表示显示网格。
	<i>Layout</i>	子窗口布局
	<i>Auto</i>	自动选择合适的模式，根据子窗口的高和宽的比值设置布局方式。当子窗口的宽度大于高度，采用竖排布局的方式。当子窗口的宽度小于高度，则采用横排布局的方式。
	<i>Vertical</i>	竖排显示子窗口
	<i>Horizontal</i>	横排显示子窗口
	<i>Card</i>	层叠显示子窗口
	<i>Display Type</i>	图标类型
	<i>Rectangular</i>	直角坐标系
	<i>Histogram</i>	柱形图
	<i>RealVsImag</i>	实部 VS 虚部
	<i>Polar</i>	极坐标
	<i>Impedance</i>	阻抗圆图
	<i>Admittance</i>	导纳圆图
	<i>Font</i>	字体大小选择，影响标题、子标题和坐标轴
	<i>Small</i>	小字体
	<i>Medium</i>	中等字体
	<i>Large</i>	大字体
	<i>Lable</i>	标签选项
	<i>Create</i>	打开“Lable Attributes”对话框。从而创建标签
	<i>Edit</i>	修改选中标签
	<i>Freeze On</i>	选中后，“Waveform”窗口中的波形不再因为相应仿真结果改变而改变。

<i>Show Tool Bar</i>		选中将显示工具栏	
<i>Snap Off</i>		选中后，波形上的数据读取框跟随系统鼠标	
<i>Snap-to-Data</i>		选中后，标记仅仅作用在仿真数据点上。	
<i>Snap-to-Peaks</i>		选中后，标记仅仅作用在波形峰值上。	
<i>Color Schemes</i>		设置背景色	
	<i>Default</i>	使用默认背景色，通常为白色	
	<i>Gray</i>	背景色设为灰色	
	<i>Black</i>	背景色设为黑色	
<i>Template</i>		模板设置	
	<i>Set Default</i>	使用“.cdsenv”中设置的默认模板	
	<i>Set Current</i>	将当前窗口设置保存为默认值	
	<i>Load</i>	打开一个特定的波形文件作为模板。	
<i>Edit</i>		打开“Graph Attributes”对话框。	
<i>Axis</i>			
	<i>Major Grids On</i>	选中后将显示选中坐标轴的主网格。该选项只在坐标轴选中后才被激活。	
	<i>Minor Grids On</i>	选中后将显示选中坐标轴的次网格。该选项只在坐标轴选中后才被激活。	
	<i>Log</i>	选中后将选中的坐标轴切换到对数模式。该选项只在坐标轴选中后才被激活。	
	<i>Strip</i>	将每条波形单独分栏显示。	
	<i>Edit</i>	打开“Axis Attributes”对话框。该选项只在坐标轴选中后才被激活。	
<i>Trace</i>			
	<i>Symbols On</i>	选中将在在选中波形上的仿真点上显示符号。	
	<i>Assign to Axis</i>	将选中波形赋予一个新的 Y 轴, 或者使用他波形的 Y 轴。该选项只有在“Waveform”窗口中存在多个波形时才有效。	
	<i>New Graph</i>		
		<i>Copy New Window</i>	将选中波形拷贝到一个新建的“Waveform”窗口中。
		<i>Move New Windos</i>	将选中波形移动到一个新建的“Waveform”窗口中。
		<i>Copy New SubWindow</i>	将选中波形拷贝到一个新建的“Waveform”子窗口中。
		<i>Move New SubWindos</i>	将选中波形移动到一个新建的“Waveform”子窗口中。
	<i>Bus</i>		
	<i>Create</i>	根据选中的数字波形，创造一条总线	
	<i>Expand</i>	将总线中的数据分开显示。当且仅当	
<i>Trace Cursor</i>		开启或关闭波形光标	
<i>Vert Cursor</i>		开启或关闭垂直光标	
<i>Horiz Cursor</i>		开启或关闭水平光标	
<i>Delta Cursor</i>		开启或关闭差值光标	

<i>Cut</i>	将选中的波形剪切
<i>Copy</i>	将选中的波形复制
<i>Paste</i>	粘贴剪切或复制的波形
<i>Load</i>	打开“Load”对话框，从而添加一条新的波形
<i>Save</i>	打开“Save”对话框，从而以 ASCII 格式保存波形
<i>Eidt</i>	打开“Trace Attributes”对话框。该选项只有在波形被选中时才有效
<i>Select All</i>	选中当前“Waveform”窗口中的所有波形
<i>Mark</i>	
<i>Place</i>	
<i>Trace Marker</i>	在波形上添加一个标记，包含该点的横竖坐标
<i>Vert Marker</i>	在波形上添加一个标记，包含该点的横竖坐标，并做一条通过该点的垂直线。
<i>Horiz Marker</i>	在波形上添加一个标记，包含该点的横竖坐标，并做一条通过该点的水平线。
<i>Add Delta</i>	添加一个标记显示两个点间的横竖坐标差
<i>Display Type</i>	标记显示 Δx 和 Δy 值
<i>XY Delta</i>	标记显示 Δx 值
<i>X Delta</i>	标记显示 Δy 值
<i>Y Delta</i>	
<i>Attach to Trace</i>	标记附着在波形上
<i>Find Max</i>	将标记移动到选中波形的最大值处
<i>Find Min</i>	将标记移动到选中波形的最小值处
<i>Create</i>	打开“Marker Attributes”对话框，从而创建一个新的标记
<i>Edit</i>	打开“Marker Attributes”对话框，从而编辑选中的标记
<i>Select All</i>	选中当前“Waveform”窗口中的所有标记
<i>Zoom</i>	
<i>Zoom</i>	缩放图表
<i>X-Zoom</i>	沿 X 轴缩放图表
<i>Y-Zoom</i>	沿 Y 轴缩放图表
<i>Unzoom</i>	撤销上一步的缩放操作
<i>Fit</i>	将图表还原至初始大小
<i>Zoom In</i>	放大图表
<i>Zoom Out</i>	缩小图表
<i>Pan</i>	
<i>Pan Right</i>	将图表右边的部分移至显示区域
<i>Pan Left</i>	将图表左边的部分移至显示区域
<i>Pan Up</i>	将图表上边的部分移至显示区域
<i>Pan Down</i>	将图表下边的部分移至显示区域
<i>Tools</i>	

<i>Browser</i>	打开 “Results Browser”
<i>Calculator</i>	打开 “Calculator”
<i>Help</i>	
<i>Help</i>	获取帮助文档
<i>Accelerator Key</i>	显示所有菜单命令中的快捷键

12.2.2 工具栏快捷键

“Waveform” 窗口的工具栏如图 12.2 所示。

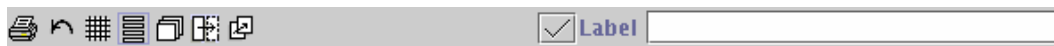










图 12.2 快捷键的目录

各个快捷键的功能如下：

- : 打印当前窗口中的图表，等同于 “File” → “Print”。
- : 撤销上一步操作，等同于 “Edit” → “Undo”。
- : 显示/隐藏网格，等同于 “Graph” → “Grids On”。
- : 将每条波形单独分栏显示，等同于 “Axis” → “Strip”。
- : 层叠显示子窗口，等同于 “Graph” → “Layout” → “Card”。
- : 将选中波形移动到一个新建的 “Waveform” 子窗口中，等同于 “Trace” → “New Graph” → “Copy New SubWindow”。
- : 将选中波形移动到一个新建的 “Waveform” 窗口中，等同于 Trace → New Graph → Copy New Window。
- : 将 “Label” 中写入的标签，通过点击鼠标左键放置到当前鼠标的位子。
- “Label” 栏: 显示或编辑选中的标签。

12.3 打开 “Waveform” 窗口

通过下面的方法可以打开 “Waveform” 窗口。

- 在 “CIW” 窗口中，选择 “Tools” → “Analog Environment” → “Waveform”。
- 在 ADE 窗口中，选择 “Tools” → “Waveform”。
- 当仿真完成后，在 ADE 窗口中，点击 “Plot Output” 快捷键。
- 在 “Results Browser” 中，选择将仿真结果送至 “Waveform” 显示。
- 在 “Calculator” 中，选择将仿真结果送至 “Waveform” 显示。

通过后三种方式打开“Waveform”窗口时，将同时显示选中的仿真结果。

12.4 设置“Waveform”窗口

当打开一个“Waveform”窗口后，可以设置图表显示模式，以帮助对仿真结果的分析。

12.4.1 设置图表布局

在“Waveform”窗口中可能包括多个子窗口。可以通过以下设置改变子窗口的排列方式。

- 选择“Graph” → “Layout Auto”：这是系统默认子窗口排列方式，将根据窗口高和宽的比值自动选择合适的模式，当子窗口的宽度大于高度，采用竖排布局的方式。当子窗口的宽度小于高度，则采用横排布局的方式。
- 选择“Graph” → “Layout Vertical”，得到如图 12.2 所示的窗口。采用该方式时，子窗口将成纵向排列。

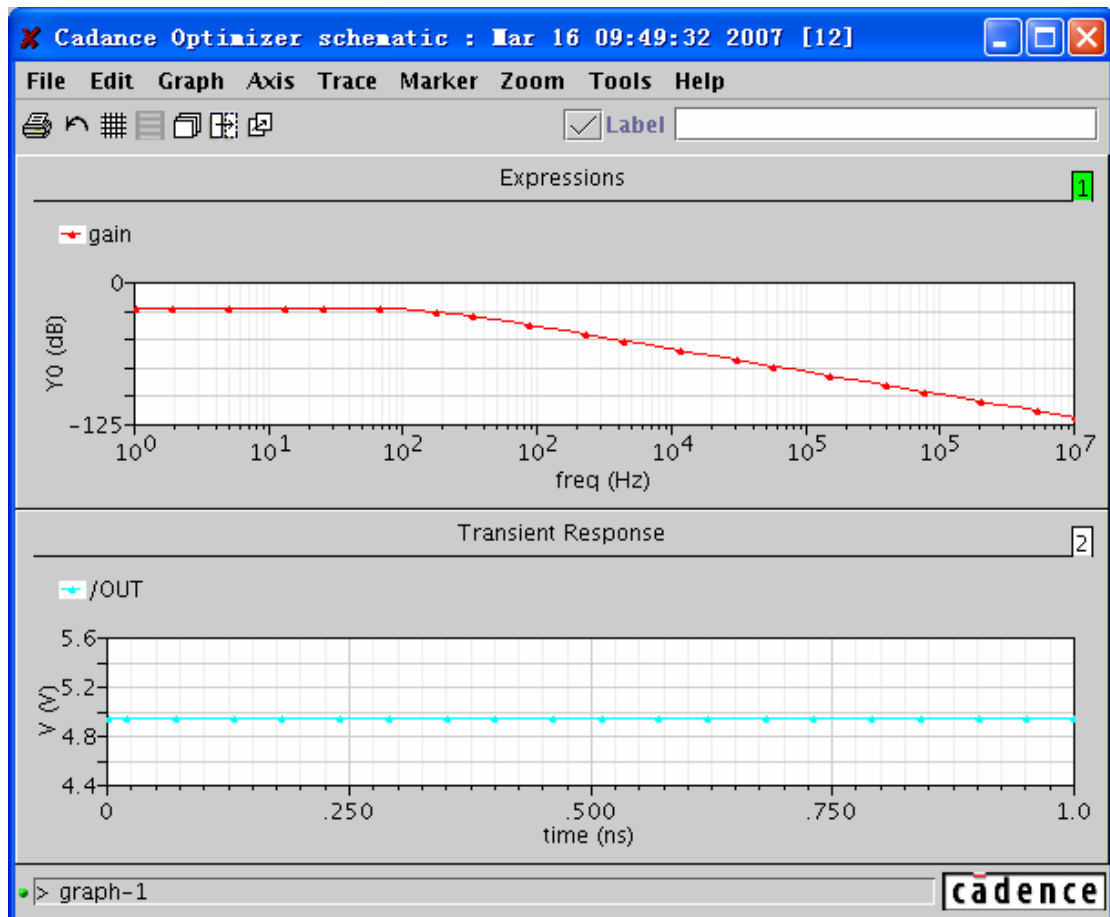


图 12.2 选择“Graph” → “Layout Vertical”后得到的纵向排列窗口

- 选择“Graph” → “Layout Horizontal”，得到如图 12.3 所示的窗口。采用该方式时，子窗口将成横向排列。

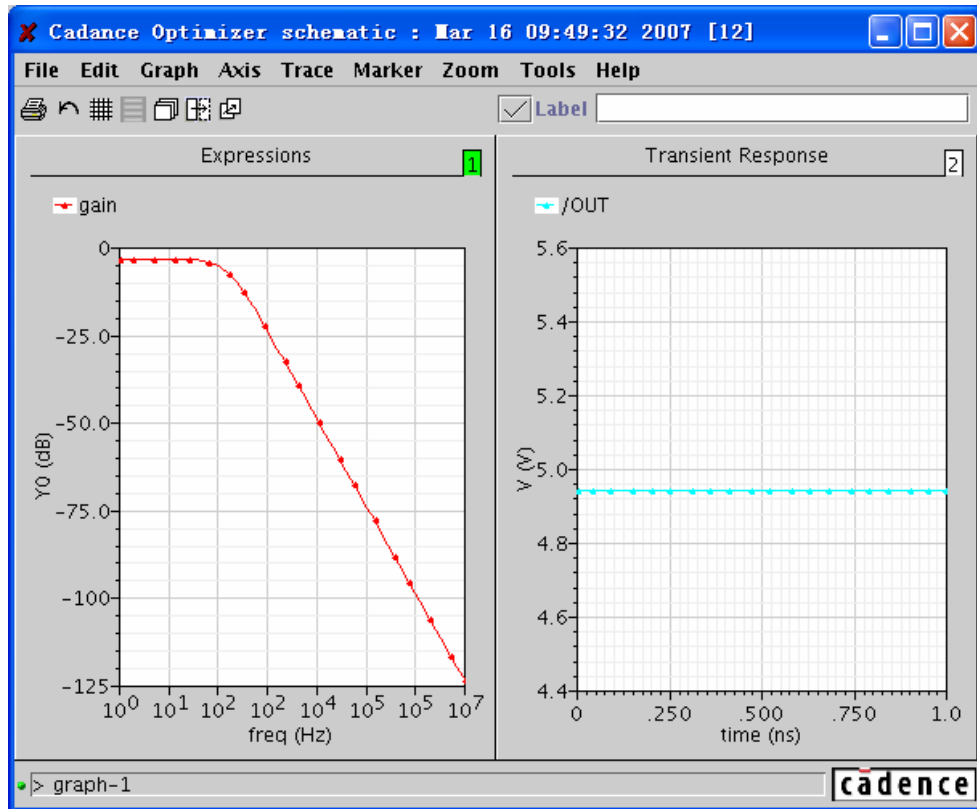


图 12.3 选择“Graph” → “Layout Horizontal”得到横向排列子窗口

- 选择“Graph” → “Layout Card”：选择这种方式后，每个子窗口都将拥有和“Waveform”窗口同等的大小。因此子窗口堆叠在一起，只有最上面一个被显示。此时通过右上角处的图表编号选择显示的子窗口。选中子窗口的编号将变成绿色，如图 12.4 所示。

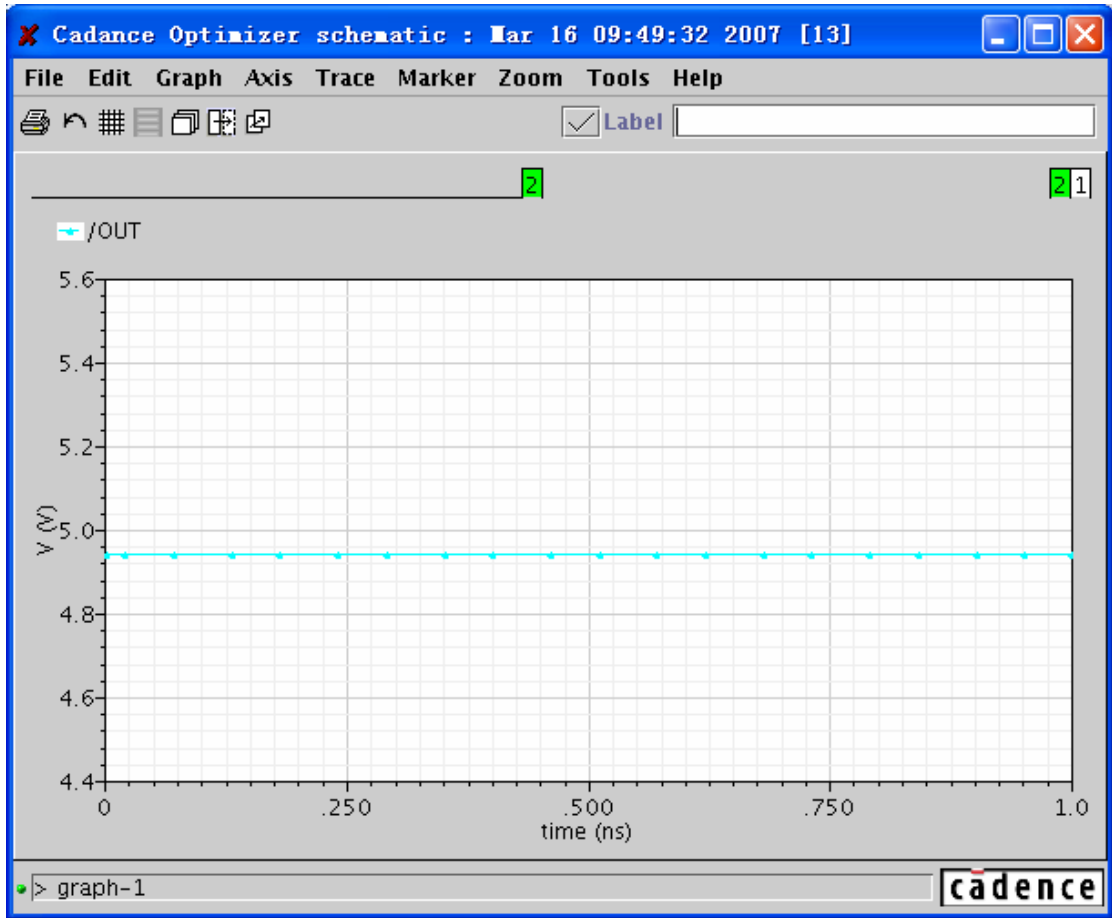


图 12.4 选择 “Graph” → “Layout Card” 后，每个子窗口与 “Waveform” 窗口同等大小

12.4.2 设置背景颜色

对于 ADE WaveScan 和标准 SKILL WaveScan 程序，默认的背景颜色是黑色。但是可以通过选择 “Graph” → “Color Schemes” 来设置背景颜色。候选项如图 12.5 中所示：

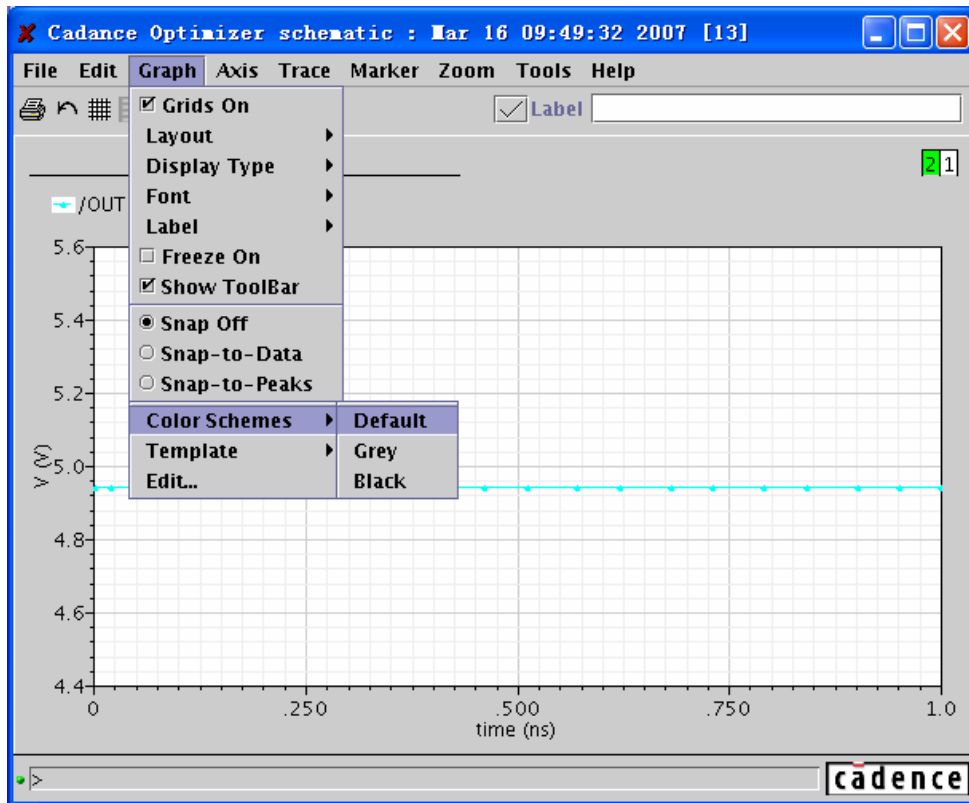


图 12.5 背景颜色的设置

- Default: 将背景色设置为白色
- Grey: 设置背景色为灰色
- Black: 设置背景色为黑色

背景色的设置将同时作用于所有已经打开的，以及后来打开的“Waveform”窗口。

12.4.3 编辑“Waveform”窗口中的对象

在这一章节中，将介绍如何选择、隐藏、重现和删除图表以及图表中的对象（包括波形、坐标轴、标记和标签）。

12.4.3.1 选择对象

通过使用鼠标点击图表、波形、坐标轴、标记或者标签就可以将它们选中并更改它们的属性。当需要一次选择多个对象时，按住“Ctrl”键，用鼠标依次点击需要的对象。

如果“.cdsenv”中“autoTraceSelect”选项为“true”（这是默认值），那么在选择波形时，将自动选择离鼠标最近的波形，而不需要精确地点中波形。这在“Waveform”窗口中存在多条波形的时候非常有用。反之当“autoTraceSelect”选项为“False”，那么必须点中波形才能将其选择。

12.4.3.2 隐藏对象

“Waveform”窗口中图表、波形、坐标轴、标记或者标签等对象是可以隐藏的。例如，当需要精确观察一条波形时，可以将其他波形隐藏。具体方法如下：

- 1) 选中对象
 - 2) 选择“Edit”→“Hide”
- 则选中的对象不再在“Waveform”窗口中显示。

12.4.3.3 重现隐藏的对象

“Waveform”窗口中被隐藏的对象可以通过一下的方法重现。

- 1) 选择“Edit”→“Reveal”，此时会出现一个列表显示被隐藏的对象名称，如图 12.6 所示。
- 2) 在该列表中选择需要重现的对象，则被选中的对象将重新出现在“Waveform”窗口中。

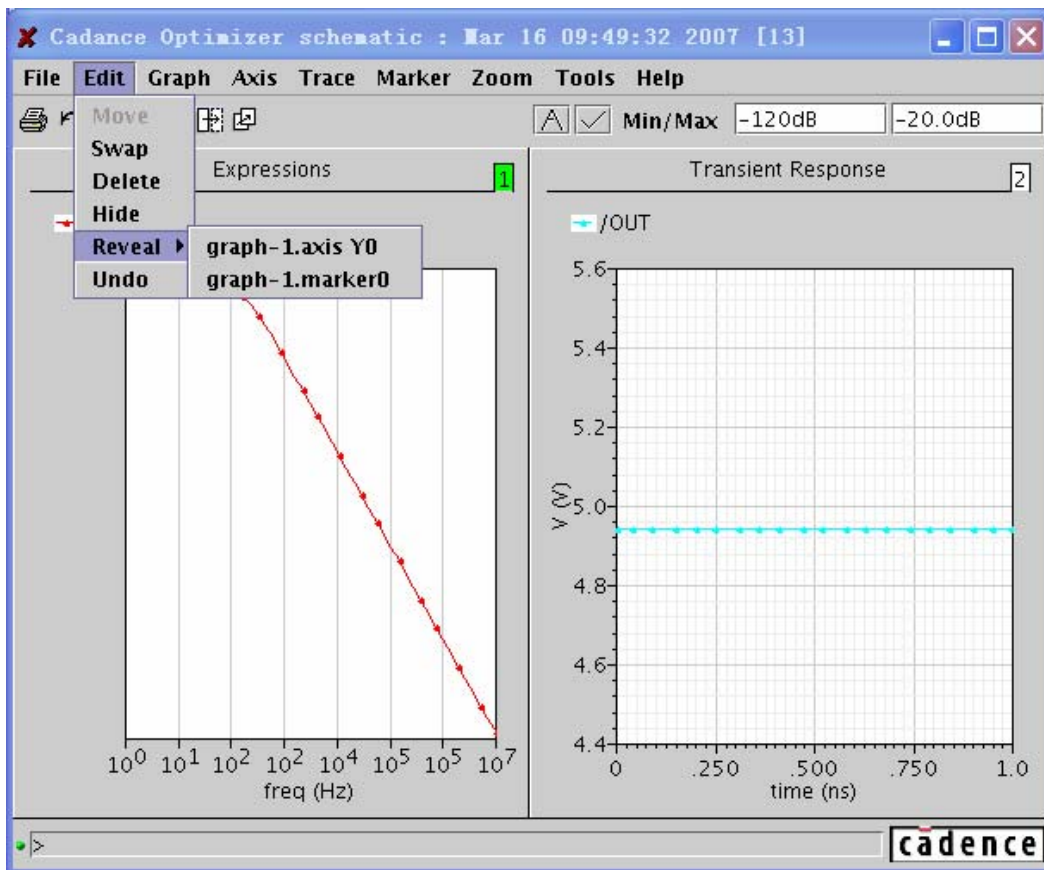


图 12.6 重现隐藏的对象设定

12.4.3.4 交换对象

采用分栏显示的波形、统一图表中两个拥有相关 X 轴的 Y 坐标轴、以及两个子窗口都可以通过下面的方法交换位子：

- 1) 选中第一个对象；
- 2) 选择“Edit”→“Swap”；

- 3) 选择第二个对象。
此时选中的两个对象的位子被交换了

12.4.3.5 删除对象

“Waveform”窗口中图表、波形、标记或者标签等对象是可以删除的，但是“Waveform”窗口中的最后一个图表是不能被删除的。删除对象的方法如下：

- 1) 选择对象；
- 2) 选择“Edit” → “Delete”，或者点击键盘上“Del”按键；
选中的对象即从“Waveform”窗口中删除。

12.4.3.6 撤销操作

通过一下方法可以撤销最近的一次操作：选择“Edit” → “Undo”。

注意：当执行“Undo”操作后，最近的一次操作就是该次“Undo”操作了。因此第二次选择“Undo”命令的效果则是恢复上次被撤销的操作。

12.5 缩放图表

12.5.1 直接使用鼠标选择新窗口的大小

通过点击、拖拽和释放鼠标右键，在图表中形成一个矩形框，如图 12.7 所示。该矩形框确定了新图表的大小。

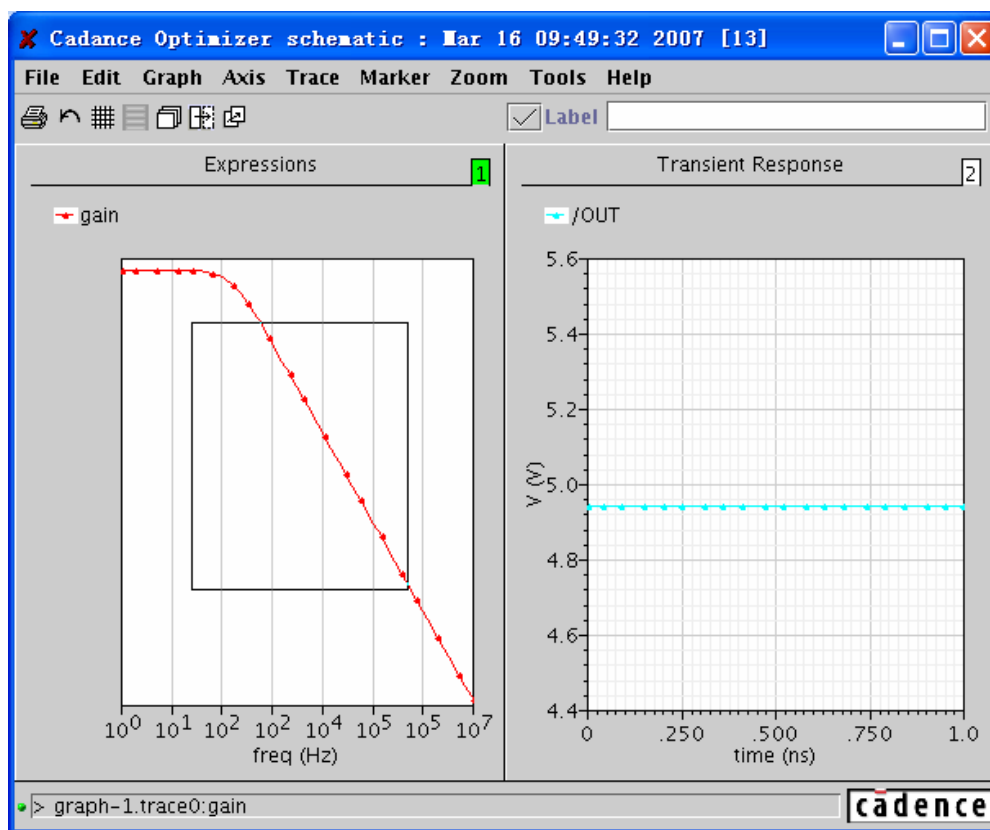



图 12.7 直接使用鼠标选择新窗口的大小


12.5.2 “Zoom” 命令

选择“Zoom”→“Zoom”，通过点击、拖拽和释放鼠标左键，在图表中形成一个矩形框，该矩形框确定了新图表的大小。

12.5.3 “X-Zoom” 命令

通过选择“Zoom”→“X-Zoom”命令可以仅仅缩放 X 轴。选择“Zoom”→“X-Zoom”后，鼠标变为“”。点击鼠标确定 X 轴缩放的起始点，拖拽鼠标确定缩放范围，释放鼠标确定缩放的结束点。然后根据选择的 X 轴范围重新显示图表。

12.5.4 “Y-Zoom” 命令

通过选择“Zoom”→“Y-Zoom”命令可以仅仅缩放 Y 轴。选择“Zoom”→“Y-Zoom”后，鼠标变为“”。点击鼠标确定 Y 轴缩放的起始点，拖拽鼠标确定缩放范围，释放鼠标确定缩

放的结束点。然后根据选择的 Y 轴范围重新显示图表。

12.5.5 “Unzoom” 命令

通过选择 “Zoom” → “Unzoom”，可以依次撤销以前的一系列缩放操作。

12.5.6 “Fit” 命令

通过选择 “Zoom” → “Fit” 将图表还原成初始大小

12.5.7 “ZoomIn” 命令

通过选择 “Zoom” → “ZoomIn”，以图表中心点为坐标放大图表，如图 12.8 所示。

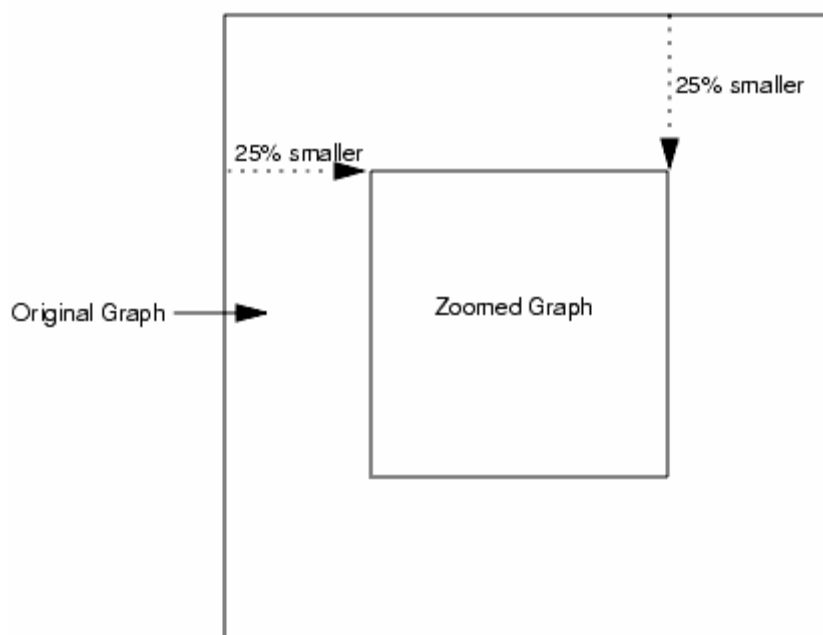


图 12.8 通过选择 “Zoom” → “ZoomIn” 放大图表

12.5.8 “ZoomOut” 命令

通过选择 “Zoom” → “ZoomOut”，以图表中心点为坐标缩小图表，如图 12.9 所示。

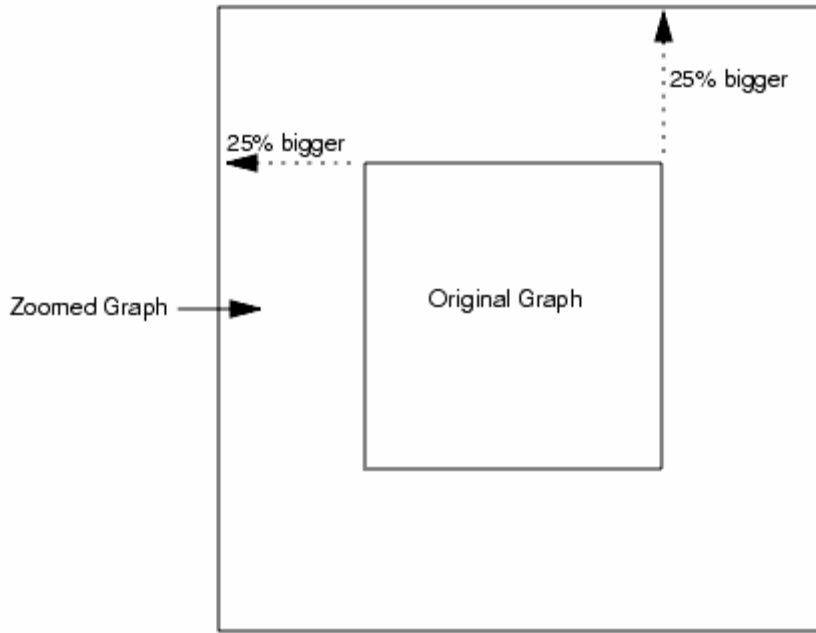


图 12.9 通过选择“Zoom”→“ZoomOut”缩小图表

12.6 平移图表

通过选择“Zoom”→“Pan”中的四个下拉菜单“Pan Right”、“Pan Left”、“Pan Up”、“Pan Down”，如图 12.10 所示，可以将图表在四个方向上进行平移。图 12.11 说明了“Pan Right”命令是如何平移图表的。

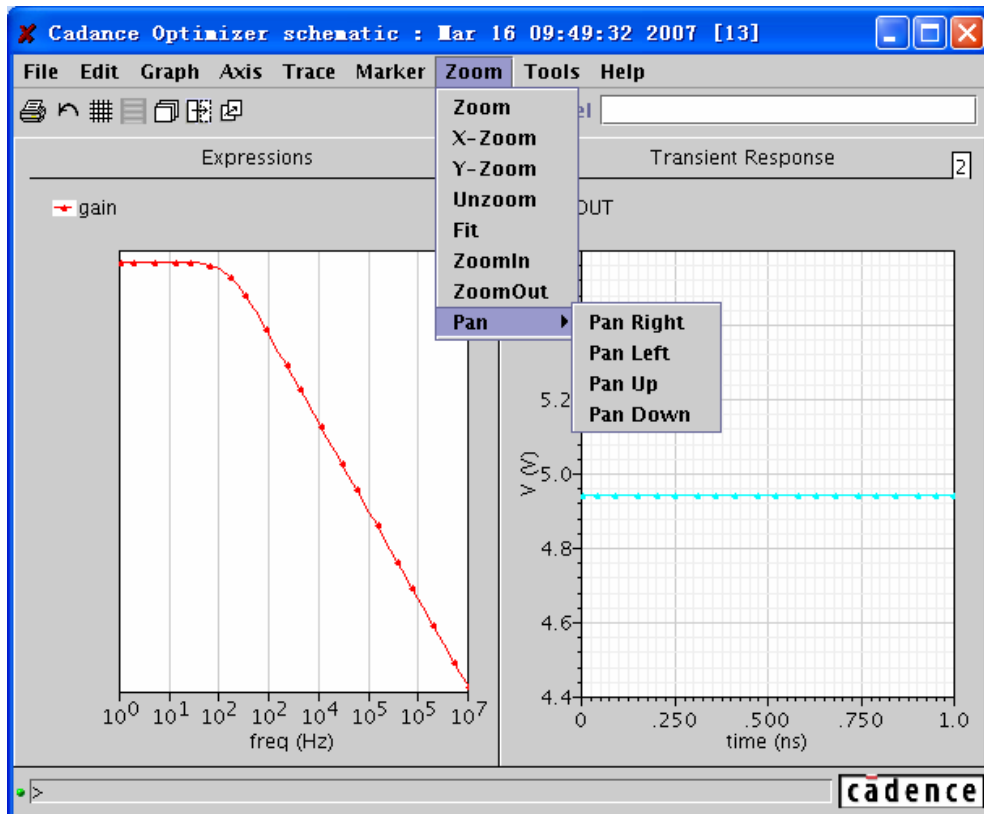


图 12.10 图表平移的设定

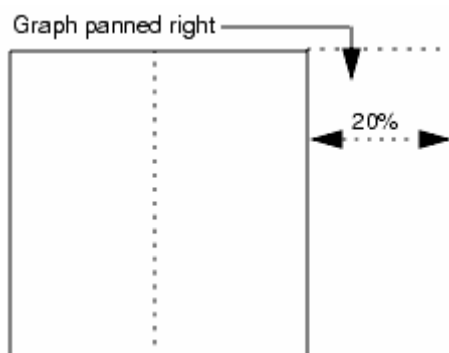


图 12.11 “Pan Right” 命令与平移图表

加入平移前 X 轴坐标范围是 0~200, 则平移后 X 轴坐标范围是 40~240。其他几种平移方式和“Pan Right”一样, 以对应坐标轴的 20%为平移量, 只是平移方向不同。

12.7 编辑图表属性

图表的默认属性是通过“.cdsenv”中的选项设置的。如果需要修改图表属性, 可以通过以下步骤来实现:

- 1) 通过选择“Graph” → “Edit”, 或者在图表中双击鼠标, 打开“Graph Attributes”对话框, 如图 12.12 所示。

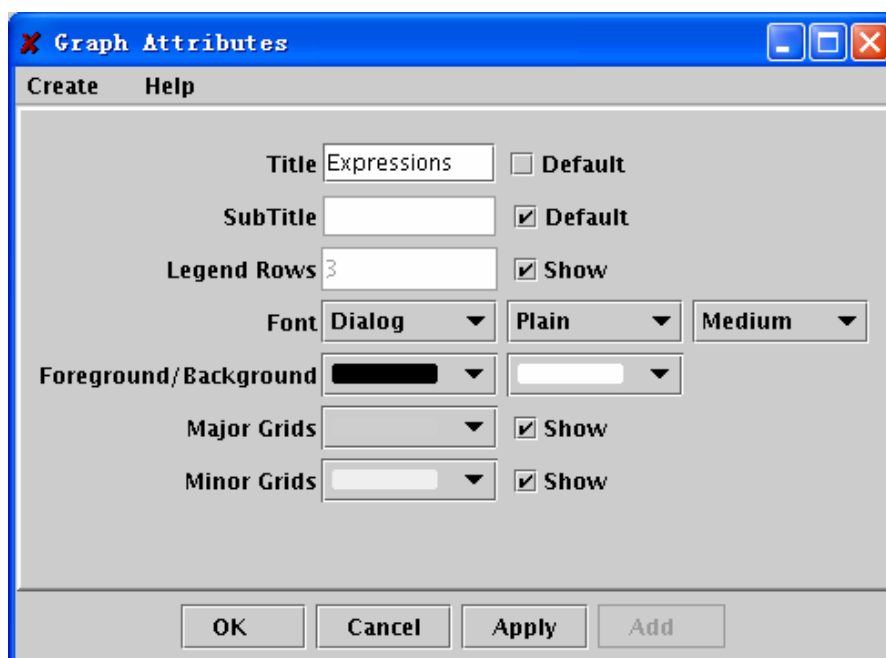


图 12.12 编辑图表的属性

- 2) 在“Title”栏中可以给图表命名, 或者选择“Default”使用默认名称。
- 3) 在“SubTitle”中可以给图表赋予子标题, 或者选择默认子标题。
- 4) 在“Legend Row”栏中填入在图表中显示的图例的个数。加入图例的个数大于“Legend

Row”中设定的数值，图例区出现一个滚动条。用来选择显示的图例。如图 12.13 所示。

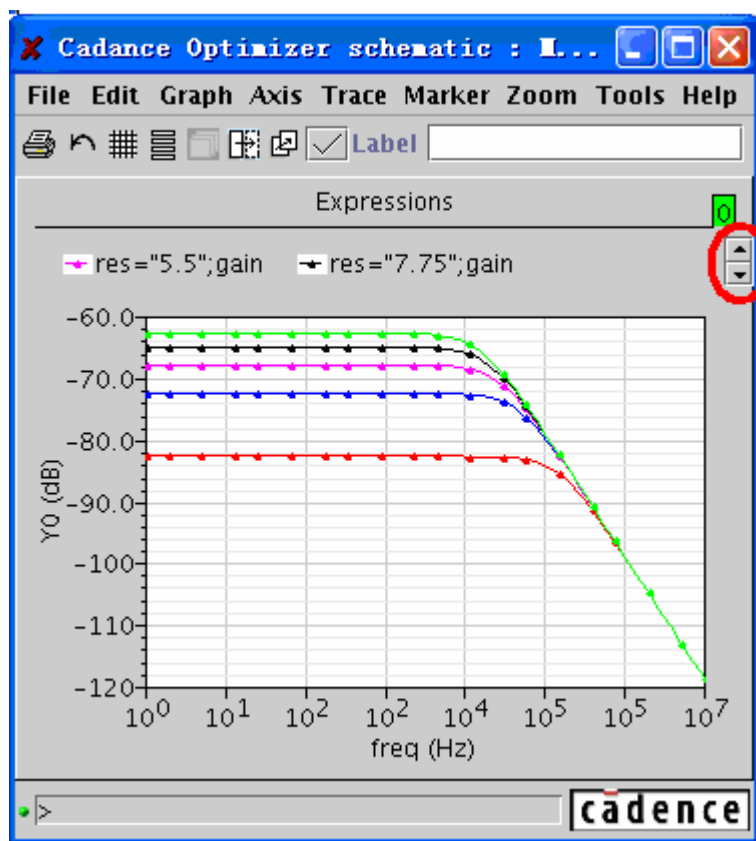


图 12.13 加入图例的行数大于“Legend Row”中设定的数值时，图例区出现一个滚动条

当退出“Waveform”窗口时，该设置保存到“.cdsenv”文件中。

- 5) “Legend Row”栏后的“Show”选项表示是否显示图例。
- 6) 在“Font”后的三个下拉菜单依次选择图表中文字的字体、字形和字号。
- 7) 在“Foreground/Background”中分别设置图表的前景和背景颜色。其中前景包括了图表的标题、子标题、坐标轴和坐标轴名称。
- 8) 在“Major Grids”中选择主网格的颜色，以及是否显示主网格。
- 9) 在“Minor Grids”中选择次网格的颜色，以及是否显示次网格。
- 10) 点击“OK”完成对图表属性的设置。



12.8 关于波形的操作

通过拖拽和释放波形，完成以下操作：

- 从一个图表到另外一个图表。如果将一个 AC 仿真波形拖拽到瞬态波形中，X 坐标轴的坐标将用一串问号显示，表示当前坐标没有单位；
- 从一个子窗口到另一个子窗口；
- 从一个分栏到另一个分栏。

当拖拽波形时，鼠标下方会显示拖拽波形的名称。


当选中一条波形后，可以通过一下菜单命令对创建新的波形窗口。

- “Trace” → “New Graph” → “Copy New Window ()”;
- “Trace” → “New Graph” → “Move New Window”;
- “Trace” → “New Graph” → “Copy New SubWindow ()”
- “Trace” → “New Graph” → “Move New SubWindow”

这些命令在需要从“Parametric Analysis”的大量仿真结果中选择一条特定波形研究的时候十分有用。

12.8.1 分栏显示波形

当“Waveform”窗口中的一个图表包含多个波形时，可以将每个波形分栏显示。分栏后的波形成纵向排列，所有的波形有其独立的 Y 坐标轴，但共用同一个 X 坐标轴。这种分栏显示只对直角坐标系有效。通过以下的步骤，实现坐标的分栏显示。

选择“Axis” → “Strips()”，图 12.13 显示了分栏前的图表，图 12.14 显示了分栏后的图表窗口。

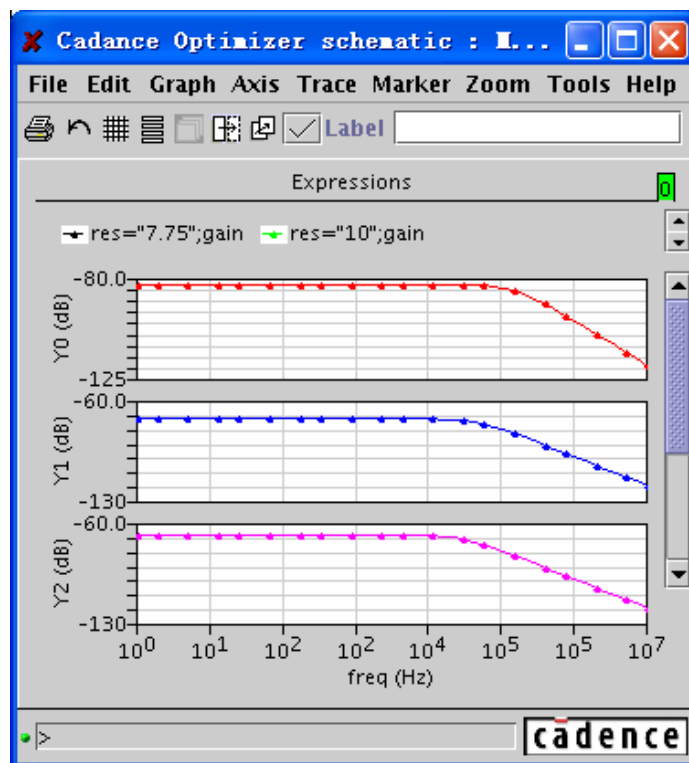


图 12.14 分栏后的图表窗口

通过拖拽和释放波形，可以实现一下操作。

- 将波形放置到另一个分栏中，将在放置栏中同时显示原有的新加入的波形。
- 将波形放置在分栏间的空隙中，则在该空隙处产生一个新栏显示拖拽的波形。

12.8.2 显示符号

通过在波形上添加符号，可以有效地将波形区分开。通过以下操作可以显示或者隐藏波形上的符号。

选择“Trace” → “Symbols On”，如图 12.15 所示。波形上的“×”和“□”符号，有效地将两个波形区分。具体符号类型和数目的设置，见#####。

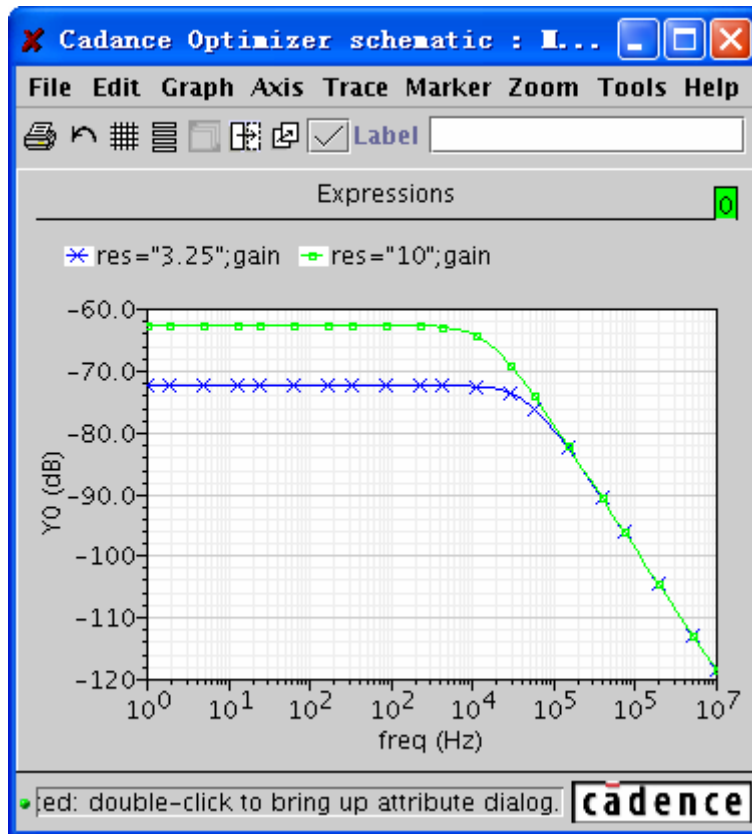


图 12.15 显示符号

12.8.3 给波形赋予坐标轴

当“Waveform”窗口或者子窗口中包含多个波形时，可以为波形设置：

- 一个新的 Y 轴；
- 一个已经存在的 Y 轴。如果该 Y 轴的单位 and 波形不符，则在坐标轴名称中出现一串问号，表示该坐标轴没有明确的物理单位。

例 1：

在图 12.16 中，左边的子窗口显示了“OUT1”和“OUT2”两个波形共用一个 Y 轴的情况；在右边的子窗口中，“OUT2”波形被赋予了一个新的坐标轴。

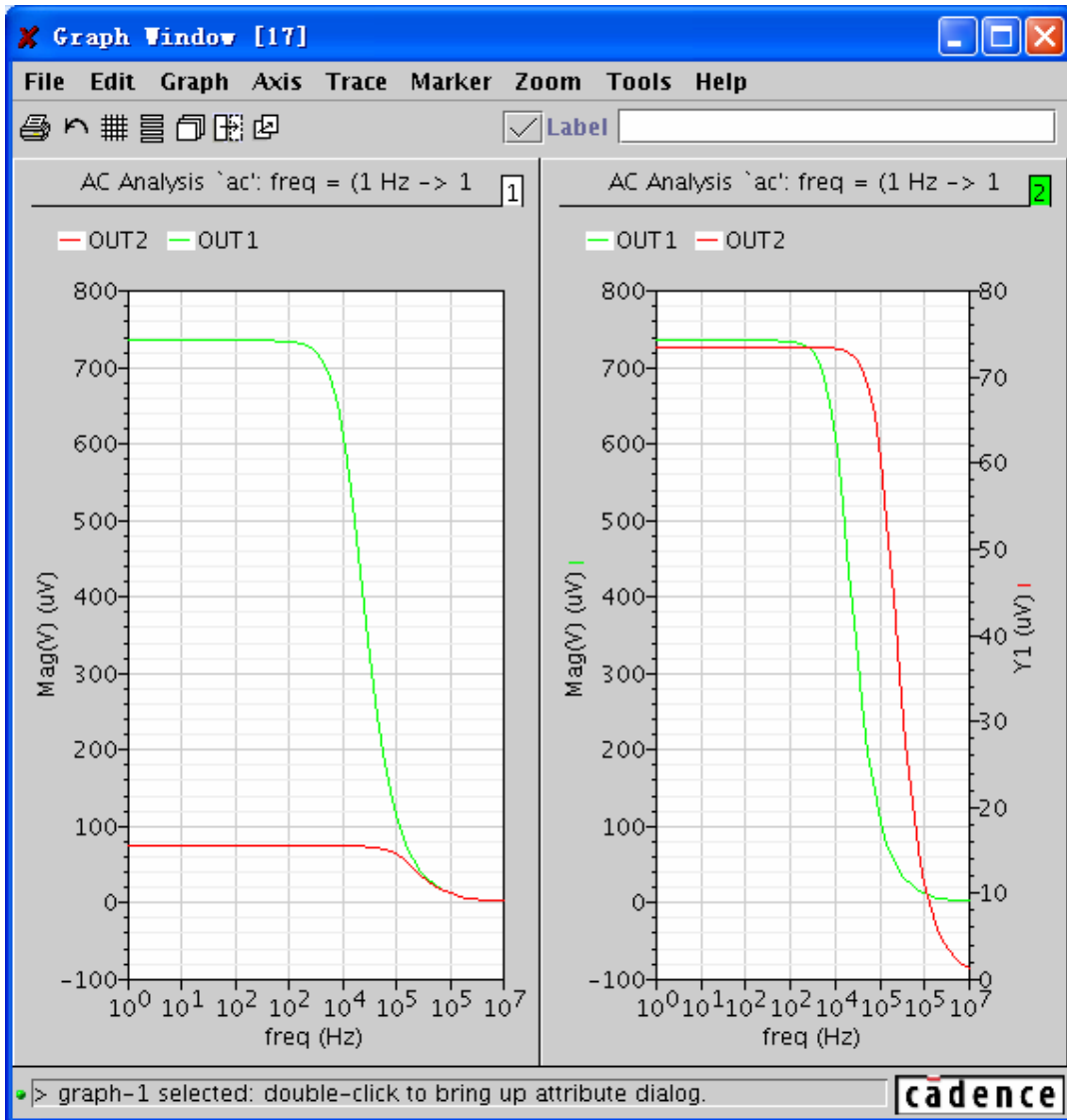


图 12.16 Y 轴共同与使用两个 Y 轴

例 2:

在图 12.17 中，左边的子窗口显示了“N1”和“V0:p”分别是一个电压波形和一个电流波形；在右边的子窗口中，两个波形共用一个坐标轴，此时坐标轴的名称为“*(V?A)”，表示该坐标轴没有一个明确的物理单位。

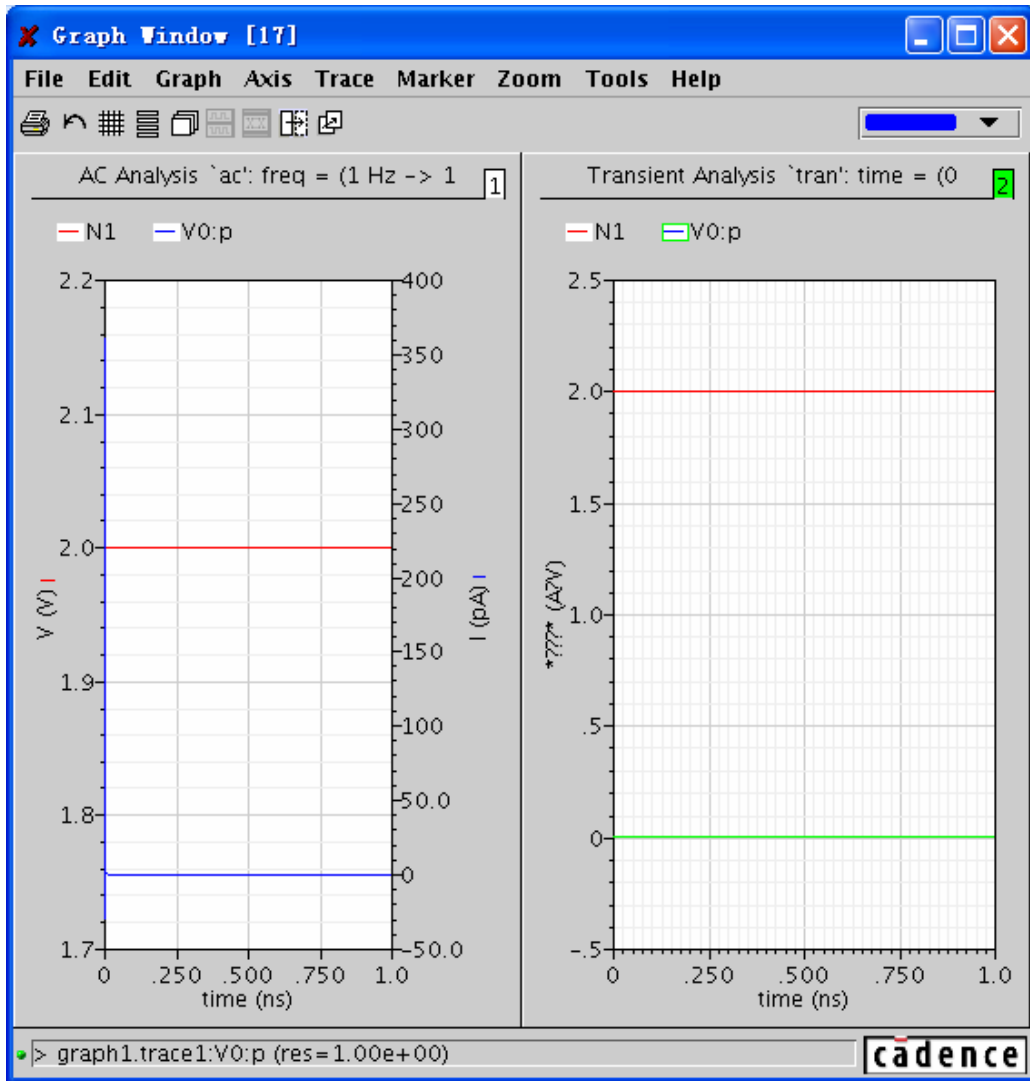


图 12.17 两个 Y 轴标签与合到一个 Y 轴表示时的显示

12.8.4 修改波形属性

波形的默认属性是通过“.cdsenv”中的选项设置的。如果需要修改波形属性，可以通过以下步骤来实现。

- 1) 通过选择“Trace”→“Edit”，或者双击波形，打开“Trace Attributes”对话框，如图 12.18 所示。

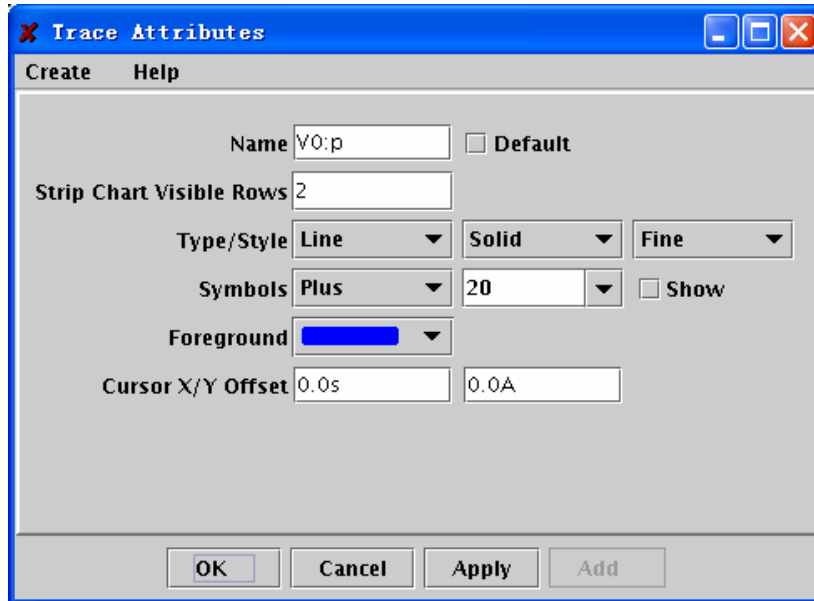


图 12.18 修改波形的属性

- 2) 在“Name”栏中输入波形的名称，或者选择“Default”显示默认名称。
注意：当有多条波形被选中时，“Name”和“Default”栏会变成灰色，从而不能操作。
- 3) 在“Strip Chart Visible Rows”中填入图表中分栏显示时，可以看见的行数。当分栏数大于最大可以显示的行数时，会出现一个滚动条，从而选择显示波形，如图 12.19 所示。当图表中只有一个波形时，“Strip Chart Visible Rows”栏失去作用，变成灰色。

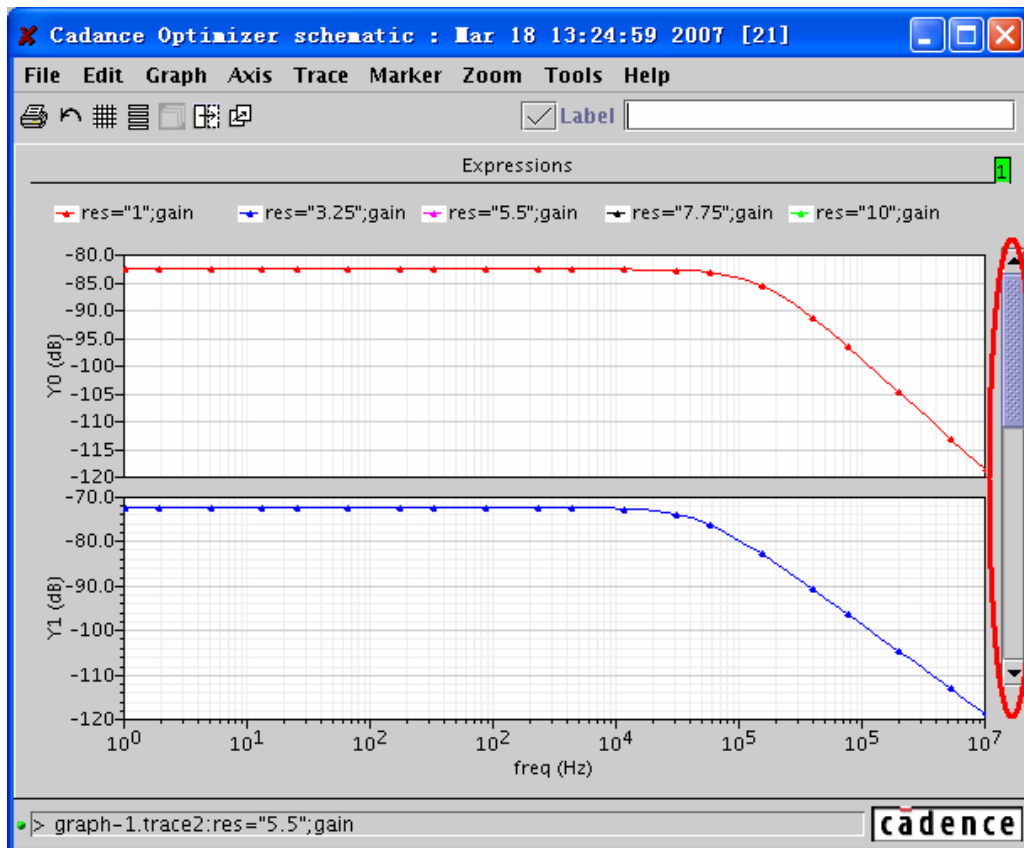


图 12.19 当分栏数大于最大可以显示的行数时出现一个滚动条

- 4) 在 Type/Style 中选择波形的类型
第一个下拉菜单中选择图表的类型：
 - Line: 线图
 - Point: 点图
 - Bar: 直线图
 - Spectral: 频谱图
 - Histogram: 矩形图第二个下拉菜单中选择线形：
 - Solid: 实线
 - Dashed: 划线
 - Dotted: 点线
 - DotDashed: 点划线第三个下拉菜单中选择线宽：
 - Fine: 细线
 - Medium: 中等宽度
 - Bold: 粗线
- 5) “Symbol” 栏中选择波形上符号的类型，以及符号的个数。“Show” 表示是否显示这些符号。符号的类型具体有：
 - Point: 小点
 - Dot: 大点
 - Square: 实心矩形
 - Box: 空心矩形
 - UpArrow: 向上箭头
 - DownArrow: 向下箭头
 - X: X 型
 - Circle: 空心圈
- 6) “Foreground” 中选择波形的颜色
- 7) “Cursor X/Y Offset” 中设置鼠标 X/Y 坐标的偏差量。如果这两个值不为零，那么波形光标的坐标则是根据这两个值的相对量。
- 8) 点击 “OK” 完成对波形属性的设置。

12.9 设置坐标轴属性

坐标轴的默认属性是通过 “.cdsenv” 中的选项设置的。如果需要修改坐标轴属性，可以通过以下步骤来实现。

- 1) 通过选择 “Axis” → “Edit”，或者双击坐标轴，打开 “Axis Attributes” 对话框，如图 12.20 所示。

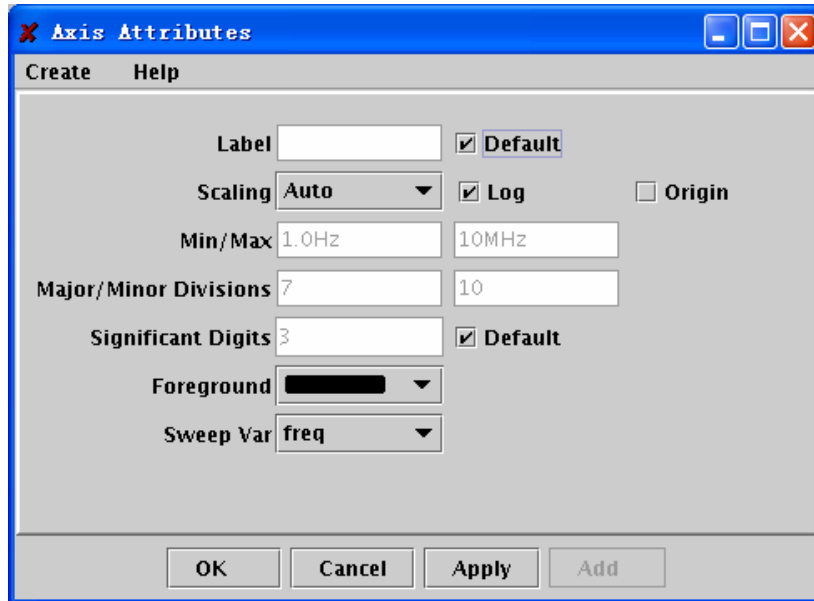


图 12.20 坐标属性设置窗口

- 2) 在“Label”栏中填入坐标中的名称，或者选择“Default”使用默认值。
- 3) 在“Scaling”中选择下面的一种模式，来设置坐标轴范围和网格划分。
 - Auto: 自动选择坐标轴范围和网格划分。
 - Min-Max: 手动设置坐标轴范围，自动设置网格划分。
 - Manual: 手动设置坐标轴范围和网格划分。
- 4) 选择“Log”使用对数坐标
- 5) 选择“Origin”，迫使坐标轴包含原点。
- 6) 在“Max/Min”中填入坐标轴的范围。当“Scaling”中选择“Auto”时，此栏变灰，失效。
- 7) 在“Major/Minor Division”中填入主网格和次网格的划分方式。前者表示把整个图表划分的个数，后者表示在把一个主网格划分的个数。此项只在“Scaling”中选择“Manual”时有效。
- 8) “Significant Digits”中填入坐标轴刻度的有效位数。选择“Default”使用默认有效位数，同时使“Significant Digits”栏中填入的数字失效。
- 9) 在“Foreground”中选择坐标轴的颜色。
- 10) 当编辑 X 轴属性时，还有一下选项：
 - 如果选择的波形来自于非参变量扫描仿真结果，那么会出现“Plot vs”栏，如图 12.21 所示。在该下拉菜单中包含所有的该类型的仿真结果。可以从中选择一个仿真结果，将他的 Y 轴作为 X 轴，将图表中波形转换到该 X 轴下显示。这个功能类似于“Results Browser”中的“YvsY”功能，具体详见第四章，4.5.4。

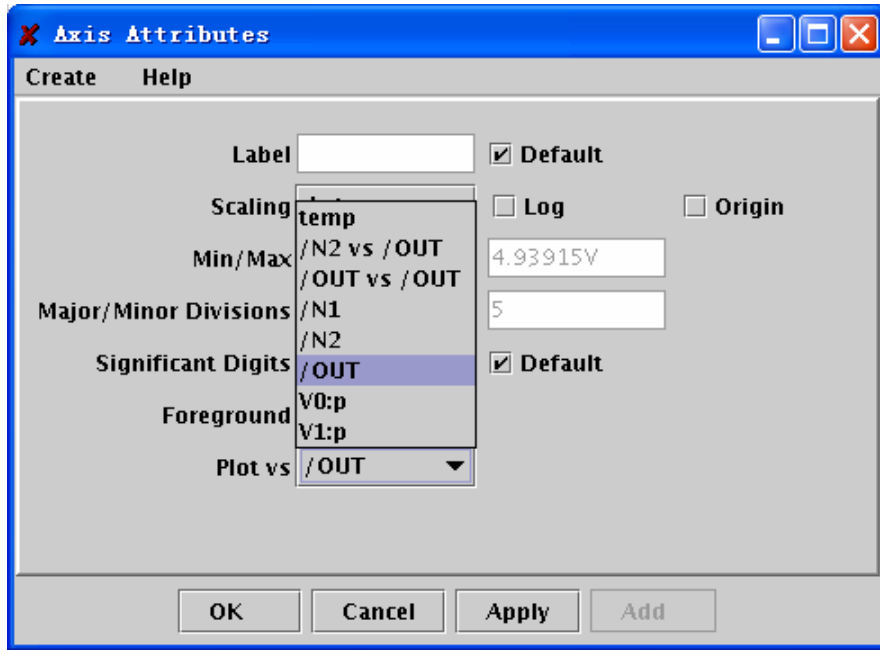


图 12.21 下拉菜单中包含所有的该类型的仿真结果

- 如果选择的波形来自于非瞬态的参变量扫描，那么会出现“Sweep Var”栏，如图 12.22 所示。在该栏的下拉菜单中包含所有的扫描变量，包括 ADE 中设置的，以及“Parametric Analysis”中设置的扫描变量。通过在该下拉菜单中的选择，可以将需要的扫描变量作为 X 轴，重新显示波形。在图 12.22 中，“temp”是 ADE 中的扫描变量，而“res”是“Parametric Analysis”中设置的扫描变量。在图 12.23 中，左边的子窗口显示了以“temp”作为 X 轴的仿真结果，而右边的子窗口显示了以“res”作为 X 轴的仿真结果。这种功能十分有利于观察比较不同变量对电路性能的影响。

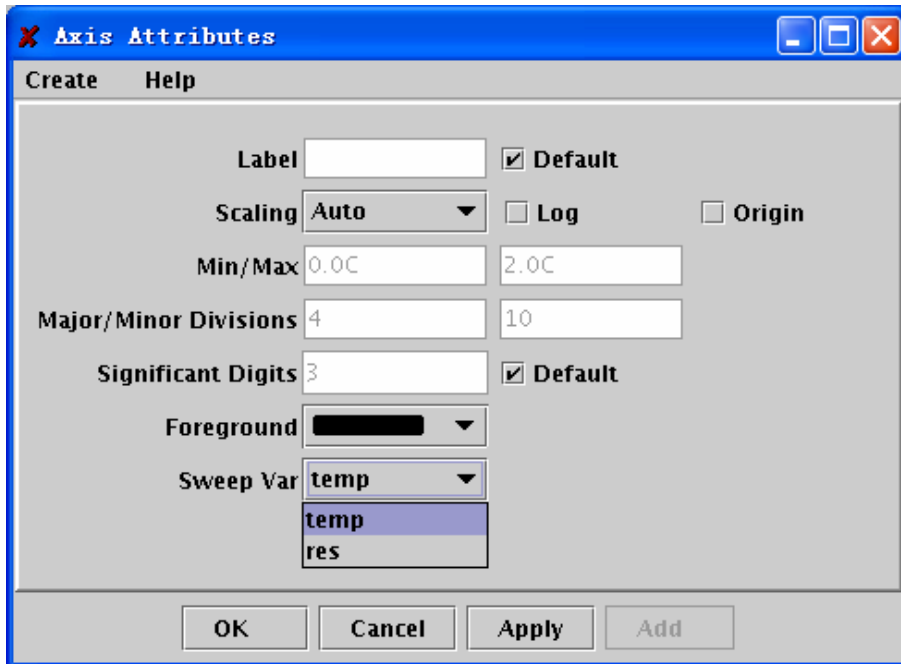


图 12.22 “Sweep Var”栏的下拉菜单中包含所有的扫描变量

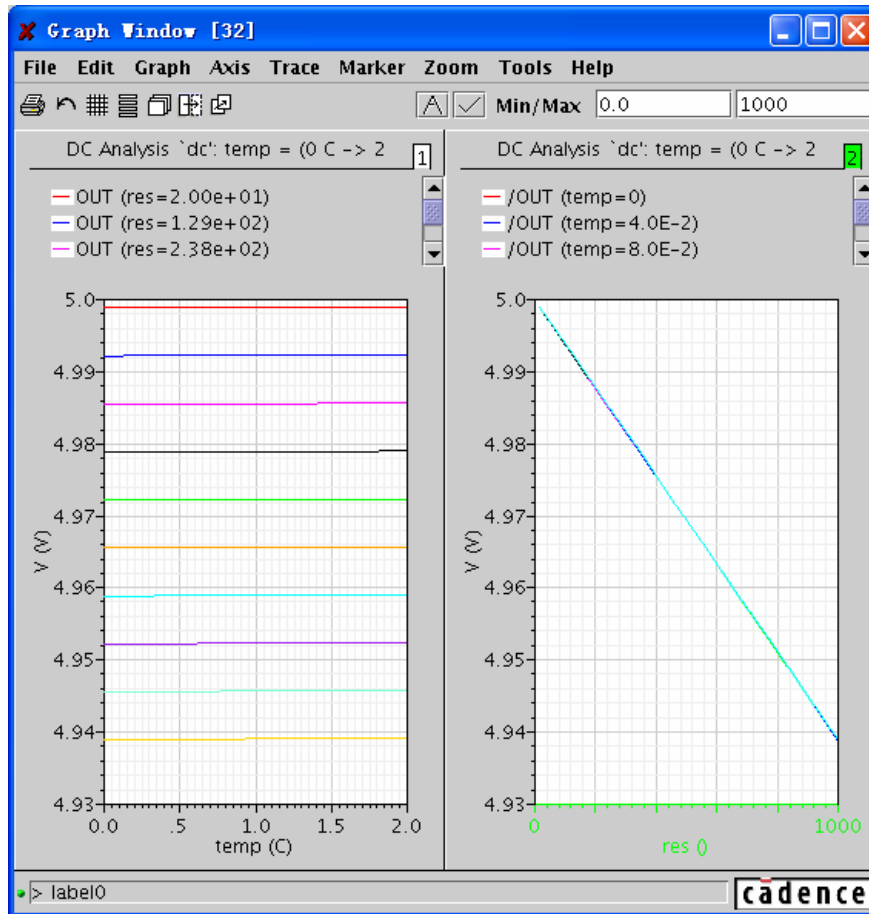


图 12.23 “res” 和 “temp” 作为扫描变量的仿真结果

注意：这种功能只有在以下两个条件都满足的情况下才能使用：

- 参变量仿真类型不是瞬态仿真。
- 最内层的仿真变量（见 7.7）的数据点少于 200 个。

11) 点击“OK”完成对坐标轴的设置。

12.10 关于鼠标的操作

12.10.1 使用波形光标

波形光标是一个沿着波形移动的光标，该光标的坐标在图表的左下角显示。同时图表的右下角显示了鼠标光标的坐标值。如图 12.24 所示。

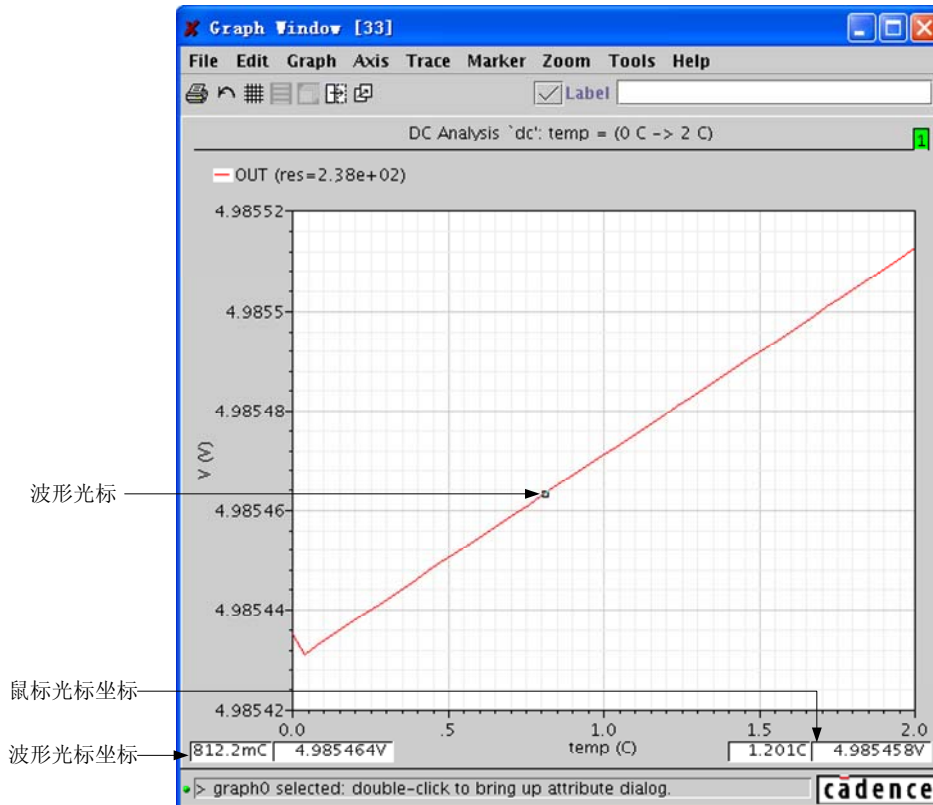


图 12.24 波形光标

- 选择“Trace” → “Trace Cursor”，开启波形光标。
- 通过以下方法移动波形光标
 - 移动鼠标光标，波形光标自动跟踪鼠标光标。在波形的两侧有一个范围，只有鼠标进入该范围后波形光标才跟随鼠标光标移动。在一个图表中只存在一个波形光标。当有多个波形存在时，如果鼠标进入一个波形两侧的范围，波形光标自动切换到该光标处。假如鼠标处于两个波形的范围内，则波形光标处于最靠近鼠标的波形上。
 - 按住“Ctrl”键，点击左右方向键也可以移动波形光标
- 通过以下菜单命令可以控制波形光标的移动方式：
 - “Graph” → “Snap Off”：波形光标在数据点间平滑的移动。
 - “Graph” → “Snap-to-Data”：波形光标从一个数据点跳跃到下一个数据点。
 - “Graph” → “Snap-to-Peaks”：波形光标从一个峰值跳跃到下一个峰值。

12.10.2 使用垂直光标

垂直光标是一个可以移动的垂直直线，这条直线和波形的交汇处用一个红色的空心矩形显示。交汇处的 X/Y 坐标在图例区波形名称后对应显示。通过拖拽垂直光标直线上方的三角形来移动垂直光标，当垂直光标移动时，交汇处的 X/Y 坐标值也实时更新。

- 选择“Trace” → “Vert Cursor”，开启垂直光标。如图 12.25 所示。

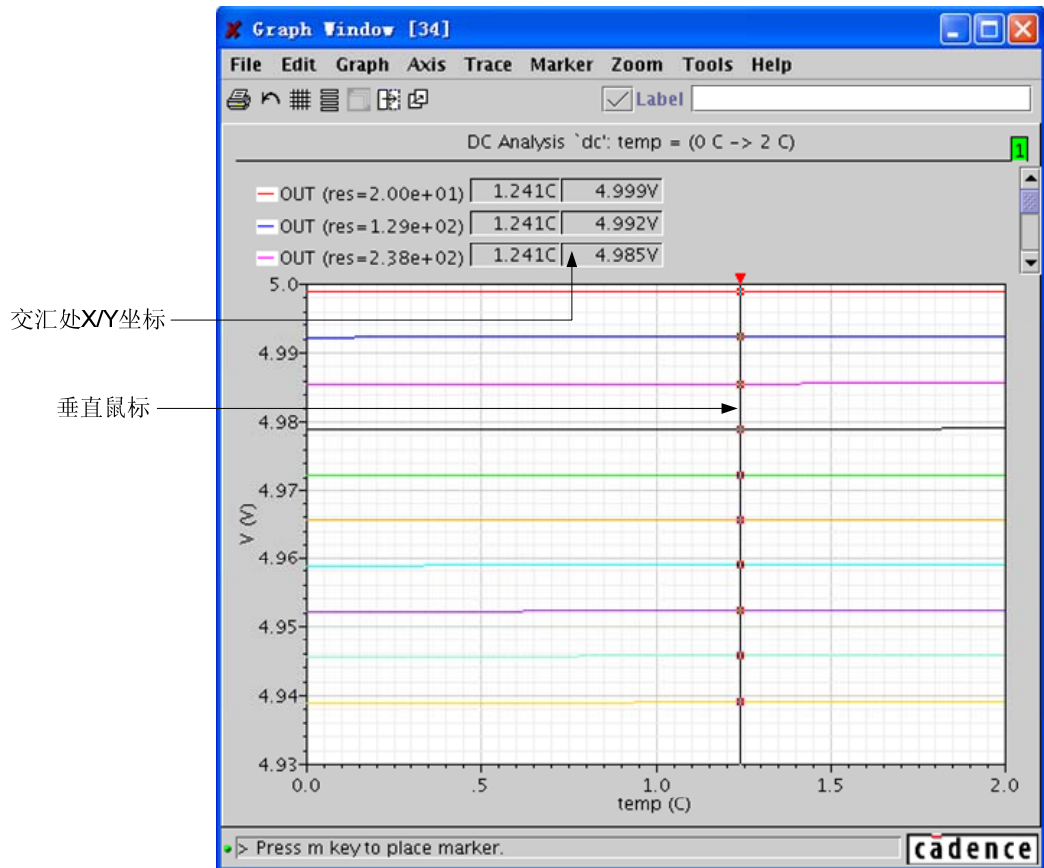


图 12.25 选择“Trace” → “Vert Cursor” 开启垂直光标

12.10.3 使用水平光标

水平光标是一个可以移动的水平直线，这条直线和波形的交汇处用一个红色的空心矩形显示。交汇处的 X/Y 坐标在图例区波形名称后对应显示。通过拖拽水平光标直线左边的三角形来移动水平光标，当水平光标移动时，交汇处的 X/Y 坐标值也实时更新。

- 选择“Trace” → “Horiz Cursor”，开启水平光标，如图 12.26 所示。

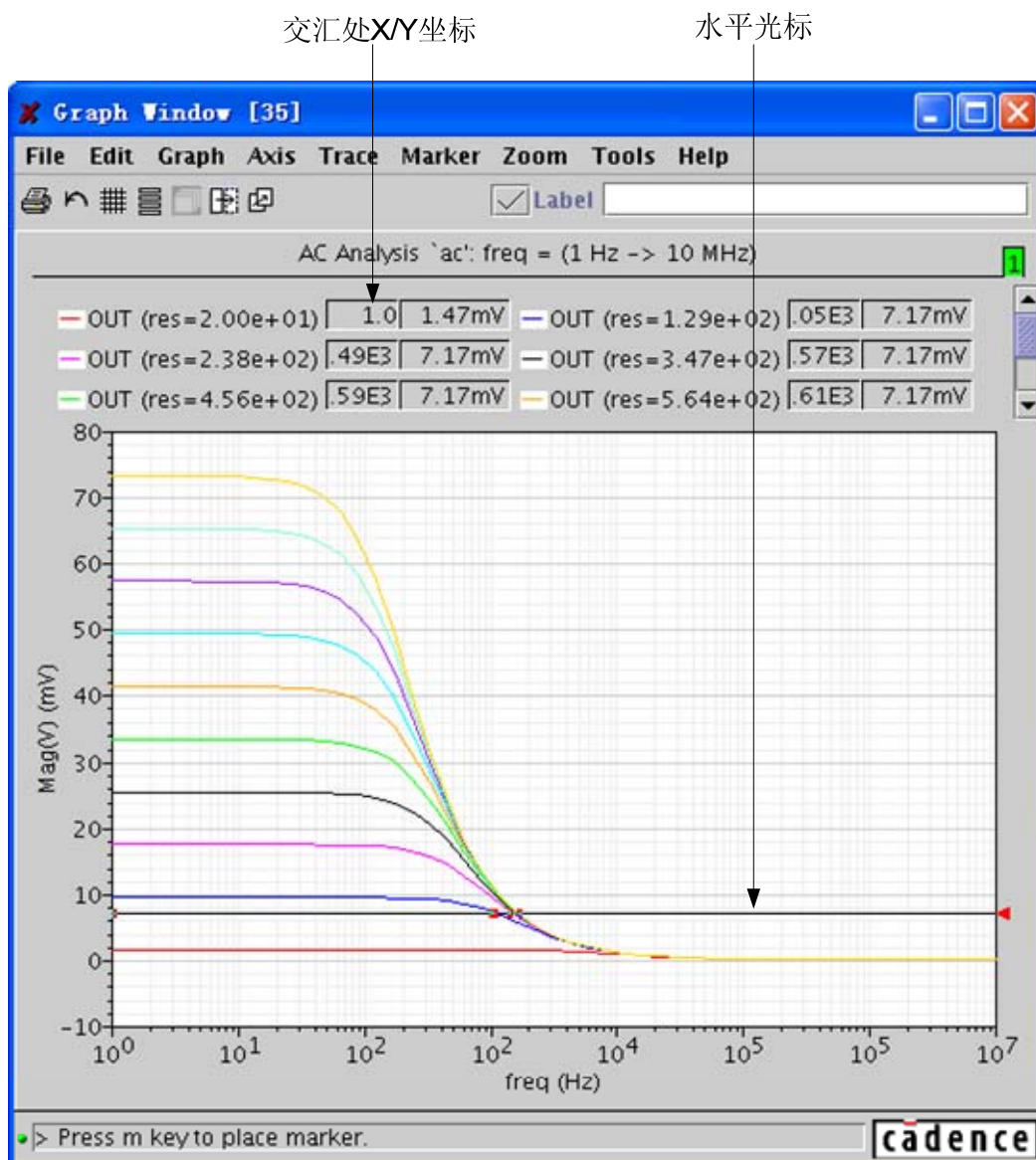


图 12.26 选择“Trace” → “Horiz Cursor” 开启水平光标

12.10.4 使用差值光标

差值光标由一个红色和一个蓝色的可以移动的三角形光标构成。同时这两光标各自包含一条从光标出发和 Y 轴相交的水平线，和一条从光标出发和 X 轴相交的垂直线。可以通过点击和拖拽三角形可以使差值光标沿着波形移动。光标对应的 X/Y 坐标显示在图表的左下角，它们的 X/Y 坐标的差值和斜率显示在右下角，如图 12.27 所示

- 选择“Trace” → “Delta Cursor”，开启差值光标，如图 12.27 所示

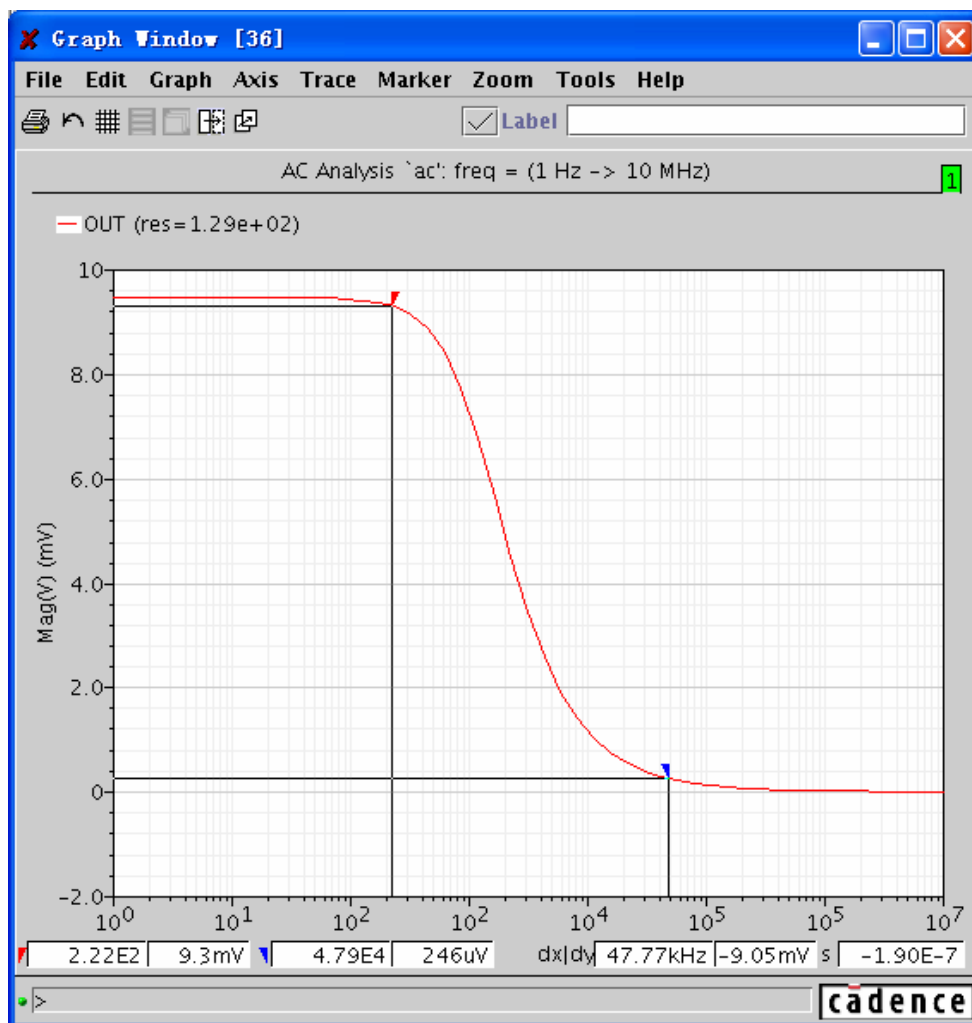


图 12.27 选择“Trace” → “Delta Cursor” 开启差值光标

差值的计算为：

dX =红色三角形的 X 坐标-蓝色三角形的 X 坐标。

dY =红色三角形的 Y 坐标-蓝色三角形的 Y 坐标。

$S=dY/dX$

12.11 关于标签的使用

图 12.28 展示了“Waveform”窗口中所有的标签。这些标签都可以通过下面的方法进行编辑。

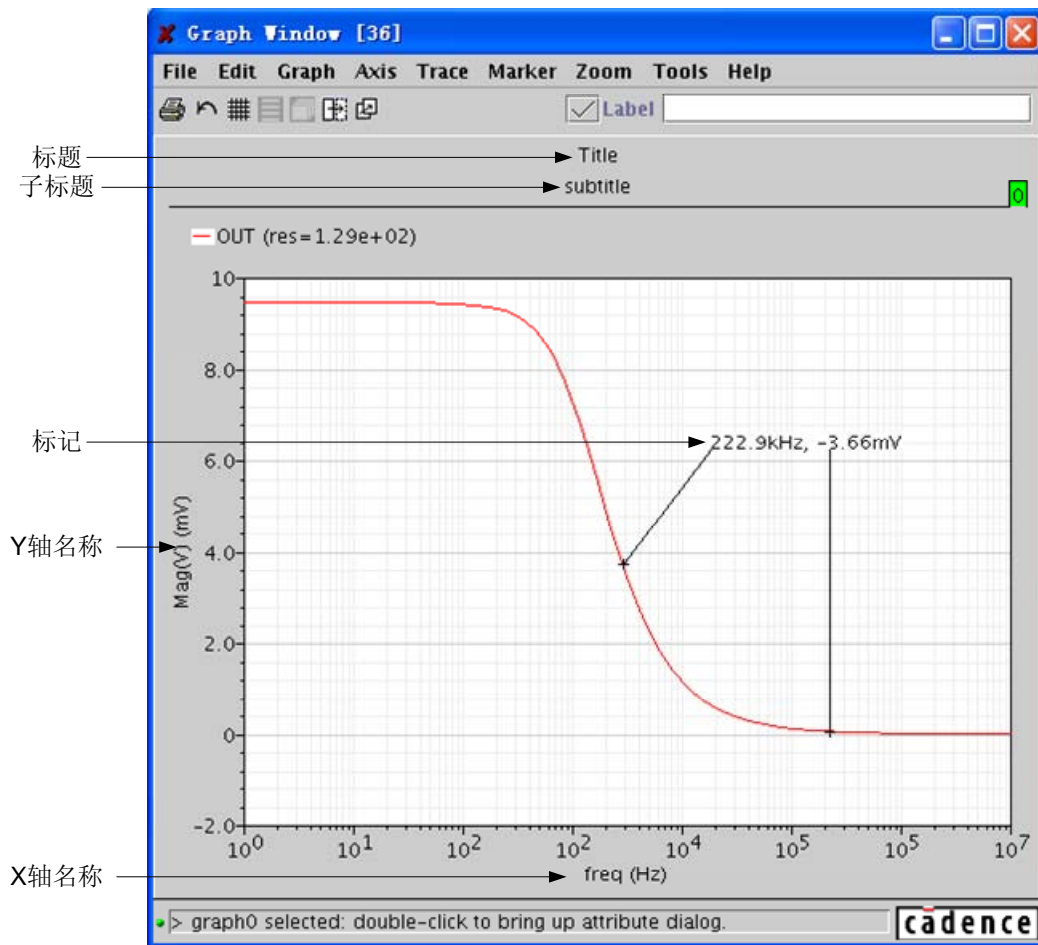


图 12.28 “Waveform” 窗口中所有的标签

12.11.1 添加标签

在这一章节中将介绍如何通过“Graph”菜单和快捷键中的标签栏添加标签。

- 通过“Graph”菜单添加标签
 - 1) 选择“Graph” → “Label” → “Edit”，此时“Label Attributes”对话框弹出，如图 12.29 所示。

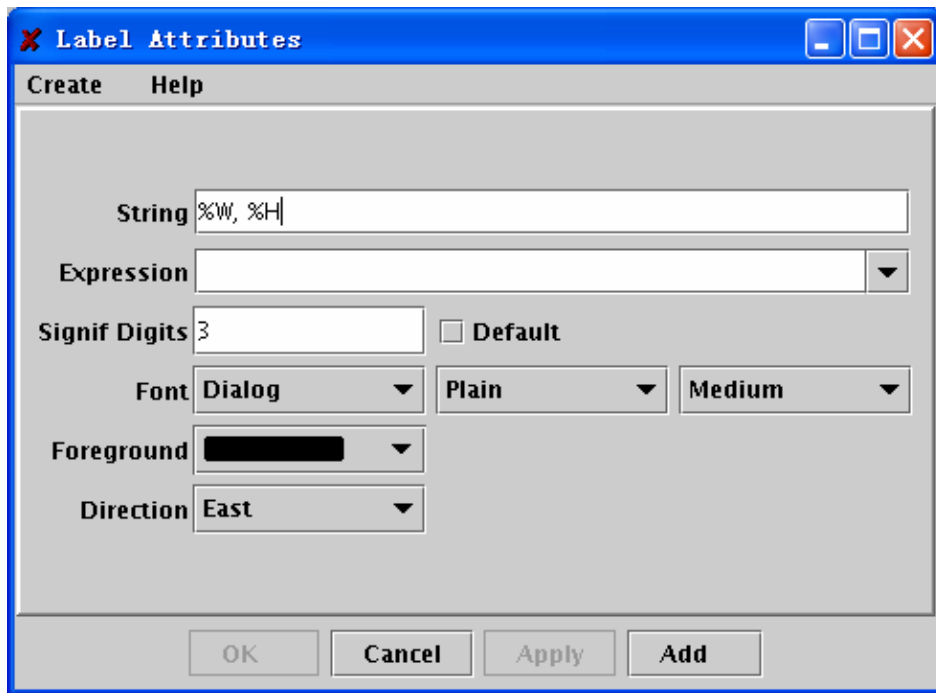



图 12.29 选择 “Graph” → “Label” → “Edit” 添加标签

注意：如果 “Label Attributes” 对话框已经打开，可以在图表中选择任意一个标签对象来显示 “Label Attributes” 对话框。

- 2) 填入需要的信息，具体内容详见 12.11.2，点击 “Add” 完成编辑。
 - 3) 在图表中通过点击，将刚才编辑好的标签加入到鼠标点击的位子。
- 通过快捷键中的标签栏添加标签
 - 1) 如果 “Waveform” 中有多个子窗口，通过点击子窗口右上角的数字框，来选择需要的窗口。被选中的窗口的数字框呈绿色。
 - 2) 在快捷键中的标签栏填入需要的标签内容
 - 3) 点击 “”，此时标签随着鼠标移动。
 - 4) 通过点击鼠标左键，将编辑好的标签放到图表中。

12.11.2 编辑标签

在这一章节中将介绍如何通过 “Graph” 菜单和快捷键中的标签栏编辑标签。

- 通过 “Graph” 菜单编辑标签。
 - 1) 选中需要编辑的标签，然后选择 “Graph” → “Label” → “Edit”；或者双击需要编辑的标签，此时 “Label Attributes” 对话框弹出，如图 12.29 所示。
 - 2) 在 “String” 栏中填入标签的内容。“WaveScan” 提供了多种变量（如表 12.2 所示），这些变量可以嵌入到标签内容中。当嵌入变量的标签被加入到图表中后，这些变量被估值，计算后的结果将替代标签中的相应表达式，以数据的形式出现在图表中。

表 12.2 “WaveScan” 提供的多种变量

变量	描述
%X	X 坐标
%Y	Y 坐标
%W	ΔX
%H	ΔY
%S	斜率 ($\Delta X / \Delta Y$)
%N	波形名称
%E	表达式

- 3) 在“Expression”栏中填入表达式，采用 SKILL 语言规范。表达式中的内容将替换“String”栏中“%E”项。
- 4) 在“Signif Digits”栏中填入标签中数字的有效位数。选择“Default”采用默认有效位数。
- 5) 在“Font”三个下拉菜单中依次选择标签中文字的字体、字形和字号。
- 6) 在“Foreground”中选择标签的颜色。
- 7) 在“Direction”中选择标签的方向。标签方向如图 12.30 所示，标签的末尾指向制定的方向。

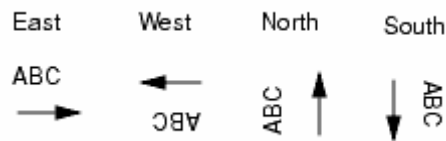



图 12.30 标签的方向

- 8) 点击“OK”完成对标签的编辑。
- 通过快捷键中的标签栏编辑标签。
 - 1) 选择需要编辑的标签，选中的标签将在快捷键中的标签栏内显示。
 - 2) 在快捷键中的标签栏内输入需要的标签内容。
 - 3) 点击“”，完成对标签的编辑。

12.11.3 移动标签

通过下面的步骤，可以移动任何独立的标签；但是不能将标签附着在一个标记上。

- 1) 选择需要移动的标签
- 2) 采用下面两种方法之一可移动标签：
 - 在标签上按住鼠标左键，拖拽标签到需要的位子，松开鼠标左键来释放标签。
 - 选择“Edit” → “Move”，在需要的位子点击鼠标左键重新放置标签。

12.12 关于标记

标记把相应的描述信息附着在波形的一个点上，标记的默认标签显示了该点的 X 和 Y 坐标。此外可以将一个表达式和标记相关联，当标记被放入图表中后，标记的标签将显示该表达式的值，具体设置方法见 12.12.3 章。

12.12.1 添加标记

在图表中可以添加波形标记、垂直标记、水平标记和差值标记。

12.12.1.1 通过设置坐标添加波形标记、垂直标记和水平标记

采用以下步骤通过设置坐标添加标记：

- 1) 选择“Marker” → “Create”，此时“Marker Attributes”对话框弹出，如图 12.31 所示。如果“Marker Attributes”对话框已经打开，那么选择“Create” → “Marker”创建一个新的标记。

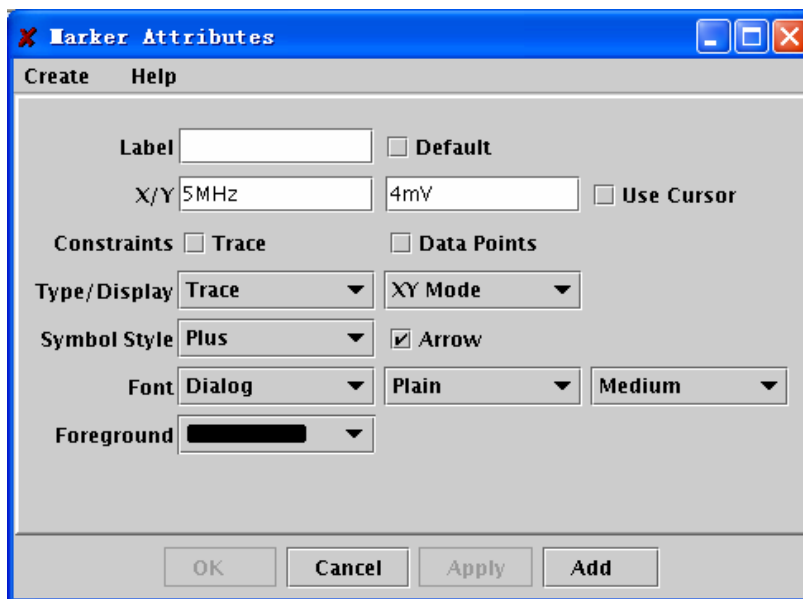


图 12.31 选择“Marker” → “Create”，设置坐标附加标记

- 2) 在“Label”栏中选择下面任意一种操作：
 - 输入标记的字符串。在该字符串中也可以使用表 12.2 中的变量。当标记被添加到图表中后，这些变量将被估值，变量的值将代替字符串中的变量符号出现在图表中。因此标记的内容可以包含坐标的坐标、波形的斜率、波形的名称甚至一个标量表达式的值。
 - 选中“Default”，使用默认值。默认值将显示标记的 X 和 Y 坐标。当“Default”选中后“Label”栏中输入的表达式失效。

- 3) 在“X/Y”栏中选择下面任意一种操作：
 - 设置 X 和 Y 坐标，用以确定标记在图表中放置的位子。这种方法有利于在波形上精确的方式标记。例如：需要在波形上 X 坐标为 10nS 的位子放置标记，则在 X 栏中填入 10n，而将 Y 栏空缺。“WaveScan”自动计算出相应得 Y 坐标，并放置标记。
 - 选择“Use Cursor”，在鼠标的位子放置标记。
- 4) 在“Constraints”中选择“Trace”将把标记附着在最近的波形上；选择“Data Points”将把标记附着在最近的波形上的数据点上。
- 5) 在“Type/Display”栏中选择标记的类型和显示方式（显示方式见 12.12.2）：
 - Trace: 波形标记
 - Vertical: 垂直标记
 - Horizontal: 水平标记
 上述三种标记类型如图 12.32 所示

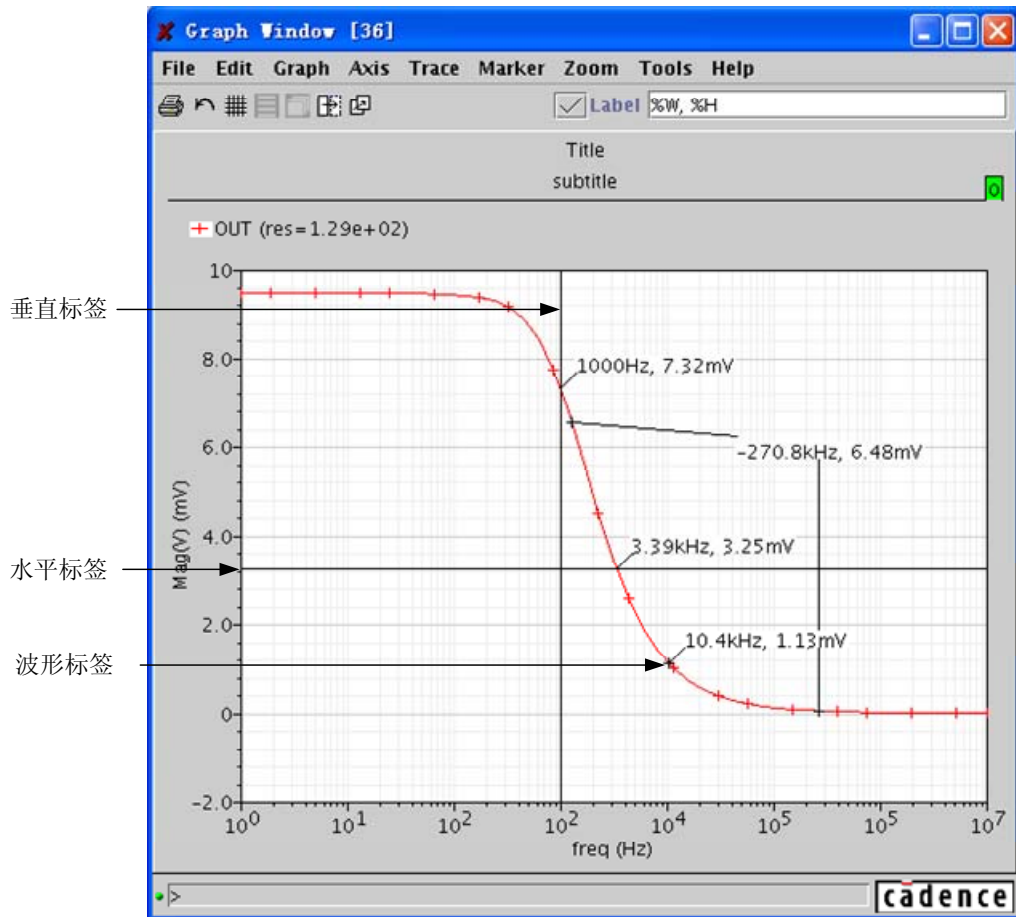


图 12.32 波形标记、垂直标记和水平标记

- 6) 在“Symbol Style”中选择符号的类型。选择“Arrow”将显示标记和其标签间的连线。
- 7) 在“Font”三个下拉菜单中依次选择标记的标签中文字的字体、字形和字号。
- 8) 在“Foreground”中选择标记的颜色。
- 9) 点击“OK”完成对标记的设置

12.12.1.2 通过鼠标添加波形标记、垂直标记和水平标记

通过下面的方法，可以通过鼠标在图表中添加波形标记、垂直标记和水平标记。

- 选择“Marker” → “Place” → “Trace Marker”、“Marker” → “Place” → “Vert Marker”，或者“Marker” → “Place” → “Horiz Marker”，然后在图表中点击鼠标添加相应得记号。
- 将鼠标指向图表中需要放置标记的位子，然后点击快捷键“m”（添加波形标记）、“V”（添加垂直标记）或者“H”（添加水平标记）。
“WaveScan”会自动将标记添加到离鼠标最近的波形上。假如图表中有多条波形，“WaveScan”将按照下面的规则添加标记
 - 如果在“.cdsenv”中“autoTraceSelect”选项为“true”，那么标记将添加到离鼠标最近的波形上。
 - 如果在“.cdsenv”中“autoTraceSelect”选项为“false”，那么标记将添加最后选中（或者最好添加）的波形上。

12.12.1.3 添加差值标记

差值标记用来标记图表中两个点之间的差值。差值标记需要配合波形标记使用。在添加差值标记前，必须刚刚添加或者选中一个波形标记。差值标记可以单独移动或删除他所包含的两个波形标记中的一个。当差值标记的两个波形标记移动时，两个波形标记 XY 坐标的差值也实时更新。

差值标记可以用来测量信号间的延时，也可以配合 min\max 函数测量波形的峰峰值。

通过下面的步骤添加差值标记：

- 1) 采取下面任意一个操作
 - 选择“Marker” → “Place” → “Trace Marker”，或者通过快捷键“m”添加一个新的波形坐标。
 - 选择一个已经存在的波形标记。
- 2) 选择“Marker” → “Add Delta”
- 3) 点击鼠标添加第二个波形标记从而构成差值标记。或者跳过第二步，将鼠标移动到合适的位子，通过点击快捷键“a”，加入波形标记，该波形标记自动和第一步中的波形的坐标形成差值坐标。

图 12.33 中显示了差值坐标。在差值标记的标签中显示了两个波形标记点之间的 X 坐标的差值和 Y 坐标的差值。

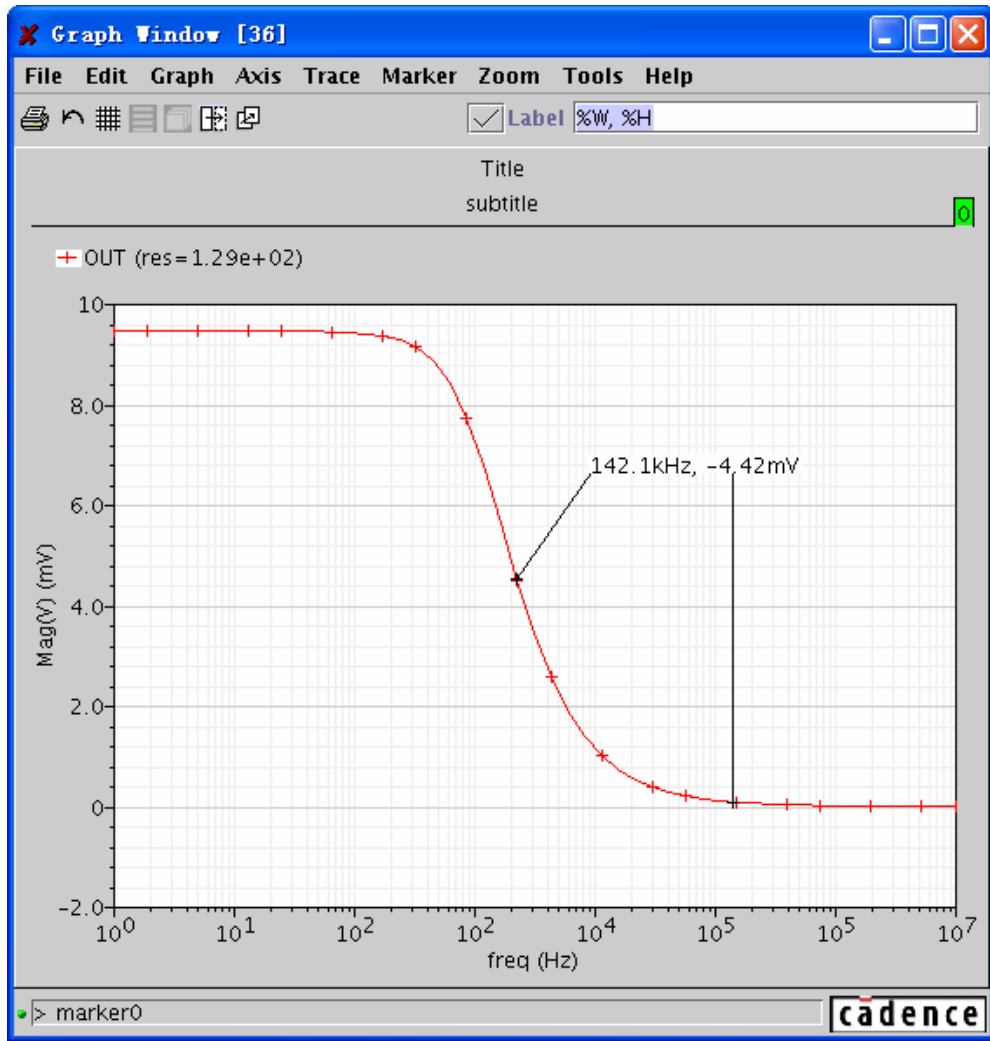


图 12.33 差值坐标的设定与显示

当图表中存在多个波形时：

- 如果在“.cdsenv”中“autoTraceSelect”选项为“true”，那么差值标记的两个波形坐标可以分别作用在不同波形上。
- 如果在“.cdsenv”中“autoTraceSelect”选项为“false”，那么差值标记的两个波形坐标只能作用在同一个波形上。

12.12.2 修改标记显示模式

所有的标记（包括波形标记、垂直标记、水平标记和差值标记）拥有三种显示模式：XY 模式、X 模式和 Y 模式。

通过下面的步骤可以修改标记的显示模式：

- 1) 选择一个标记
- 2) 选择“Marker”→“Display Type”，或者选择“Marker”→“Edit”打开“Marker Attributes”对话框，在“Type/Display”的下拉菜单中根据表 12.3 中的内容选择一个合适波形模式。

表 12.3 “Type/Display” 的下拉菜单内容

选项	显示方式
XY Model	如果选择的标记是在波形标记、垂直标记或者水平标记的时候，在标记的标签中显示标记的 X 坐标和 Y 坐标。 如果选择的标记是差值标记，在标记的标签中将显示两个波形坐标的 X 坐标差值和 Y 坐标差值。并且标记和标签间的连线采用斜线。
X Model	如果选择的标记是在波形标记、垂直标记或者水平标记的时候，在标记的标签中显示标记的 X 坐标。 如果选择的标记是差值标记，在标记的标签中将显示两个波形坐标的 X 坐标差值。并且标记和标签间的连线采用折线，折线垂直通标记
Y Model	如果选择的标记是在波形标记、垂直标记或者水平标记的时候，在标记的标签中显示标记的 Y 坐标。 如果选择的标记是差值标记，在标记的标签中将显示两个波形坐标的 Y 坐标差值。并且标记和标签间的连线采用折线，折线水平通标记

图 12.34 中显示了差值坐标分别在三种显示方式下结果

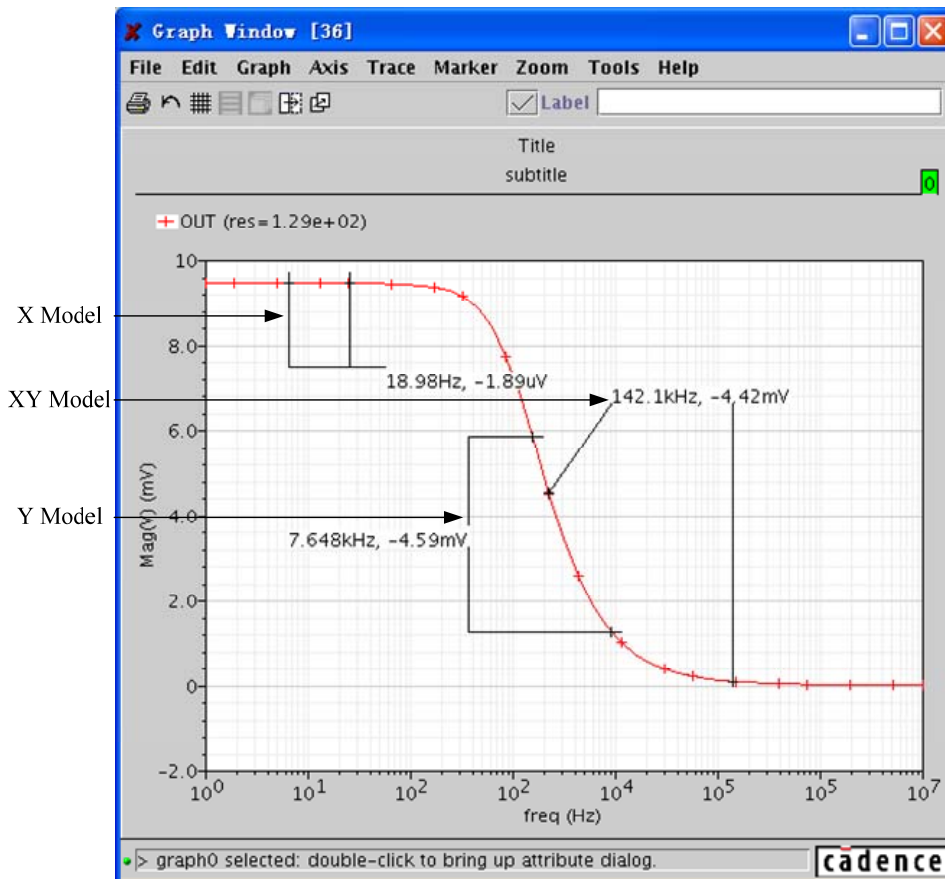


图 12.34 差值坐标的三种显示方式

12.12.3 编辑标记

标记的默认属性通过“.cdsenv”中的变量进行设置。可以通过下面的步骤修改标记的属性。

1) 采取下面任意一种方法：

- 双击需要编辑的标记；
- 选中需要编辑的标记，然后选择“Marker”→“Edit”；

在图 12.35 中指出了标记和标记的标签在图表中的形式，请不要将两者混淆。

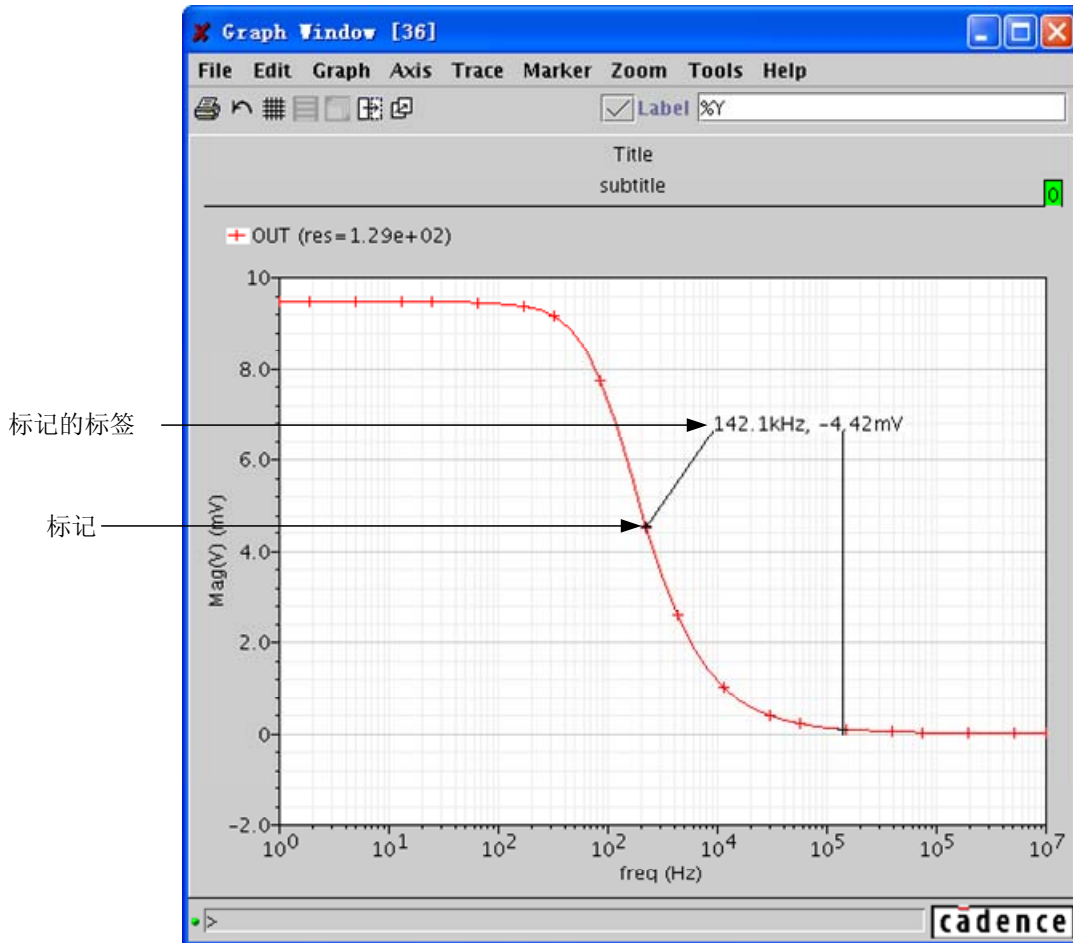


图 12.35 标记和标记的标签在图表中的形式

通过上面的操作，将打开“Marker Attributes”对话框。

- 2) 通过 12.12.1.1 中介绍的内容修改标记的属性。
- 3) 点击“OK”完成对标记的编辑。

12.12.4 移动标记

通过下面的方法可以移动一个标记

- 1) 选择需要移动的标记。

- 2) 采用下面任意一种方法：
- 在标记上按住鼠标左键，拖拽标记到需要的位子，松开鼠标左键来释放标记。
 - 选择“Edit”→“Move”，在需要的位子点击鼠标左键重新放置标记。

如果在图表中存在多个波形，标记将按照下面的规则移动：

- 如果在“.cdsenv”中“autoTraceSelect”选项为“true”，那么标记将可以在多个波形间切换。
- 如果在“.cdsenv”中“autoTraceSelect”选项为“false”，那么标记只能沿着波形移动，不能切换到其他的波形上。

12.13 保存与载入波形

12.13.1 保存波形

用户可以将波形文件保存为二进制文件。用户能够将这些二进制文件导入到“WaveScan”中和仿真波形进行比较，也能够利用这些文件重新生成波形文件。

通过下面的步骤可以保存波形文件：

- 1) 选择一条曲线，在控制面板中选择“Trace”→“Save”，将会弹出“Save”对话框，如图 12.36 所示。

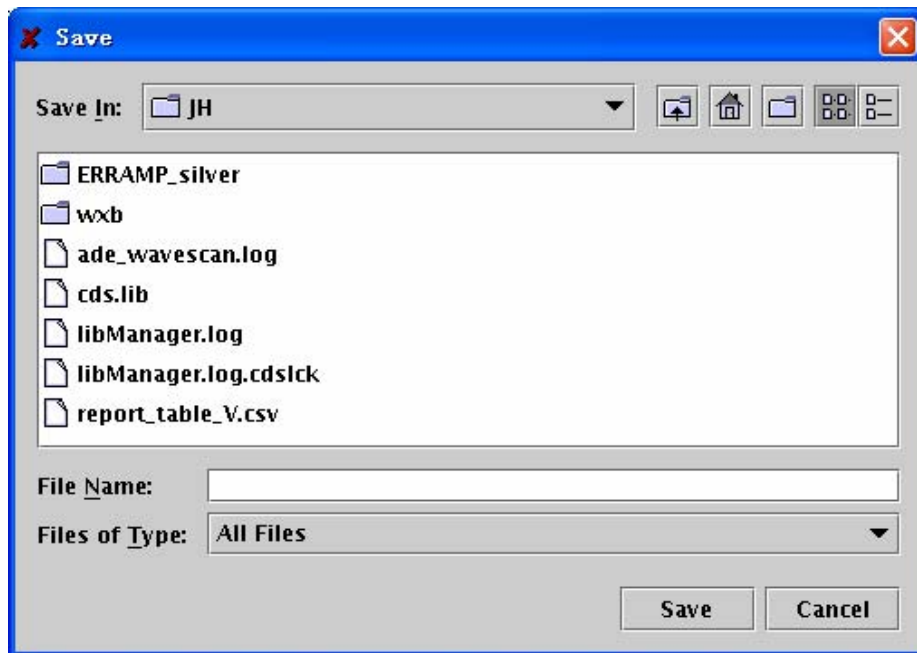


图 12.36 保存波形的设置

- 2) 在文件类型选项中，将保存类型可以设置为.grf 格式。
- 3) 在“Save In”下拉菜单中选择所要保存的文件路径。
- 4) 在“File name”中填写保存文件名。
- 5) 点击“Save”，保存文件。

12.13.2 载入波形

通过下面的步骤可以载入波形文件：

- 1) 同样在图形界面窗口，选择“Trace” → “Load”，将会弹出“Open”对话框，如图 12.37 所示：

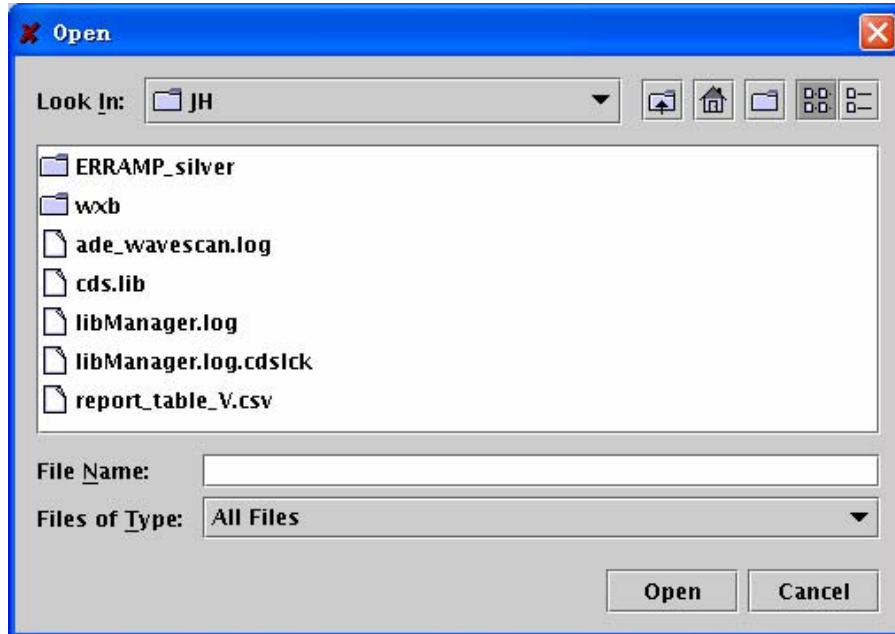


图 12.37 波形文件的载入

- 2) 在“Look In”下拉菜单中选择所要保存的文件路径。
- 3) 采用下面任意一种操作：
 - 在“File name”中填写保存文件名。
 - 在“Look In”下方的窗口中选择需要载入的波形文件
- 4) 点击“Open”，载入文件。

12.14 冻结图表

当图表被冻结后，仿真结果的重新载入将不会改变图表中的波形。可以通过以下方法冻结图表：在图形界面中，选择“Graph” → “Freeze On”。

12.15 重新载入图表

通过下面的方法可以重新为图表中的波形重新载入数据：
选择“File” → “Reload”。

12.16 保存图表

使用“XML”格式保存图表,可以通过保存的对话框设置完全恢复恢复该图片的信息。以“XML”格式保存的图表保存如下信息:

- 数据保存位置,包含数据路径,数据设置,波形名称等,而不是具体的数据。因此,由于仿真时的不同设置造成的数据的变化,将在图表载入中反映出来。
- 大部分的图表设置属性,如网格,背景颜色,标注,标记等。

通过以下步骤以“XML”格式保存图表:

- 1) 选择“File”→“Save”,此时“Save Graph”窗口弹出,如图 12.38 所示,

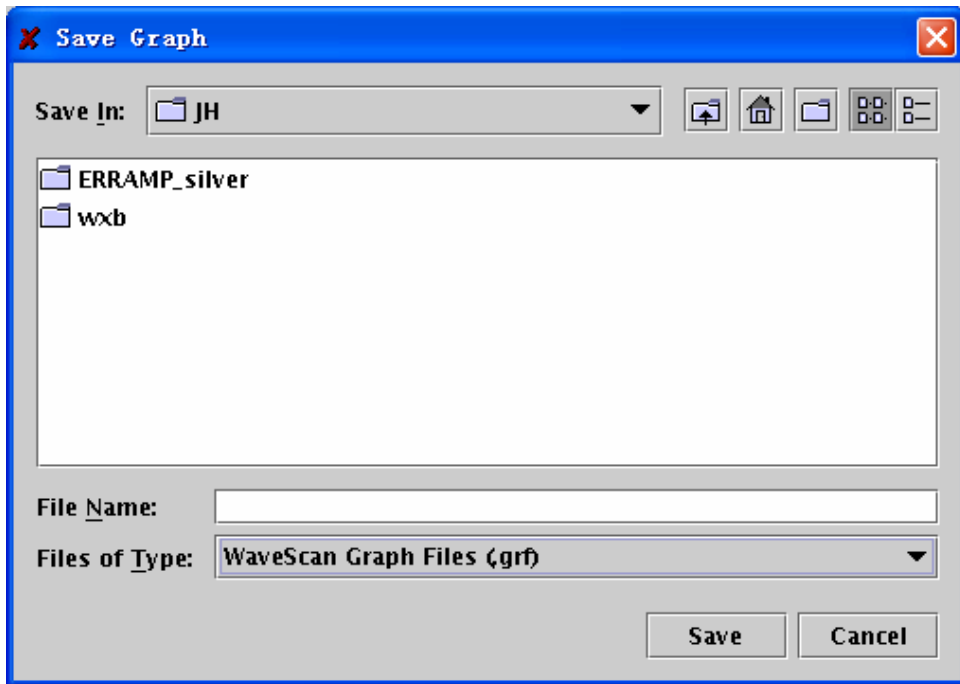


图 12.38 保存图表设定

- 2) 在文件类型选项中,将保存类型可以设置为.grf 格式。
- 3) 在“Save In”下拉菜单中选择所要保存的文件路径。
- 4) 采用下面任意一种操作:
 - 在“Save In”下拉菜单下面的窗口中选择一个已有的波形文件,用新的数据将其覆盖。
 - 在“File Name”栏中键入一个新的名称,从而保存一个新的波形文件。
- 5) 点击“Save”,保存文件。

12.17 以图像格式保存图表

用户也能够以图像格式保存图表。所有的格式都是无损模式保存。通过以下步骤可以将图表以图片的形式保存下来:

- 1) 选择“File”→“Save as Image”,此时弹出“Save Image”窗口,如图 12.39 所示。

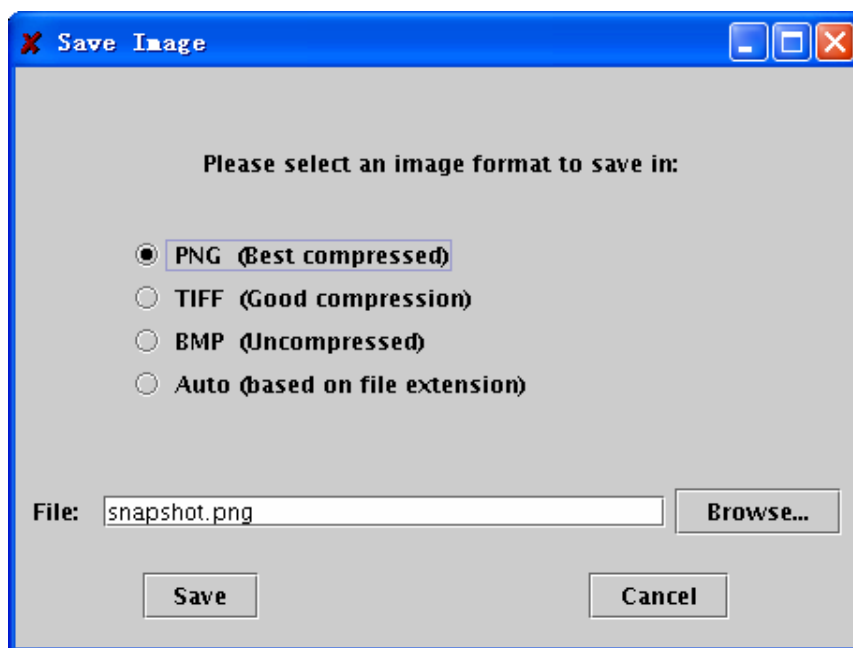


图 12.39 以图像格式保存图表

- 2) 选择所需要保存的图片格式
如果选择“Auto”，“WaveScan”将根据文件名的拓展名选择保存类型。例如：在“File”中填入“snapshot.png”，“WaveScan”将按照“PNG”格式保存图片。“WaveScan”支持的文件拓展名有：“.png”，“.tiff”（或者“.tif”）和“.bmp”。此外，如果选择的是“PNG”模式，而在“File”中填入“snapshot.tiff”，“WaveScan”保存的文件为“snapshot.png”。
- 3) 填写需要保存的文件名，默认的文件名为“snapshot.png”。点击“Browser”可以选择保存路径。
- 4) 点击“Save”，以图片模式保存图表。

12.18 打开保存的图表文件

不能直接在“WaveScan”中打开以图像格式保存的图表。

通过以下步骤可以打开一个保存的图表文件：

- 1) 在“Results Browser”中选择“File” → “Open Graph” → “Open Graph as Plot”。此时将会弹出“Open Graph”对话框。如图 12.40 所示。

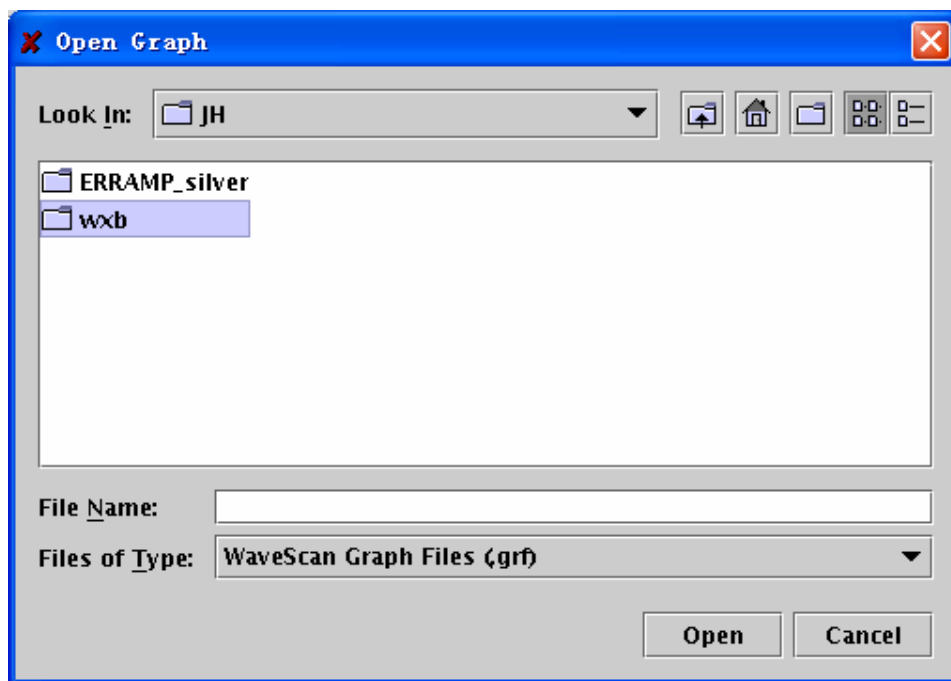


图 12.40 打开保存的图表文件

- 2) 在“Look In”下拉菜单中选择所要保存的文件路径。
- 3) 在“Files of Type”下拉菜单中根据文件的扩展名选择需要显示的波形文件。
- 4) 采用下面任意一种操作：
 - 在“File name”中填写保存文件名。
 - 在“Look In”下方的窗口中选择需要载入的波形文件
- 5) 点击“Open”，载入文件。

12.19 建立一个图表模版

当创建一个新的图表时，“WaveScan”会调用“.cdsenv”中的设置来决定该图表的属性，如背景颜色，网格，字体等。

可以将一个保存的波形文件，或者将当前“Waveform”窗口设置为模板。以后创建的“Waveform”窗口都采用这个模板的设置。

- 将一个保存的波形文件作为模板：
 - 在“Results Browser”中选择“File”→“Open Graph”→“Open Graph as Template”所有新建的“Waveform”窗口都将采用和该波形文件相同的设置。
- 将选择的“Waveform”窗口作为模板：
 - 在“Waveform”窗口中选择“Graph”→“Template”→“Set Current”所有新建的“Waveform”窗口都将采用和该“Waveform”窗口相同的设置。但是这样产生的一个模板，只对当前仿真对话设置有效。对于后续的仿真对话设置，需要把该“Waveform”窗口保存为波形文件，在把他以模板的方式打开，才能使用该“Waveform”窗口的设置。
- 恢复默认设置
 - 在“Waveform”窗口中选择“Graph”→“Template”→“Set Default”所有新建的“Waveform”窗口都将采用“.cdsenv”中的设置。但是当前打开的图表不

受其影响。